
DEPARTAMENTO DE COMPUTAÇÃO (DECOM)
LABORATÓRIO DE ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES I
Professor: Juliana Santiago Teixeira

Link para este enunciado: <http://sites.google.com/site/julianasantiagoteixeira>

PRÁTICA 7: definição dos sinais de controle

OBS: Trabalho individual. Prazo de entrega do relatório: 1 semana após a prática, impreterivelmente até o horário de início da aula. Enviar por e-mail para julianasteixeira@hotmail.com e andregfon@gmail.com com o seguinte título: “Pratica X – Nome Completo Do Aluno”.

O que deve ser entregue

- Arquivo compactado nomeado “pratica-X_nome_completo_aluno.zip”. Certifique-se de que o arquivo não está corrompido.
- Este arquivo deverá conter uma pasta com todos os arquivos utilizados na prática (códigos, imagens, resultados, relatório, etc, sempre que for o caso).
- Escreva em texto simples e conciso as suas análises e considerações.
- Responda às perguntas realizadas na prática, quando for o caso.

O que deve ser feito

Dando continuidade ao projeto do seu processador nRisc (nano RISC), na prática de hoje você deverá definir os sinais de controle para o seu processador.

O que deve ser respondido

1. Liste os sinais de controle existentes no seu processador e explique o funcionamento de cada um deles. Você deve informar a utilidade do sinal e o impacto no caminho de dados para cada possível valor que o sinal possa assumir.
2. Se você estiver implementando uma versão de processador uniciclo, para cada instrução suportada pelo seu nRisc, descreva os valores a serem assumidos por todos os sinais de controle (sugestão: use uma tabela).