## 全国计算机技术与软件专业技术资格(水平)考试

## 2006 年下半年 嵌入式系统设计师 上午试卷

(考试时间 9:00~11:30 共150分钟)

## 请按下述要求正确填写答题卡

- 1. 在答题卡的指定位置上正确写入你的姓名和准考证号,并用正规 2B 铅笔 在你写入的准考证号下填涂准考证号。
- 2. 本试卷的试题中共有75个空格,需要全部解答,每个空格1分,满分75分。
- 3. 每个空格对应一个序号,有 A、B、C、D 四个选项,请选择一个最恰当的 选项作为解答,在答题卡相应序号下填涂该选项。
- 4. 解答前务必阅读例题和答题卡上的例题填涂样式及填涂注意事项。解答时 用正规 2B 铅笔正确填涂选项,如需修改,请用橡皮擦干净,否则会导 致不能正确评分。

## 例题

● 2006 年下半年全国计算机技术与软件专业技术资格(水平)考试日期 是 (88) 月 (89) 日。

(88) A. 9 B. 10 C. 11 D. 12 (89) A. 4 B. 5 C. 6 D. 7

因为考试日期是"11月4日",故(88)选C,(89)选A,应在答题卡序号88下对C填涂,在序号89下对A填涂(参看答题卡)。

● 若内存按字节编址,用存储容量为 32K×8 比特的存储器芯片构成地址编号 A0000H 至 DFFFFH 的内存空间,则至少需要 (1) 片。

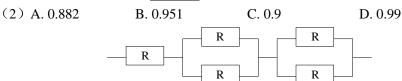
(1) A. 4

B. 6

C. 8

D. 10

● 某计算机系统由下图所示的部件构成,假定每个部件的千小时可靠度R均为0.9,则该系统的千小时可靠度约为\_\_(2)\_。



● 设指令由取指、分析、执行 3 个子部件完成,每个子部件的工作周期均为△t,采用常规标量单流水线处理机。若连续执行 10 条指令,则共需时间 (3) △t。

(3) A. 8

**B**. 10

C. 12

D. 14

● 某计算机的时钟频率为 400MHz,测试该计算机的程序使用 4 种类型的指令。每种指令的数量及所需指令时钟数(CPI)如下表所示,则该计算机的指令平均时钟数为\_\_\_(4)\_\_\_;该计算机的运算速度约为\_\_\_(5)\_\_MIPS。

(1) )   Dang.	<u> </u>	
指令类型	指令数目(条)	每条指令需时钟数
1	160000	1
2	30000	2
3	24000	4
4	16000	8

(4) A. 1.85

B. 1.93

C. 2.36

D. 3.75

(5) A. 106.7

B. 169.5

C. 207.3

D. 216.2

 $(6) A. 2^6$ 

B.  $(2^4-m) \times 2^6-1$ 

C.  $(2^4-m) \times 2^6$ 

D.  $(2^4-m) \times (2^6-1)$ 

● 以下不属于网络安全控制技术的是(7)。

(7) A. 防火墙技术

B. 访问控制技术

C. 入侵检测技术

D. 差错控制技术

● "冲击波"病毒原洞进行快速传播。	属于 <u>(8)</u> 类型的	病毒,它利用 Wind	dows 操作系统的 <u>(9)</u> 漏
(8) A. 蠕虫	B. 文件	C. 引导区	D. 邮件
(9) A. CGI 脚本	B. RPC		D. IMAP
● <u>(10)</u> 确定了。 及实施标准的要求,明确			<sup>"</sup> 制定标准的对象与原则以 。
(10) A. 标准化	B. 标准	C. 标准化法	D. 标准与标准化
			其参与该企业开发设计的应 那么该开发人员的行为
(11) A. 属于开发			犯了企业商业秘密权 侵犯权利人软件著作权
, , , , , , , , , , , , , , , , , , , ,			对数字声音信号。最基本的 样本用 2 个字节表示,则量
(12) A. 1/2	B. 1/1024	C. 1/65536	D. 1/131072
			8 位的颜色深度,则可表示 14)( <b>Byte</b> )的存储空间。
		C. 512	D. 1024
(14) A. 61440	B. 307200	C. 384000	D. 3072000
模型适用于需求明确或很 发过程。	!少变更的项目,_	(16) 模型主要用	型、喷泉模型等。其中 <u>(15)</u> 月来描述面向对象的软件开
(15) A.瀑布模型 (16) A.瀑布模型			
准和软件企业成熟度的等	■级认证标准。该构 级、已管理级、位 □管理规程,使项[	<sup>莫</sup> 型将软件能力成熟 化化级。从 <u>(17)</u> 目管理工作有章可	

- 软件测试通常分为单元测试、组装测试、确认测试、系统测试四个阶段, (18) 属于确认测试阶段的活动。
  - (18) A. 设计评审 B. 代码审查 C. 结构测试 D. 可靠性测试

- 下面关于面向对象的描述正确的是 (19) 。
- (19) A. 针对接口编程, 而不是针对实现编程
  - B. 针对实现编程, 而不是针对接口编程
  - C. 接口与实现不可分割
  - D. 优先使用继承而非组合
- 在一个单 CPU 的计算机系统中,采用可剥夺式(也称抢占式)优先级的进程调 度方案,且所有任务可以并行使用 I/O 设备。下表列出了三个任务 T1、T2、T3 的优先 级、独立运行时占用 CPU 和 I/O 设备的时间。如果操作系统的开销忽略不计,这三个任 务从同时启动到全部结束的总时间为 (20) ms, CPU 的空闲时间共有 (21) ms。

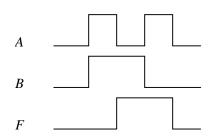
任务	优先级	包	每个任务独立运行	时所需的时间
T1	高	对每个任务	, ī:	
T2	中	占用 CPU 1	10ms, I/O 13ms,	再占用 CPU 5ms
Т3	低			
(20) A. 28		B. 58	C. 61	D. 64
(21) A. 3		B. 5	C. 8	D. 13

● 从下表关于操作系统存储管理方案 1、方案 2 和方案 3 的相关描述可以看出,它 们分别对应 (22) 存储管理方案。

方案	说明
	在系统进行初始化的时候就已经将主存储空间划分成大小相等或
1	不等的块,并且这些块的大小在此后是不可以改变的。系统将程序
	分配在连续的区域中。
	主存储空间和程序按固定大小单位进行分割,程序可以分配在不连
2	续的区域中。该方案当一个作业的程序地址空间大于主存可以使用
	的空间时也可以执行。
2	编程时必须划分程序模块和确定程序模块之间的调用关系,不存在
3	调用关系的模块可以占用相同的主存区。

- (22) A. 固定分区、请求分页和覆盖
- B. 覆盖、请求分页和固定分区
- C. 固定分区、覆盖和请求分页
- D. 请求分页、覆盖和固定分区

- 若某逻辑门输入  $A \setminus B$  和输出 F 的波形如下图所示,则 F(A,B)的表达式是(23)。
- (23) A.  $F = A \bullet B$  B. F = A + B C.  $F = A \oplus B$  D.  $F = A \bullet \overline{B}$



- 一个4位的二进制计数器,由 0000 状态开始,经过 25 个时钟脉冲后,该计数 器的状态为\_(24)\_。
  - (24) A. 1100
- B. 1000
- C. 1001 D. 1010
- 稳压二极管构成的稳压电路的接法是 (25)。
- (25) A. 稳压管与负载电阻串联
  - B. 稳压管与限流电阻并联
  - C. 限流电阻与稳压管串联后,再与负载电阻串联
  - D. 限流电阻与稳压管串联后,再与负载电阻并联
- 以下叙述中,不符合 RISC 指令系统特点的是 (26) 。
- (26) A. 指令长度固定,指令种类少
  - B. 寻址方式种类丰富, 指令功能尽量增强
  - C. 设置大量通用寄存器,访问存储器指令简单
  - D. 选取使用频率较高的一些简单指令
- 通常所说的 32 位微处理器是指 (27)。
- (27) A. 地址总线的宽度为 32 位 B. 处理的数据长度只能为 32 位

  - C. CPU 字长为 32 位
- D. 通用寄存器数目为32个
- 在 32 位总线系统中, 若时钟频率为 500MHz, 传送一个 32 位字需要 5 个时钟周 期,则该总线系统的数据传送速率为 (28) MB/s。
  - (28) A. 200
- B. 400
- C. 600
- D. 800
- 在 CPU 和物理内存之间进行地址转换时, (29) 将地址从虚拟(逻辑)地址 空间映射到物理地址空间。
  - (29) A. TCB
- B. MMU C. CACHE D. DMA

- 评价一个计算机系统时,通常主要使用 (30) 来衡量系统的可靠性。
- (30) A. 平均响应时间
  - B. 平均无故障时间(MTBF)
  - C. 平均修复时间
  - D. 数据处理速率
- 下列存取速度最快的是 (31) 。
- (31) A. Flash 存储器

B. DRAM 存储器

C. 高速缓存(CACHE)

D. 磁盘

- 除了 I/O 设备本身的性能外,影响嵌入式系统 I/O 数据传输速度的主要因素是(32)。
  - (32) A. Cache 存储器性能

B. 总线的传输速率

C. 主存储器的容量

D. CPU 的字长

- RS-232 标准在初期可以满足人们的要求,但当人们要求以更高的速率传送到更远的距离时,需要有新的标准。RS449 就是为此目的而设计的,它的标准规格中,RS422 标准是平衡式的,传输一个信号用两条线,逻辑信号用\_\_(33)\_表示,双线传输的主要优点是 (34)。
  - (33) A. 正负 5V 以上电平

B. 正负 3V 以上电平

C. 两条线的电平差

D. 两条线的电平

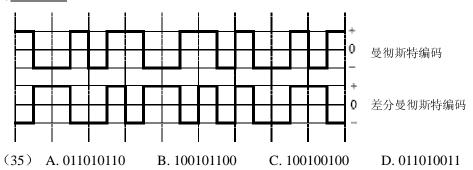
(34) A. 冗余可靠

B. 抗干扰能力增强

C. 传输线少

D. 可并行传输信号

● 若曼彻斯特编码和差分曼彻斯特编码的波形图如下图所示,则实际传送的比特 串为 (35)。



- 下面是关于 PCI 总线的叙述,其中 (36) 是错误的。
- (36) A. PCI 总线支持 64 位总线
  - B. PCI 总线的地址总线与数据总线是分时复用的

2006年下半年嵌入式系统设计师 上午试卷 第 6 页 (共 6 页)

1Mbps, 2M	Mbps,5.5Mbps 和	(37) 。		
(37)	A. 10Mbps B	B. 11Mbps	C. 20Mbps	D. 54Mbps
			() W.	, La TREP
			括 <u>(38)</u> 这一	
(38)	A. 生成网络表	<b>ਜ</b>	B. 设计印制电路 D. 自动布线	极
,	C. 设计电路原理图	<u>{</u>	D. 目动布线	
● 现	代电子设计方法包	含了可测试设计	,其中 <u>(39)</u>	接口是 IC 芯片测试的标
准接口。				
(39)	A. BIST	B. JTAG	C. UART	D. USB
		层或者 4 层以上。	)比双面板更适合	于高速 PCB 布线,最主
	是 (40)。			
	A. 通过电源平面(			
	B. 可以大大减小申		的面积	
	C. 多层印制电路板			
	D. 自动布线更容易	动		
●下	而不符合数字电路	(或者集成电路	) 的电磁兼容性设	计方法的是 (41) 。
	A. IC 的电源及地的			
	B. 使用贴片元件,		, _, , _	
	C. IC 的输出级驱动		示应用的要求	
	D. 对输入和按键3	采用电平检测(7	可非边沿检测)	
● 嵌	入式系统由硬件部	分和软件部分构	成,以下 <u>(42)</u> 不	属于嵌入式系统软件。
(42)	A. 系统内核 B	B.驱动程序 C	. FPGA 编程软件	D. 嵌入式中间件
● 美	于硬件抽象层,以	下描述中错误的	是 <u>(43)</u> 。	
(43)	A. 硬件抽象层包括	舌操作系统内核和	中驱动程序	
	B. 硬件抽象层将摸	操作系统与硬件平	产台隔开	
	C. 硬件抽象层是-	一种软件		
:	D. 硬件抽象层有和	可于系统的模块化	<b>と</b> 设计	

2006年下半年嵌入式系统设计师 上午试卷 第 7 页 (共 7 页)

● 一个任务被唤醒,意味着\_(44)\_。

C. PCI 总线是一种独立设计的总线,它的性能不受 CPU 类型的影响

● IEEE802.11b 标准定义了使用跳频、扩频技术的无线局域网标准, 传输速率为

D. PC 机中不能同时使用 PCI 总线和 ISA 总线

C. 其任务移至等待队列队首 D.  ● 关于实时操作系统(RTOS)的任务调度 (45) A. 任务之间的公平性是最重要的调度 B. 大多数 RTOS 调度算法都是可抢占于 C. RTOS 调度器都采用了基于时间片射 D. RTOS 调度算法只是一种静态优先组  ● 在下列调度算法中,	器,以下描述中 目标 【(可剥夺式) 转的调度算法 调度算法 现任务"饥饿 先来先服务算》 养态优先级算》	可正确的是 <u>(45)</u> 。 的 (starvation)"的情形。 去 去
(45) A. 任务之间的公平性是最重要的调度 B. 大多数 RTOS 调度算法都是可抢占 C. RTOS 调度器都采用了基于时间片纸 D. RTOS 调度算法只是一种静态优先组	目标 【(可剥夺式) 转的调度算法 调度算法 现任务"饥饿 先来先服务算》 静态优先级算》	的 (starvation)"的情形。 去 去
C. RTOS 调度器都采用了基于时间片和 D. RTOS 调度算法只是一种静态优先组	转的调度算法调度算法现任务"饥饿先来先服务算活。" 请态优先级算行。	(starvation)"的情形。 去 去
(46) A. 时间片轮转算法 B. C. 可抢占的短作业优先算法 D. ● 在实时操作系统中,邮箱通信是一种_(47) A. 直接 B. 间接 C. ● 在某嵌入式操作系统中,若 P、V 操作的表示等待信号量 S 的任务个数为_(48)。(48) A. 0 B. 1 C. ● 在实时操作系统中,两个任务并发执行,或建立某个条件后再向前执行,这种制约性合作(49) A. 同步 B. 互斥 C. ● 下面关于存储管理的叙述中,正确的是_(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,其至不提供D. 在虚存系统中,只要磁盘空间无限	先来先服务算》 静态优先级算》 <u>7)</u> 通信方式	去 去 。
(47) A. 直接 B. 间接 C.  ● 在某嵌入式操作系统中,若 P、V 操作的表示等待信号量 S 的任务个数为(48)。 (48) A. 0 B. 1 C.  ● 在实时操作系统中,两个任务并发执行,或建立某个条件后再向前执行,这种制约性合作(49) A. 同步 B. 互斥 C.  ● 下面关于存储管理的叙述中,正确的是(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限		
● 在某嵌入式操作系统中,若 P、V 操作的表示等待信号量 S 的任务个数为(48)。  (48) A. 0 B. 1 C.  ● 在实时操作系统中,两个任务并发执行,或建立某个条件后再向前执行,这种制约性合作(49)A. 同步 B. 互斥 C.  ● 下面关于存储管理的叙述中,正确的是(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限	低级	D 信見島
表示等待信号量 S 的任务个数为(48)。  (48) A. 0 B. 1 C.  ● 在实时操作系统中,两个任务并发执行,或建立某个条件后再向前执行,这种制约性合作(49) A. 同步 B. 互斥 C.  ● 下面关于存储管理的叙述中,正确的是(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限		D. 旧 7 里
● 在实时操作系统中,两个任务并发执行,或建立某个条件后再向前执行,这种制约性合作(49)A. 同步 B. 互斥 C.  ● 下面关于存储管理的叙述中,正确的是_(50)A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限		直为 2,当前值为-1,则 D. 3
或建立某个条件后再向前执行,这种制约性合作 (49) A. 同步 B. 互斥 C. ● 下面关于存储管理的叙述中,正确的是_ (50) A. 在嵌入式微处理器当中,都配备有 B. 在嵌入式系统中,内核空间和用户 C. 在有些嵌入式系统中,甚至不提供 D. 在虚存系统中,只要磁盘空间无限	•	<b>D</b> . 3
(49) A. 同步 B. 互斥 C.  ● 下面关于存储管理的叙述中,正确的是_(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限		
(50) A. 在嵌入式微处理器当中,都配备有B. 在嵌入式系统中,内核空间和用户C. 在有些嵌入式系统中,甚至不提供D. 在虚存系统中,只要磁盘空间无限		
B. 在嵌入式系统中,内核空间和用户 C. 在有些嵌入式系统中,甚至不提供 D. 在虚存系统中,只要磁盘空间无限	(50)	
C. 在有些嵌入式系统中, 甚至不提供 D. 在虚存系统中, 只要磁盘空间无限	(50) .	<b>1</b> MU
D. 在虚存系统中, 只要磁盘空间无限	字储管理单元 <b>N</b>	·相互独立的地址空间
● 页式存储管理当中的页面是由(51)	字储管理单元 <b>N</b> 区间必须是两个	
	字储管理单元 <b>N</b> 空间必须是两个 字储管理功能	]有任意大的编址空间
(51) A. 用户 B. 操作系统 C.	字储管理单元 M 区间必须是两个 字储管理功能 大,任务就能拥	]有任意大的编址空间
● 文件系统的主要功能是(52)_。	字储管理单元 M 空间必须是两个 字储管理功能 大,任务就能拥	
	字储管理单元 M 区间必须是两个 字储管理功能 大,任务就能拥 感知的。 编译系统	
C. 提高外存的读写速度 D.	字储管理单元 M 空间必须是两个 字储管理功能 大,任务就能拥	D. 链接程序

● 在 FAT16 文	件系统中,若每个簇	(cluster) 的力	大小是 2KB,	那么它所能表示的
最大磁盘分区容量为	(53) 。			
(53) A. 2MB	B. 32MB	C. 64MB	D. 1	128MB
	述中, <u>(54)</u> 不是			
	占用的系统资源少			
C. 可靠性	高	<b>D.</b> 美	<b>長观华丽,图</b>	形算法复杂
	广74.44 目 (55)			
	E确的是 <u>(55)</u> 。 に只たおえに只需要	7卦 六 1四45 15 15	सा ज	
	.与目标机之间只需要 式系统中,调试器与			2.打鬼上
	式系统中, 媧瓜奋与 式系统开发中, 通常			17711日67 上.
	式录统开及中,通常 与目标机之间的通信			
<b>D</b> . 1日 土 7/1		カメハトサロ	4H71 H M14T	
● 关于汇编语言	言,以下叙述中正确的	的是 (56) 。		
	言程序可以直接在计			
B. 汇编语	言通常会提供控制伪	指令,用于控	制汇编程序的	勺执行流程
C. 在汇编	语言中,不能定义符	号常量		
D. 伪指令	语句所指示的操作是	在程序运行时	完成的	
	器上,假设栈顶指针			
· · · · · · · · · · · · · · · · · · ·	ax 为 32 位寄存器)	· ·		<u></u>
(57) A. 0x00FF	FFE4 B. 0x00FFF	FE6 C. 0x	:00FFFFEA	D. 0x00FFFFEC
▲ 左 ↑ 海	设有数组定义: chan	· arrav[] =	"China". III	粉组 array 師占田
的空间为(58)。	以有数组定义: Clid	allay[ ] —	Cillia ; y	J数紀 allay // 口川
	市 B. 5 个字节	C. 6	个字节	D. 7 个字节
● 执行 C 程序	代码			
"int $a = 1$ ;	int $b = 0$ ; int $c = 0$ ;	int d = (++a)	* (c = 1);" 后	<u>-</u>
a, b, c, d 的位	宜分别为 <u>(59)</u> 。			
(59) A. 2, 0,	1, 2 B. 1, 0, 1,	1 C. 2,	0, 1, 1	D. 2, 0, 0, 2
• <del>V</del> T ox	よる 坐る 坐し ママストン	ᅀᅩᅩᆛ <i>ᅷᄼ</i> ᄮᄓ	(60)	
	的函数参数,下列叙述 45年至数38月15日	_		v. —
	发生函数调用时,逐			
B. 买参对	形参的数据传递是单	问的"值传递	",因此,在为	<b></b>

没有办法去修改主调函数中任何变量的值

2006年下半年嵌入式系统设计师 上午试卷 第 9 页 (共 9 页)

C. 形参变量所占用的内存单元位于堆中

D. 如果形参是数组名,则传递的是每个数组元素的值
● <u>(61)</u> 的做法不利于嵌入式应用软件的移植。 (61) A. 在软件设计上,采用层次化设计和模块化设计 B. 在软件体系结构上,在操作系统和应用软件之间引入一个虚拟机层,把一 些通用的、共性的操作系统 API 接口函数封装起来 C. 将不可移植的部分局域化,集中在某几个特定的文件之中 D. 在数据类型上,尽量直接使用 C 语言的数据类型
● 在大型实时系统开发项目中,体系结构设计产生的部件列表包括下列部件, ① 输入信号预处理 ② 主控制过程 ③ 网络接口 非功能需求中的可靠性应该在 (62) 部件设计中考虑。 (62) A. ① B. ①和② C. ②和③ D. ①、②和③
● <u>(63)</u> 是软件系统测试的典型输入。 ① 合同书 ② 需求规格说明书 ③ 程序代码 ④ 系统设计说明书 (63) A. ①和② B. ①、②和③ C. ①和③ D. ①、②、③和④
<ul> <li>■ 系统分析模型应明确体现的因素是(64)_。</li> <li>① 性能描述 ② 功能描述 ③ 约束条件 ④ 系统结构 ⑤ 动态模型。</li> <li>(64) A. ①、②、③、④和⑤ B. ①、②、③和⑤ C. ①、②和④ D. ①、②、④和⑤</li> </ul>
<ul> <li>● 嵌入式系统软硬件协同设计从目标系统构思开始,经过_(65)_阶段完成。</li> <li>① 需求描述</li> <li>② 软硬件划分</li> <li>③ 硬件综合、接口综合、软件编译</li> <li>④ 软硬件集成</li> <li>⑤ 软硬件协同仿真与验证</li> <li>(65) A. ①、②、③、④和⑤</li> <li>B. ②、③、④和⑤</li> <li>C. ②、④和⑤</li> <li>D. ①、②、④和⑤</li> </ul>
● Embedded system is <u>(66)</u> special computer system which is scalable on both software and <u>(67)</u> . It can satisfy the strict requirement of functionality, <u>(68)</u> , cost, volume, and power consumption of the particular application. With rapid development of
<u>(69)</u> design and manufacture, CPUs became cheap. Lots of <u>(70)</u> electronics have embedded CPU and thus became embedded systems. For example, PDAs, cellphones, point-of-sale devices, VCRs, industrial robot control, or even your toasters can be embedded system.

(66) A. cost-oriented B. application-oriented C. efficiency-oriented D. consumption-oriented (67) A. program B. application C. kernel D. hardware (68) A. variability B. security C. reliability D. responsibility (69) A. IC B. manual C. flexible D. emulational (70) A. industrial B. military C. consumer D. special

● An embedded operating system is the \_\_\_(71)\_ program that manages all the other programs in an embedded device after initial load of programs by a(an) \_\_\_(72)\_. It normally guarantees a certain capability within a specified \_\_(73)\_ size and \_\_(74)\_ constraint as well as with application programs. It also normally has small foot print including initial boot loader, OS kernel, required device drivers, \_\_(75)\_\_ for the user data and so forth. It has very-likely structure of a normal operating system however mainly differentiated by some factors such as type of pre-installed device, functional limits, taking designed job only.

(71) A. hardware C. software B. business D. external (72) A. driver B. application C. kernel D. boot loader (73) A. data B. storage C. bus D. CPU (74) A. time B. format C. controller D. packet (75) A. JAFFS B. format C. file systems D. protocol