

```

define dso_local i32 @main(i32 %argc, i8** %argv) #0 {
entry:
    br label %while.cond

while.cond:
    ; preds = %while.body, %entry
    %a.0 = phi i32 [ 0, %entry ], [ %add, %while.body ]
    %b.0 = phi i32 [ 12, %entry ], [ %sub, %while.body ]
    %cmp = icmp ult i32 %a.0, %b.0
    br i1 %cmp, label %while.body, label %while.end

while.body:
    ; preds = %while.cond
    %add = add i32 %a.0, 4
    %sub = sub i32 %b.0, 2
    br label %while.cond

while.end:
    ; preds = %while.cond
    %call = call i32 @rand() #3
    %cmp1 = icmp ugt i32 %a.0, 6
    br i1 %cmp1, label %land.lhs.true, label %if.else

land.lhs.true:
    ; preds = %while.end
    %cmp2 = icmp ult i32 %b.0, 6
    br i1 %cmp2, label %if.then, label %if.else

if.then:
    ; preds = %land.lhs.true
    switch i32 %a.0, label %sw.default [
        i32 6, label %sw.bb
        i32 12, label %sw.bb3
        i32 13, label %sw.bb3
    ]

sw.bb:
    ; preds = %if.then
    br label %sw.epilog

sw.bb3:
    ; preds = %if.then, %if.then
    %mul = mul i32 %a.0, 2
    br label %sw.epilog

sw.default:
    ; preds = %if.then
    %rem = urem i32 %call, 18
    br label %sw.epilog

sw.epilog:
    ; preds = %sw.default, %sw.bb3, %sw.bb
    %b.1 = phi i32 [ %b.0, %sw.default ], [ %mul, %sw.bb3 ], [ 99, %sw.bb ]
    %c.0 = phi i32 [ %rem, %sw.default ], [ %call, %sw.bb3 ], [ %call, %sw.bb ]
    br label %if.end

if.else:
    ; preds = %land.lhs.true, %while.end
    br label %if.end

if.end:
    ; preds = %if.else, %sw.epilog
    %a.1 = phi i32 [ %a.0, %sw.epilog ], [ 88, %if.else ]
    %b.2 = phi i32 [ %b.1, %sw.epilog ], [ %b.0, %if.else ]
    %c.1 = phi i32 [ %c.0, %sw.epilog ], [ %call, %if.else ]
    %call4 = call i32 @i8*, (...) @printf(i8* getelementptr inbounds ([4 x i8], [4 x i8]* @.str, i32 0, i32 0), i32 %a.1)
    %call5 = call i32 @i8*, (...) @printf(i8* getelementptr inbounds ([4 x i8], [4 x i8]* @.str, i32 0, i32 0), i32 %b.2)
    %call6 = call i32 @i8*, (...) @printf(i8* getelementptr inbounds ([4 x i8], [4 x i8]* @.str, i32 0, i32 0), i32 %c.1)
    ret i32 0
}

```