

ORACLE – Lider światowego rynku





SPARC M7 Processor



SPARC T7-1 server

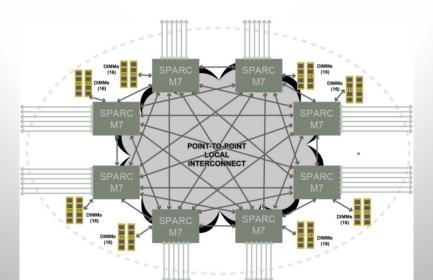
SPARC T7-2 server SPARC T7-4 server SPARC M7-8 server

SPARC M7-16 server

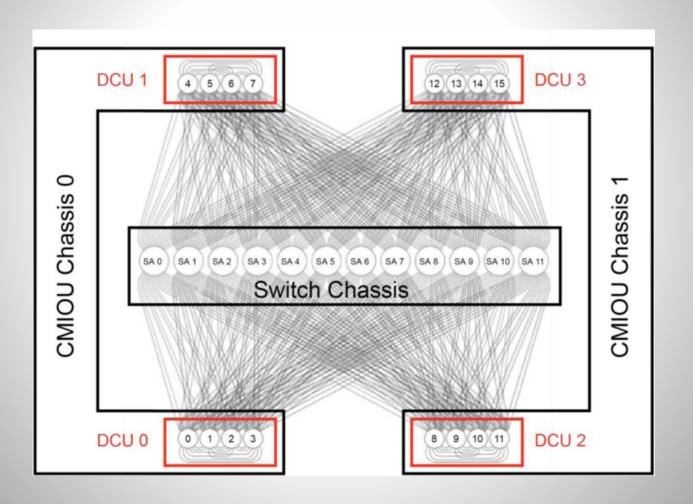
SPARC M8, SPARC M7, SPARC M6 and SPARC T5

PROCESSOR COMPERISSION

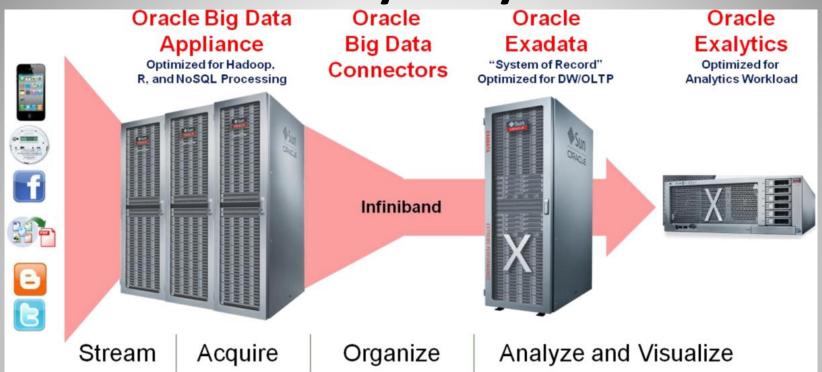
Feature	SPARC M8 Processor	SPARC M7 Processor	SPARC M6 Processor	SPARC T5 Processor
CPU frequency	5.0 GHz	4.13 GHz	3.6 GHz	3.6 GHz
Out-of-order execution	Yes	Yes	Yes	Yes
Instruction issue width	4	2	2	2
Data/instruction prefetch	Yes	Yes	Yes	Yes
SPARC core	Fifth generation	Fourth generation	Third generation	Third generation
Cores per processor	32	32	12	16
Threads per core	8	8	8	8
Threads per processor	256	256	96	128



The 16-way SPARC M7-16 global systems interconnect uses scalanility links and switch ASICs for CPU-to-CPU fabric



Bazy danych



Wielokrotności bajtów								
Przedi	rostki dz	iesiętne	Przedrostki binarne					
(SI)			(IEC 60027-2)					
Nazwa	Symbol	Mnożnik	Nazwa	Symbol	Mnożnik			
kilobajt	kB	$10^3 = 1000^1$	kibibajt	KiB	$2^{10} = 1024^1$			
megabajt	MB	$10^6 = 1000^2$	mebibajt	MiB	$2^{20} = 1024^2$			
gigabajt	GB	$10^9 = 1000^3$	gibibajt	GiB	$2^{30} = 1024^3$			
terabajt	TB	$10^{12} = 1000^4$	tebibajt	TiB	$2^{40} = 1024^4$			
petabajt	PB	$10^{15} = 1000^5$	pebibajt	PiB	$2^{50} = 1024^5$			
eksabajt	EB	$10^{18} = 1000^6$	eksbibajt	EiB	$2^{60} = 1024^6$			
zettabajt	ZB	$10^{21} = 1000^7$	zebibajt	ZiB	$2^{70} = 1024^7$			
jottabajt	YB	$10^{24} = 1000^8$	jobibajt	YiB	$2^{80} = 1024^8$			

Zagadnienia

- C/C++ podstawy w środowisku Visual studio
- Zmienne, operatory, wyrażenia i łańcuchy znaków
- Deklaracja tablice i ich wylorzystanie
- Funkcje i procedury
- Praca z plikami
- Obsługa błędów w języku C/C++
- Podstawy programowania baz danych

Warunki zaliczenia

- Egzamin 50 pkt 40 pkt.+ 10 obecność na wykładzie.
- Dwa kolokwia na laboratoriach 2 x 15 pkt.
 =30pkt.
- Projekt 20 pkt. 10 pkt. Dokumentacja projektu + kod programu 10 pkt.. Prezentacja na wykładzie lub laboratoriach 10 pkt.