

DTL Diode-Transistor Logic

Realiza la función NAND en lógica positiva y la NOR en lógica negativa. Se realiza por medio de una red de diodos y la amplificación es de un transistor.

TTL Transistor-Transistor-Logic

Tiene 3 etapas, la entrada por emisor, el separador de fase y driver, tensión entre 4.35V - 5.25V, niveles lógicos

0.0V - 0.8V para estado L (bajo) y

2.2V para estado H (alto)

ECL Emitter-Coupled Logic

Usa transistores bipolares, los más veloces, alcanza 1ns, no existen picos de corriente, altos valores de potencia, ocupan gran área.