

TMOD (89h) : Timermodus-Kontrollregister für Timer1 & Timer0							
Kontrolle Timer 1				Kontrolle Timer 0			
Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Gate	C/T	M1	M0	Gate	C/T	M1	M0

Gate	C/T	M1	M0	
		0	0	Modus 0
		0	1	Modus 1: 16 Bit-Timer ohne Nachladen
		1	0	Modus 2: 8-Bit-Timer mit Auto-Reload
		1	1	Modus 3: 2 Stück 8-Bit-Timer
	0	Timer-Betrieb		
	1	Zähler-Betrieb		
	0	Timer nur durch TR-Bit ein- und ausschalten		
	1	Timer mit TR-Bit und Portpin ein- und ausschalten		

TCON (88h): Timer-Kontrollregister für Timer1 & 0 / ext Interrupt 1 & 0							
Kontrolle Timer 1 und 0				ext. Interrupt-Kontrolle			
8Fh	8Eh	8Dh	8Ch	8Bh	8Ah	89h	88h
Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
TF1	TR1	TF0	TR0	IE1	IT1	IE0	IT0

IEx	ITx
0, 1	0 → Interrupt bei Lowpegel
	1 → Interrupt bei abfallender Flanke
wird von CPU gesetzt wenn Flanke externer Interrupt1 erkannt	

TFx	TRx
0, 1	0 Timer x stopp
	1 Timer x läuft
Wird beim Timer x-Überlauf gesetzt	