Datentransport

· · · · · · · · · · · · · · · · · · ·	Hex-			Be	einfl	ussung	1.0	
Mnemonischer Befehl		Code	I W M				ndbits	Befehlsbeschreibung
OpCode Operanden			В	Z	CY	OV	AC	
MOV	A,#c8	74	2	1	•••			Akku direkt mit Konstante laden
MOV	Rn,#c8	78-7F	2	1		00		Direktes Laden des Registers mit einer Konstanten
MOV	dadr,#c8	75	3	2			***	Internen Speicher mit Konstante laden
MOV	A,Rn	E8-EF	1	1				Kopieren Registerinhalt in den Akku
MOV	Rn,A	F8-FF	1	1				Kopieren des Akkuinhaltes in ein Register
MOV	A,dadr	E5	2	1				Inhalt interner Speicherplatze in den Akku kopieren
MOV	dadr,A	F5	2	1		1111		Inhalt Akku in einen internen Speicherplatz kopieren
MOV	Rn,dadr	A8-AF	2	2				internen Speicherplatz in ein Register kopieren
MOV	dadr,Rn	88-8F	2	2				Registerinhalt in internen Speicherplatz kopieren
MOV	dadr,dadr	85	3	2	-			Inhalt interner Speicherplatz in einen anderen kope- ren
MOV	A,@R0	E6	1	1				Speicherinhalt des internen RAM in den Akku kopieren(R0 bzw. R1 enthält die Quellenadresse)
MOV .	A,@R1	E7	1	1		7	-	
MOV	@R0,A	F6	1	1				Akkuinhalt in Speicherplatz des internen RAM kopis- ren(R0 bzw. R1 enthält die Zieladresse)
MOV	@R1,A	F7-	1	1				
MOV	dadr,@R0	86	2	2			***	Inhalt eines interner Speicherplatz in einen anderen kopieren(R0 bzw. R1 enthält die Quellenadresse)
MOV	dadr,@R1	87	2	2				
MOV	@R0,#c8	76	2	1				Konstante in internen RAM laden R0 bzw. R1 bestimmen die Ziel Adresse
MOV	@R1,#c8	77	2	1	-			and the second s
MOV	@R0,dadr	A6	2	2				Inhalt interner Speicherplatz in einen anderen kopis- ren (R0 bzw. R1 enthält die Zieladresse)
MOV	@R1,dadr	A7	2	2				The second secon
POP	dadr	D0	2	2				Speicherinhalt vom Stack holen
PUSH	dadr	CO	2	2				Speicherinhalt auf den Stack schreiben
NOP	300	00	1	1			-	Keine Aktivität
MOV	badr,C	92	2	2				Carry-Inhalt in angegebene Bitadresse kop:eren
MOV	C,badr	A2	2	1				Der Inhalt Bitadresse in das Carry kopieren
MOV	DPTR,#c16	90	3	2				16Bit-Konstante in Datenpointer laden
XCH	A,Rn	C8-CF	1	1				Akku- und Registerinhalt austauschen
XCH	A,dadr	C5	2	1				Internen Speicher mit dem Akkuinhalt tauschen
XCH	A,@R0	C6	1	1	·			Inhalt interner Speicherplatzes Akku austauschen
XCH	A,@R1	C7	1	1				(R0 bzw. R1 enthält die Zieladresse
XCHD	A,@R0	D6	1	1				Das LOW-Nibble eines Speicherplatzes im internen RAM gegen das LOW-Nibble des Aktus austauschen. Die HIGH-Nibble beider Speicher
XCHD	A,@R1	D7	1	1			 :	werden nicht verändert. (R0 bzw. R1 enthält die Zieladresse)
MOVX	A,@R0	E2	1	2				Inhalt eines externen Speicherplatzes in den Akas
MOVX	A,@R1	E3	1	2				kopieren
MOVX	@R0,A	F2	1	2		****		Inhalt des Akkus in einen externen Speicherplatz
MOVX	@R1,A	F3	1	2				kopieren.
MOVX	A,@DPTR	E0	1	2				Inhalt eines externen Speicherplatzes in den Akku kopieren
MOVX	@DPTR,A	F0	1	2				Inhalt des Akkus in einen externen Speicherplatz kopieren
MOVC	A,@A+DPTR	93	1	2		-		Hole Konstante aus einer Tabelle im EEPROM.
MOVC	A,@A+PC	83	1	2				Hole Konstante aus einer Tabelle im EEPROM.