

Logische Operationen

ANL	A,#c8	54	2	1	--	--	--	Bitweise UND-Verknüpfung Konstante und Akku
ANL	A,Rn	58-5F	1	1	--	--	--	Bitweise UND-Verknüpfung zwischen Akku und Register. <i>Ergebnis im Akku.</i>
ANL	A,dadr	55	2	1	--	--	--	Bitweise UND-Verknüpfung zwischen Akku inter. Speicherst., <i>Ergebnis im Akku</i>
ANL	dadr,#c8	53	3	2	--	--	--	Bitweise UND-Verkn. Konstante und int. Speicherst., das Ergebnis steht in der Speicherst.
ANL	dadr,A	52	2	1	--	--	--	Bitweise UND-Verknüpfung zwischen Akku und RAM-internem Speicher, <i>Ergebnis im Speicher</i>
ANL	C,badr	82	2	2	■	--	--	UND-Verknüpfung zwischen Carry und Bit
ANL	C,/badr	B0	2	2	■	--	--	UND-Verknüpfung zwischen Carry und invert. Bit. <i>Ergebnis jeweils im Carry-Bit</i>
ANL	A,@R0	56	1	1	---	---	---	Bitweise UND-Verknüpfung
ANL	A,@R1	57	1	1	--	--	--	Bitweise UND-Verknüpfung
ORL	A,#c8	44	2	1	--	--	--	Bitweise ODER-Verknüpfung Akku und Konstante
ORL	dadr,#c8	43	3	2	--	--	--	Bitweise ODER-Verknüpfung Konstante und int. Speicherst. <i>Das Ergebnis steht in der Speicherstelle</i>
ORL	A,Rn	48-4F	1	1	--	--	--	Bitweise ODER-Verknüpfung zwischen Akku und Register. <i>Ergebnis im Akku.</i>
ORL	A,dadr	45	2	1	--	--	---	Bitweise ODER-Verknüpfung zwischen Akku und RAM-internem Speicher, <i>Ergebnis im Akku</i>
ORL	dadr,A	42	2	1	--	--	--	Bitweise ODER-Verknüpfung Akku und int. Speicherst., <i>Ergebnis im Speicher</i>
ORL	C,badr	72	2	2	■	--	---	ODER-Verknüpfung zwischen Carry Bit
ORL	C,/badr	A0	2	2	■	--	--	ODER-Verknüpfung zwischen Carry invertiertem Bit. <i>Ergebnis jeweils im Carry-Bit.</i>
ORL	A,@R0	46	1	1	---	--	--	Bitweise ODER-Verknüpfung
ORL	A,@R1	47	1	1	--	---	---	Bitweise ODER-Verknüpfung
XRL	A,#c8	64	2	1	--	--	--	Bitweise EXKLUSIV-ODER-Verknüpfung
XRL	dadr,#c8	63	3	2	--	---	---	Bitweise EXKLUSIV-ODER-Verknüpfung Konst. und int. Speicherst. <i>Ergebnis in Speicherstelle.</i>
XRL	A,Rn	68-6F	1	1	--	--	--	Bitweise EXKLUSIV-ODER-Verknüpfung Akku und angeg. Register. <i>Ergebnis im Akku.</i>
XRL	A,dadr	65	2	1	--	--	--	Bitweise EXKLUSIV-ODER-Verknüpfung zw. Akku und RAM-internem Speicher, <i>Ergebnis im Akku</i>
XRL	dadr,A	62	2	1	---	--	--	Bitweise EXKLUSIV-ODER-Verknüpfung zw. Akku und RAM-internem Speicher, <i>Ergebnis im Speicher</i>
XRL	A,@R0	66	1	1	--	---	--	Bitweise EXKLUSIV-ODER-Verknüpfung
XRL	A,@R1	67	1	1	--	--	---	Bitweise EXKLUSIV-ODER-Verknüpfung