

# Befehlssatz

Operand	Bedeutung
<b>A</b>	Akkumulator (E0)
<b>dadr</b>	8 Bit – Adresse im internen RAM oder im SFR-Ber.
<b>adr11</b>	11 Bit - Adresse
<b>adr16</b>	16 Bit - Adresse
<b>AC</b>	Auxiliary Carry (Hilfsübertrag-Flag) (D6)
<b>B</b>	Register B
<b>badr</b>	Bitadresse im internen RAM (20-2F) oder im SFR-Bereich(80-FF)
<b>/badr</b>	Invertierter Inhalt der Bitadresse (Komplement)
<b>CY</b>	Carry-Flag (D7)
<b>#c8</b>	8 Bit - Konstante
<b>#c16</b>	16 Bit - Konstante
<b>D</b>	Kennzeichnung für ein 4 Bit - Digit (Nibble)
<b>DPTR</b>	Datenpointerregister
<b>HB</b>	Highbyte eines Datenwortes
<b>I</b>	Interrupt
<b>LB</b>	Lowbyte eines Datenwortes
<b>LSB</b>	Bit 0 eines Bytes
<b>MSB</b>	Bit 7 eines Bytes
<b>MZ</b>	Maschinenzyklen
<b>OV</b>	Overflow (Überlauf)- Flag (D2)
<b>P</b>	Port
<b>PC</b>	Programmzähler
<b>PSW</b>	Programmstatuswort
<b>rel</b>	Signiertes 8 Bit - Offset für Sprungbefehle
<b>@Ri</b>	Adressregister für internes und externes RAM
<b>Rn</b>	Register 0 bis 7 der aktuellen Registerbank
<b>SFR</b>	Spezialfunktionsregister
<b>SP</b>	Stackpointer
<b>T</b>	Timer
<b>TF</b>	Timer - Flag
<b>■</b>	Flag wird beeinflusst
<b>--</b>	Flag wird nicht beeinflusst
<b>WB</b>	Wortbreite des Befehls in Bytes