

 <div> <div>讯联电子</div> <div>nRF51822和DA14580 芯片对比</div> </div>		
项目	nRF51822	DA14580
内核	Cortex-M0	Cortex-M0
系统时钟	16MHZ	16MHZ
协议栈	不开源，官方提供HEX	不开源, 采用Riviera Waves授权协议栈IP
RAM	16kB	42 kB System SRAM（存放运行数据） 8 kB Retention SRAM（低漏电存储器，暂存休眠状态下的运行数据）
程序存储类型	FLASH	OTP 可以分区烧录
程序存储器大小	芯片有两个版本：128kB 256kB	32 kB OTP(存放Profiles和用户程序) 84 kB ROM（存放协议栈）
射频性能	优秀	待仔细测试中
最大射频输出功率	+4 dBm	0 dBm
相对集成度	低 16MHZ 32.768KHZ晶振需要外挂匹配电容 BALUN外置 最小系统元件个数	高 16MHZ 32.768KHZ晶振内置匹配电容 BALUN内置 最小系统只需7个元件
能否作为一个普通2.4G射频收发器使用	可以	不可以
是否支持仿真	支持	支持
烧录方式	SWD_DAP	串口烧录
工作电流	13 mA peak RX, 10.5 mA peak TX (0 dBm)	TX: 3.4 mA, RX: 3.7 mA@3V 0 dBm功率（合适的DC-DC模式下）
接收灵敏度	-93 dBm	-93 dBm
价格	高	低
封装	QFN48 package, 6 x 6 mm WLCSP package, 3.50 x 3.83 mm	WLCSP 34 pins, 2.5 mm x 2.5 mm QFN 40 pins, 5 mm x 5 mm QFN 48 pins, 6 mm x 6 mm
相对开发难度和易用性	简单 容易	比较难 麻烦

DA14580跟DA14583的区别：

- 1) DA14580是OTP制程，DA14583部内部集成128KB的FLASH。
- 2) 由于内部集成FLASH, 不占用IO, 所以DA14583有更多的IO口可以被使用。
- 3) DA14580 pin5 是悬空的，DA14583 pin5接VCC用来给内部的FLASH供电

