

Pin	Row 1	Row 2
1	Vb	Vb

PMOD B2			PMOD D2		
Pin	Row 1	Row 2	Pin	Row 1	Row 2
1	Vb	Vb	1	Vd	Vd

PMOD D2

PMOD B2			PMOD D2			PMOD D2		
Pin	Row 1	Row 2	Pin	Row 1	Row 2	Pin	Row 1	Row 2
1	Vb	Vb	1	Vd	Vd	1	Vd	Vd

PMOD D2

PMOD B2			PMOD D2			PMOD D2			PMOD D2		
Pin	Row 1	Row 2	Pin	Row 1	Row 2	Pin	Row 1	Row 2	Pin	Row 1	Row 2
1	Vb	Vb	1	Vd	Vd	1	Vd	Vd	1	Vd	Vd

PMOD D2

Pin	Row 1	Row 2	Pin	Row 1	Row 2	Pin	Row 1	Row 2	Pin	Row 1	Row 2
1	Vb	Vb	1	Vd	Vd	1	Vd	Vd	1	Vd	Vd

PMOD D2

Pin	Row 1	Row 2
1	Vd	Vd

Pin	Row 1	Row 2
1	Vd	Vd

[illegible]

