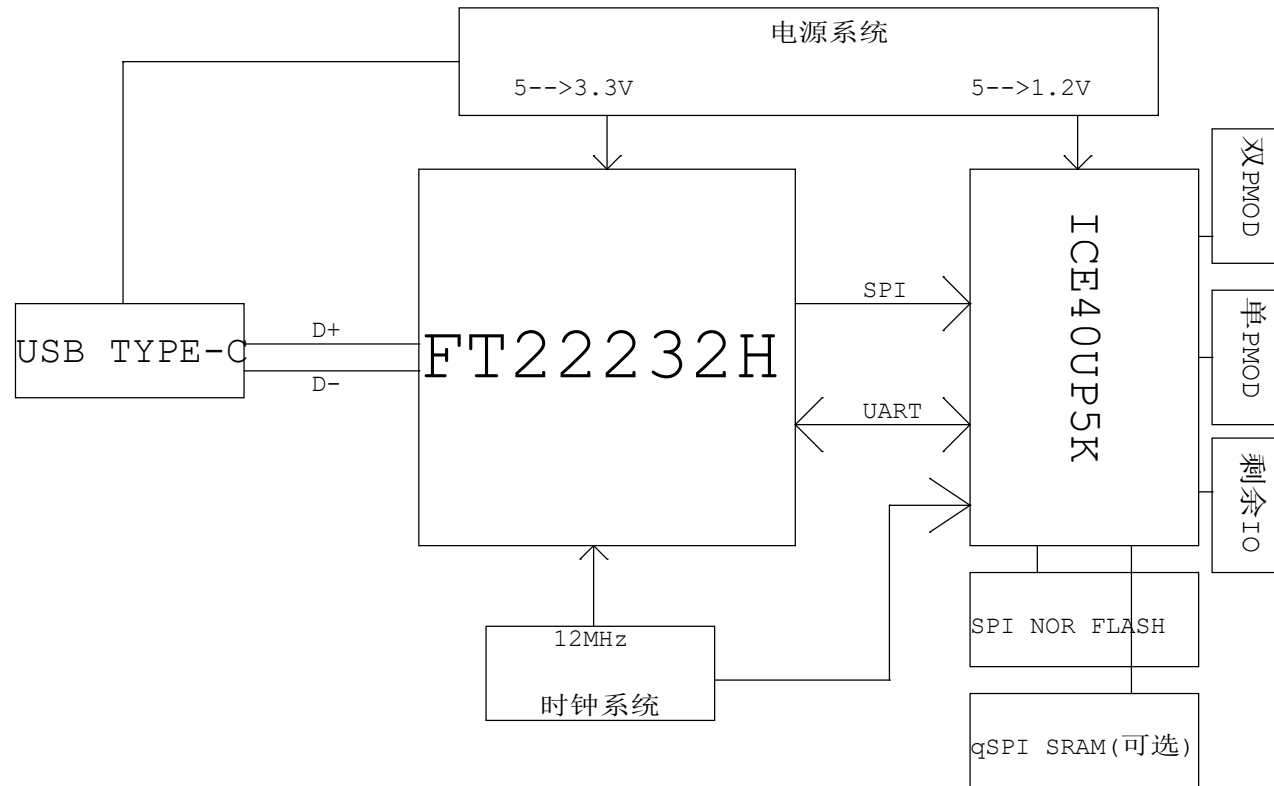


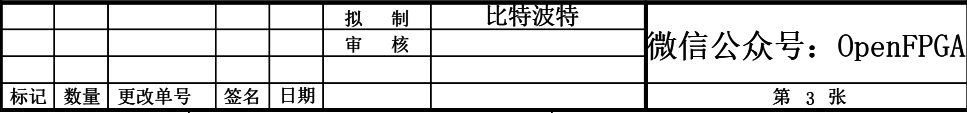
01 SYSTEM BLOCK



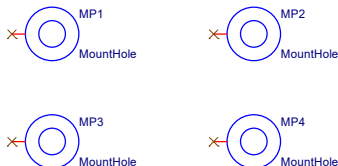
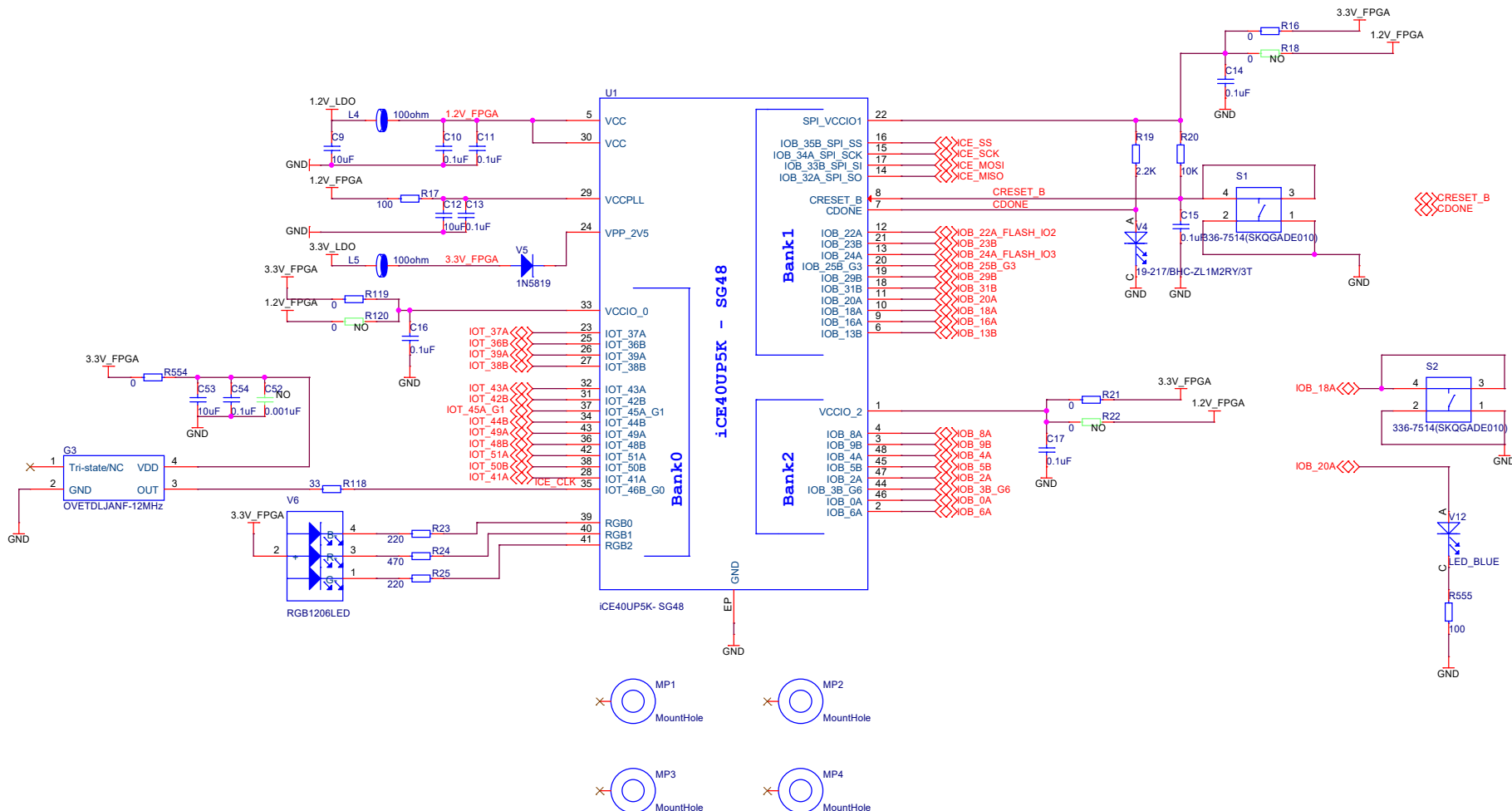
媒体编号	
旧底图总号	
D	
底图总号	
日 期	签 名

[illegible]

1		2		3		4		5		6					
微信公众号：OpenFPGA															
A		电源功耗评估表										A			
		Power Net	1.1V	1.2V	2.5V	1.8V	3.3V							B	
		Device					1.15A								
		STM32F103					1.15A								
		ICE_FPGA		1.15A	1.15A		1.15A								
		合计													
														C	
														D	
媒体编号															
旧底图总号															
底图总号															
日期		签名												制 制 审 核	
														比特波特	
														微信公众号：OpenFPGA	
														第 2 张	
格式 (3)		1		2		3		4		5		6			
								制图：		描图：		幅面：A3			



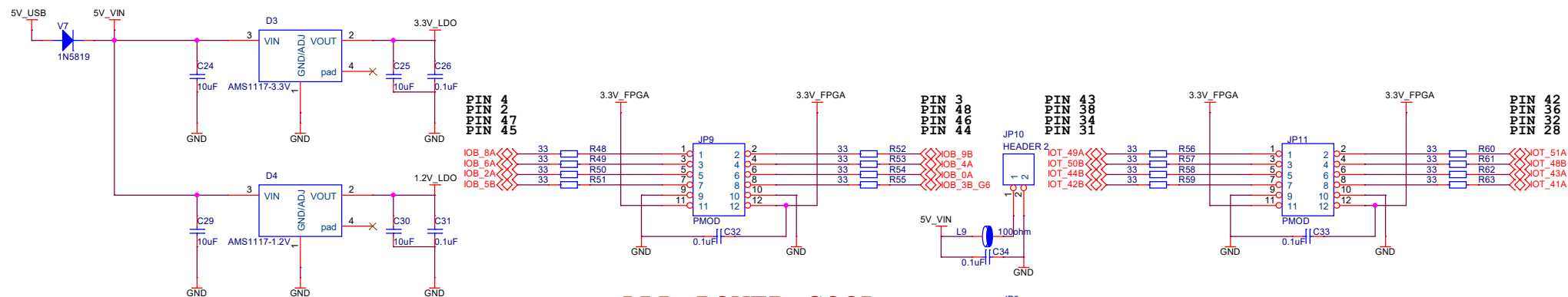
04 ICE_FPGA



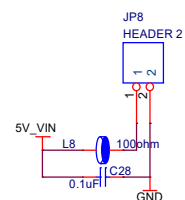
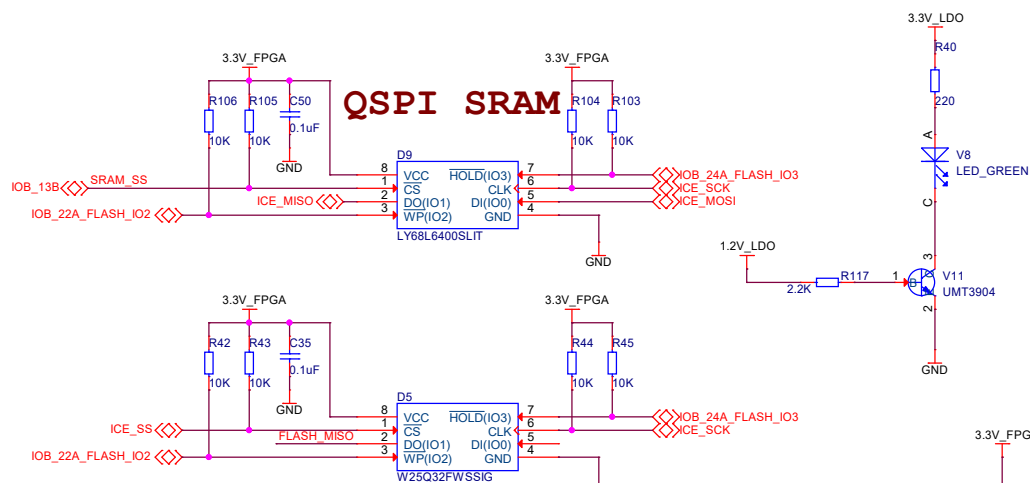
媒体编号
旧底图总号
D
底图总号
日期
签名

标记	数量	更改单号	签名	日期	拟制	审核	比特波特	微信公众号：OpenFPGA
								第 4 张

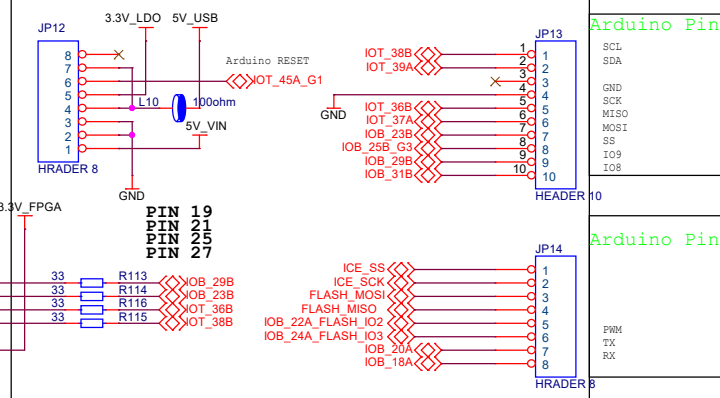
05 POWER&Interface



ALL POWER GOOD

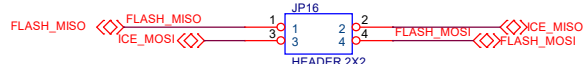


Arduino Interface



For programming ice cut traces connecting J15 and J16 pads
Short the pads 1 and 2 together of the J15 and J16 respectively
For programming Flash reverse the operations

= Prog FLASH
|| Prog ICE



标记	数量	更改单号	签名	日期	拟制	审核	比特波特	微信公众号: OpenFPGA