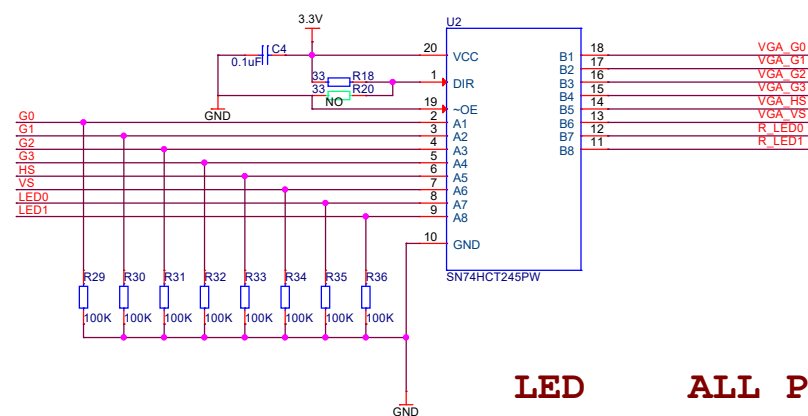
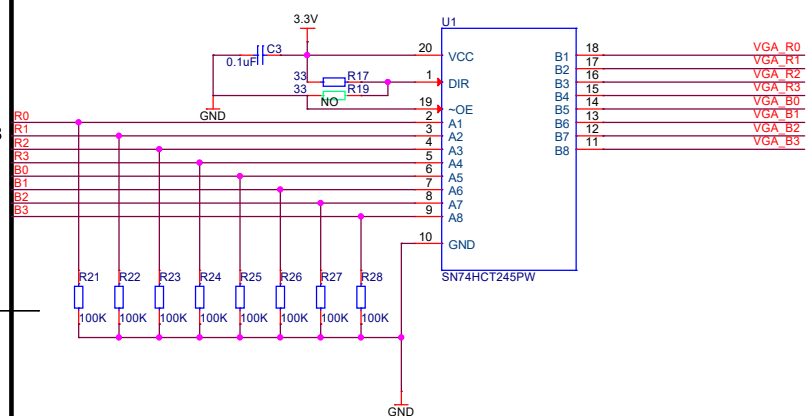
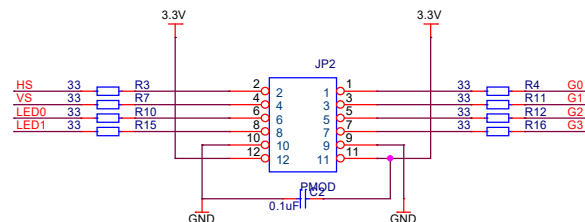
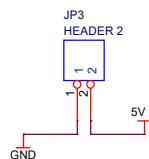
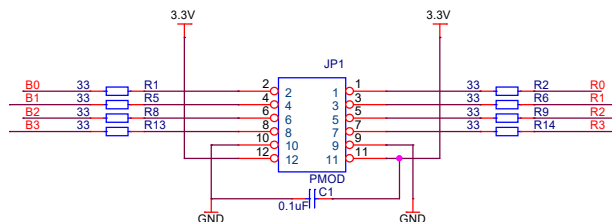
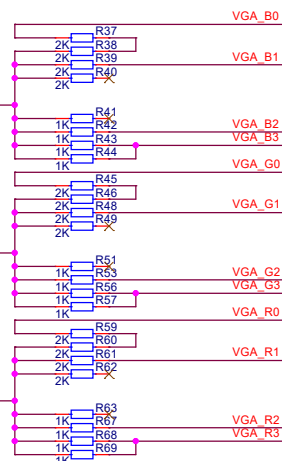
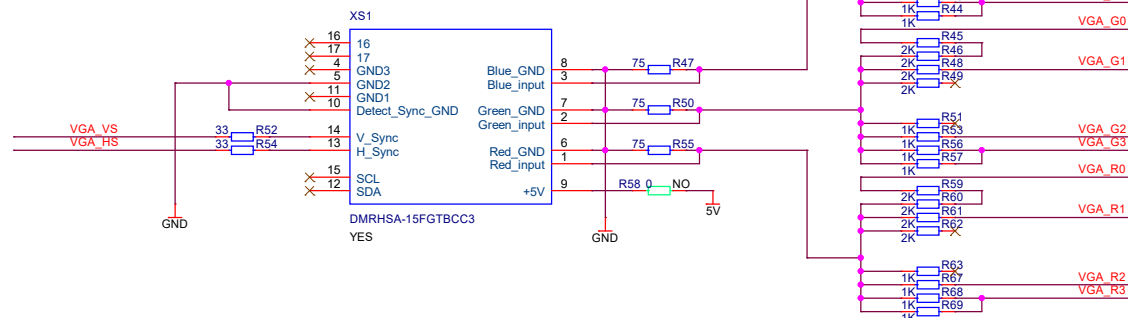
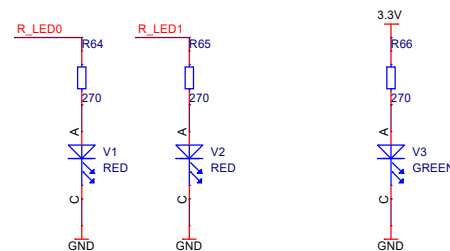




# VGA



LED ALL POWER GOOD



媒体编号	
旧底图总号	
底图总号	
日期	签名

					拟制	比特波特	微信公众号: OpenFPGA
					审核		
标记	数量	更改单号	签名	日期			
							第 2 张

1

2

3

4

5

6

7

8

5

4

3

2

1

BF2. 908. 3794DL

A

B

C

D

E

F

A\_STUFFNO

Item	Reference
CAP	
RES	
IC	

媒体编号

底图总号

底图总号

日期

签名

					拟制		BF2. 908. 3794DL
					审核		
标记	数量	更改单号	签名	日期			

格式 (3)

1

2

3

4

5

6 制图:

7 描图:

幅面: A2 8

