模块指令集

目录

[一.BNN Core 2](#_Toc59542198)

[1.指令综述： 2](#_Toc59542199)

[2.各模块介绍 4](#_Toc59542200)

[BNN\_Core 4](#_Toc59542201)

[BPU\_Group 6](#_Toc59542202)

[BPU 7](#_Toc59542203)

一.BNN Core

## 1.指令综述：

|  |  |  |
| --- | --- | --- |
| 信号 | **具体指令及功能** 按inst[13:0]格式 | 功能 |
| Instruction 14bits  Bnn\_Core指令 | **Instruction\_to\_bpug** | [8:0]Inst\_to\_bpug给BPUG的指令  Core的MUX信号复用前八位lut sel, Core中PSUM\_RST也复用[0] |
| **PSUM进行一次累加：**  Inst[9]=1，[4:1]=某个数, others=0  (0≤某个数≤4’b1111)  Next posedge inst[9]=0 | [9]bpug\_psum\_add:  Psum进行一次累加  [4:1]bpug\_sel：选出需要做累加的存放BPUG计算结果的寄存器 |
| **将二值化计算结果写入某个寄存器：**  [10]=1  Next posedge [10] = 0 | [10]：Cal\_bin\_wr 1bit  将二值化计算结果写入REG中  [12]：是否写入pooling reg  [6][13]：写入pooling reg哪一位 |
| **写入BIAS：**  [11] = 1, others = 0  2 posedges later [11]=0 | [11]：Bias\_wr 1bit  BIAS REG写入使能 |
| **PSUM\_REG赋为BIAS**  [0]=1  Next posedge [0]=0 | [0]：psum\_rst  **此条指令是不必要的**，它会与**BPUG中PSUM置0**同时发生。有紫色指令即可。 |
| **使输出有效**  [14]=1，[6]=1或0, others = 0 | [14]: store,它置低时BNNC输出高阻  [6]：复用img sel，决定输出前四个还是后四个result的字 |
| BPUG指令  8bits | **Instruction\_to\_bpu** | Inst\_to\_bpu 5bit：给BPU的指令 |
| **从8列img\_reg中选7列**  [6]=0 or 1 | [6]：Data\_sel  选通INGPUT\_REG的某七列 |
| **写入img或wgt数据**  [8] or [7] =1, [2:1]=某个数others = 0  （0≤某个数≤2’b11）  Next posedge all = 0 | [8:7]：EN 2bit  IMG和WGT REG的使能信号  [2:1]：bpug\_sel：写入时的Bpug选通信号，一次选通一列 |
| BPU指令  5bits | **PSUM寄存器置零**  [0]=1, others = 0 | [0]：Psum\_rst  置高时，PSUM置零 |
| **算某个BPUE同或结果的popcnt**  [3:1] ≤3’b111 | [3:1]：Lut\_sel 3bits  选通某个BPUE结果进入LUT |
| **Popcnt值进行累加**  [5]=1,[3:1]不变，其余=0 | [5]：Psum\_add 1bit  LUT结果进入PSUM累加 |

**为什么instructions to bpug是[8:0]，但BPUG指令还是8bits的？**

实际上instructions to bpug是{[8:5],[3:0]}。因为BPU中有七个BPUE，MUX的选通信号只需3位即可，因此弃掉bpug sel的一位信号。

## 2.各模块介绍

### BNN\_Core



功能：通过MUX逐个选出BPUG的计算结果并进行求和，求和结果存于PSUM中。求和结果可选做2x2 Pooling。

其中，有一个chip\_sel片选信号，用作写入数据时选通一列四个BPUG。

输入信号：

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 按inst[13:0]格式 | 功能 |
| Instruction 17bits  指令 | Depends | [8:0]：Inst\_to\_bpug  给BPUG的指令  Core的MUX信号复用前八位中[4:1], Core中PSUM\_RST也复用[0]  [16:15]: 控制img\_reg的信号 |
| **PSUM进行一次累加：**  Inst[9]=1，[4:1]=某个数, others=0  (0≤某个数≤4’b1111)  Next posedge inst[9]=0 | [9]：bpug\_psum\_add:  Psum进行一次累加  [4:1]bpug\_sel：选出需要做累加的BPUG单元 |
| **将二值化计算结果写入某个寄存器：**  [10]=1  Next posedge [10] = 0 | [10]：Cal\_bin\_wr 1bit  将二值化计算结果写入reg\_bins中  [12]：是否pooling  [6][13]：写入pooling reg的位置 |
| **写入BIAS：**  [11] = 1, others = 0  2 posedges later [11]=0 | [11]：Bias\_wr 1bit  BIAS REG写使能 |
| **PSUM\_REG赋为BIAS**  [0]=1  Next posedge [0]=0 | [0]：psum\_rst  **这条指令是不必要的**，它会与**BPUG中PSUM置0**同时发生。有紫色指令即可。 |
| **输出有效**  [14]=1, [6]=1 or 0, others=0 | [14]: store, 置低时输出高阻  [6]: 选择输出哪4×8bits，0时输出[3:0]，1时输出[7:4]。 |
| clk | - | 时钟信号 |
| rst | - | 复位信号，寄存器全部置零 |
| Data\_in 4×8bits | 32bits数据总线 | EN信号控制写入哪个REG |

输出信号

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 | 功能 |
| result\_bins 4×8bits | 每次写8bits的移位寄存器 | 每个BPU的计算结果 |

寄存器：

|  |  |
| --- | --- |
| 名称 | 作用 |
| Pooling\_reg | 存放要做pooling的数据 |
| Bias 8×7bits | 存放bias数值 |
| Cal\_intern 8×9bits | 存放全精度计算结果，它就是框图中的PSUM |
| Reg\_bins 8×8bits | 存放计算结果的移位寄存器  每次输出4×8bits |

### BPU\_Group



功能：将图像及权重存入两组REG中并进行计算，结果通过OUT输出。

输入信号：

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 按inst[13:0]格式 | 功能 |
| Instruction 8bits  指令 | Depends | Inst\_to\_bpu 5bit  给BPU的指令 |
| **从8列img\_reg中选7列**  [6]=0 or 1 | [6]：Data\_sel  选通INGPUT\_REG的某七列  它只在计算期间起作用 |
| **写入img或wgt数据**  [8] or [7] =1, [3:1]=某个数others = 0  （0≤某个数≤2’b11）  Next posedge all = 0 | [8:7]：EN 2bit  IMG和WGT REG的使能信号  [2:1]：bpug\_sel  Bpug选通信号 |
| **Img\_reg上移一步**  [15]=1, others=0 | [15]: img\_reg\_up 指示img\_reg整体向上移位1bit |
| **写入写哪部分img\_reg**  [16]=1 or 0 | [16]: img\_reg\_sel 0时，写入[7:0]的img\_reg,，1时写入[15:8]的img\_reg |
| clk | - | 时钟信号 |
| rst | - | 复位信号，寄存器全部置零 |
| Data\_in 8bits | 连到IMG和WGT REG | EN信号控制写入哪个REG |

输出信号

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 | 功能 |
| Bpu\_out 6×7bits | 6×7bits 有符号数 | 每个BPU的计算结果 |

寄存器

|  |  |
| --- | --- |
| 名称 | 作用 |
| wgt | 存放权重数据 |
| Img\_reg | 存放图像数值 |

其中，关于img\_reg的问题：

采取这种组织方式，是因为SRAM每次最小读8bits，因此卷积窗向下平移的操作，无法通过读下一bit的数据来实现。

比如读完[7:0]，下一波该读[2:9]，但SRAM无法错出2bit读取。

因此我们用16×8bits的移位寄存器，并且有向上移位的操作。

### BPU



功能：BPUE对图像和权重的一列数据进行同或计算，结果逐列通过MUX进入查找表进行popcount计算。 BPUE进行1×7bits的同或计算。

输入信号：

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 按inst[13:0]格式 | 功能 |
| Instruction 5bits  指令 | **PSUM寄存器置零**  [0]=1, others = 0 | [0]：Psum\_rst 1bit  置高时，PSUM置零 |
| **算某个BPUE同或结果的popcnt**  [3:1]={0,1,2,3,4,5,6,7} | [3:1]：Lut\_sel 3bits  选通某个BPUE结果进入LUT |
| **Popcnt值进行累加**  [5]=1,[3:1]不变，其余=0 | [5]：Psum\_add 1bit  LUT结果进入PSUM累加 |
| clk | - | 时钟信号 |
| rst | - | 复位信号，寄存器全部置零 |
| Img 7×7bits | 每7bits接入一个BPUE | 计算的图像数据 |
| Wgt 7×7bits | 每7bits接入一个BPUE | 计算的权重数据 |

输出信号

|  |  |  |
| --- | --- | --- |
| 信号 | 具体 | 功能 |
| Popcnt\_add 7bits | 7bits 有符号数 | POPCOUNT计算结果 |

寄存器

|  |  |
| --- | --- |
| 名称 | 作用 |
| popcnt | 存放1×7popcount计算结果 |
| Popcount\_add | 存放7×7popcount计算结果 |