一行汇编是一条指令，操作数间用空格隔开

1. LOAD1L和LOAD1H  
   例1：LOAD1L R3 5 最后的操作数是赋的值，小于等于255即可  
   例2：LOAD1L PC1 31
2. LOAD2：  
   LOAD2 WGT 3 1 其中“3” 指第四列BPUG，“1”代表PC2自加1  
   LOAD2 BIAS 1 “1”代表PC2自加1  
   LOAD2 IMG 3 1 1 “3”代表第四列BPUG，第一个1写入[15:8]行，后代表PC2自加1
3. ADD:  
   ADD R3 1  
   ADD PC3 2 后面的操作数是给寄存器加的值，介于-128~127之间
4. CMP  
   CMP R2 3 比较的数，介于0~511
5. JUMP:  
   JUMP 3 PC1减3
6. EMPT：  
   EMPT 没有其他操作数
7. BPUEADD：  
   BPUEADD 3 1 3：选通第4个BPUE 1：选IMG\_REG的[7:1]列
8. BPUCADD:  
   BPUCADD 7 选通 第8个BPUG做求和
9. BNNOUT:  
   BNNOUT 直接将结果输出到结果寄存器里  
   BNNOUT POOL 3 后面的数是放入第几位POOL\_REG，0~3
10. STORE:  
    STORE 1 0 ：1是输出第[7:4]列结果REG，0 PC4（存结果的地址）自减
11. SHIFTUP:  
    SHIFTUP ：IMG\_REG上移一位，没有其他操作数