

Dokumentation des OS

eine Arbeit von

Höss, Petrović, Wallis

Master Informatik (ITM2)

für die Lehrveranstaltung

**S1: Softwarelösungen für ressourcenbeschränkte
Systeme**

Fachhochschule Vorarlberg

28. April 2015, Dornbirn

Abstract

Inhaltsverzeichnis

1	Allgemein	4
1.1	Aufbau	4
2	Architektur	5
2.1	Aufbau	5
3	HAL	6
3.1	Aufbau	6
4	Treiber	7
4.1	Aufbau	7
5	Virtual Memory Management	8
5.1	Aufbau	8
6	Zusammenfassung	9
6.1	xxx	9

Abbildungsverzeichnis

1	Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem . . .	8
---	---	---

1 Allgemein

bla

1.1 Aufbau

bla

2 **Architektur**

bla

2.1 **Aufbau**

bla

3 HAL

3 HAL

bla

3.1 Aufbau

bla

4 Treiber

bla

4.1 Aufbau

bla

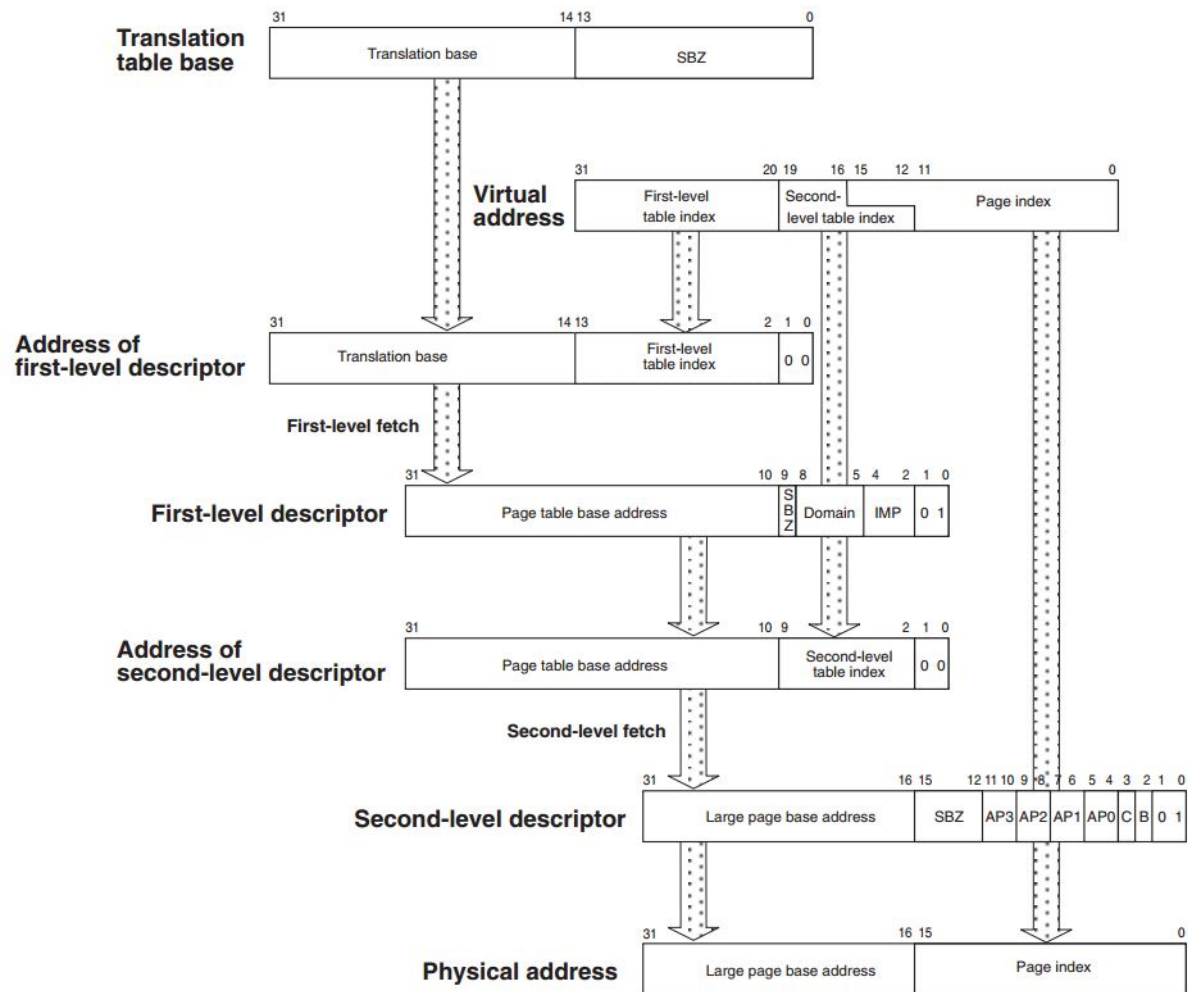


Abbildung 1: Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem

5 Virtual Memory Management

bla

5.1 Aufbau

bla

Abbildung 1 zeigt die Umwandlung einer vom ARM Prozessor erzeugten virtuellen Adresse in eine physikalische Speicheradresse. Die Umwandlung wird vollständig durch die Prozessor-Hardware durchgeführt.

6 Zusammenfassung

bla

6.1 xxx

bla