

# **Dokumentation des OS**

eine Arbeit von

Höss, Petrović, Wallis

**Master Informatik (ITM2)** 

für die Lehrveranstaltung

S1: Softwarelösungen für ressourcenbeschränkte Systeme

Fachhochschule Vorarlberg

7. Mai 2015, Dornbirn

#### **Abstract**

## Inhaltsverzeichnis

| 1 | Allgemein 1.1 Aufbau  | <b>4</b>        |
|---|---|-----------------|
| 2 | Architektur 2.1 Aufbau  | <b>5</b>        |
| 3 | <b>HAL</b> 3.1 Aufbau   | <b>6</b>        |
| 4 | Treiber           4.1 Aufbau  | <b>7</b>        |
| 5 | Virtual Memory Management 5.1 Aufbau  | <b>8</b>        |
| 6 |   | <b>11</b><br>11 |
| Α | bbildungsverzeichnis  |                 |
|   | <ol> <li>Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem</li> <li>Memory Map des Betriebssystems</li> <li>Beispiel einer Bitsmap zur Verwaltung der Page Frames</li></ol> |                 |



## 1 Allgemein

bla

#### 1.1 Aufbau



### 2 Architektur

bla

#### 2.1 Aufbau



### 3 HAL

bla

#### 3.1 Aufbau



#### 4 Treiber

bla

#### 4.1 Aufbau



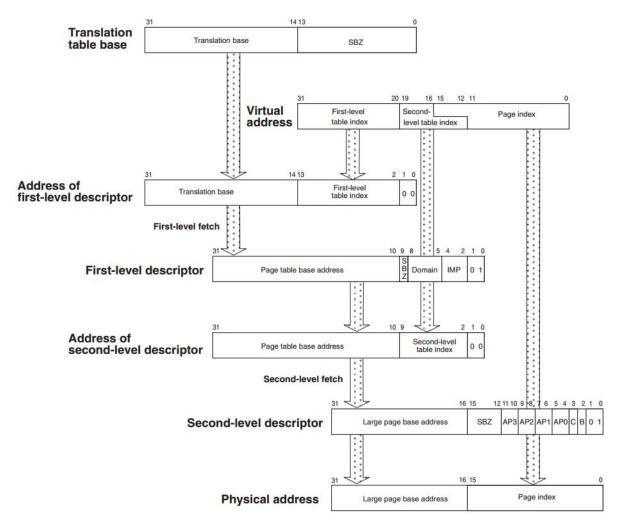


Abbildung 1: Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem

### 5 Virtual Memory Management

bla

#### 5.1 Aufbau

bla

Abbildung 1 zeigt die Umwandlung einer vom ARM Prozessor erzeugten virtuellen Adresse in eine physikalische Speicheradresse. Die Umwandlung wird vollständig durch die Prozessor-Hardware durchgeführt.



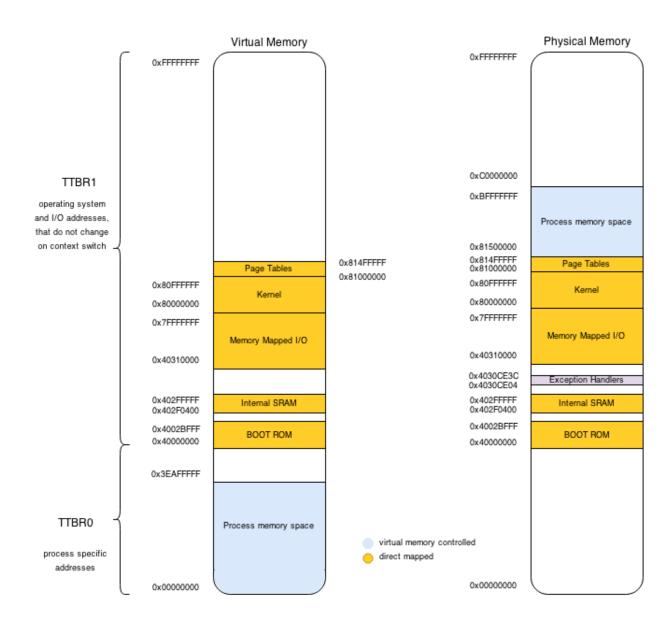


Abbildung 2: Memory Map des Betriebssystems



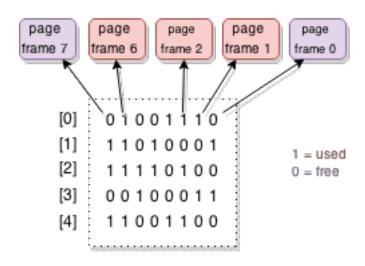


Abbildung 3: Beispiel einer Bitsmap zur Verwaltung der Page Frames



## 6 Zusammenfassung

bla

6.1 xxx