

# **Dokumentation des OS**

eine Arbeit von

**Höss, Petrović, Wallis**

**Master Informatik (ITM2)**

für die Lehrveranstaltung

**S1: Softwarelösungen für ressourcenbeschränkte  
Systeme**

Fachhochschule Vorarlberg

5. Mai 2015, Dornbirn

## Abstract

## Inhaltsverzeichnis

<b>1</b>	<b>Allgemein</b>	<b>4</b>
1.1	Aufbau . . . . .	4
<b>2</b>	<b>Architektur</b>	<b>5</b>
2.1	Aufbau . . . . .	5
<b>3</b>	<b>HAL</b>	<b>6</b>
3.1	Aufbau . . . . .	6
<b>4</b>	<b>Treiber</b>	<b>7</b>
4.1	Aufbau . . . . .	7
<b>5</b>	<b>Virtual Memory Management</b>	<b>8</b>
5.1	Aufbau . . . . .	8
<b>6</b>	<b>Zusammenfassung</b>	<b>10</b>
6.1	xxx . . . . .	10

## Abbildungsverzeichnis

1	Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem . . .	8
2	Memory Map des Betriebssystems . . . . .	9

# **1 Allgemein**

bla

## **1.1 Aufbau**

bla

## 2 Architektur

bla

### 2.1 Aufbau

bla

## 3 HAL

bla

### 3.1 Aufbau

bla

## **4 Treiber**

bla

### **4.1 Aufbau**

bla

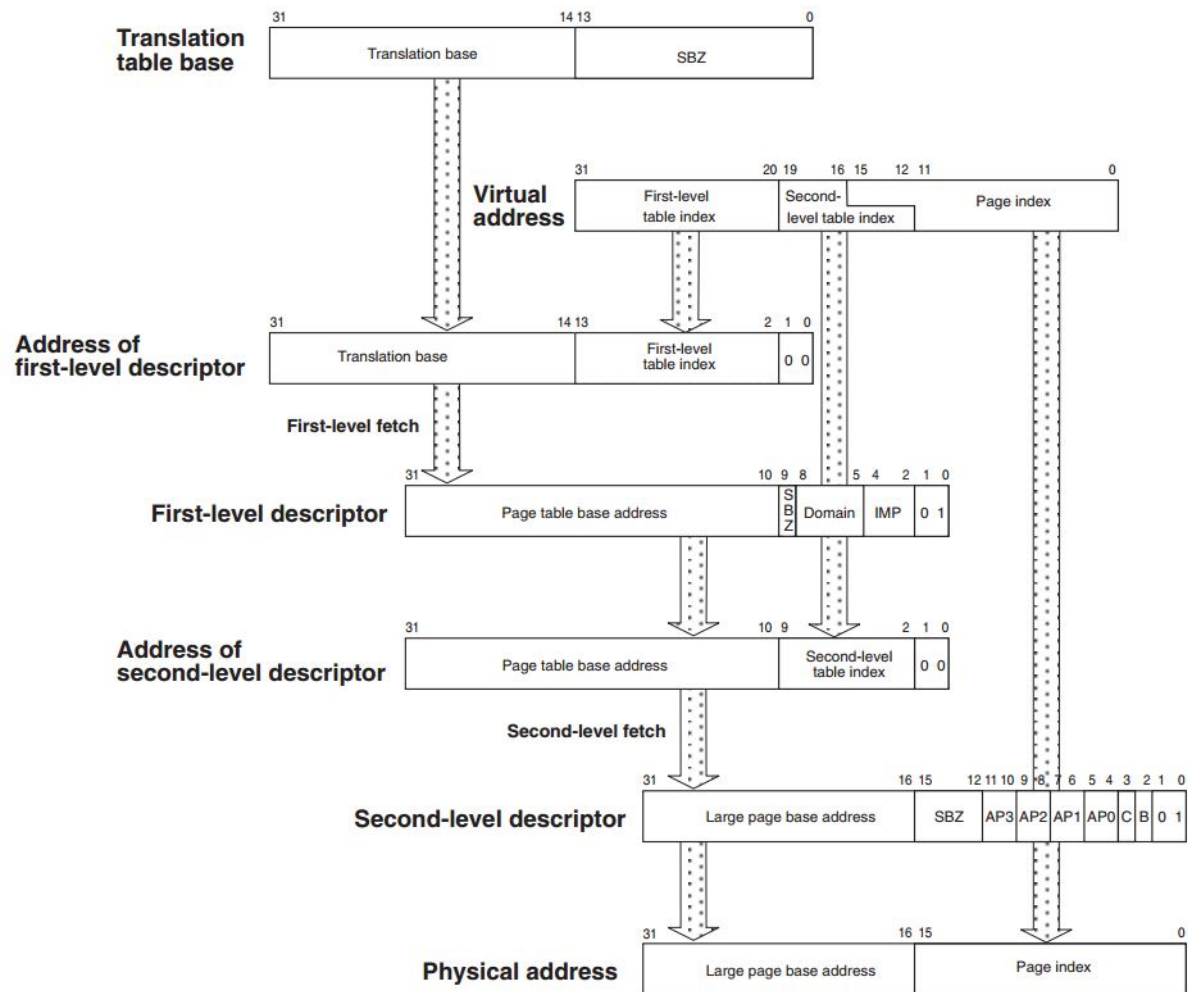


Abbildung 1: Umwandlung einer virtuellen Adresse durch zweistufiges Tabellensystem

## 5 Virtual Memory Management

bla

### 5.1 Aufbau

bla

Abbildung 1 zeigt die Umwandlung einer vom ARM Prozessor erzeugten virtuellen Adresse in eine physikalische Speicheradresse. Die Umwandlung wird vollständig durch die Prozessor-Hardware durchgeführt.



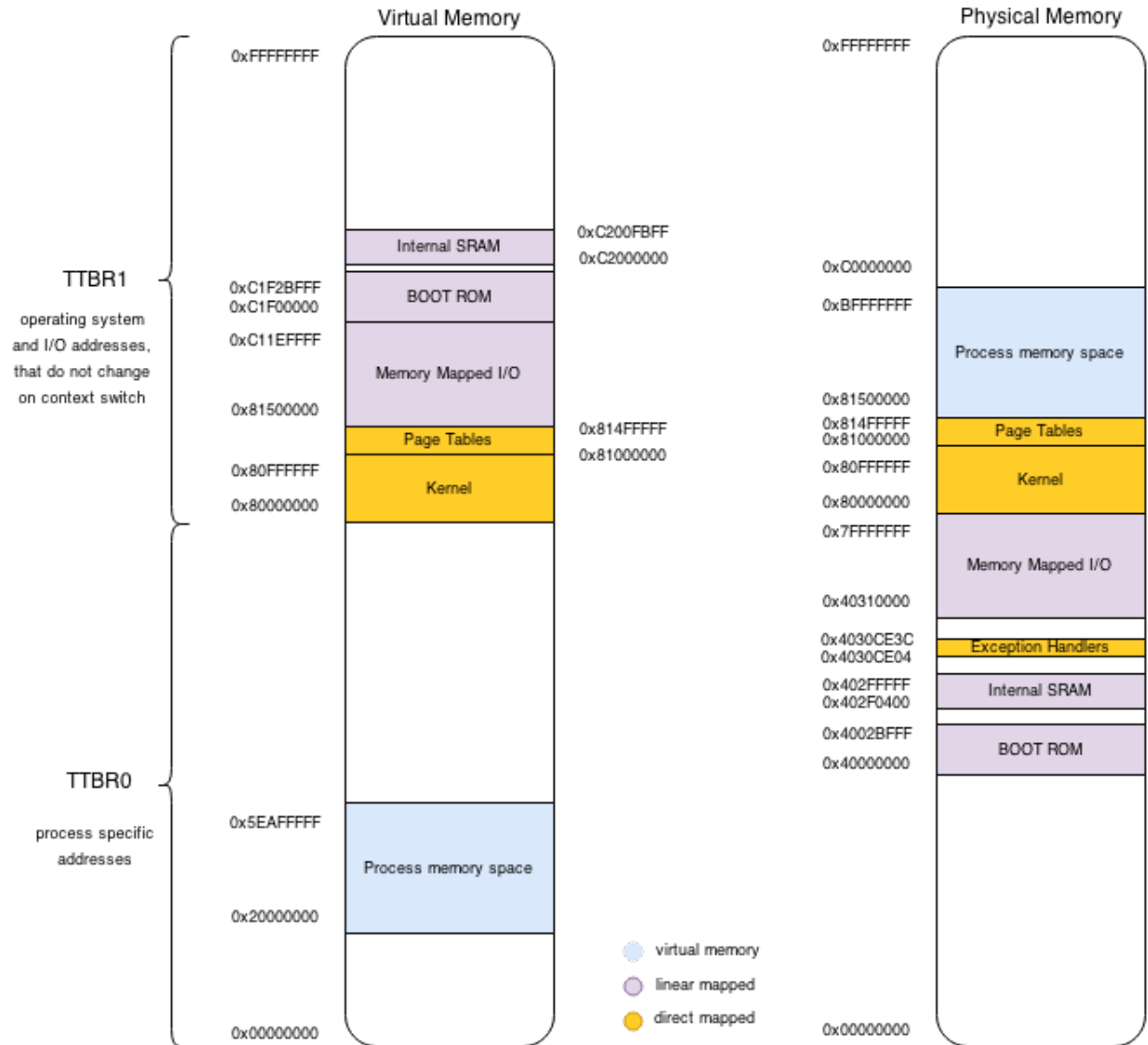


Abbildung 2: Memory Map des Betriebssystems

## 6 Zusammenfassung

bla

### 6.1 xxx

bla