

66.26 Arquitecturas paralelas

# Trabajo Práctico Final

**Integrantes:**

Alumno	padron
Llauró, Manuel Luis	95736
Blanco, Sebastian Ezequiel	98539

**GitHub:**

<https://github.com/BlancoSebastianEzequiel/66.26-TP-Final>

# Índice

<b>1. Objetivo</b>	<b>1</b>
<b>2. Desarrollo teorico</b>	<b>2</b>
2.1. Speed up	2
2.2. Ley de Amdahl	2
2.3. Ley de Gustafson	3
2.4. Map-reduce	3
<b>3. Implementacion</b>	<b>4</b>
3.1. Explicacion del modelo	4
3.2. Multiplicacion de matrices por bloques	4
3.2.0.1. Preprocesamiento	4
3.2.0.2. Mapeo	5
3.2.0.3. Reduccion	5
3.3. multiplicacion de matrices de elemento por fila	5
3.3.0.1. Preprocesamiento	5
3.3.0.2. Mapeo	5
3.3.0.3. Reduccion	5
3.4. Multiplicacion de matrices de columna por fila	6
3.4.0.1. Preprocesamiento	6
3.4.0.2. Mapeo	6
3.4.0.3. Reduccion	6
3.5. Forma de ejecucion	6
3.6. Datos sobre la computadora que se utilizó	6
<b>4. Resultados</b>	<b>8</b>
4.1. Multiplicacion por bloques	8
4.1.0.1. Salida Amdahl	8
4.1.0.2. Salida Gustafson	9
4.2. Multiplicacion elemento por fila	11
4.2.0.1. Salida Amdahl	11
4.2.0.2. Salida Gustafson	12
4.3. Multiplicacion columna por fila	15
4.3.0.1. Salida Amdahl	15
4.3.0.2. Salida Gustafson	16
<b>5. Conclusiones</b>	<b>19</b>

# 1. Objetivo

Se propone la verificación empírica de la ley de amdahl (trabajo constante) versus la ley de Gustafson (tiempo constante) aplicada a un problema de paralelismo utilizando el modelo de programación MapReduce.

Haremos una multiplicación de matrices (ambas de  $N \times N$ ) y se realizarán las mediciones de tiempo variando la cantidad de threads involucrados en el procesamiento. Luego se realizarán las mismas mediciones manteniendo fija la cantidad de threads pero variando la dimensión de las matrices.

## 2. Desarrollo teorico

### 2.1. Speed up

Es la mejora en la velocidad de ejecución de una tarea ejecutada en dos arquitecturas similares con diferentes recursos.

La noción de speedup fue establecida por la ley de Amdahl, que estaba dirigida particularmente a la computación paralela. Sin embargo, la speedup se puede usar más generalmente para mostrar el efecto en el rendimiento después de cualquier mejora en los recursos.

De forma genérica se define como:

$$speed\_up = \frac{Rendimiento\_con\_mejora}{Rendimiento\_sin\_mejora} \quad (1)$$

En el caso de mejoras aplicadas a los tiempo de ejecución de una tarea:

$$speed\_up = \frac{T\_ejecucion\_sin\_mejora}{T\_ejecucion\_con\_mejora} \quad (2)$$

### 2.2. Ley de Amdahl

Utilizada para averiguar la mejora máxima de un sistema de información cuando solo una parte de éste es mejorado.

Establece que la mejora obtenida en el rendimiento de un sistema debido a la alteración de uno de sus componentes está limitada por la fracción de tiempo que se utiliza dicho componente.

Suponiendo que nuestro algoritmo se divide en una parte secuencial **s** u una parte paralelizable **p** y siendo **N** la cantidad de threads, entonces podemos decir que:

$$speed\_up = \frac{s + p}{s + \frac{p}{N}} \quad (3)$$

Amdahl establece un límite superior al speedup que puede obtenerse al introducir una mejora en un determinado algoritmo. Este límite superior está determinado por la porción de la tarea sobre la que se aplique la mejora. Entonces si tomamos la ecuacion anterior y calculamos el limite de la misma con **N** tendiendo a infinito tenemos:

$$speed\_up\_max = 1 + \frac{p}{s} \quad (4)$$

### 2.3. Ley de Gustafson

Establece que cualquier problema suficientemente grande puede ser eficientemente paralelizado. La ley de Gustafson está muy ligada a la ley de Amdahl, que pone límite a la mejora que se puede obtener gracias a la paralelización, dado un conjunto de datos de tamaño fijo, ofreciendo así una visión pesimista del procesamiento paralelo. Por el contrario la ley de Gustafson propone realizar mas trabajo con la misma cantidad de recursos, de esta manera aprovecho la paralelizacion para calcular mas cosas.

Entonces siendo  $s$  el tiempo de la ejecucion de la seccion serie, siendo  $p$  el tiempo de la ejecucion de la seccion paralela y siendo  $N$  la cantidad de procesadores podemos calcular el speed up como:

$$speed\_up = \frac{s + p * N}{s + p} \quad (5)$$

### 2.4. Map-reduce

MapReduce es una técnica de procesamiento y un programa modelo de computación distribuida. El algoritmo MapReduce contiene dos tareas importantes.

Map toma un conjunto de datos y se convierte en otro conjunto de datos, en el que los elementos se dividen en tuplas (pares: clave, valor).

Reduce toma la salida de un mapa como entrada y combina los datos tuplas en un conjunto más pequeño de tuplas.

La principal ventaja de MapReduce es que es fácil de escalar procesamiento de datos en múltiples nodos.

De acuerdo a este modelo, basado en la programación funcional, la tarea del usuario consiste en la definición de una función map y una función reduce y definidas estas funciones, el procesamiento es fácilmente paralelizable, ya sea en una sola máquina o en un cluster.

## 3. Implementacion

### 3.1. Explicacion del modelo

La implementación del MapReduce para resolver el problema esta basado en el siguiente esquema:



Figura 1: Esquema de un map reduce

En nuestro caso creamos una clase llamada `MapReduce` la cual usa una libreria de `python` llamada `multiprocessing` en donde usamos el modulo `pool` el cual ofrece un medio conveniente para paralelizar la ejecución de una función a través de múltiples valores de entrada, distribuyendo los datos de entrada a través de procesos (paralelismo de datos).

Entonces lo que hicimos fue instanciar dos `pool`, uno para hacer el map y el otro para el reduce de manera que el primero se le pasa como atributo la cantidad de worker en el cual se quiere paralelizar el problema y el segundo solo se usa uno de manera tal que la fase de reduce se la serie.

### 3.2. Multiplicacion de matrices por bloques

#### 3.2.0.1 Preprocesamiento

Generamos una lista de tuplas donde cada una tiene la posicion `(r, c)` de un bloque de la matriz A, tiene el bloque en custion `a_block_rc`, y la fila numero `c` de bloques de la matriz B, quedando con este formato:

```
(r, c, a_block_rc, b_block_c)
```

### 3.2.0.2 Mapeo

Recibimos la posición  $r$ ,  $c$  del bloque  $a$ , el bloque  $a$  y una lista de bloques  $b$  que es la fila  $c$  de bloques en la matriz B.

Entonces multiplicamos el bloque  $a$  por cada bloque de la lista de bloques  $b$  y guardamos en un vector una tupla con una clave  $r$ ,  $c_b$  donde  $c_b$  es el índice en la lista de bloques  $b$  y como valor guardamos la multiplicación. Por cada multiplicación, agregamos una de estas tuplas al vector de salida para luego devolver este.

### 3.2.0.3 Reduccion

Recibimos la posición de un bloque de salida y una lista de multiplicaciones parciales de bloques. Se suman estas multiplicaciones parciales y se devuelve un vector con los valores resultantes de la multiplicación. Pero por cada valor se calcula la posición de salida del mismo en la matriz resultante y nos deshacemos de la posición de los bloques

## 3.3. multiplicacion de matrices de elemento por fila

### 3.3.0.1 Preprocesamiento

Consiste en generar una lista de tuplas a partir de las dos matrices. Se itera por cada elemento ( $a_{ij}$ ) de la matriz A y se guarda en cada tupla el número de fila del elemento  $a_{ij}$ , el elemento  $a_{ij}$  y la fila  $j$  de la matriz B.

### 3.3.0.2 Mapeo

De esta manera, en la función map, obtenemos partes de esta lista de tuplas y devolvemos un par clave, valor donde la clave es la posición de salida de la matriz resultante  $(i, j)$  y el valor es la multiplicación del elemento  $a_{ij}$  contra cada elemento de la fila  $j$  de la matriz B

### 3.3.0.3 Reduccion

Obtenemos una posición de salida y una lista de valores que resultaron de la multiplicación que se hizo en el map. Entonces se suman las multiplicaciones parciales y se obtiene el valor en la posición de salida de la matriz resultante

## 3.4. Multiplicacion de matrices de columna por fila

### 3.4.0.1 Preprocesamiento

Consiste en generar una lista de tuplas a partir de las dos matrices. Se guarda en cada tupla la columna `i` de la matriz A y la fila `i` de la matriz B

### 3.4.0.2 Mapeo

Recibimos una columna de la matriz A y una fila de la matriz B y por cada elemento de la columna `elem_a` lo multiplicamos por cada elemento de la fila `elem_b` obteniendo una matriz parcial de la multiplicacion. por cada multiplicacion guardamos en un vector una tupla con un par clave valor donde la clave es la posicion de salida de la matriz resultante y el valor es la multiplicacion anteriormente mencionada. Finalmente se devuelve el vector de tuplas.

### 3.4.0.3 Reduccion

Se recibe la posicion de salida de la matriz resultante y una lista de multiplicaciones parciales. Entonces se suman estas y se devuelve la posicion de salida y la suma.

## 3.5. Forma de ejecucion

Para el caso de Amdahl multiplicamos dos matrices de `10x10` con `1`, `2`, `4`, `8`, `16` y `32` threads.

Para el caso de gustafson se usan siempre 4 threads multiplicando dos matrices de `2x2`, `4x4`, `8x8`, `16x16`, `32x32` y `64x64`

Para realizar el calculo se debe ejecutar:

```
$ sh scripts/run.sh.
```

Luego para generar los graficos que vemos en el informe se debe ejecutar:

```
$ sh scripts/generate_output_data.sh
```

## 3.6. Datos sobre la computadora que se utilizó

El equipo sobre el que se realizarán las mediciones es una laptop con un procesador Intel core I7 que posee 4 nucleos a 2.7 Ghz, es decir, soporta hasta 4 threads en paralelo, con 16 Gb de memoria y corriendo sobre un sistema Linux.

Para averiguar estos datos en linux se ejecutaron los siguientes comandos:

- Cantidad de cores: `$ grep -c processor /proc/cpuinfo`



- Velocidad de reloj: `$ lscpu | grep GHz`
- Memoria RAM: `$ free -g`

## 4. Resultados

### 4.1. Multiplicacion por bloques

#### 4.1.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
<b>0</b>	1	1.275063	0.450611	500
<b>1</b>	2	1.372099	0.333786	500
<b>2</b>	3	1.492977	0.331640	500
<b>3</b>	4	1.618624	0.331879	500
<b>4</b>	8	2.098799	0.336885	500
<b>5</b>	16	11.940241	0.679255	500
<b>6</b>	32	7.703066	0.338554	500

Figura 2: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
<b>0</b>	1	1.000000	1.000000	3.82963
<b>1</b>	2	1.585890	1.672706	3.82963
<b>2</b>	3	1.970775	2.200192	3.82963
<b>3</b>	4	2.242950	2.648216	3.82963
<b>4</b>	8	2.829001	4.064654	3.82963
<b>5</b>	16	3.254131	8.852558	3.82963
<b>6</b>	32	3.518503	13.882211	3.82963

Figura 3: Speed up real, teorico y maximo segun la cantidad de threads

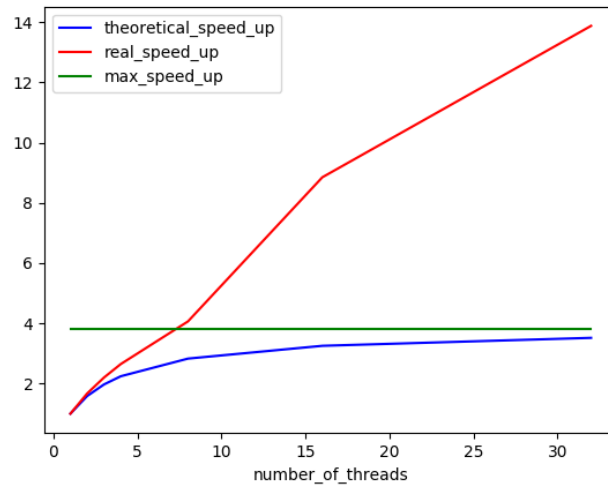


Figura 4: Grafico

Podemos observar que

#### 4.1.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	0.282526	0.018835	2
1	4	0.306368	0.053167	4
2	4	0.804663	0.205994	8
3	4	4.972458	1.226425	16
4	4	40.263653	5.288601	32
5	4	356.961012	35.022259	64
6	4	1366.670609	115.903854	100
7	4	35990.150452	2490.565300	300

Figura 5: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

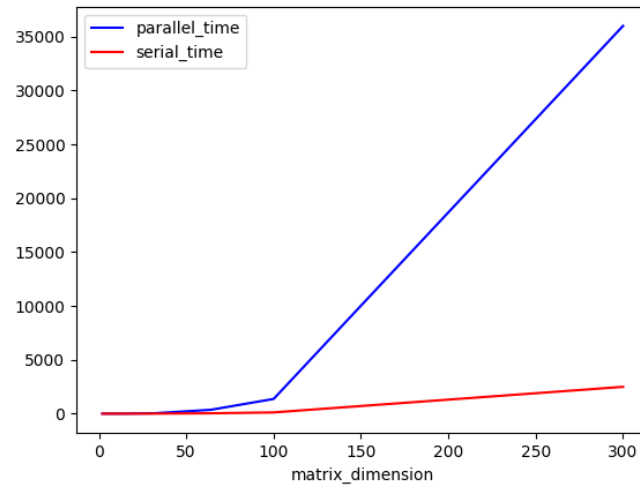


Figura 6: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	<b>matrix_dimension</b>	<b>speed_up</b>
<b>0</b>	2	3.812500
<b>1</b>	4	3.556366
<b>2</b>	8	3.388535
<b>3</b>	16	3.406462
<b>4</b>	32	3.651701
<b>5</b>	64	3.731961
<b>6</b>	100	3.765468
<b>7</b>	300	3.805833

Figura 7: Tabla de valores del speed up

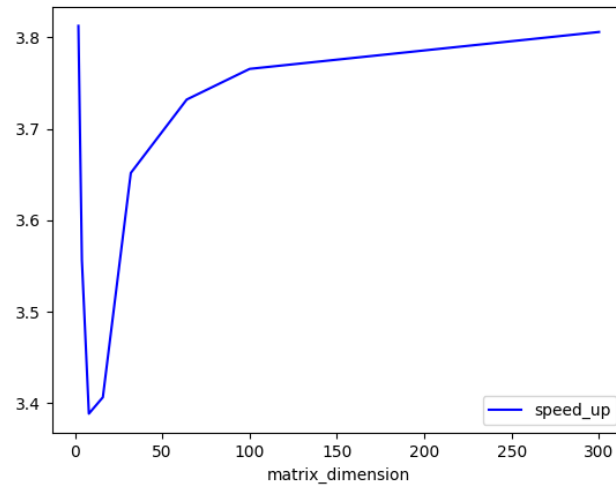


Figura 8: Grafico del speed up

## 4.2. Multiplicacion elemento por fila

### 4.2.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	1	0.716686	0.103712	500
1	2	0.554085	0.101328	500
2	3	0.552893	0.096560	500
3	4	0.656366	0.099421	500
4	8	0.777483	0.200033	500
5	16	0.974417	0.100613	500
6	32	1.619101	0.110388	500

Figura 9: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
0	1	1.000000	1.000000	7.910345
1	2	1.775542	1.732199	7.910345
2	3	2.394572	2.312394	7.910345
3	4	2.900126	2.868129	7.910345
4	8	4.244218	3.288880	7.910345
5	16	5.524383	6.655965	7.910345
6	32	6.505495	10.743185	7.910345

Figura 10: Speed up real, teorico y maximo segun la cantidad de threads

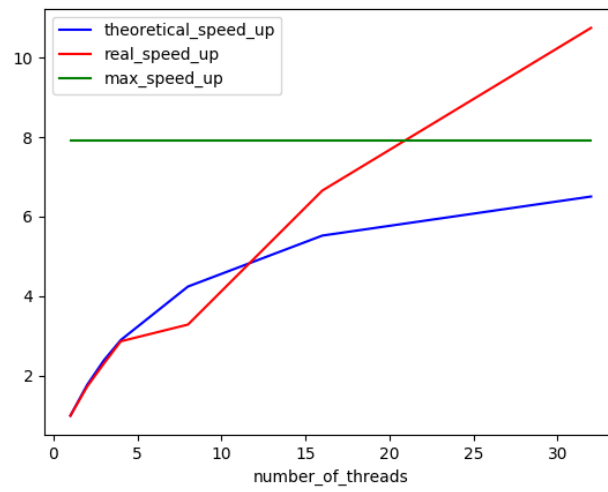


Figura 11: Grafico

Podemos observar que

#### 4.2.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	0.301361	0.004053	2
1	4	0.210524	0.012398	4
2	4	0.426769	0.058651	8
3	4	2.140045	0.369549	16
4	4	13.384342	2.423525	32
5	4	133.777857	16.231060	64
6	4	466.856956	69.969893	100
7	4	21741.421461	1500.938654	300

Figura 12: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

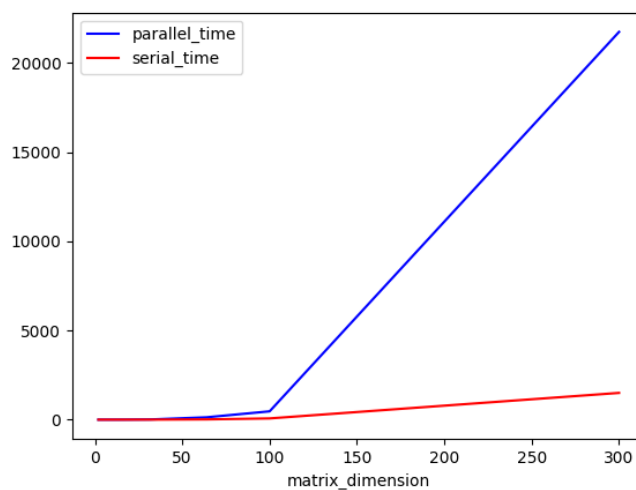


Figura 13: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	<b>matrix_dimension</b>	<b>speed_up</b>
<b>0</b>	2	3.960187
<b>1</b>	4	3.833155
<b>2</b>	8	3.637525
<b>3</b>	16	3.558237
<b>4</b>	32	3.540066
<b>5</b>	64	3.675398
<b>6</b>	100	3.608981
<b>7</b>	300	3.806267

Figura 14: Tabla de valores del speed up

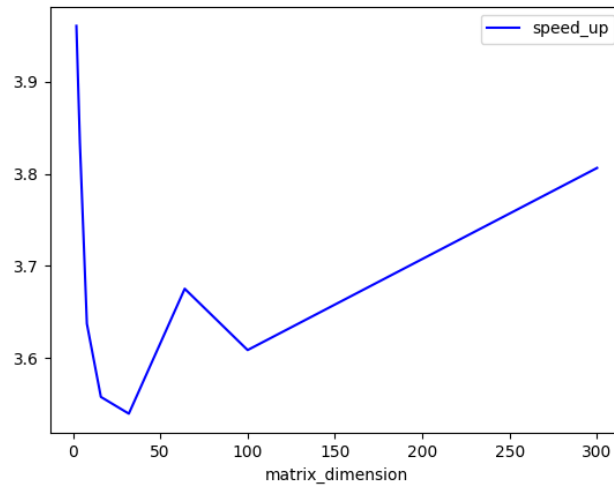


Figura 15: Grafico del speed up



### 4.3. Multiplicacion columna por fila

#### 4.3.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	1	0.433445	0.098944	500
1	2	0.628233	0.098228	500
2	3	0.524282	0.097036	500
3	4	0.646114	0.098705	500
4	8	0.721216	0.096560	500
5	16	1.216412	0.097513	500
6	32	1.701355	0.102520	500

Figura 16: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
0	1	1.000000	1.000000	5.380723
1	2	1.686556	1.761781	5.380723
2	3	2.187071	2.285965	5.380723
3	4	2.568143	2.862116	5.380723
4	8	3.476839	4.379888	5.380723
5	16	4.224166	7.571355	5.380723
6	32	4.732812	11.586524	5.380723

Figura 17: Speed up real, teorico y maximo segun la cantidad de threads

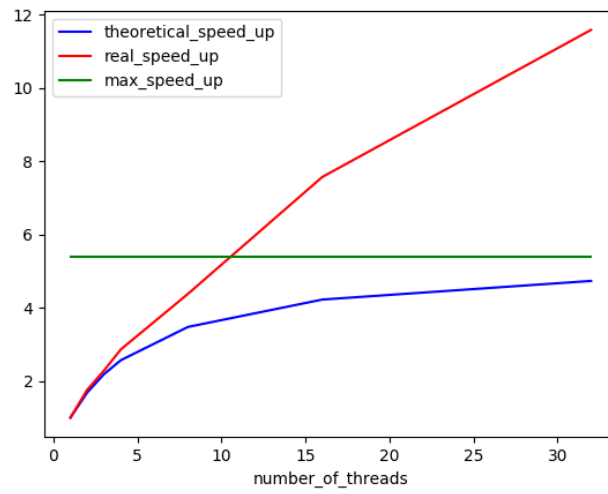


Figura 18: Grafico

Podemos observar que

#### 4.3.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	0.289440	0.004292	2
1	4	0.287294	0.011921	4
2	4	0.396490	0.054121	8
3	4	1.613140	0.365973	16
4	4	13.133287	2.311468	32
5	4	92.076063	19.694328	64
6	4	437.276602	72.377205	100
7	4	35424.957275	2436.701775	300

Figura 19: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

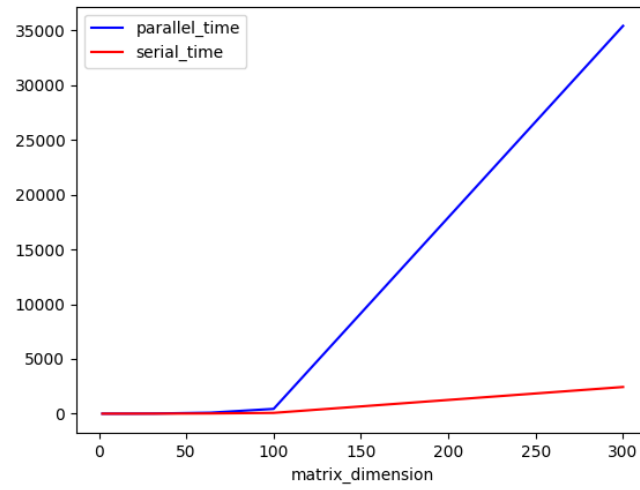


Figura 20: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	matrix_dimension	speed_up
<b>0</b>	2	3.956169
<b>1</b>	4	3.880478
<b>2</b>	8	3.639683
<b>3</b>	16	3.445248
<b>4</b>	32	3.551019
<b>5</b>	64	3.471390
<b>6</b>	100	3.573963
<b>7</b>	300	3.806926

Figura 21: Tabla de valores del speed up

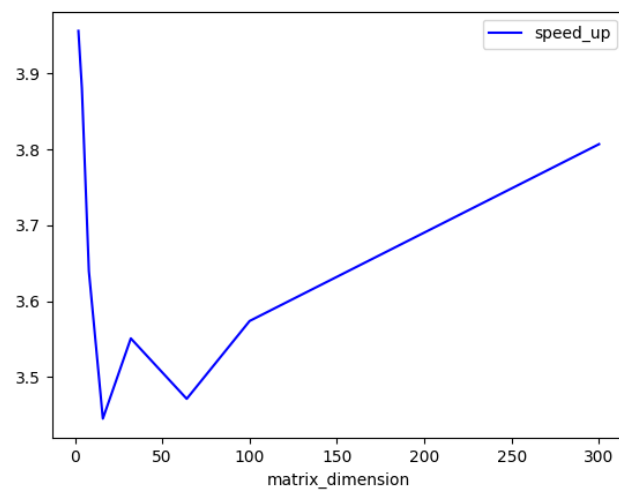


Figura 22: Grafico del speed up

## 5. Conclusiones

Podemos decir que nuestros resultados no son lo que debería ocurrir en un ambiente ideal donde solo nuestro proceso corre. En la parte de amdahl, el speedup sigue aumentando aún cuando la cantidad de threads de procesamiento supera la cantidad de threads del sistema (4). Esto no es lo que se esperaba. Ocurre que al aumentar la cantidad de threads, la sección serie del problema no se mantuvo sino que tuvo una pequeña variación equilibrando la caída de performance de la sección paralela. Esta variación en el tiempo de la parte serie del problema se debe a la forma en que quedan organizados los datos una vez que son procesados por los `map_workers`.