

66.26 Arquitecturas paralelas

Trabajo Práctico Final

Integrantes:

Alumno	padron
Llauró, Manuel Luis	95736
Blanco, Sebastian Ezequiel	98539

GitHub:

<https://github.com/BlancoSebastianEzequiel/66.26-TP-Final>

Índice

1. Objetivo	1
2. Desarrollo teorico	2
2.1. Speed up	2
2.2. Ley de Amdahl	2
2.3. Ley de Gustafson	3
2.4. Map-reduce	3
3. Implementacion	4
3.1. Explicacion del modelo	4
3.2. Multiplicacion de matrices por bloques	5
3.2.0.1. Preprocesamiento	5
3.2.0.2. Mapeo	5
3.2.0.3. Reduccion	5
3.3. multiplicacion de matrices de elemento por fila	5
3.3.0.1. Preprocesamiento	5
3.3.0.2. Mapeo	5
3.3.0.3. Reduccion	6
3.4. Multiplicacion de matrices de columna por fila	6
3.4.0.1. Preprocesamiento	6
3.4.0.2. Mapeo	6
3.4.0.3. Reduccion	6
3.5. Forma de ejecucion	6
3.6. Datos sobre la computadora que se utilizó	7
4. Resultados	8
4.1. Multiplicacion por bloques	8
4.1.0.1. Salida Amdahl	8
4.1.0.2. Salida Gustafson	9
4.2. Multiplicacion elemento por fila	11
4.2.0.1. Salida Amdahl	11
4.2.0.2. Salida Gustafson	12
4.3. Multiplicacion columna por fila	15
4.3.0.1. Salida Amdahl	15
4.3.0.2. Salida Gustafson	16
5. Conclusiones	19

1. Objetivo

Se propone la verificación empírica de la ley de amdahl (trabajo constante) versus la ley de Gustafson (tiempo constante) aplicada a un problema de paralelismo utilizando el modelo de programación MapReduce.

Haremos una multiplicación de matrices (ambas de $N \times N$) y se realizarán las mediciones de tiempo variando la cantidad de threads involucrados en el procesamiento. Luego se realizarán las mismas mediciones manteniendo fija la cantidad de threads pero variando la dimensión de las matrices.

2. Desarrollo teorico

2.1. Speed up

Es la mejora en la velocidad de ejecución de una tarea ejecutada en dos arquitecturas similares con diferentes recursos.

La noción de speedup fue establecida por la ley de Amdahl, que estaba dirigida particularmente a la computación paralela. Sin embargo, la speedup se puede usar más generalmente para mostrar el efecto en el rendimiento después de cualquier mejora en los recursos.

De forma genérica se define como:

$$speed_up = \frac{Rendimiento_con_mejora}{Rendimiento_sin_mejora} \quad (1)$$

En el caso de mejoras aplicadas a los tiempo de ejecución de una tarea:

$$speed_up = \frac{T_ejecucion_sin_mejora}{T_ejecucion_con_mejora} \quad (2)$$

2.2. Ley de Amdahl

Utilizada para averiguar la mejora máxima de un sistema de información cuando solo una parte de éste es mejorado.

Establece que la mejora obtenida en el rendimiento de un sistema debido a la alteración de uno de sus componentes está limitada por la fracción de tiempo que se utiliza dicho componente.

Suponiendo que nuestro algoritmo se divide en una parte secuencial **s** u una parte paralelizable **p** y siendo **N** la cantidad de threads, entonces podemos decir que:

$$speed_up = \frac{s + \frac{p}{N}}{s + \frac{p}{N}} \quad (3)$$

Amdahl establece un límite superior al speedup que puede obtenerse al introducir una mejora en un determinado algoritmo. Este límite superior está determinado por la porción de la tarea sobre la que se aplique la mejora. Entonces si tomamos la ecuacion anterior y calculamos el limite de la misma con **N** tendiendo a infinito tenemos:

$$speed_up_max = 1 + \frac{p}{s} \quad (4)$$

2.3. Ley de Gustafson

Establece que cualquier problema suficientemente grande puede ser eficientemente paralelizado. La ley de Gustafson está muy ligada a la ley de Amdahl, que pone límite a la mejora que se puede obtener gracias a la paralelización, dado un conjunto de datos de tamaño fijo, ofreciendo así una visión pesimista del procesamiento paralelo. Por el contrario la ley de Gustafson propone realizar mas trabajo con la misma cantidad de recursos, de esta manera aprovecho la paralelizacion para calcular mas cosas.

Entonces siendo s el tiempo de la ejecucion de la seccion serie, siendo p el tiempo de la ejecucion de la seccion paralela y siendo N la cantidad de procesadores podemos calcular el speed up como:

$$speed_up = \frac{s + p * N}{s + p} \quad (5)$$

2.4. Map-reduce

MapReduce es una técnica de procesamiento y un programa modelo de computación distribuida. El algoritmo MapReduce contiene dos tareas importantes.

Map toma un conjunto de datos y se convierte en otro conjunto de datos, en el que los elementos se dividen en tuplas (pares: clave, valor).

Reduce toma la salida de un mapa como entrada y combina los datos tuplas en un conjunto más pequeño de tuplas.

La principal ventaja de MapReduce es que es fácil de escalar procesamiento de datos en múltiples nodos.

De acuerdo a este modelo, basado en la programación funcional, la tarea del usuario consiste en la definición de una función map y una función reduce y definidas estas funciones, el procesamiento es fácilmente paralelizable, ya sea en una sola máquina o en un cluster.

3. Implementacion

3.1. Explicacion del modelo

La implementación del MapReduce para resolver el problema esta basado en el siguiente esquema:

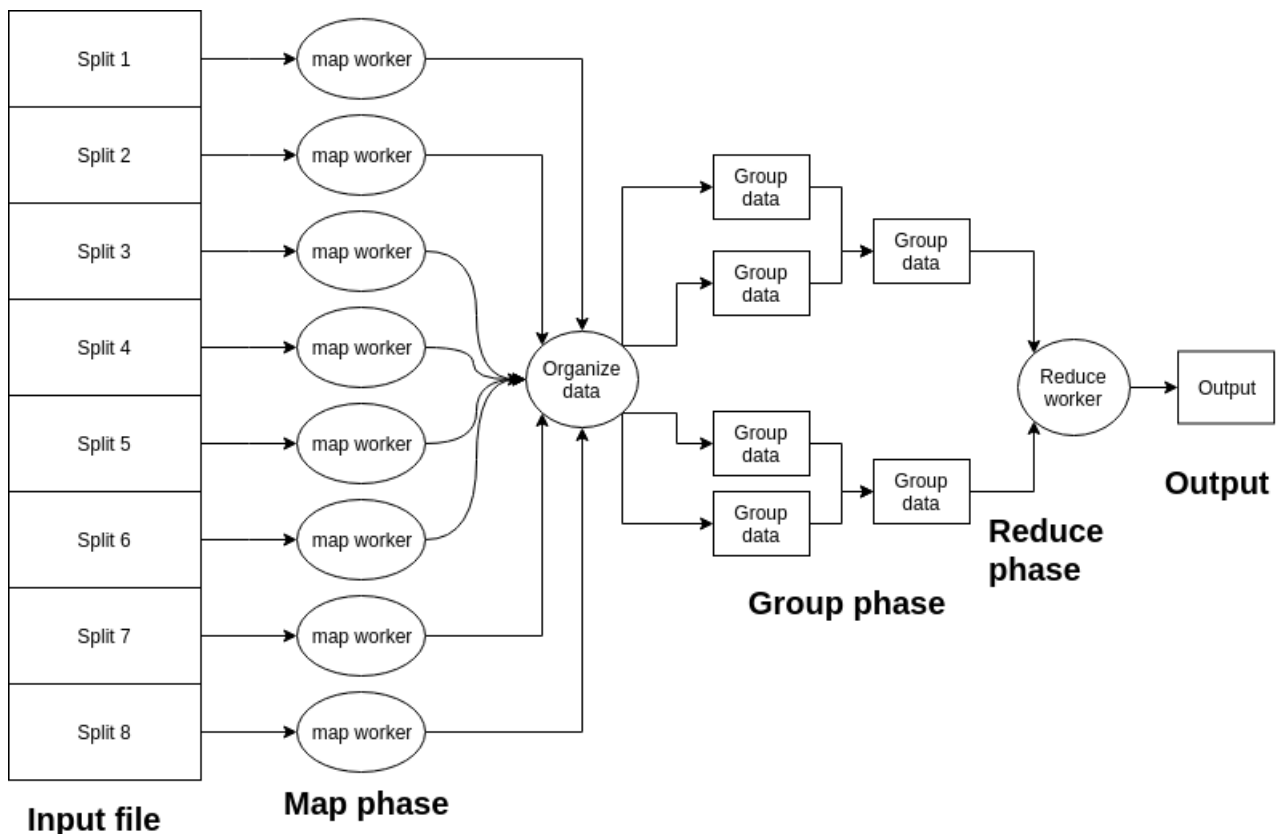


Figura 1: Esquema de un map reduce

En nuestro caso creamos una clase llamada `MapReduce` la cual usa una librería de `python` llamada `multiprocessing` en donde usamos el modulo `pool` el cual ofrece un medio conveniente para paralelizar la ejecución de una función a través de múltiples valores de entrada, distribuyendo los datos de entrada a través de procesos (paralelismo de datos).

Entonces lo que hicimos fue instanciar dos `pool`, uno para hacer el map y el otro para el reduce de manera que el primero se le pasa como atributo la cantidad de worker en el cual se quiere paralelizar el problema y el segundo solo se usa uno de manera tal que la fase de reduce se la serie.

3.2. Multiplicacion de matrices por bloques

3.2.0.1 Preprocesamiento

Generamos una lista de tuplas donde cada una tiene la posicion (r, c) de un bloque de la matriz A, tiene el bloque en cuestion a_block_rc , y la fila numero c de bloques de la matriz B, quedando con este formato:

```
(r, c, a_block_rc, b_block_c)
```

3.2.0.2 Mapeo

Recibimos la posicion r, c del bloque a , el bloque a y una lista de bloques b que es la fila c de bloques en la matriz B.

Entonces multiplicamos el bloque a por cada bloque de la lista de bloques b y guardamos en un vector una tupla con una clave r, c_b donde c_b es el indice en la lista de bloques b y como valor guardamos la multiplicacion. Por cada multiplicacion, agregamos una de estas tuplas al vector de salida para luego devolver este.

3.2.0.3 Reduccion

Recibimos la posicion de un bloque de salida y una lista de multiplicaciones parciales de bloques. Se suman estas multiplicaciones parciales y se devuelve un vector con los valores resultantes de la multiplicacion. Pero por cada valor se calcula la posicion de salida del mismo en la matriz resultante y nos deshacemos de la posicion de los bloques

3.3. multiplicacion de matrices de elemento por fila

3.3.0.1 Preprocesamiento

Consiste en generar una lista de tuplas a partir de las dos matrices. Se itera por cada elemento (a_{ij}) de la matriz A y se guarda en cada tupla el numero de fila del elemento a_{ij} , el elemento a_{ij} y la fila j de la matriz B.

3.3.0.2 Mapeo

De esta manera, en la funcion map, obtenemos partes de esta lista de tuplas y devolvemos un par clave, valor donde la clave es la posicion de salida de la matriz resultante (i, j) y el valor es la multiplicacion del elemento a_{ij} contra cada elemento de la fila j de la matriz B

3.3.0.3 Reduccion

Obtenemos una posicion de salida y una lista de valores que resultaron de la multiplicacion que se hizo en el map. Entonces se suman las multiplicaciones parciales y se obtiene el valor en la posicion de salida de la matriz resultante

3.4. Multiplicacion de matrices de columna por fila

3.4.0.1 Preprocesamiento

Consiste en generar una lista de tuplas a partir de las dos matrices. Se guarda en cada tupla la columna `i` de la matriz A y la fila `i` de la matriz B

3.4.0.2 Mapeo

Recibimos una columna de la matriz A y una fila de la matriz B y por cada elemento de la columna `elem_a` lo multiplicamos por cada elemento de la fila `elem_b` obteniendo una matriz parcial de la multiplicacion. por cada multiplicacion guardamos en un vector una tupla con un par clave valor donde la clave es la posicion de salida de la matriz resultante y el valor es la multiplicacion anteriormente mencionada. Finalmente se devuelve el vector de tuplas.

3.4.0.3 Reduccion

Se recibe la posicion de salida de la matriz resultante y una lista de multiplicaciones parciales. Entonces se suman estas y se devuelve la posicion de salida y la suma.

3.5. Forma de ejecucion

Para el caso de Amdahl multiplicamos dos matrices de `10x10` con `1`, `2`, `4`, `8`, `16` y `32` threads.

Para el caso de gustafson se usan siempre 4 threads multiplicando dos matrices de `2x2`, `4x4`, `8x8`, `16x16`, `32x32` y `64x64`

Para realizar el calculo se debe ejecutar:

```
$ sh scripts/run.sh.
```

Luego para generar los graficos que vemos en el informe se debe ejecutar:

```
$ sh scripts/generate_output_data.sh
```


3.6. Datos sobre la computadora que se utilizó

El equipo sobre el que se realizarán las mediciones es una laptop con un procesador Intel core I7 que posee 4 nucleos a 2.7 Ghz, es decir, soporta hasta 4 threads en paralelo, con 16 Gb de memoria y corriendo sobre un sistema Linux.

Para averiguar estos datos en linux se ejecutaron los siguientes comandos:

- Cantidad de cores: `$ grep -c processor /proc/cpuinfo`
- Velocidad de reloj: `$ lscpu | grep GHz`
- Memoria RAM: `$ free -g`

4. Resultados

4.1. Multiplicacion por bloques

4.1.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	1	3170.349360	524.415016	100
1	2	2344.988108	619.199514	100
2	3	2318.278074	548.040867	100
3	4	2042.900801	547.067881	100
4	8	2208.992004	617.323399	100
5	16	1903.860331	547.655106	100
6	32	2061.164618	635.809183	100
7	64	2186.192274	537.848234	100
8	128	2120.749474	526.675940	100

Figura 2: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
0	1	1.000000	1.000000	7.045497
1	2	1.751414	1.654405	7.045497
2	3	2.336687	2.170138	7.045497
3	4	2.805435	2.448464	7.045497
4	8	4.012957	3.163382	7.045497
5	16	5.113423	3.677385	7.045497
6	32	5.925955	3.851606	7.045497
7	64	6.437413	4.762246	7.045497
8	128	6.727743	4.873361	7.045497

Figura 3: Speed up real, teorico y maximo segun la cantidad de threads

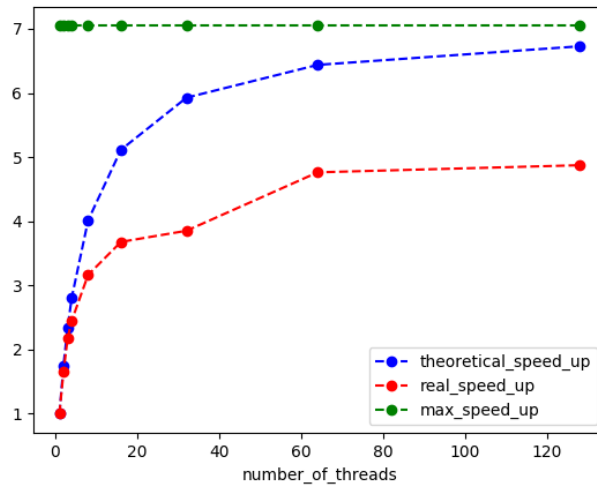


Figura 4: Grafico

Podemos observar que

4.1.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	1.465321	2.783537	2
1	4	3.006220	6.644964	4
2	4	9.179592	3.000975	16
3	4	455.729723	215.401649	64
4	4	2175.390720	732.817173	100
5	4	17503.133774	4552.412987	200
6	4	56525.114536	14398.751974	300

Figura 5: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

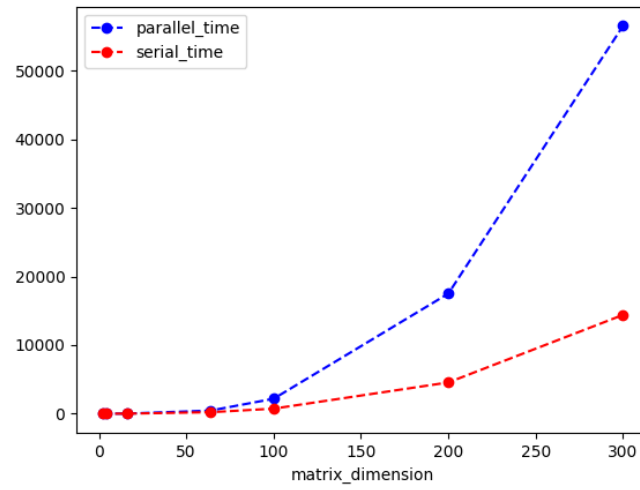


Figura 6: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	matrix_dimension	speed_up
0	2	2.034622
1	4	1.934461
2	16	3.260878
3	64	3.037141
4	100	3.244053
5	200	3.380780
6	300	3.390949

Figura 7: Tabla de valores del speed up

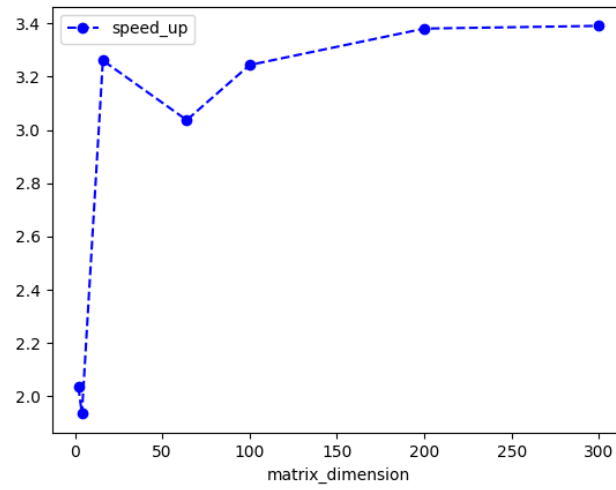


Figura 8: Grafico del speed up

4.2. Multiplicacion elemento por fila

4.2.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	1	3385.353565	629.537106	100
1	2	3268.563032	729.691505	100
2	3	2592.747211	720.199347	100
3	4	2001.387596	618.347406	100
4	8	2002.722263	619.410276	100
5	16	2049.213171	614.047289	100
6	32	1944.557905	617.615223	100
7	64	1882.935524	577.979326	100
8	128	1903.117657	578.566074	100

Figura 9: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
0	1	1.000000	1.000000	6.377528
1	2	1.728906	1.691328	6.377528
2	3	2.283798	2.090915	6.377528
3	4	2.720345	2.341779	6.377528
4	8	3.813875	3.014810	6.377528
5	16	4.773258	3.588704	6.377528
6	32	5.459989	3.776885	6.377528
7	64	5.883199	4.051554	6.377528
8	128	6.120398	4.181902	6.377528

Figura 10: Speed up real, teorico y maximo segun la cantidad de threads

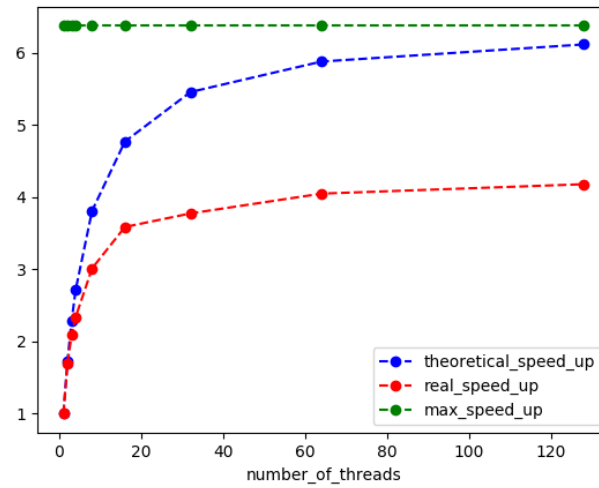


Figura 11: Grafico

Podemos observar que

4.2.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	1.255035	2.405405	2
1	4	1.758575	0.900745	4
2	4	11.841774	4.503727	16
3	4	500.309706	181.718111	64
4	4	1929.208279	572.167397	100
5	4	15905.293226	5173.022032	200
6	4	73059.352398	19615.056515	300

Figura 12: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

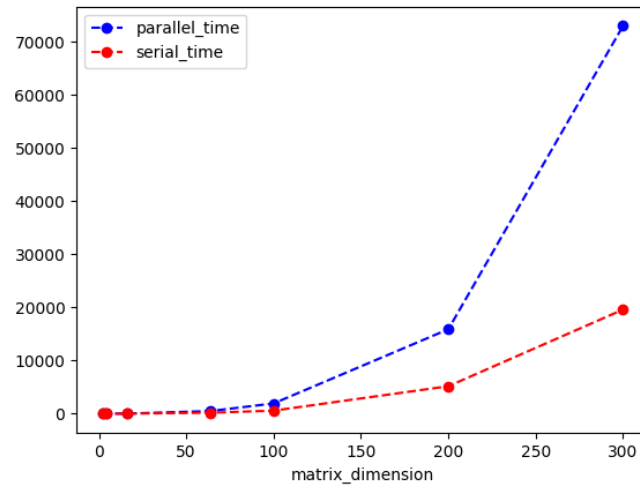


Figura 13: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	matrix_dimension	speed_up
0	2	2.028594
1	4	2.983862
2	16	3.173401
3	64	3.200686
4	100	3.313777
5	200	3.263743
6	300	3.365033

Figura 14: Tabla de valores del speed up

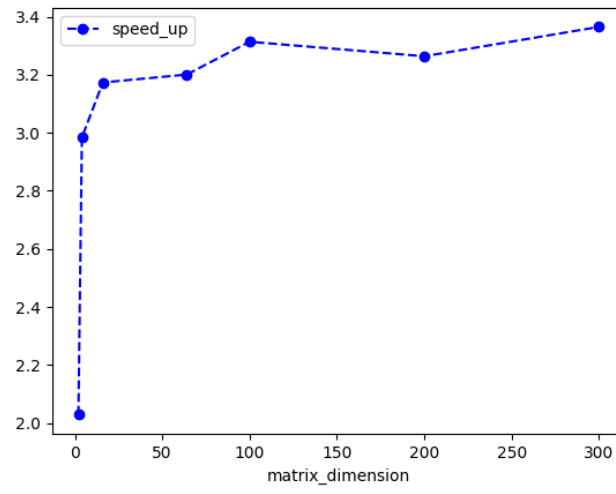


Figura 15: Grafico del speed up

4.3. Multiplicacion columna por fila

4.3.0.1 Salida Amdahl

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	1	2862.387180	605.363131	100
1	2	2217.878103	590.209961	100
2	3	1919.508219	586.358309	100
3	4	1689.729214	622.297049	100
4	8	1682.881594	623.382330	100
5	16	1675.579786	572.238445	100
6	32	1828.610182	586.281538	100
7	64	1778.257847	620.135784	100
8	128	1831.887245	599.883318	100

Figura 16: Salida de los tiempos en serie y paralelo

De acuerdo a estos datos podemos calcular el speed up maximo, real y teórico.

	number_of_threads	theoretical_speed_up	real_speed_up	max_speed_up
0	1	1.000000	1.000000	5.72838
1	2	1.702752	1.652644	5.72838
2	3	2.223641	2.043613	5.72838
3	4	2.625174	2.213038	5.72838
4	8	3.600383	2.766158	5.72838
5	16	4.421671	3.320449	5.72838
6	32	4.990914	3.753179	5.72838
7	64	5.334279	3.701676	5.72838
8	128	5.524310	3.959281	5.72838

Figura 17: Speed up real, teorico y maximo segun la cantidad de threads

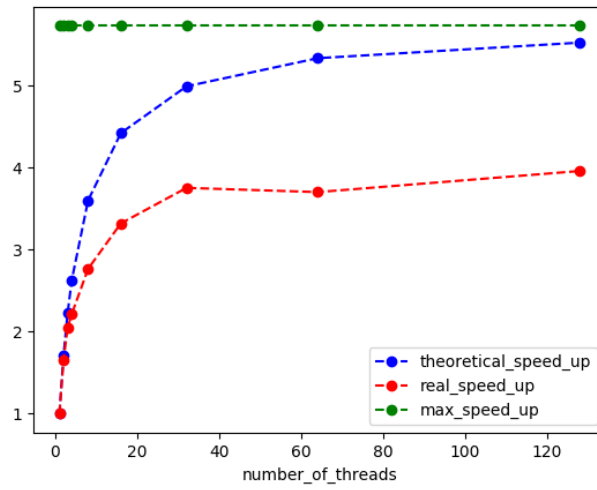


Figura 18: Grafico

Podemos observar que

4.3.0.2 Salida Gustafson

	number_of_threads	parallel_time	serial_time	matrix_dimension
0	4	1.600504	0.775099	2
1	4	1.836777	2.367258	4
2	4	8.957863	3.752947	16
3	4	491.141081	194.206953	64
4	4	1767.997026	665.826797	100
5	4	16247.699976	5728.104353	200
6	4	64961.594820	19757.415533	300

Figura 19: Salida de los tiempos en serie y paralelo con el error

Podemos ver que

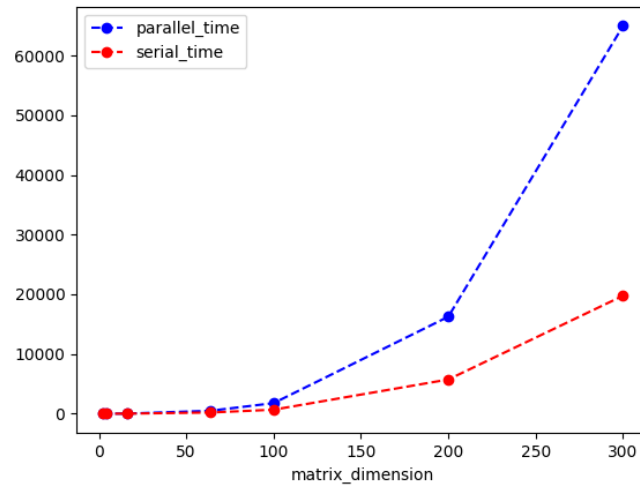


Figura 20: Tiempo paralelo y serie en funcion de la dimension de las matrices de entrada

Luego a partir de estos datos podemos calcular el speed up y obtuvimos lo siguiente:

	matrix_dimension	speed_up
0	2	3.021176
1	4	2.310724
2	16	3.114231
3	64	3.149891
4	100	3.179283
5	200	3.218035
6	300	3.300367

Figura 21: Tabla de valores del speed up

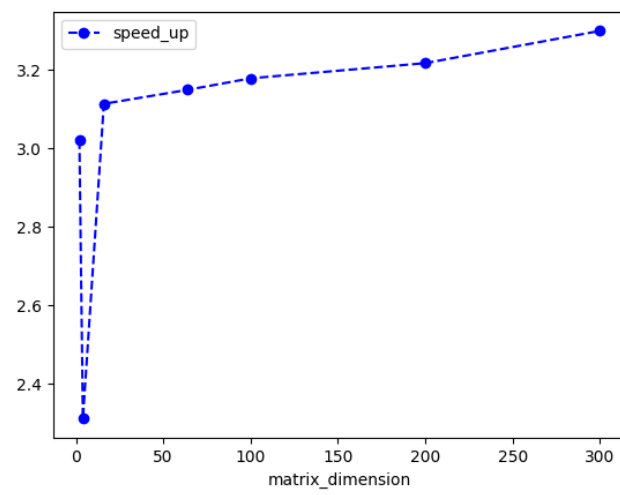


Figura 22: Grafico del speed up

5. Conclusiones

Podemos decir que obtuvimos resultados esperados pero se tuvieron que hacer varias corridas y ajustar ciertos numeros para entender por que llegamos a estos resultados.

Primero para que las curvas de speed up de Amdahl nos den bien habia que tener en cuenta que la dimension de las matrices tenia que ser lo suficientemente grandes como para tener un becnhmark rasonable, pero tambien hay un limite superior para el cual no superamos la capacidad de los procesadores. Luego, una vez mapeados los datos, se aprovecho el uso de los multiprocesadores para reordenar los datos de manera tal que la parte de `reduce` pueda leerlos. Es decir, cuando los ordenamos lo hacemos dividiendo el trabajo en partes donde cada una la realiza cada procesador. De esta manera obtenemos una organizacion tipo arbol donde evitamos un cuello de botella.

Y segundo se coloco un `sleep` de medio segundo (que no afecto el calculo del tiempo paralelo-serie transcurrido) para evitar que cualquier trabajo que no sea puramente vinculado a la CPU afecte nuestro programa (como por ejemplo I/O)

Finalmente podemos decir que hay que tener en cuenta que hay otros programas corriendo en las cuatro CPU que tiene la computadora en la cual se probó este programa y que dependiendo del tamaño de informacion que manejamos, podemos tener un cuello de botella ya sea por intercambios de memoria o por exceso de memoria. Entonces se tuvieron que hacer varias corridas analizando el trafico de informacion mediante el comando `gnome-system-monitor` donde filtrando los procesos y solo viendo los de `python` pudimos ver el uso de cada CPU y graficos al respecto.