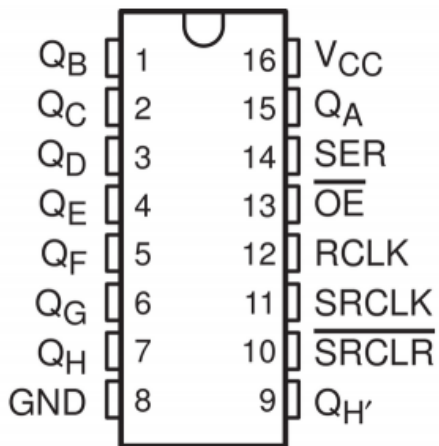


## Rapport séance 2 Depay Enzo

Travaux effectués :

Nous avons corrigé les branchements de la dernière séance et compris comment fonctionne le composant mémoire (74HC595N).



Nous avons aussi l'explication des différentes entrées/sorties du composant.

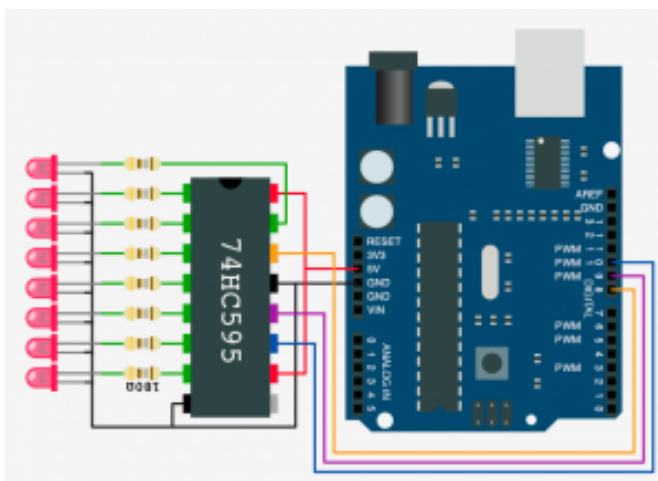
Pour les sorties :

- De Q<sub>A</sub> à Q<sub>H</sub> ce sont les 8 sorties que le composant offre.
- Q<sub>H'</sub> est la sortie qui permet de mettre en série les composants

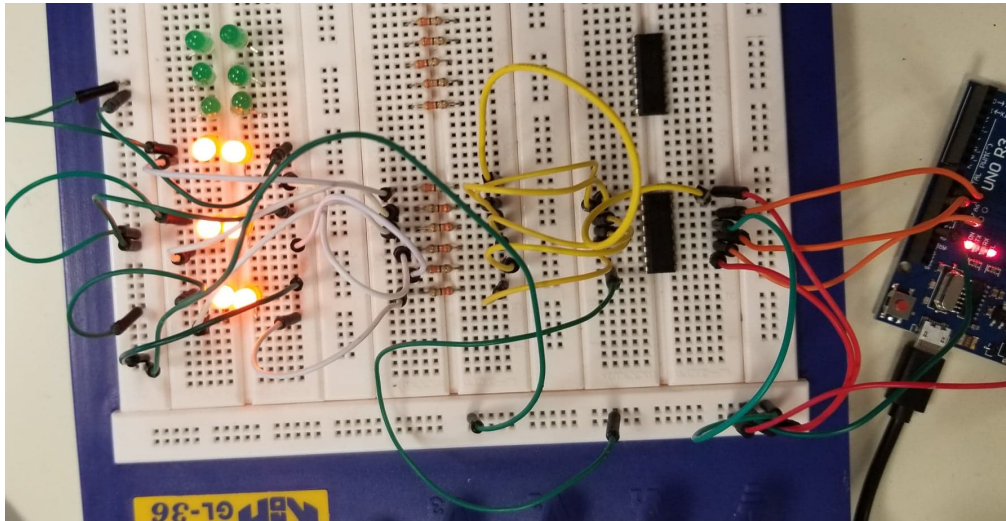
Pour les entrées :

- SER entrée pour le prochain pin
- SRCLK horloge qui déplace le registre lorsqu'il est mis à 1
- RCLK permet de valider les sorties et d'envoyer dans le système les valeurs mise à chacune d'elle
- SRCLR permet de vider le shift register

Nous avons du coup corrigé nos branchements en suivant ce schéma :



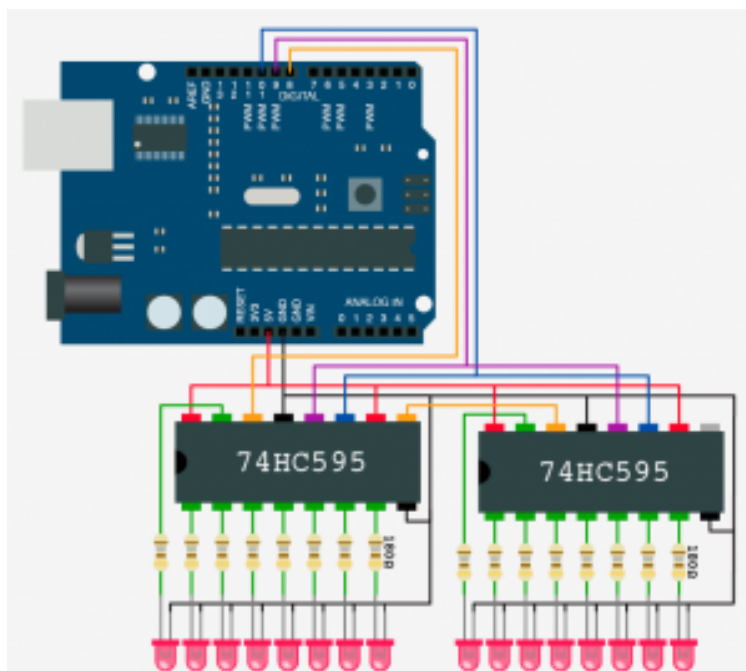
Ce qui donne en réalité :



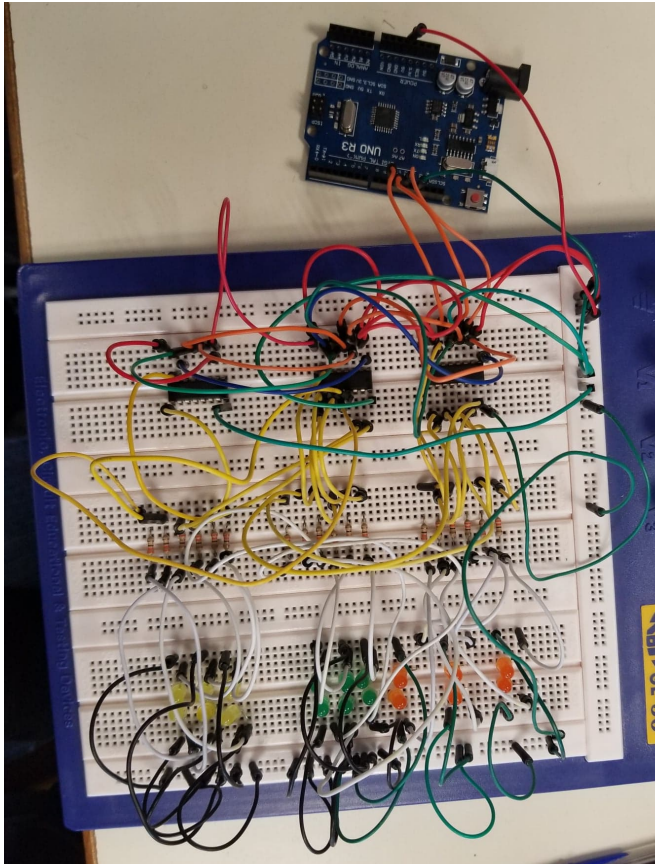
Comme on peut le voir sur l'image les leds sont allumées. Nous en avons fait une video disponible sur le github qui montre les différents schémas testés.

Nous avons pu trouver comment fonctionnent les registres et l'appliquer à cet exemple et pouvoir faire différent schéma de Leds.

Nous nous sommes penché ensuite sur la mise en série de ce composant toujours en suivant un certain schéma :



Ce qui donne :



Nous avons fait le montage avec 3 74HC595N pour l'instant nous n'avons pas encore eu le temps d'essayer de faire fonctionner les leds.

Problèmes rencontrés : Nous avons eu un léger problème de branchement sur notre plaque de projet.

Objectifs : Faire fonctionner en série les composants. Puis traduire chaque lettre et symbole en braille.