1.1各条指令的公操作为

A.取操作数

B/取指令

C.取地址



1.2该公操作具体动作由以下哪些具体信号构成

A.M->IR PC=PC+1

B.PC=PC+1 M->IR

C.M->PC PC=PC+1

内在一指金哥在器 IR

- 2.1 FT周期为什么
- A.取指周期

取指令

- B.源周期
- C.目的周期
- 2.2 ST周期为什么
- A.取指周期
- **B**.源周期

取循操作数

- C.目的周期
- 2.3 DT周期为什么
- A.取指周期
- B.源周期
- c自的周期

取目标操作数

- 2.1 ET周期为什么
- A.取指周期
- B.源周期
- C.执行周期

3.1 写出MOV RO, R1指令的执行步骤

MoV: 传送指令

FTO: M→IR, PC+1 →PC

ETO: RI -> RO

ETI: PC > MAR

(PC需通过MAR指到M具体值)

MAR: 地址寄存器

MDR:数据~

3.2写出MOV(R0),(R1)指令的执行步骤

(将RI所指向的内存变量赋值给RO所指向的内存变量)

FTO: M→IR, PC+1 → PC

 $ST0: RI \rightarrow MAR$ $STI: M \rightarrow MDR \rightarrow C$ 源数

DTO: RO →MAR ~ 国的地址

ETO: C-> MDR

ETI: MDR→M

ET2: $PC \rightarrow MAR$

3.1 写出MOV RO, R1指令的执行步骤

3.2写出MOV(R0),(R1)指令的执行步骤

4.1 MIPS32 CPU构架规定单条指令长度为

- A.16位
- B.32位
- C.64位

- W.存储器按字节编址
- B.32个可用的32位寄存器
- CRISC构架

4.3MIPS32CPU的寄存器寻址需要提供多少位地址码

(欧32个寄存器)

A.4

5.1 MIPS32 CPU构架下R型指令的结构中操作码由什么构成 A.OP

B.FUNC

C.OP+FUNC

指令	指令长度(32位定长)						
类型	31 ~ 26	25~21	20~16	15~11	10 ~ 6	5~0	
R型	op(6)	rs(5)	rt(5)	rd(5)	shamt	func	
I型	op(6)	<u>rs(5)</u>	<u>rt(5)</u>	<u>imm</u> (16)			
J型	op(6)	address(26)					

5.2 J型和I型指令的操作码由什么构成

A.OP

B.FUNC

op字段盼 R/I/T型指令

C.OP+FUNC

5.3 以下那句话是合理的

A.R型指令最多可以设计为64条,同时I和J型指令一共为64条

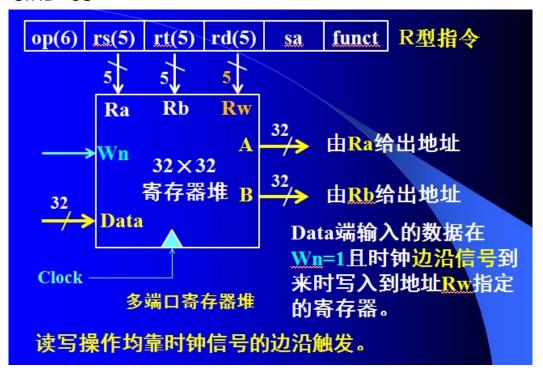
B.R型指令最多可以设计为64条,同时I和J型指令一共为63条

C.R型指令最多可以设计为63条,同时I和J型指令一共为63条

何知: op:000000 为P型指分,其余(2°-1)条为工和丁型指令,R型func報2°=6件。 > 1×2°=6件R

```
6.1 MIPS32 CPU下PC相对寻址属于哪种类型指令
A.I
C.R
6.2伪直接寻址属于那种类型指令
 A.I
              26+2 +高位4位
B.J
C.R
6.3基址寻址属于那种类型指令
A/
B.J
C.R
6.4寄存器(直接)寻址属于那种类型指令
 A.I
B.J
C.R
```

- 7.1MIPS32中的寄存器组一般采用什么结构存储结构
- A.多端口存储器
- B.单端口存储器
- C.并行存储器
- 7.2如图所示寄存器堆,如果需要读出03地址寄存器内容给A,则需要什么信号为03
- A.RS=03
- B.RT=03
- C.RD=03



- 8.1MIPS32的存储器一般采用
- A.统一指令存储器+数据存储器
- B.独立指令存储器+独立数据存储器
- 8.2指令存储器和数据存储器的读写权限
- A.指令存储器只读,数据存储器只读
- B.指令存储器只读,数据存储器读写
- C.指令存储器读写,数据存储器读写
- 8.3下图指令存储器读取信号为
- A,Clock
- B.clock+mem_write
- C.clock+mem read

