

Шумаков Максим

Шахов Михайло

Усачова Вікторія

План виконання проєкту
“Демонстраційний комп’ютер на малій логіці”

1. Проєктування логічної схеми в програмі “Logisim”.
 - a. Розширення адресного простору RAM.
 - b. Створення стекової пам’яті та відповідних інструкцій процесора для роботи із ним.
 - c. Реалізація переривань процесора.
 - d. Додати периферійні пристрої для візуалізації поточних даних роботи процесора.
2. Проєктування схеми у програмі Circuit Maker для створення друкованої плати в майбутньому.
 - a. Перенесення логічної схеми у програму Circuit Maker.
 - b. Розведення схеми.
3. Програмування логічної схеми процесора з використанням технології FPGA.
4. Синтез прототипу з використанням друкованої плати.