

EEPROM - THE WELS THEORY

Descripción: El PIC16F84A dispone de una memoria EEPROM de 64 bytes, se pueden leer y grabar los datos, su ciclo de grabación es de 10ms. Más información en: [Facebook.com/WelsTheory/](https://www.facebook.com/WelsTheory/) y [Youtube.com/Wels Theory](https://www.youtube.com/WelsTheory)

EEDATA

Registro donde se guardarán o leerán los datos de la memoria EEPROM

EEADR

Contiene las direcciones donde se almacenan los datos. La primera posición es la 00h y la última la 3Fh.

EECON1

Registro que define el modo de funcionamiento de la memoria EEPROM.

EECON2

Registro que no está implementado físicamente, se emplea como dispositivo de seguridad mientras se escribe en la EEPROM.

Registro EECON1

RD	Bit de control de lectura. RD = 0 -> No se lee ningún dato. RD = 1 -> Se lee el dato de la EEPROM.
WR	Bit de control de escritura. WR = 0 -> No se escribe. WR = 1 -> Se escribe el dato en la EEPROM.
WREN	Habilitar la escritura en la EEPROM WREN = 0 -> Deshabilita la escritura WREN = 1 -> Habilita la escritura en la EEPROM
WRERR	Flag de error de escritura WRER = 0 -> Se escribió correctamente el dato WRER = 1 -> Hubo un error en la escritura.
EEIF	Flag de estado de finalización de la escritura. EEIF = 0 -> La operación escritura no ha terminado. EEIF = 1 -> La operación escritura ha terminado.