

Střední škola elektrotechnická, Lipník nad Bečvou, Tyršova 781

Škola je příspěvkovou organizací Olomouckého kraje Tel.: (+420) 581 773 740, email: sse@sse-lipniknb.cz, IČO: 008 453 70 Škola s tradicí – škola s budoucností

Rozšířené osnovy témat ústní maturitní zkoušky

Předmět: Architektura počítačů

- 12. SUBSKALÁRNÍ, SKALÁRNÍ A SUPERSKALÁRNÍ ARCHITEKTURA
 - Pojmy takt a instrukční cyklus CPU
 - Subskalární architektura
 - o Příklady procesorů
 - o Jednotlivé fáze provádění instrukce
 - o Určení celkové doby provedení programu
 - Skalární architektura
 - o Příklady procesorů
 - o Princip zřetězeného zpracování, pipeling
 - Určení celkové doby provedení programu
 - o Zrychlení pomocí cache
 - Superskalární architektura,
 - Příklady procesorů
 - o Paralelní zpracování instrukcí uvnitř jádra
 - o Predikce skoků v programu
 - o Rozšíření instrukční sady CPU, SIMD
 - o Princip dvouúrovňové cache