



En J0_1 los pines 1, 2 y 3 son para +15V, -15V y GND respectivamente
En J9_1 los pines 3 y 2 son +3.3V y 0V respectivamente

Los conectores a la salida de los amplificadores operacionales son para colocar resistencias que limitarán la corriente de base (I_b) de cada transistor, con base en simulaciones, se sugiere resistencia de 7.5 Kilo ohmios para señales que oscilen entre 0-10 voltios y 1.2 Kilo ohmios para señales que oscilen entre 0-5 voltios

Los conectores que están entre los emisores y GND son para colocar resistencias que limitarán la corriente de colector (I_c) de cada transistor, con base en simulaciones se sugiere de 39 ohmios

Interfaz de señales analógicas

Digicontrol

Sheet: /

File: Interfaz_analogica.kicad_sch

Title: Interfaz analógica

Size: A4

Date: 2025-09-15

Rev:

KiCad E.D.A. 9.0.3

Id: 1/1