



Los conectores a la salida de los amplificadores operacionales son para colocar resistencias que limitarán la corriente de base ( $I_b$ ) de cada transistor

Los conectores que están entre los emisores y GND son para colocar resistencias que limitarán la corriente de colector ( $I_c$ ) de cada transistor

Estas resistencias, según el datasheet del transistor 2n2222 se eligen con base en:

$$I_c = 150 \text{ mA}, I_b = 15 \text{ mA}$$

$$I_c = 500 \text{ mA}, I_b = 50 \text{ mA}$$

## Interfaz de señales analógicas

Digicontrol

Sheet: /

File: Interfaz\_analogica.kicad\_sch

**Title: Interfaz analógica**

Size: A4

Date: 2025-09-15

Rev:

KiCad E.D.A. 9.0.4

Id: 1/1