

**МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ НАЦІОНАЛЬНИЙ  
УНІВЕРСИТЕТ "ЛЬВІВСЬКА ПОЛІТЕХНІКА"**

**ІКНІ**  
Кафедра ПЗ



**ЗВІТ**

До лабораторної роботи №8

**на тему:** “Використання цифрових портів мікроконтролера STM32F401RB”

**з дисципліни:** “Архітектура комп’ютера”

**Лектор:**  
доцент кафедри ПЗ  
Крук О.Г.

**Виконав:**  
студент групи ПЗ-24  
Губик А. С.

**Прийняв:**  
доцент кафедри ПЗ  
Задорожний І. М.

**Тема роботи:** Використання цифрових портів мікроконтролера STM32F401RB

**Мета роботи:** Використання цифрових портів мікроконтролера STM32F401RB

## Індивідуальне завдання

Варіант	Порт	Біт	Порт	Біт
3	D	15	A	5

## Теоретичні відомості

Цифрові порти введення-виведення загального призначення. Кожний мікроконтролер має цифрові лінії введення або виведення. Кожну таку лінію можна програмним шляхом конфігурувати як цифровий вхід, або цифровий вихід, і використовувати для взаємодії із зовнішніми схемами. Для зручності використання лінії введення-виведення об'єднані в порти по 16 ліній. Такі порти називають портами введення-виведення загального призначення. В англійській літературі лінії введення-виведення прийнято називати терміном GPIO - General-Purpose Input / Output. До ліній, сконфігурованих як цифрові входи, під'єднують механічні кнопки, вимикачі, контакти реле, датчики тощо. За допомогою таких ліній мікроконтролер отримує інформацію від під'єднаних до нього пристроїв. Лінії, сконфігуровані як цифрові виходи, дозволяють видавати сигнали керування для під'єднаних до мікроконтролера пристроїв. Таким сигналом можна безпосередньо засвітити світлодіод, а через відповідну схему можна запустити електродвигун, увімкнути електромагнітне реле або лампу розжарювання тощо. Конфігурування ліній введення-виведення. Для того щоб почати використовувати лінії введення-виведення, потрібно попередньо конфігурувати їх відповідним чином. На найнижчому рівні робота з портами введення-виведення (та й з усіма іншими периферійними пристроями) здійснюється за допомогою спеціальних регістрів мікроконтролера. Ці регістри доступні як комірки пам'яті, розташовані за певними адресами. Знаючи ці адреси (вони описані в документації на мікроконтролер), можна записувати в регістри певні значення, задаючи необхідну конфігурацію. Через інші регістри можна отримувати дані від периферійних пристроїв. Портів введення-виведення загального призначення (GPIO – General Purpose Input Output) може бути різна кількість, у нашому випадку є 5 портів GPIO: A, B, C, D і E. Кожен порт є 16-бітовим (має 16 ліній) і використовує десять 32-бітових регістрів:

## Хід роботи

### 1. Перша програма

```
#include "stm32f4xx.h"

uint16_t delay_c = 0;

void SysTick_Handler(void){
    if(delay_c > 0)
        delay_c--;
}

void delay_ms(uint16_t delay_t){
    delay_c = delay_t;
    while(delay_c){}
}
```

```

int main (void){
    SysTick_Config(SystemCoreClock/1000);
    RCC->AHB1ENR |= RCC_AHB1ENR_GPIODEN;
    GPIOD->MODER = 0x55000000;
    GPIOD->OTYPER = 0;
    GPIOD->OSPEEDR = 0;
    while(1){
        GPIOD->ODR = 0x9000;
        delay_ms(500);
        GPIOD->ODR = 0x0000;
        delay_ms(500);
    }
}

```

Register	Value
<b>Core</b>	
R0	0x00000000
R1	0x40020C08
R2	0x40020C00
R3	0x20000270
R4	0x00000000
R5	0x20000008
R6	0x00000000
R7	0x00000000
R8	0x00000000
R9	0x00000000
R10	0x080004AC
R11	0x00000000
R12	0x20000048
R13 (SP)	0x20000658
R14 (LR)	0x08000321
<b>R15 (PC)</b>	<b>0x08000446</b>
+ xPSR	0x01000000
+ Banked	
+ System	
- Internal	
Mode	Thread
Privilege	Privileged
Stack	MSP
States	1350
Sec	0.00011250
+ FPU	

Рис. 1: Перша ітерація

Register	Value
<b>Core</b>	
R0	0x00009000
R1	0x40020C14
R2	0x40020C14
R3	0x20000270
R4	0x00000000
R5	0x20000008
R6	0x00000000
R7	0x00000000
R8	0x00000000
R9	0x00000000
R10	0x080004AC
R11	0x00000000
R12	0x20000048
R13 (SP)	0x20000658
R14 (LR)	0x0800046F
R15 (PC)	0x08000456
xPSR	0x41000200
Banked	
System	
Internal	
Mode	Thread
Privilege	Privileged
Stack	MSP
States	16001379
Sec	1.33344825
FPU	

Рис. 2: Друга ітерація

Register	Value
<b>Core</b>	
R0	0x000001F4
R1	0x40020C14
R2	0x40020C14
R3	0x20000270
R4	0x00000000
R5	0x20000008
R6	0x00000000
R7	0x00000000
R8	0x00000000
R9	0x00000000
R10	0x080004AC
R11	0x00000000
R12	0x20000048
R13 (SP)	0x20000658
R14 (LR)	0x0800046F
R15 (PC)	0x0800045C
+ xPSR	0x41000200
+ Banked	
+ System	
- Internal	
Mode	Thread
Privilege	Privileged
Stack	MSP
States	16001382
Sec	1.33344850
+ FPU	

Рис. 3: Третя ітерація

## 1. Друга програма

```
#include "stm32f4xx.h"
#include "stm32f4xx_gpio.h"

static GPIO_InitTypeDef gpio_a;
static GPIO_InitTypeDef gpio_d;

int main(void)
{
    RCC_AHB1PeriphClockCmd(RCC_AHB1Periph_GPIOD | RCC_AHB1Periph_GPIOA,ENABLE);

    GPIO_StructInit(&gpio_a);
    gpio_a.GPIO_Pin = GPIO_Pin_15;
    gpio_a.GPIO_Mode = GPIO_Mode_IN;
    GPIO_Init(GPIOA, &gpio_a);

    GPIO_StructInit(&gpio_d);
    gpio_d.GPIO_Pin = GPIO_Pin_5;
    gpio_d.GPIO_Mode = GPIO_Mode_OUT;
    GPIO_Init(GPIOD, &gpio_d);

    while (1)
    {
        if(GPIO_ReadInputDataBit(GPIOA,GPIO_Pin_15) == 0)
        {
            GPIO_SetBits(GPIOD,GPIO_Pin_5);
        }
        else
        {
            GPIO_ResetBits(GPIOD,GPIO_Pin_5);
        }
    }
}
```

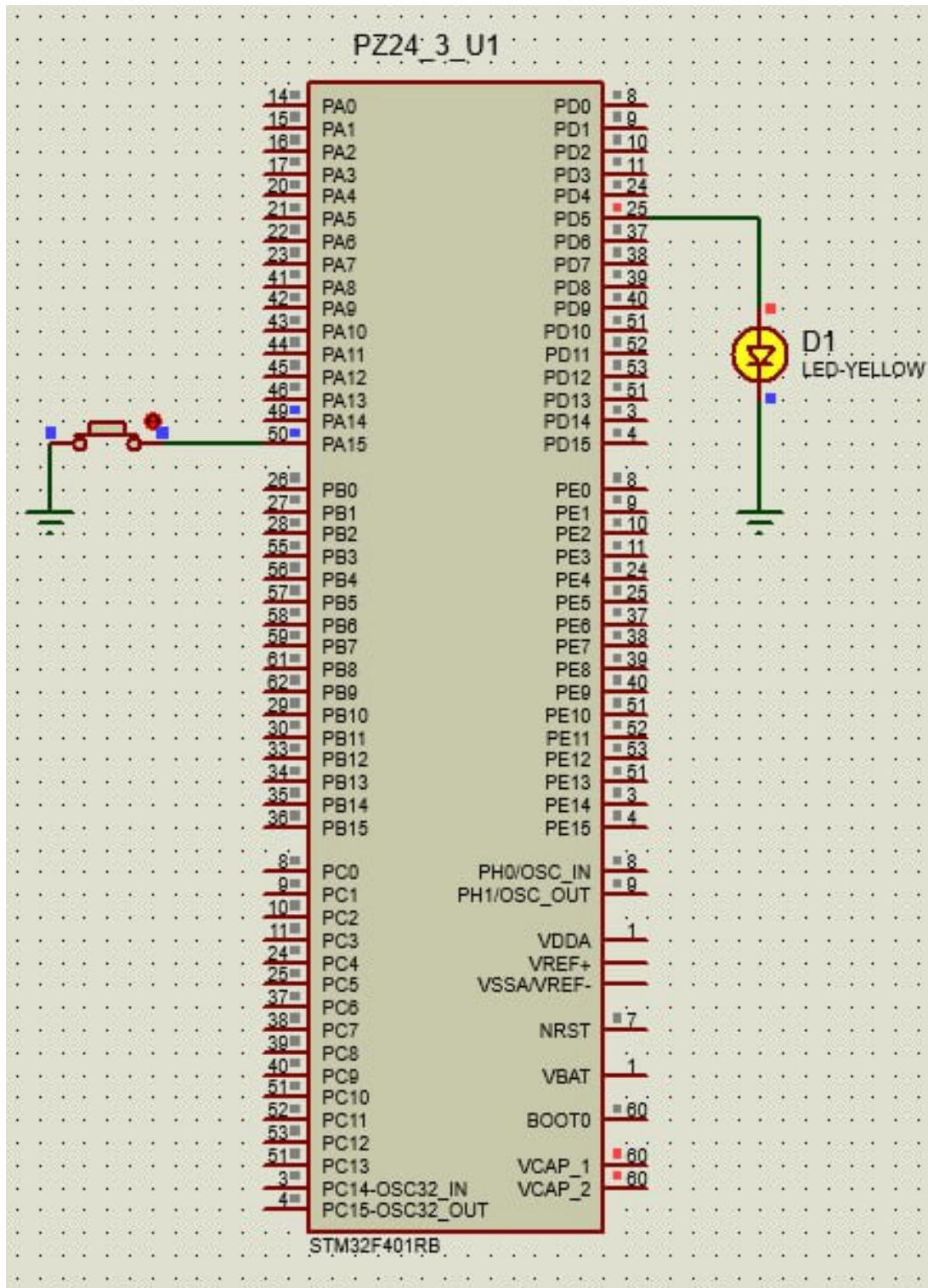


Рис. 4: Мікроконтролер

## Висновок

під час виконання лабораторної я успішно оволодів навичками роботи з цифровими портами мікроконтролера STM32F401RB. Вивчив основи програмування цифрових портів, розробив програму мовою C в середовищі Keil  $\mu$ Vision та змодельовав її працездатність в системі Proteus.