附录1：总体结构图与各器件图  
附录2：全部微程序编码  
附录3：调试程序

附录

附录目录

**附录1：总体结构图与各器件图1**

1、总体结构图1

2、八位寄存器2

3、计数器3

4、译码器4

5、多路选择器6

6、运算器8

7、三态门9

8、个别单独封装的器件11

**附录2：全部微程序编码13**

**附录3：调试程序15**

1、存取数据15

2、简单加法15

3、溢出状态加法15

4、乘法16