

## Vorwort

In diesem Dokument wird unsere Chipidee für den INVENT a CHIP Wettbewerb 2019 vorgestellt. Wir haben uns entschieden dieses Dokument in englischer Sprache zu verfassen, da unser Projekt nach Vollendung der Öffentlichkeit kostenfrei bereitgestellt werden soll. Die Open-Source-Community ist international vertreten und die üblich genutzte Sprache ist Englisch. Außerdem ist die RISC-V Spezifikation <sup>1</sup>, für die wir eine Erweiterung vorschlagen auf Englisch verfasst, weswegen unser Vorschlag auf Englisch formuliert ist.

Wir hoffen, dass diese Entscheidung ihnen keine Probleme bereitet.

---

<sup>1</sup><https://riscv.org/specifications/>

---

# AI acceleration on RISC-V using GEMM acceleration cores

---

Simon Klier ,      Sebastian Fritsch ,      Phillip Pelger  
and Jan-Niklas Weghorn

*Exzellenzcluster Robotik Hardenberg Gymnasium Fürth* <sup>†</sup>

February 22, 2019, Fürth

---

<sup>†</sup>robotik@hardenberg-gymnasium.de

## 1 Abstract