

- 2. [19, PD1, SDA], 3. [18, PD0, SCL] magistrala I2C komunikacja z modułem SHTC3/LCD.
- 4. [25, PD4, ICP1] Bramka timera 1
- 10. [30, PB6] OP_PWR_EN włączenie zasilania wzmacniacza operacyjnego.
- 11. [12, PB7, OC0A] bramkowanie timera 1 za pomoca timera 0
- 12. [26, PD6] OPAMP_OUT Licznik impulsów

Projekt magisterski - Arkadiusz Borowicki

	TITLE:	PCB_MAIN		
	Docume	nt Number:		REV:
	Date: 1	4-Feb-24 22:01	Sheet:	1/2

