République Tunisienne
Ministère de l'Enseignement Supérieur et de la Recherche Scientifique
Université de Tunis El Manar
Ecole Nationale d'Ingénieurs de Tunis
Département Génie Electrique



Projet de Système électronique

Etude d'une alimentation à découpage régulée à structure Forward

Réalisé par :

Mohamed Elhedi BOUSSAMA

Classe:

2AGE2

Encadré par :

Joseph Haggeg

Année universitaire 2017/2018

1. Introduction générale

Ce projet de simulation est élaboré dans le cadre d'un mini projet effectué au sein de la matière Systèmes Electroniques.

Notre but est la synthèse d'une alimentation à découpage régulée à structure Forward capable d'élaborer une tension régulée 12V.

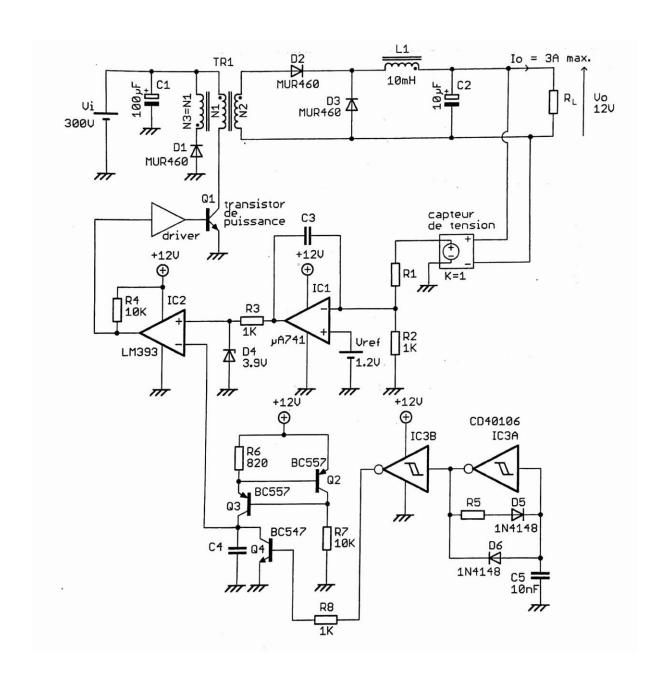
Notre projet se compose de deux parties, la première est une Etude théorique et la seconde est une simulation sous PSPICE.

Chapitre 1

Etude théorique

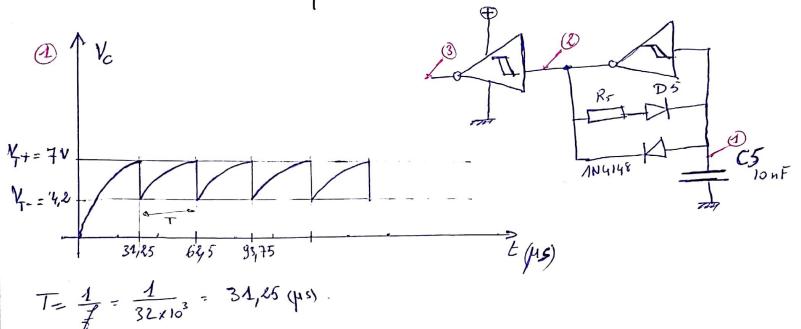
Introduction

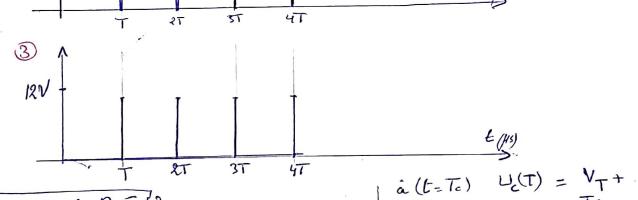
Le schéma de l'alimentation à découpage régulée est le suivant :



2) Etude Préliminaire

2.16 éneration D'impulsions:





L'expression devient:
$$\frac{1}{2}(t) = (V_T - E)e + E$$

$$E = R_{s}C_{s} = \frac{-1}{\ln\left(\frac{V_{T+} - E}{V_{T-} - E}\right)}$$

$$AN, E = 12V$$

$$C = 10 \cdot E$$

(VT--E) = = -7/6

U_c(t=T) = (Y--E)e-T/2 + E; B=R5.C5;

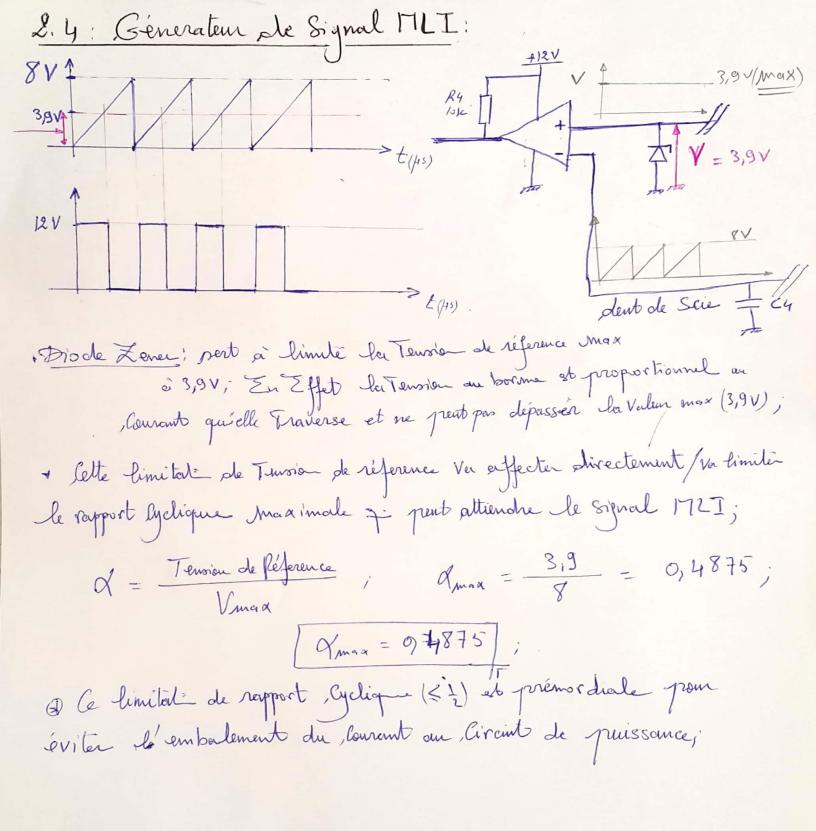
AN; JE=12V C=104F T=31,25 HS

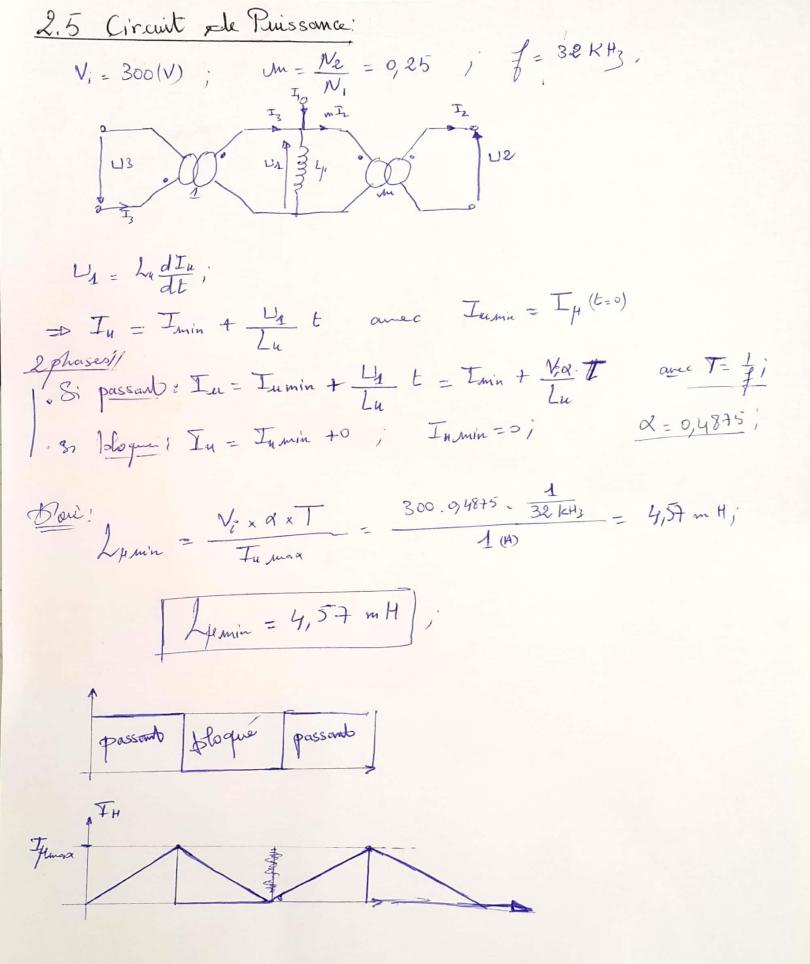
R5=7027 2 FK

2.2 Géneration de dent de Scie: + Le signal deut de saie est obtenu à travers le Condensateur C4; Co dernier et chargé par un courant sonstant à l'aide de la source du lourant snivalit $V_{EB} = Re \cdot T_{C4}$ $T_{C4} = \frac{V_{EB}Q_2}{R_6} = \frac{9.6}{820}$ $T_{C4} = 0.731 \text{ (mH)}$ $T_{C4} = 0.731 \text{ (mH)}$ au niveau du Londensateur Cy au a les relation Suivente: $l^2 = \frac{dq}{dt}$, $V = \frac{q}{c} = \frac{I \times T}{c} - \frac{I}{f \cdot c}$ Ci = Tey = 0,731 (m). = 2,855 (nF)

32,103 × 8(V) C4 = 3(nF). 2.3 Circuit, de Régulation de la Tension de Sortie: · l'ADP et fonctionne en Régime lineaire $\frac{1}{R^2} = \frac{1}{R}$ $\frac{1}{R^2} = \frac{1}{R}$ $\frac{1}{R^2} = \frac{1}{R}$ retoure sur Plentie inverseuse, E = V+-V--0 -0 [V+-V], $Vnij = \frac{R_2}{R_1 + R_2} \cdot V_{o}$ D4 (Zunn)
3,9(V) $V_0 = \left(1 + \frac{R_1}{R_2}\right) V_{ref}$

 $R_1 = \frac{(V_0 - V_{ref}) R_2}{V_{ref}} = \frac{(12 - 1.2) \cdot 1 R}{1.2} = 9 R_2,$ $R_1 = \frac{9 R_2}{V_{ref}}$





Chapitre 2

Simulation « PSpice »

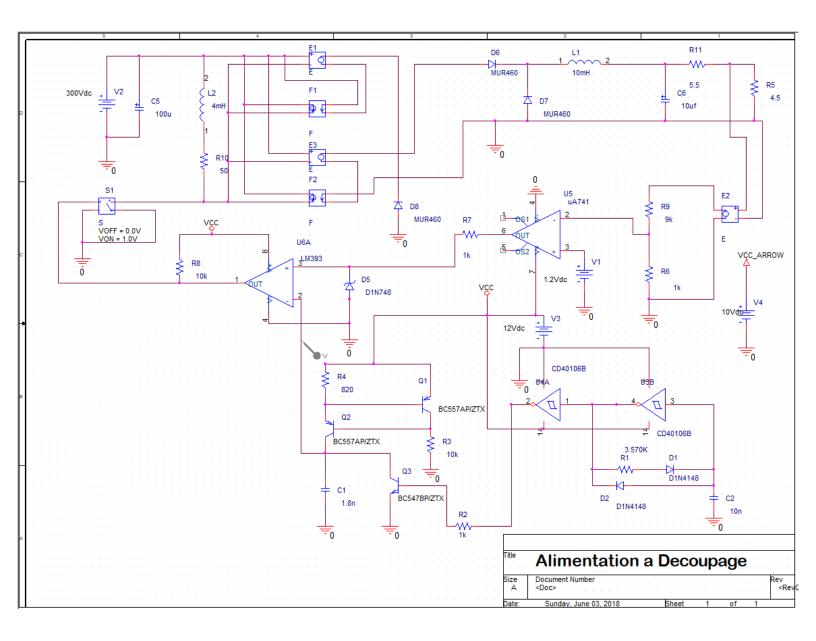


Schéma de l'ensemble

2.1 Générateur d'impulsion :

C'est un générateur composé des inverseurs à trigger de Schmitt qui permet la fixation de la fréquence de découpage.

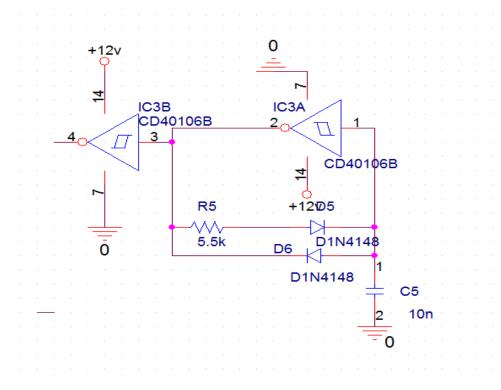
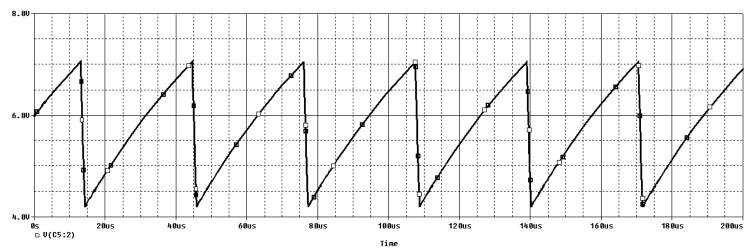
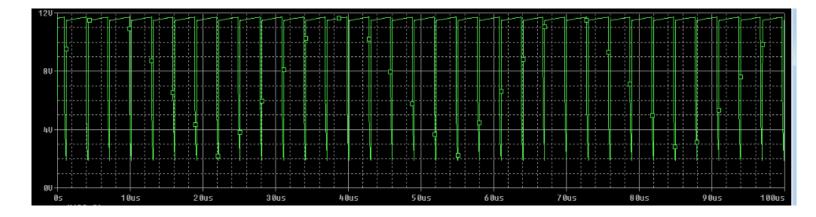


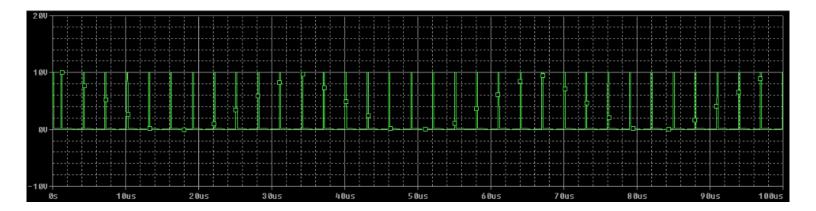
Schéma du générateur d'impulsion



Tension aux bornes du capacité C5



Sortie IC3A



Sortie IC3B

2.2 Générateur de dent de scie :

Le signal dent de de scie est obtenu à travers le condensateur C4, ce dernier est chargé par un courant constant à l'aide de la source de tension par les transistors Q2 et Q3 et déchargé instantanément par les impulsions de l'étage précèdent qui commute le transistor Q4.

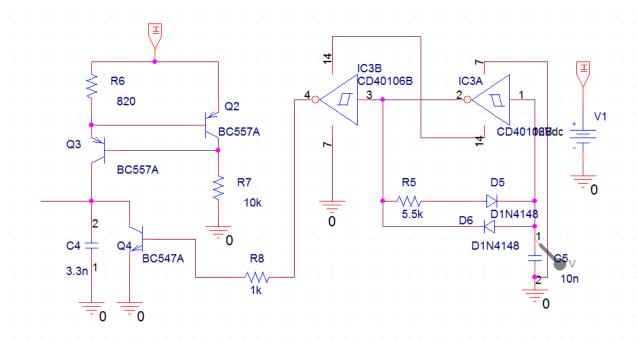
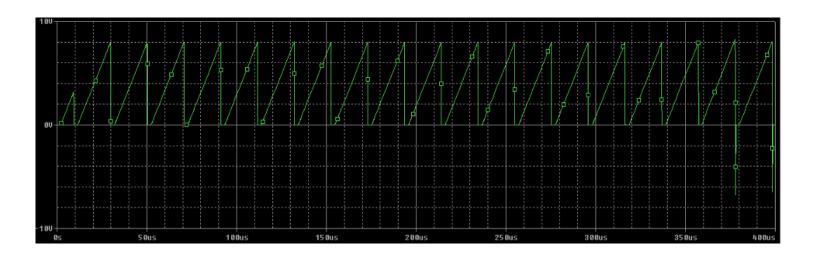


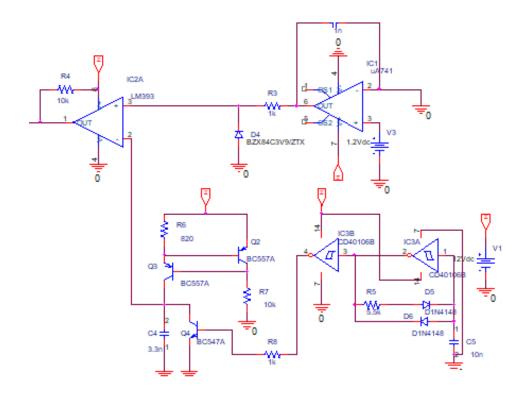
Schéma du générateur de dent de scie

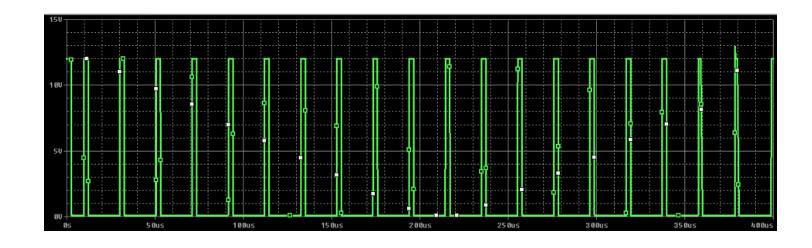


Visualisation aux bornes du Capacité C4

2.3 Générateur de signal MLI:

Au niveau de cet étage de système on compare la tension de référence au signal de dent de scie pour générer un signal de modulation à largeur d'impulsion Voici son schéma au niveau du montage :





Signal MLI a la sortie de IC2

2.5 Circuit de puissance

Ce circuit est donné par un convertisseur électrique continue /continue à structure Forward suivi d'un hacheur abaisseur

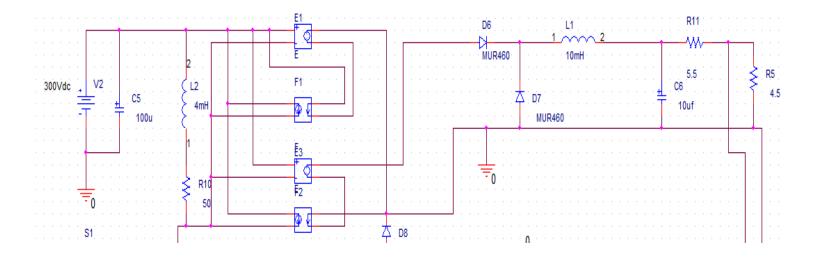
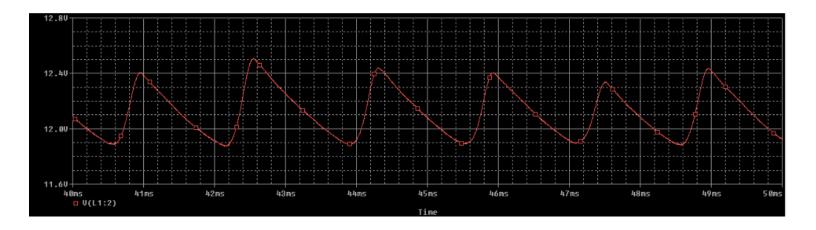


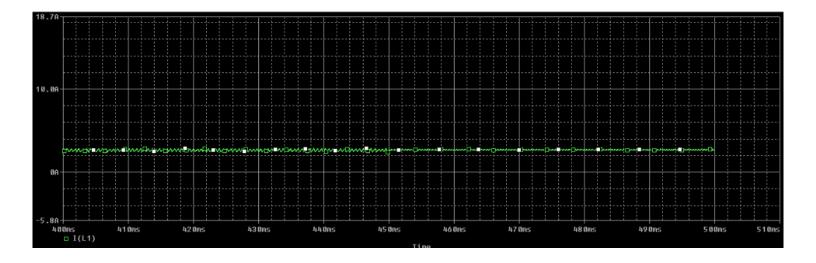
Schéma du circuit de puissance

L'aspect de Tension et de Courant a travers les diffèrent composant de l'étage de puissance

1- L'inductance L1



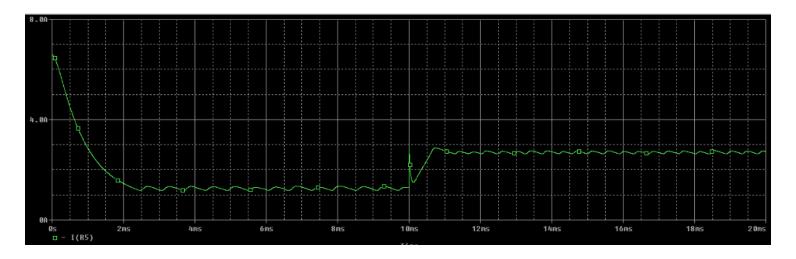
Forme de Tension dans Inductance L1



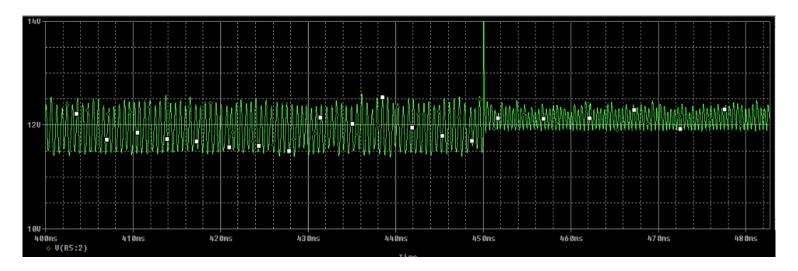
Forme de Courant dans Inductance L1

Au niveau de l'inductance L1, on trouve que le courant est bien laissé autour de la valeur 2.3A

2- <u>La Resistance de Sortie R5</u>



Forme de Courant dans la Resistance de sortie R5



Forme de Tension dans la Resistance de sortie R5

- ⇒ Au premier lieux la tension a la sortie du l'alimentation est légèrement oscillée autour de la valeur 12V,
- Après 450ms (le temps de repense de la boucle de retour/d'asservissement) la tension a la sortie garde une valeur moyenne égale a 12V + une très légère ondulation supérieure à cette valeur

Conclusion Générale

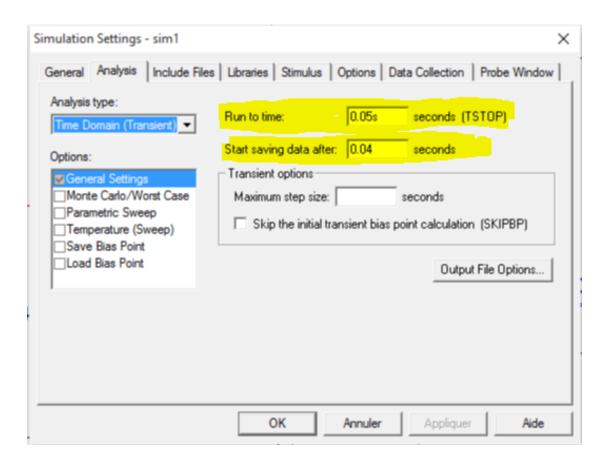
A travers les différentes simulations on vérifier bien les résultats prévus dans la partie préliminaire. Finalement, cette Alimentation a découpage nous permet d'obtenir une source de tension parfaitement régler de 12V (peux fixer autre valeur en changeant le Vref) avec un courant maximal de 3A, à partir d'une source de 300V avec une boucle D'auto régulation de la tension.

Now after the verification of the different parts of our switching power supplies, We can go safely throw the implementation phase ... to the next step To the PCB.

Remarque:

• Temps de simulation

Pour des raison inconnue la simulation se bloque toujours au premier temps dans le régime transitoire Pour éviter se blocage certain simulation sont commencer au-delà de cette phase par exemple on peut commencer la simulation a partie de 400ms jusqu'à 500ms.

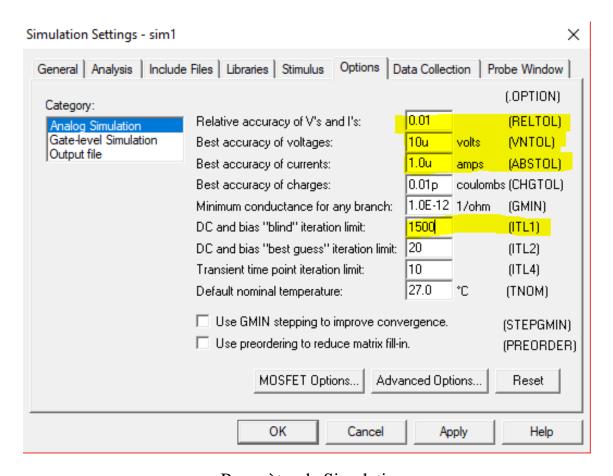


Set Run Time

• Paramètre de simulation

Aux cours de simulation plusieurs paramètre doit être changer pour que les chose passe d'une manière fluide Les principaux paramètres qu'il doit changer sont :

- RELTOL 0.001 → 0.01 - VNTOL 1.0u → 10uV - ITL1 150 → 1500 - ABSTOL 10pA → 10uA



Paramètre de Simulation