

# beaglebone

Arduino^10 + Mix de technos!

Laurent HUET SOFTEAM





### Plan

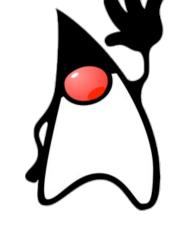


#### **¥** Généralités

- **\*** Hardware
- **¥** Software

#### **\*** Labs

- Entrées/Sorties numériques
- ★ Bus 1-wire avec GPIO
- ¥ Bus I2C
- ✓ Port série (UART)

















# Qui suis-je?









- **¥** Softeam depuis 2004
  - ★ Consultant / Formateur / Architecte JavaEE
  - ★ Responsable Technique Softeam Ouest
- **¥** Sema / SchlumbergerSema / Atos Origin 2000 à 2004
- **¥** S3EB (filiale Bouygues) − 1996 à 2000



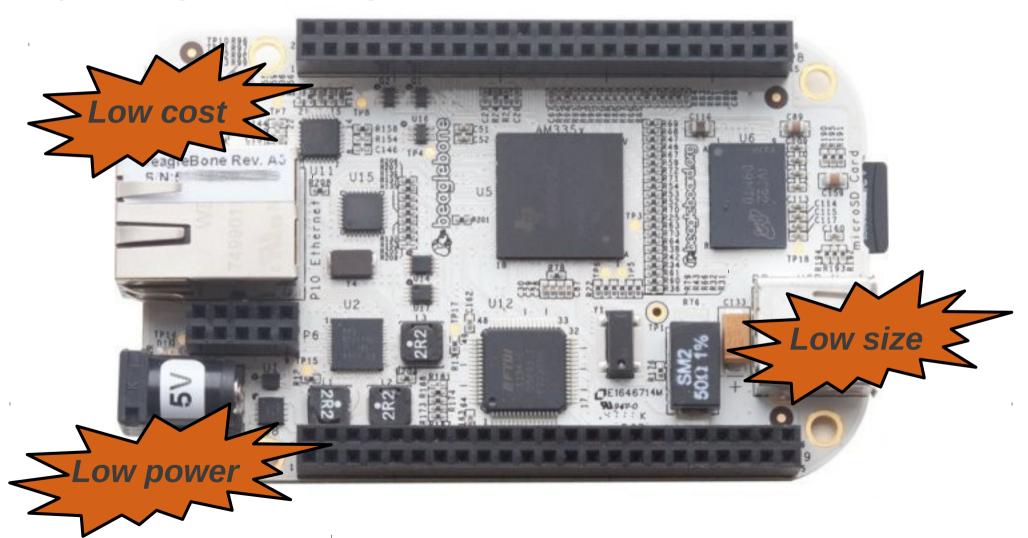
# beaglebone

- ★ C'est quoi ?
- ★ Ca sert à quoi ?

### Carte ARM « Open source hardware »



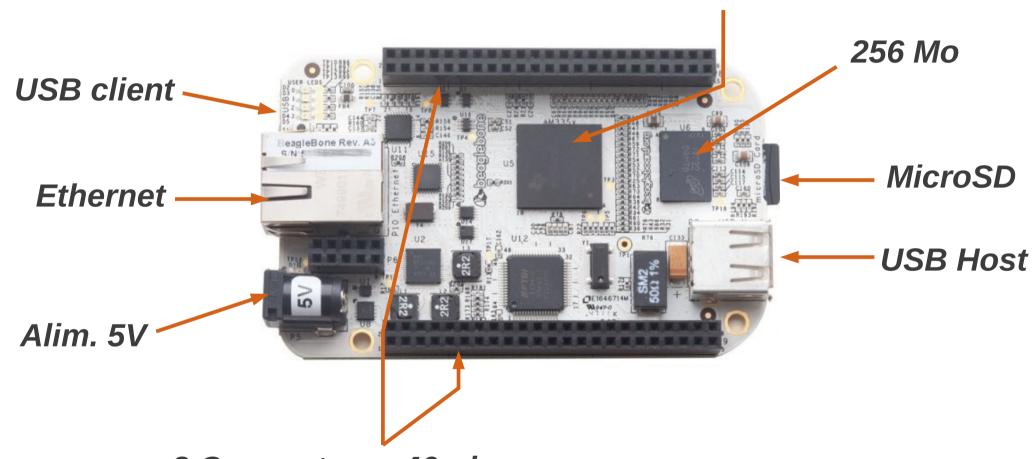
### http://beagleboard.org/bone



# Caractéristiques



### CPU ARM Cortex A8 @720MHz (TI AM335x)



2 Connecteurs 46-pin

Taille: 8.64cm x 5.33cm



### Cartes d'extension possible (capes)



**DVI** Cape



LCD Cape



Proto Cape



Liste de cartes d'extension maintenue par les créateurs de la beaglebone http://circuitco.com/support/index.php?title=BeagleBone\_Capes:



# Autres cartes ...

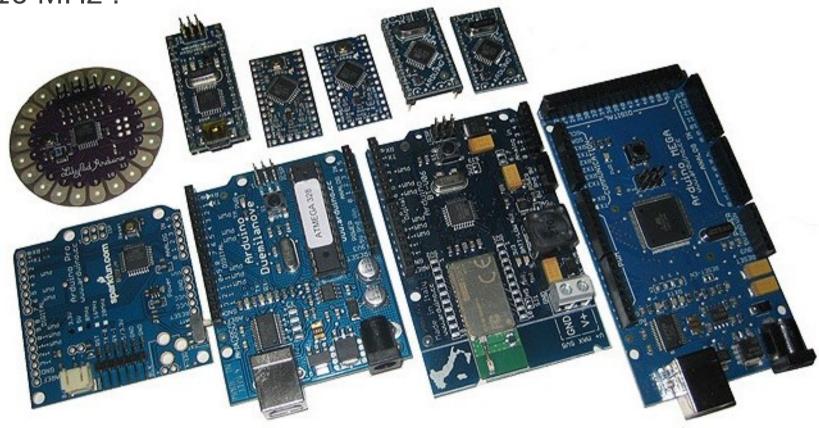


### Arduino(s) - http://arduino.cc/



#### **Microcontrolleurs**

- ✓ Programme limité (4ko à 128ko selon les versions)
- ✓ Pas d'OS Programme en "pseudo-C" en mémoire flash
- **~** 16 MHz!



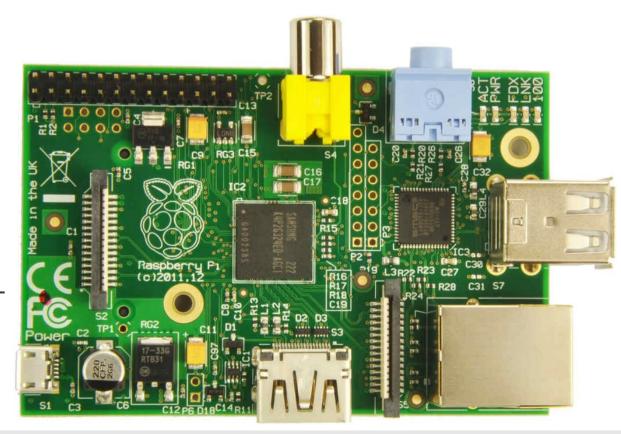


# Raspberry Pi - http://www.raspberrypi.org/



#### **¥** Carte « Low cost »

- ✓ CPU ARMv6 @700MHz 128 ou 256 Mo RAM
- **"Linux inside"**
- Connectique :
  - **¥** SD Card
  - ¥ HDMI + RCA Vidéo
  - ¥ Son (jack 3.5)
  - ¥ USB Host
  - ¥ Lan RJ45
  - ★ Connecteur 26-Pins
    - ¥ GPIO / I2C / SPI / UART





# A quoi sert une Beaglebone?



# Quoi faire avec la carte Beaglebone?



- **¥** Station météo
- **¥** Robotique
- ✓ OpenCV et OpenNI
  - Traitement de l'image en temps réel
  - \* Reconnaissance de la voix, mouvement, ...
- **\*** « Home Media Server »

=> Multitude de projets existants :

http://beagleboard.org/project

# OpenROV – http://openrov.com

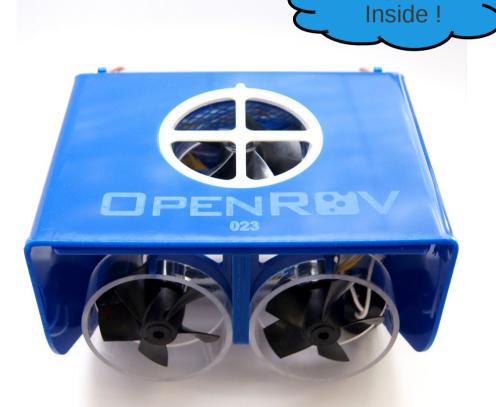


Beaglebone

**\*** « Open-source underwater robot for exploration and

education »





# Quels OS sont supportés ?





#### **¥** Linux

- \* Ångström http://www.angstrom-distribution.org
- ₩ Ubuntu / Debian https://wiki.ubuntu.com/ARM/OMAP
- \*



Android Jelly Bean - https://code.google.com/p/rowboat/



### Windows Embedded Compact 7

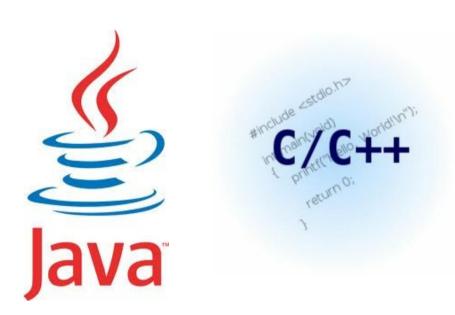
\* http://www.adeneo-embedded.com/

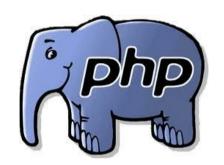
¥ Autres (BSD, ...)

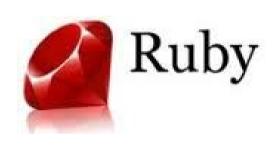
### Quel langage utiliser?



### ★ Celui qui vous convient!







JavaScript









# Partie Labs

★ Les mains dans le cambouis ;-)

### « Disclaimer »



### **\*** DANGER

- ★ Toujours vérifier les tensions!
- ✓ Destruction de la carte possible
- \* Tensions à respecter
  - ✓ GPIO: 3,3 V / AIN: 1,8 V Max
- **¥** Puissances à respecter



Current	Name	Р9			Name	Current
	GND	1		2	GND	
250mA	VDD_3V3EXP	3		4	VDD_3V3EXP	250mA
1000mA	VDD_5V	5		6	VDD_5V	1000mA
250mA	SYS_5V	7 8		8	SYS_5V	250mA
		:		:		
	GND	43		44	GND	
	GND	45		46	GND	

# OS choisi pour la partie Labs



### **★ Distribution Ångström**

- Avantages

  - ★ Facilité de prise en main
    - ★ Réseau via USB sans paramétrage
  - ✓ Noyau à jour
    - ¥ Patchs spécifiques beaglebone
    - ✓ Modules I2C / 1-Wire / SPI / ... par défaut
  - ¥ Fourni avec Cloud9 / nodeJS



# « Pin muxing » - kesako

★ Comment gérer la pénurie de connecteurs

# Beaucoup de fonctionnalités



- **¥ 66 entrées/sorties numériques (GPIO)**
- \*7 entrées analogiques (AIN)
- **¥** 5 ports série (UART)
- **¥2 ports I2C**
- **¥2** ports SPI
- **¥2 bus CAN**
- \* Autres fonctions (LCD, PWM, ...)

### Connectique limitée : Pas assez de Pins !



**★ 66 GPIO + 5 UARTs + 7 AIN + 2 ports I2C + 2 ports SPI** + 2 bus CAN + ... > 92 pins!

Solution: « Pin muxing »
Configuration logicielle des pins

# => Toutes les fonctions ne peuvent pas être utilisées en même temps

# « Pin Muxing » : Réponse à la pénurie !



- **¥1 Pin = plusieurs fonctions** 
  - ¥ Ex.: GPIO ou UART.Rx ou LCD\_datax ou ...
- **8** modes possibles (Cf. Manuel de référence)
  - ▼ Tableau des fonctions des Mode0 à Mode7 par Pin
- - ★ (pilotage d'un registre interne du CPU)



# Entrées/Sorties numériques

- **¥** Exemples

  - ✓ Détection d'un bouton

### Comment utiliser les GPIO ?



### ★ API du noyau

★ Code C / C++ (gpio.h)

### Utilisation d'un système de fichier virtuel (Sysfs)

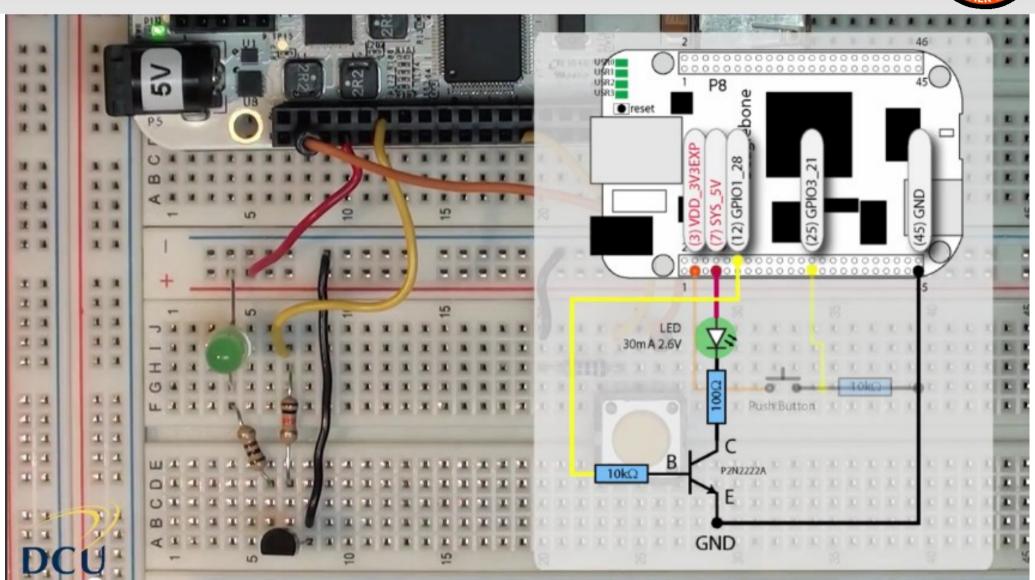
- ★ API = lecture/écriture de fichiers!
- **\*** Principes
  - ★ Activer le port GPIO
  - Configurer le port en input / output
  - ★ Lire (si input) ou écrire (si output) dans le fichier
  - ¥ Désactiver le port GPIO



# Montage 1 – Sortie numérique

# Montage utilisé – Sortie digitale





Source: http://www.youtube.com/user/DerekMolloyDCU

### Identification du pin



### **¥** Brochage du connecteur P9 (cf. Manuel)

Table 11. Expansion Header P9 Pinout

SIGNAL NAME	PIN	CONN		IN	PIN	SIGNAL NAME	
	GND	1		2	GND		
	VDD_3V3EXP	3		4	VDD_3V3EXP		
	VDD_5V	5		6	VDD_5V		
	SYS_5V	7		8	SYS_5V		
PWR_BUT*		9		10		SYS_RESETn	
UART4_RXD	T17	11		12	U18	GPIO1_28	
UART4_TXD	U17	13		14	U14	EHRPWM1A	

=> GPIO1\_28 sur Pin 12 / connecteur P9





# « Pin muxing »

★ Fonction GPIO pour le pin P9\_12

# Identification du fichier de configuration



Fichiers de configuration

/sys/kernel/debug/omap\_mux/\*

Convention: Nom du fichier = nom du Mode0

```
🙉 🖨 🗊 lhuet@lhuet-Laptop: ~
root@beaglebone:~# ls /sys/kernel/debug/omap_mux/
ain0
                   gpmc a4
                              gpmc_ad6
                                              lcd ac bias en
                                                              lcd_pclk
                                                                              mii1 rxd3
                                                                                            spi0 d0
                                                                              mii1 rxdv
                              gpmc ad7
                                              lcd data0
                                                              lcd_vsync
                                                                                            spi0 d1
ain1
                   gpmc a5
ain2
                                              lcd data1
                                                              mcasp0 aclkr
                                                                              mii1 rxerr
                                                                                            spi0 sclk
                   gpmc a6
                              gpmc ad8
                                              lcd data10
                                                              mcasp0 aclkx
                                                                              mii1 txclk
ain3
                   gpmc a7
                              gpmc_ad9
                                                                                            uart0 ctsn
                              gpmc_advn_ale lcd_data11
                                                              mcasp0 ahclkr
                                                                             mii1 txd0
ain4
                   gpmc a8
                                                                                            uart0_rtsn
                              gpmc ben0 cle lcd data12
                                                              mcasp0 ahclkx mii1 txd1
                                                                                            uart0 rxd
ain5
                   gpmc a9
                              gpmc ben1
                                              lcd data13
                                                              mcasp0 axr0
                                                                              mii1 txd2
                                                                                            uart0 txd
ain6
                   gpmc ad0
                              gpmc clk
                                              lcd data14
                                                                              mii1 txd3
                                                                                            uart1 ctsn
ain7
                   gpmc ad1
                                                              mcasp0 axr1
                                                                              mii1 txen
board
                   gpmc ad10
                              gpmc csn0
                                              lcd data15
                                                              mcasp0 fsr
                                                                                            uart1 rtsn
ecap0 in pwm0 out
                                              lcd data2
                                                                              mmc0 clk
                                                                                            uart1 rxd
                   gpmc ad11
                              gpmc csn1
                                                              mcasp0 fsx
                   gpmc ad12
                                              lcd data3
                                                              mdio clk
                                                                              mmc0 cmd
                                                                                            uart1 txd
                              gpmc csn2
emu0
                                                                                            usb0 drvvbus
                                              lcd data4
                                                              mdio data
emu1
                   gpmc ad13
                              gpmc csn3
                                                                              mmc0 dat0
                                                                                            usb1 drvvbus
                              gpmc_oen_ren
                                              lcd data5
                                                              mii1 col
                                                                              mmc0 dat1
                   gpmc ad14
gpmc a0
gpmc_a1
                   gpmc ad15
                              gpmc wait0
                                              lcd data6
                                                              mii1 crs
                                                                              mmc0 dat2
                                                                                            vrefn
                                              lcd data7
                                                              mii1 rxclk
gpmc a10
                   gpmc ad2
                              gpmc wen
                                                                              mmc0 dat3
                                                                                            vrefp
                                              lcd data8
                                                              mii1 rxd0
                                                                              rmii1 refclk
                                                                                            xdma event intr0
                   gpmc ad3
gpmc_a11
                              gpmc wpn
                                              lcd data9
                                                              mii1 rxd1
                                                                              spi0 cs0
                                                                                            xdma event intr1
gpmc a2
                   gpmc ad4
                              i2c0 scl
                                              lcd hsync
                                                              mii1 rxd2
gpmc a3
                   gpmc ad5
                              i2c0 sda
                                                                              spi0 cs1
root@beaglebone:~#
```

# Identification du fichier de configuration



### **¥** Fichier de configuration pour P9\_12

/sys/kernel/debug/omap\_mux/gpmc\_ben1

Table 12. P9 Mux Options Modes 0-3

PIN	PROC	SIGNAL NAME	MODEO	MODE1	MODE2	MODE3
1		GND				
2		GND				
3		DC_3.3V				
11	T17	UART4_RXD	gpmc_wait0	mii2_crs	gpmc_csn4	rmii2_crs_dv
12	U18	GPIO1_28	gpmc_be1n	mii2_col	gpmc_csn6	mmc2_dat3
13	U17	UART4_TXD	gpmc_wpn	mii2_rxerr	gpmc_csn5	rmii2_rxerr

### Contenu du fichier de configuration



### **★ Contenu du fichier gpmc\_ben1 => gpio1[28] = Mode7**

Table 13. P9 Mux Options Modes 4-7

PIN	PROC	SIGNAL NAME	MODE4	MODE5	MODE6	MODE7
1		GND				
2		GND				
3		DC_3.3V				
		_		-		
11	T17	UART4_RXD	mmc1_sdcd		uart4_rxd_mux2	gpio0[30]
12	U18	GPIO1_28	gpmc_dir		mcasp0_aclkr_mux3	gpio1[28]

### Configuration du pin



#### **Ecriture** du mode dans le fichier



# Utilisation de l'API Sysfs

✓ Il est temps d'allumer la lumière!

### Export/Activation du port GPIO (sysfs)



- ✓ Nom : gpio1[28]
  - $*1 = N^{\circ}$  de "bank"
  - ¥ 28 = N° Pin
- - **★** Gpio1[28] => (32 \* 1) + 28 = **60**
- **Export** 
  - - => Mise à dispo du répertoire : /sys/class/gpio/gpio60

### Utilisation du port GPIO



\*\* Configuration en sortie : fichier direction
echo out > /sys/class/gpio/gpio60/direction

- \*Fichier value pour activer la sortie
  - **\*** Activation

echo 1 > /sys/class/gpio/gpio60/value

**¥** Désactivation

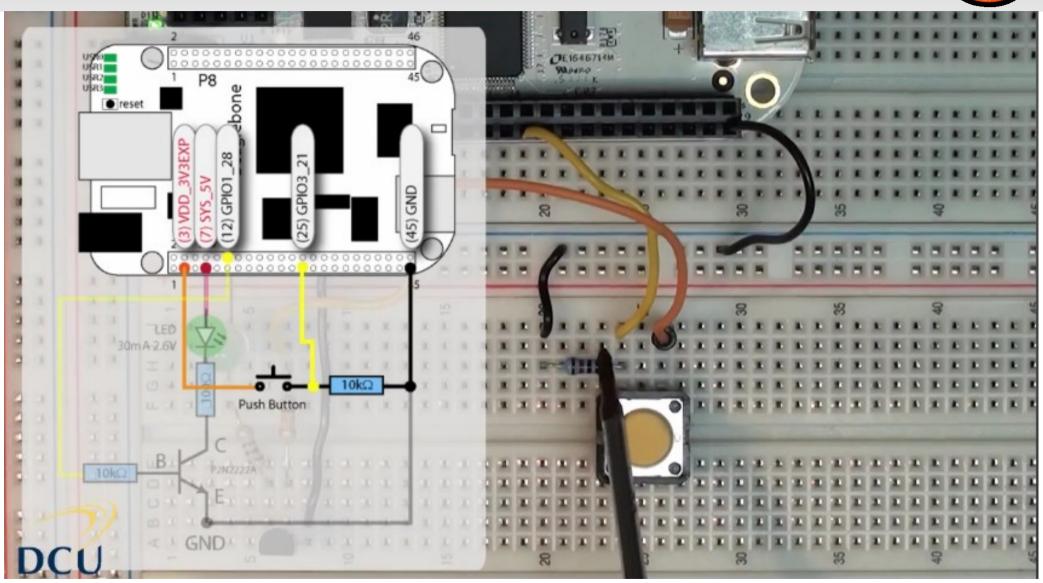
echo 0 > /sys/class/gpio/gpio60/value



# Montage 2 – Entrée numérique

## Montage utilisé - Entrée digitale





Source: http://www.youtube.com/user/DerekMolloyDCU



# « Pin muxing »

★ Fonction GPIO en entrée pour le pin P9\_25



## Identification du mode à activer



## # Pin P9\_25 : Nom du fichier (Mode0) : mcasp0 ahclkx

			Mode 0	Mode 1	Mode 2	Mode 3	
25	A14	GPIO3_21	mcasp0_ahclkx	eQEP0_strobe	mcasp0_axr3	mcasp1_axr1	

#### **¥** Gpio3[21] => Mode7

			Mode 4	Mode 5	Mode 6	Mode 7
	+ -	<del>-</del> -				31 1
25	A14	GPIO3_21	EMU4_mux2			gpio3[21]

## Petite subtilité ...



Chaîne hexadécimale particulière pour le mode Input

Bit	5	4	3	2	1	0
Set (1)	Input	Pull Up	Pull Enabled		4odo	
Clear (0)	Output	Pull Down	Pull disabled	Mode		е

**¥** Bit 5 « enabled » pour le mode Input

$$=> 0010 0111 = 0 \times 27$$

**★ Configuration GPIO3\_21** 

echo 27 > /sys/kernel/debug/omap\_mux/mcasp0\_ahclkx



# Utilisation de l'API Sysfs

## Utilisation du port GPIO3\_21



#### **\*** Activation

## **★** Configuration en input

echo in > /sys/class/gpio/gpio117/direction

**¥** Lecture de l'état

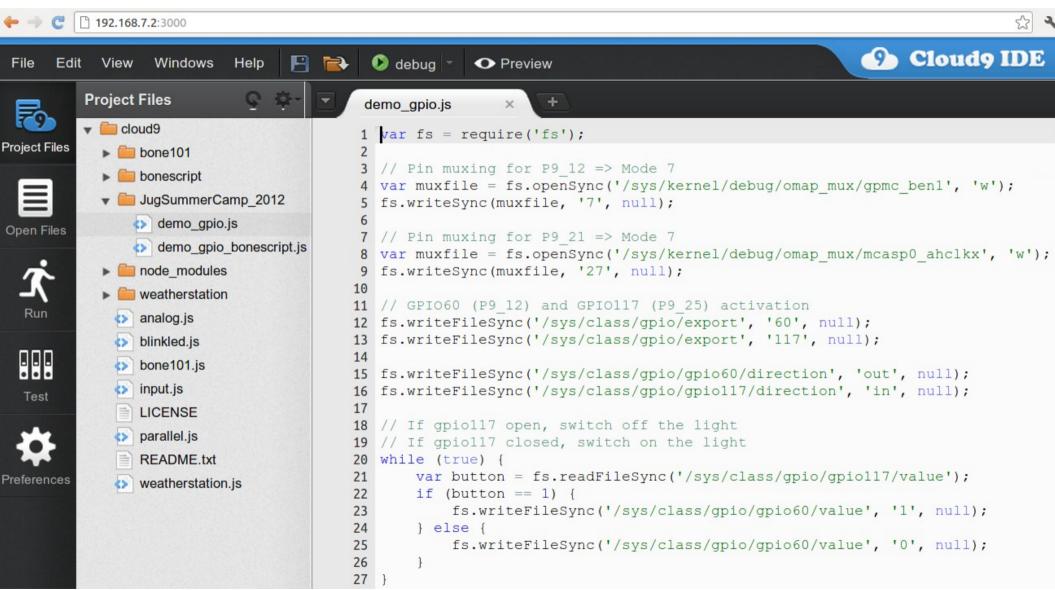
cat /sys/class/gpio/gpio117/value

Désactivation

echo 117 > /sys/class/gpio/unexport

## Node.js / Cloud 9





## NodeJS avec librairie « bonescript »



```
demo_gpio_bones... ×
  var bb = require('../bonescript');
  var ledPin = bone.P9 12;
  var buttonPin = bone.P9 25;
5
  setup = function() {
       pinMode(ledPin, OUTPUT);
       pinMode(buttonPin, INPUT);
8
   };
10
   loop = function() {
11
12
       var buttonState = digitalRead(buttonPin);
13
       if (buttonState==1) {
14
15
           digitalWrite(ledPin, HIGH);
       } else {
16
17
           digitalWrite(ledPin, LOW);
18
19 };
20
21 bb.run();
```

## Exemple avec Python



Librairie utilisée: https://github.com/alexanderhiam/PyBBIO

```
from bbio import *
buttonPin=GPI03 21
ledPin=GPI01 28
def setup():
   pinMode(ledPin, OUTPUT)
   pinMode(buttonPin, INPUT)
   digitalWrite(ledPin, LOW)
def loop():
   if digitalRead(buttonPin)==1:
           digitalWrite(ledPin, HIGH)
   else:
           digitalWrite(ledPin, LOW)
run(setup, loop)
```



## Montage 3 - Bus 1-wire

¥ Est-ce qu'il fait chaud à La Rochelle ?

#### Bus 1-wire



#### ¥1 fil « data »

- \* Alimentation 3 à 5V généralement utilisé
- ★ Longueur max : 20 m (environ)

#### **¥** Plusieurs composants sur un bus

▼ Topologie : Etoiles / Série / Parallèle

#### Capteurs divers

- ★ Température (DS18B20)
- Compteur d'impulsion (DS2423)
- ✓ Intérupteur / Détecteur d'état (DS2405)

\*

## 1-wire sous Linux: module w1-gpio



## **¥** Module w1-gpio intégré

- ★ Inclus et configuré dans la distribution Ångström
- ✓ Scanne le bus (autoprobe)

## **¥** Quel pin utiliser?

```
# dmesg | grep w1
[ 0.229369] w1-gpio connected to P8_6
```

#### => Connecteur P8 - Pin 6

## Capteur de température



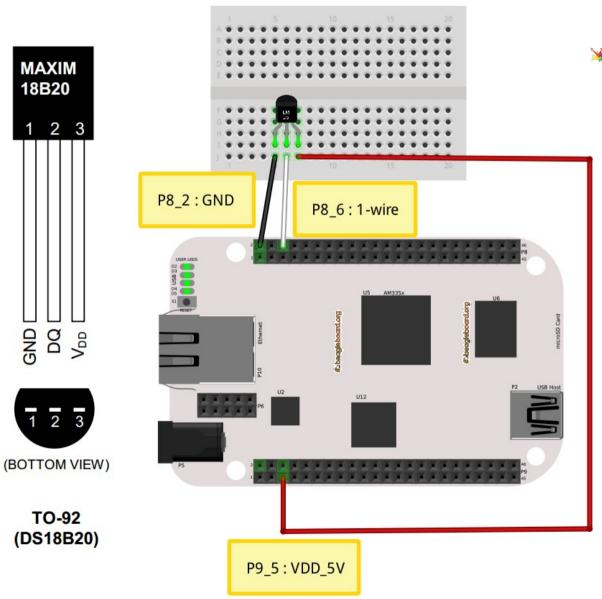
## **★ DS18B20 : plusieurs formats**





## Mise en œuvre d'un DS18B20





#### **₩ Cablage**

- ✓ Data sur P8\_6
- **★ GND / 5V sur P8\_2 / P9\_5**

## Lecture d'une température



- **▼ Détection automatique des composants sur le bus** 
  - ★ Répertoire /sys/bus/w1/devices mis à jour

```
root@beaglebone:/sys/bus/w1/devices# ls
28-000003a5aacc w1_bus_master1
```



Nouveau répertoire pour le capteur DS18B20

- Lecture du fichier w1\_slave

```
# cat 28-000003a5aacc/w1_slave
55 01 4b 46 7f ff 0b 10 d0 : crc=d0 YES
55 01 4b 46 7f ff 0b 10 d0 t=21312
```

## Lecture de la température en Groovy



LectureTemperature.groovy



# Entrée analogique

★ Exemple : Capteur de température

## 7 entrées analogies

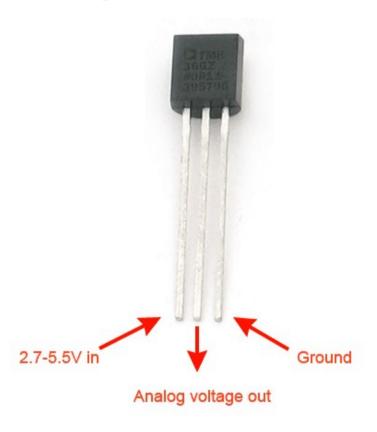


- ★ Tension max : 1,8V !
- \* Pas de « pin muxing » pour les entrées analogiques
- **Fichiers virtuels** 
  - /sys/devices/platform/tsc/ain\*
    ou /sys/devices/platform/omap/tsc/ain\*
    (dépend de la version de l'OS)

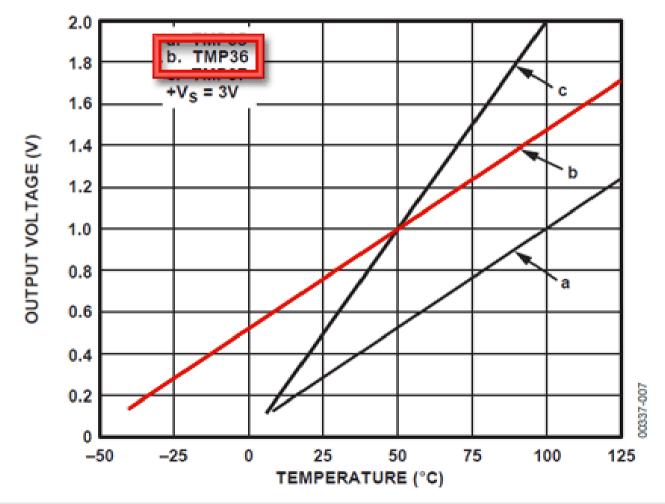
## Capteur de température analogique



#### **¥** Capteur TMP36

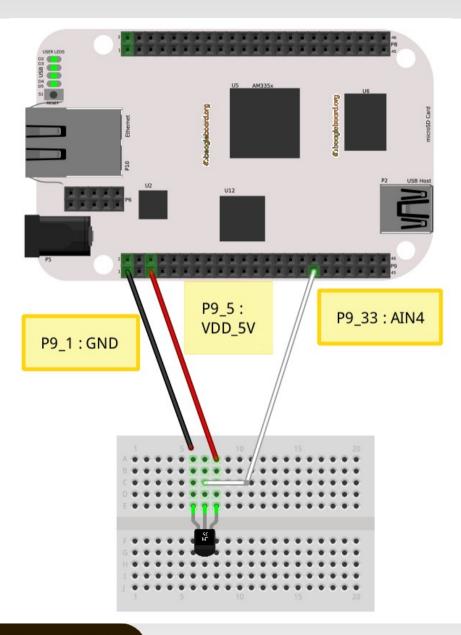


## $T \, ^{\circ}C = [(Vout \, en \, mV) - 500] / 10$



## Montage





#### **\*** Cablage

- ★ Vout sur P9\_33 (AIN4)
- **★ GND / 5V sur P9\_1 / P9\_5**

## Lecture de la température



- ★ Fichiers ain1 à ain7 pour les pin AIN0 à AIN6
- **AIN4** dans notre cas:

```
# cat /sys/devices/platform/omap/tsc/ain5
1660
```

- **★** Tension = (1660 / 4096) \* 1,8 V = 729,49 mV
- **Température** = (729,49 500) / 10 = 22,95 °



## Bus I2C

★ L'anticyclone est-il loin de La Rochelle ?

## Présentation I2C



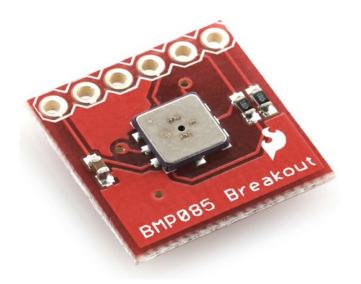
- - ★ Initié par Philips
- ✓ Bus série à 3 fils
  - ¥ Signal de données − SDA
  - ¥ Signal d'horloge − SCL
  - **\*** Masse
- **¥** Plusieurs composants sur un bus
  - \* Adresse pour chaque composant

## Capteur de pression I2C



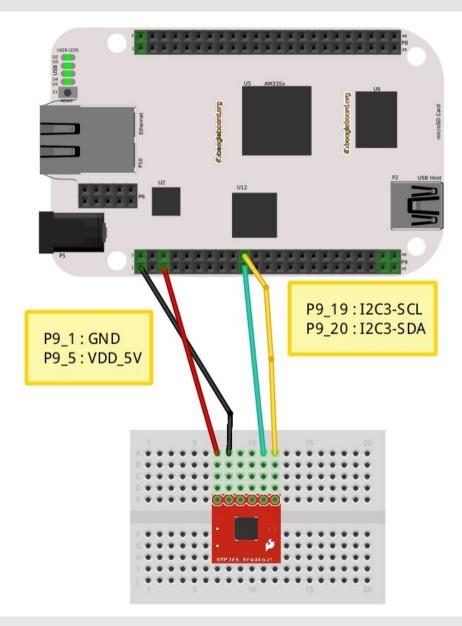
#### **₩ BMP085**

- \* Pression atmosphérique
- **★** Température



## Montage







## Installation et détection du capteur



« Pin muxing » correct par défaut (P9\_19 et P9\_20)

#### Détection du capteur

- ★ Commande i2cdetect
- ¥ Si tout est ok, l'adresse 77 est présente (celle du BMP085)

#### **Utilisation**



echo bmp085 0x77 > /sys/class/i2c-adapter/i2c-3/new\_device

\* Lecture de la pression et de la température

```
# cat /sys/bus/i2c/drivers/bmp085/3-0077/pressure0_input
100211
# cat /sys/bus/i2c/drivers/bmp085/3-0077/temp0_input
230
```

★ Résultat : 1002 hPa et 23 °C



# Mashup party!

## Quelle JVM pour ARM?



#### ✓ OpenJDK 6 & 7

#### **¥** Java SE Embedded 6

- ★ Conditions d'utilisation spécifiques à l'embarqué (royalties ?)
- **¥** JRE uniquement
  - ★ Limitations: pas de JSF, pas de Play 2, ...

#### **¥** Java SE 7 Update 6

- ¥ Sortie le 14/08
- Version SFP uniquement (Soft Floating Point)
  - ★ Version HFP (Hard Floating Point) dans la Roadmap

#### Mix de technos



#### Applatications possibles

- - ¥ Ex: Teleinfo EDF
- \* Application Web "classique" multi-devices
- Limite: Votre imagination

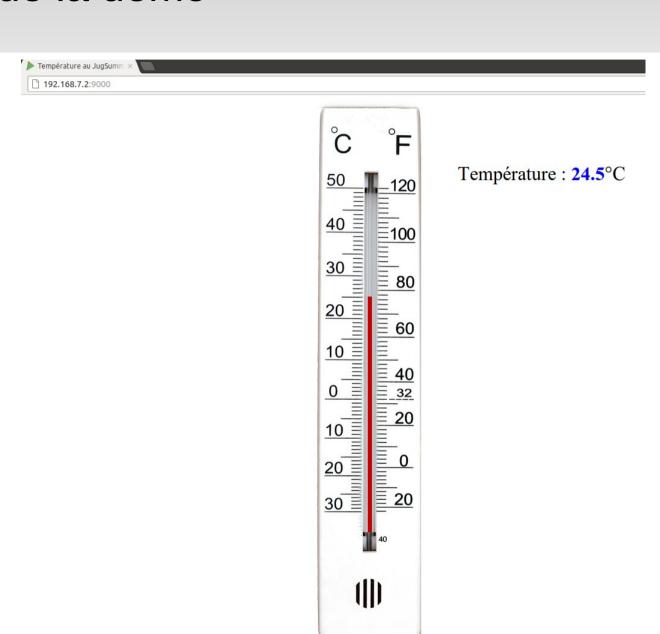
# Démo avec *play!*

Une partie du code provient de : https://github.com/rheh/HTML5-canvas-projects



## Plan B de la démo





## Installation domotique de l'amateur Java



- Contrôleur : Beaglebone
  - **Capteurs**

  - Monitoring des consommations
  - \*
- **¥** IHM supervision-pilotage : Web et Android
  - **¥** HTML5
  - Application native pour Smartphone / Tablette
- … et une petite dose de Cloud pour les amateurs!



# Questions?



All text and image content in this document is licensed under the Creative Commons Attribution-Share Alike 3.0 License (unless otherwise specified).



