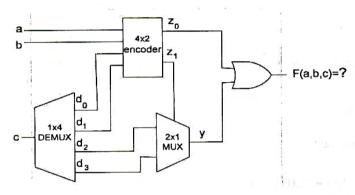
## SAYISAL DEVRE TASARIMI FİNAL SINAVI

Sau Müh. Fak. Elk-elktr-Müh. Böl 28 Aralık 2009

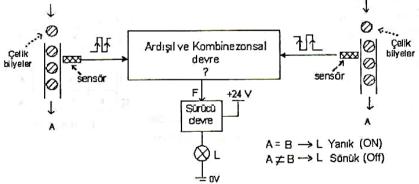
- S-1) a)  $f(a,b,c,d) = a.\overline{b} + a.b.d + \overline{c}.\overline{d} + a.c.d$  fonksiyonuna ilişkin karnaugh haritasını birinci kanonik açınıma göre doldurunuz.
- b) Yandaki karnaugh haritasınnı ikinci kanonik açınıma göre indirgeyerek, tek tip kapı elemanları ile gerçekleştiriniz.

c d b				
۵	0		X.	x
	0	0	0	0
	0	0	X	
	0	0		х

S-2 Aşağıdaki lojik devrede F(a,b,c) fonksiyonunu bağımsız a, b, c giriş değişkenleri cinsinden hesaplayınız.



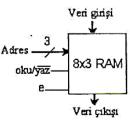
S-3) Aşağıdaki düzenekte çelik bilyeler 8'er li gruplar halinde A ve B yönlerinde farklı hızlarda yuvarlanmaktadır. Söz konusu bilyeler endüktif sensörler ile sayılmaktadır. A ve B yönünde sayılan topların sayısı birbirine eşit ise L lambası yanacaktır. Eşit değil ise sönecektir. Gerekli Ardışıl ve kombinezonsal devreyi tasarlayınız. (Tasarımda FF sembolü, özel kombinezonsal devre sembolü ve temel kapı devrelerini kullanınız.



- S-4) a) Yandaki 8x3 RAM bellek mimarisini saklama hücrelerini kullanarak çiziniz.
  - b) Assosiyatif bellek ile diğer bellek türleri arasında ne gark
  - c) RAM bellek türlerini yazarak karşılaştırınız

Not: -Süre 100 dakika

- Sorular eşit puanlıdır.



Başarılar