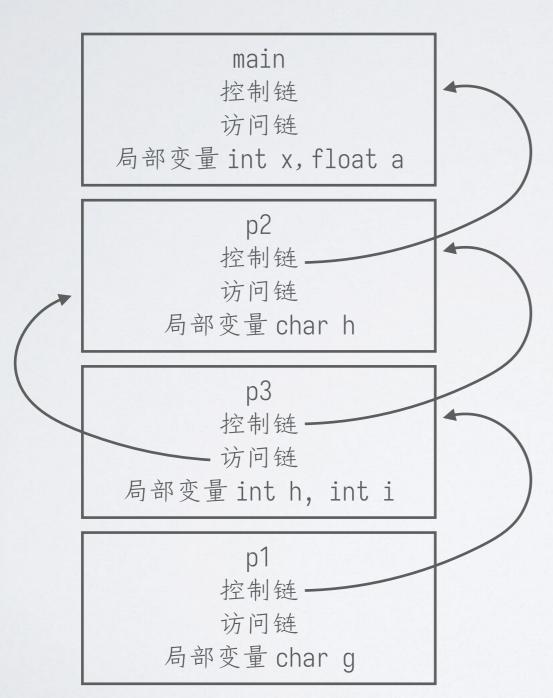


#### ● 1. 画活动记录:



```
void p1() {
  char g;
void p2() {
 char h;
 void p3() {
    int h, i;
    p1();
 p3();
void main() {
 int x; float a;
  p2();
```



#### ● 2. 回答以下问题:

❖ 从 A 指向 B 的指针被删除, 堆中对象的引用计数 会发生哪些变化?

B的计数从1到0,从而被删除;D的计数从1到0,从而被删除;G的计数从2到1;E的计数从2到1

❖ 从 X 指向 A 的指针被删除, 堆中对象的引用计数 会发生哪些变化?

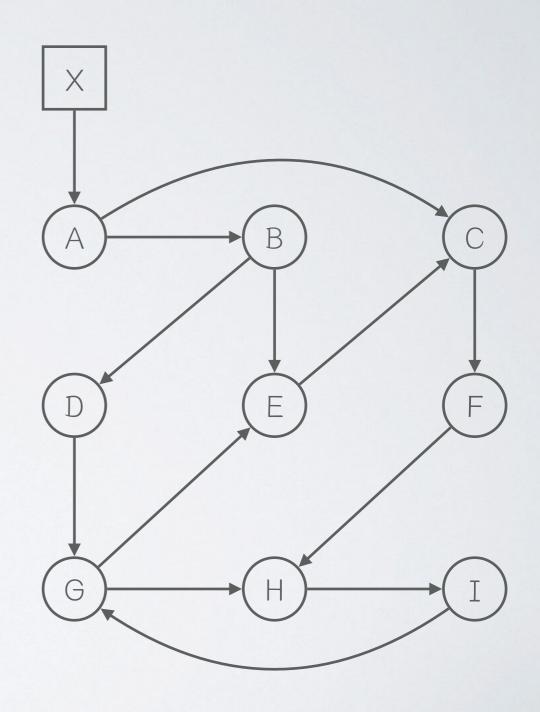
A的计数从1到0,从而被删除;B、D、G、E的变化如上一小问;C的计数从2到1

❖ 从 A 指向 B 的指针被删除,标记-清扫回收会如何 进行标记和清扫?

标记A、C、F、H、I、G、E为可达对象,清扫掉B、D

◆ 从 A 指向 C 的指针被删除,标记-清扫回收会如何 进行标记和清扫?

标记A、B、D、E、G、C、F、H、I为可达对象, 无对象被清扫





- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ❖ 为其生成三地址代码。

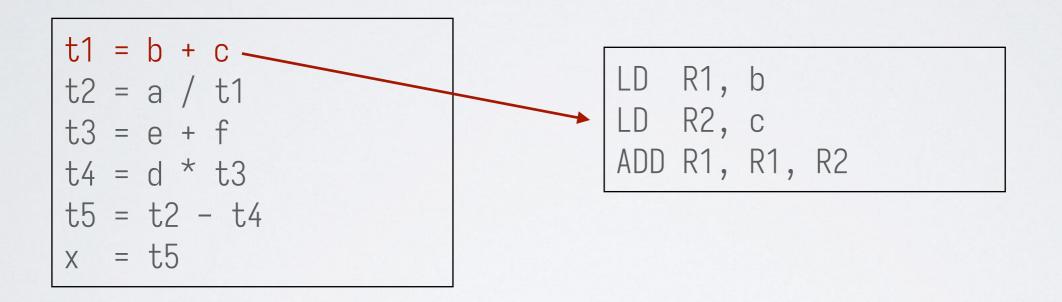


- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ❖ 把上面的三地址代码转换为课上使用的目标机器代码。假设可以使用任意多个寄存器。

```
LD R1, b
LD R2, c
ADD R3, R1, R2
LD R4, a
DIV R5, R4, R3
LD R6, e
LD R7, f
ADD R8, R6, R7
LD R9, d
MUL R10, R9, R8
SUB R11, R5, R10
ST x, R11
```



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。

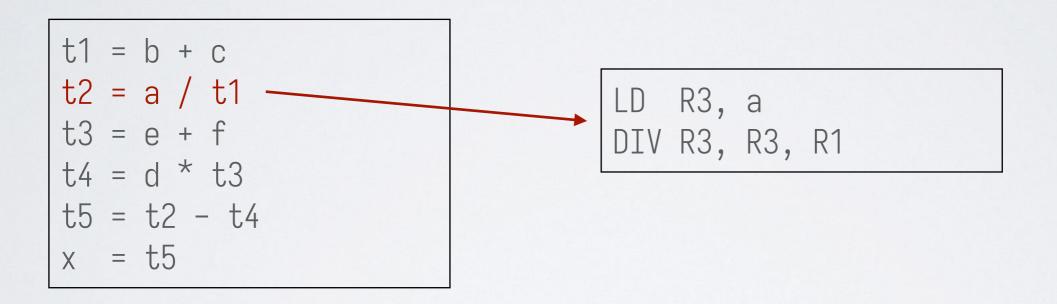


R1	R2	R3
t1	С	

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	c,R2	d	е	f	X	R1				



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。

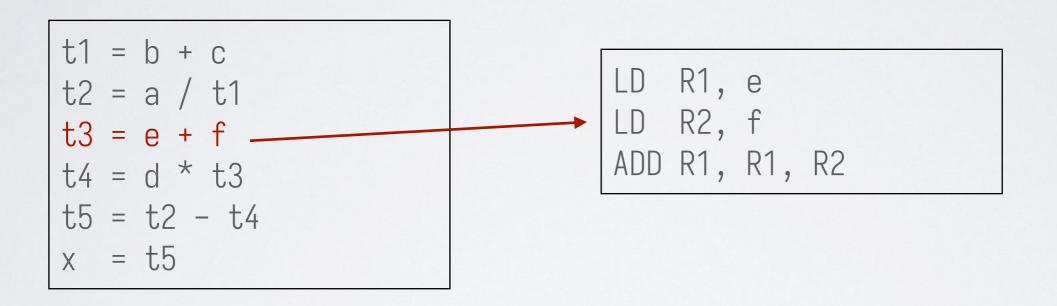


R1	R2	R3
t1	С	t2

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	c,R2	d	е	f	X	R1	R3			



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。



R1	R2	R3
t3	f	t2

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	С	d	е	f,R2	X		R3	R1		



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。

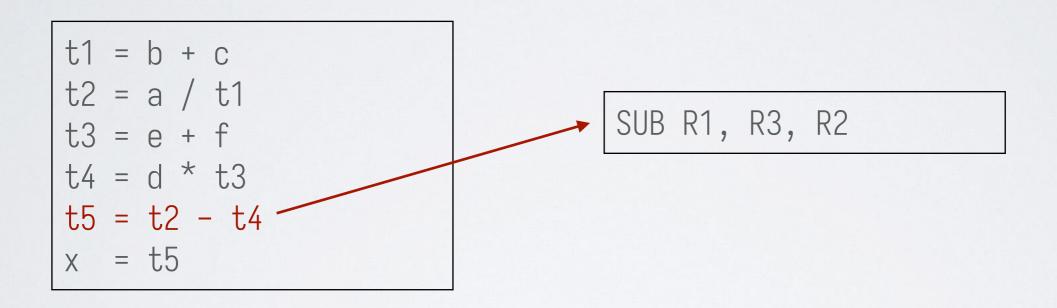


R1	R2	R3
t3	t4	t2

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	С	d	е	f	X		R3	R1	R2	



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。

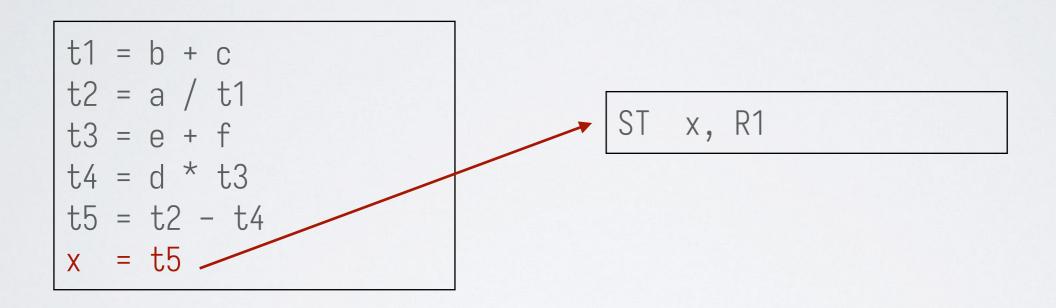


R1	R2	R3
t5	t4	t2

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	С	d	е	f	X		R3		R2	R1



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ◆ 重复上一小题,但假设有三个可用寄存器。给出每条三地址语句转换 后的寄存器和地址描述符。



R1	R2	R3
t5,x	t4	t2

а	b	С	d	е	f	Х	t1	t2	t3	t4	t5
а	b	С	d	е	f	x,R1		R3		R2	R1



- 3. 考虑语句 x = a/(b+c) d\*(e+f); 变量都是 int型。
  - ❖ 重复上一小题,但假设有两个可用寄存器。给出目标机器代码即可。

```
LD R1, b
LD R2, c
ADD R1, R1, R2
LD R2, a
DIV R2, R2, R1
ST x, R2
LD R1, e
LD R2, f
ADD R1, R1, R2
LD R2, d
MUL R2, R2, R1
LD R1, x
SUB R1, R1, R2
ST x, R1
```