SM						SM						SM							
L1 cache						L1 cache							L1 cache						
Shared memory						Shared memory							Shared memory						
Register file						Register file						Ī	Register file						
Warp scheduler						Warp scheduler						Ī	Warp scheduler						
ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU		ALU	ALU	ALU	ALU	ALU	ALU	
ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU		ALU	ALU	ALU	ALU	ALU	ALU	
ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU	ALU		ALU	ALU	ALU	ALU	ALU	ALU	
L2 cache																			
	DRAM																		