



INF1600 - Architecture des micro-ordinateurs

Travail pratique 2
Programmation en assembleur x86

Département de Génie Informatique et Génie Logiciel
Polytechnique Montréal
Automne 2025

Introduction

Ce travail pratique a pour but de vous familiariser avec les instructions d'assembleur x86 IA-32 selon la syntaxe AT&T. Vous aurez à manipuler des chaînes de caractères, effectuer des calculs arithmétiques et pratiquer les branchements. Les problèmes considérés traitent l'adressage de la mémoire, les instructions arithmétiques de division et multiplication.

Ces exercices devront être rédigés en assembleur x86. [Suivre le guide suivant](#) pour faire vos premiers pas avec l'assembleur x86.

Modalité de remise:

Remettre une archive `.zip` contenant les 4 exercices complétés en exécutant la commande suivante :

```
make remise
```

dans le dossier racine du TP pour générer :

INF1600_remise_TP2.zip

Date de remise pour tous les groupes : mercredi 8 octobre 2025, 23:59

Directives particulières :

- L'énoncé de chaque exercice est en format `.md` dans chaque sous répertoire.
- Un **gabarit** de code pour chaque exercice vous est fourni pour démarrer l'exercice.
- Il suffit de faire `make` pour compiler et `make run` pour compiler et exécuter le programme dans sous répertoire
- Un **exercice qui ne compile pas entraine la note 0** pour celui-ci. Aucun point partiel ne sera attribué pour un code qui ne compile pas.
- La **première ligne de votre code devrait contenir l'ID** de la question. Par exemple :

```
# 47ffe27e-3765-4024-9c85-1fac1395893e
.data
<Vos variables ici>
.text
<Votre code ici>
```