

PROYECTOS-VHDL



Presentado por:

Brayan Stiven Peralta Salazar

100617011878

Presentado a:

Carlos Hernan Tobar Arteaga

UNIVERSIDAD DEL CAUCA

FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES

DEPARTAMENTO DE TELECOMUNICACIONES

Popayán – 2023

Resumen

En este trabajo realizado en la asignatura circuitos analógicos 2, se pudo apreciar claramente las aplicaciones de los lenguajes de programación los cuales son un gran avance y han sido el pie del desarrollo informático e ingenieril, en este caso se pudo de apreciar de varias maneras el uso que le podemos dar a el VHDL y sus distintas aplicaciones en los ámbitos digitales.

Para poder realizar este trabajo nos encontramos con distintos tipos de conocimientos y herramientas las cuales fueron utilizadas para poder cumplir los objetivos previstos, en cuyo caso se utilizó la herramienta Quartus para la realización de dicho trabajo, con la guía y ayuda del profesor, el cual de manera concisa y clara explicó cada punto y aspecto para poder realizar punto a punto los proyectos.

En este caso, por ejemplo, en el Proyecto_1 se hizo la implementación de las herramientas y conocimientos para realizar compuertas lógicas las cuales pudieron ser comprobadas de distintas formas incluyendo en algunas más complejas, en ciertos casos teniendo algunas dudas las cuales con trabajo de investigación y consultas con el docente fueron resueltas, para así lograr la realización de este trabajo.

De la misma manera, se pudo abordar el Proyecto_2 el cual tenía configuraciones más complejas como, sumador, restador entre otras, las cuales tuvieron un poco de grado de complejidad y dificultad, pero se pudo abordar de la mejor manera.

En cuyo caso podemos decir que este trabajo nos ayudo a encontrar distintas formas de solucionar problemas a bases de código y funciones, de la misma manera mayor entendimiento del VHDL y sus funcionalidades y aplicaciones.