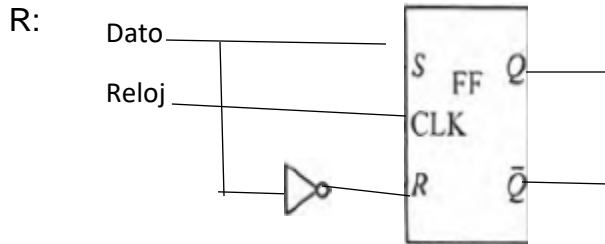


PROBLEMAS de flip-flop para resolver.

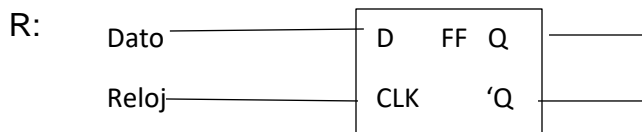
1.- ¿Qué otros dos nombres recibe el flip-flop *D*?

R: Flip-flop de retardo, Flip-flop de datos

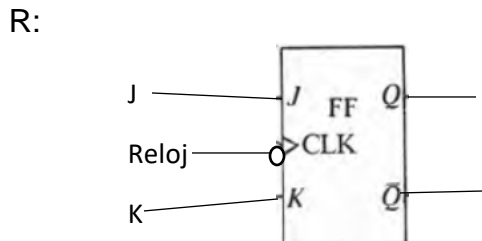
2.- Dibujar un diagrama lógico para un flip-flop *RS* síncrono y un inversor conectados como flip-flop *D*.



3.- Dibujar el símbolo lógico de un flip-flop *D*. Marcar las entradas como *D*, CLK, *PR* y CLR y las salidas como *Q* y \bar{Q} .



4.- Dibujar el símbolo lógico de un flip-flop *JK* que se dispare por pulsos. Marcar las entradas como *J*, *K* y CLK. y las salidas como *Q* y \bar{Q} .



5.- Cuando la salida de un flip-flop es BAJA, ALTA, BAJA, ALTA durante sucesivos pulsos de reloj, ¿en qué modo de operación se encuentra?

R: Conmutación (toggle)