



INSTITUTO POLITÉCNICO NACIONAL



ESCUELA SUPERIOR DE CÓMPUTO

INGENIERIA EN SISTEMAS COMPUTACIONALES

MATERIA: FUNDAMENTOS DE DISEÑO DIGITAL

PRESENTA:

RAMIREZ BENITEZ BRAYAN

GRUPO: 2CM1

PRÁCTICA No. 1

COMPUERTAS LOGICAS

ESTADO DE MEXICO NOVIEMBRE 2020

Objetivo

Al término de la sesión, los integrantes del equipo contarán con la habilidad de realizar pruebas con compuertas lógicas, así como su uso en aplicaciones de cómputo.

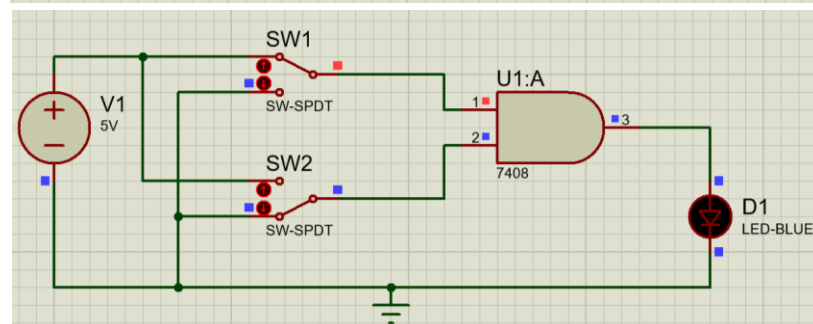
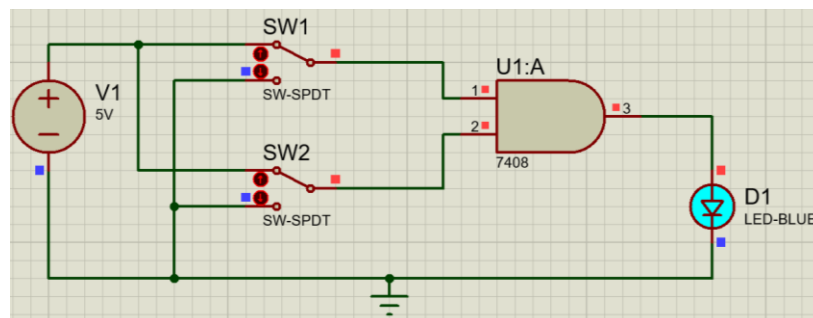
Desarrollo Experimental

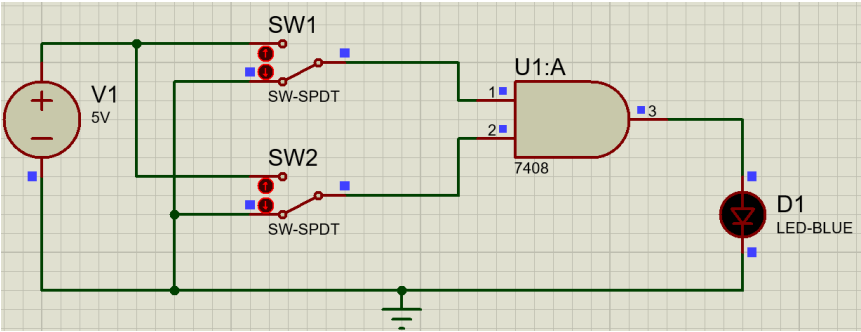
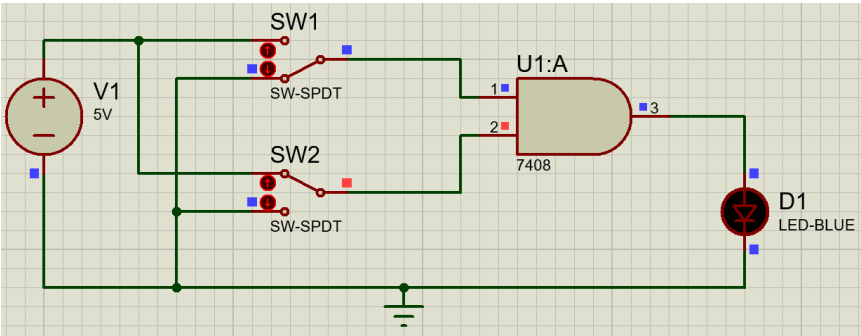
1.- Diseñe cada uno de los circuitos lógicos con compuertas según su característica y mida el voltaje a la salida y llene las siguientes tablas lógicas.

COMPUERTA AND

TABLA DE VERDAD COMPUERTA AND

A	B	Salida
0	0	0
0	1	0
1	0	0
1	1	1

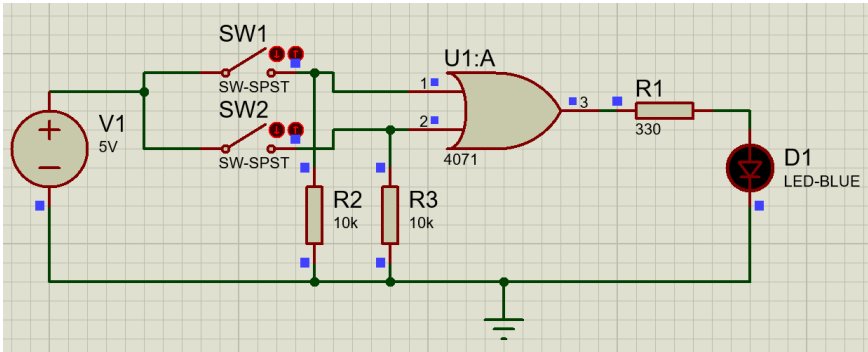


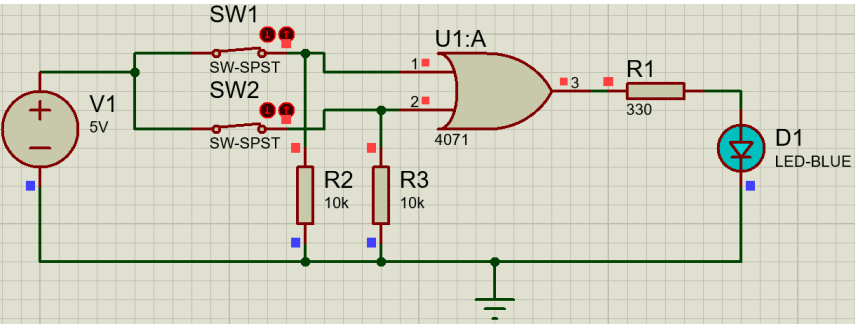
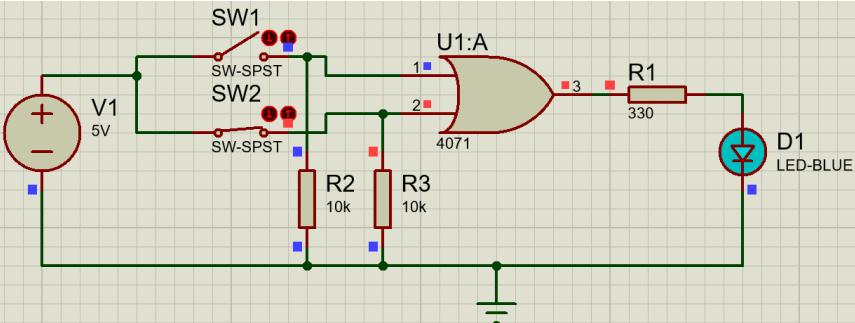
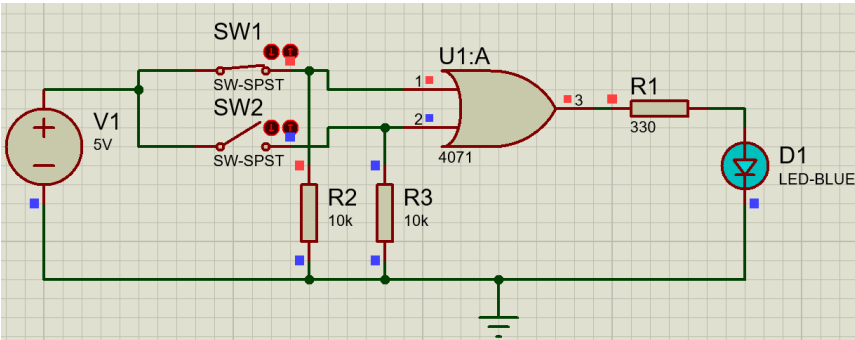


COMPUERTA OR

TABLA DE VERDAD COMPUERTA OR

A	B	Salida
0	0	0
0	1	1
1	0	1
1	1	1

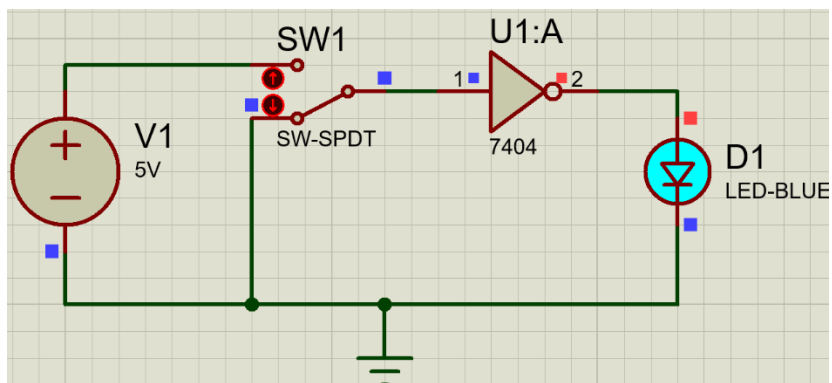
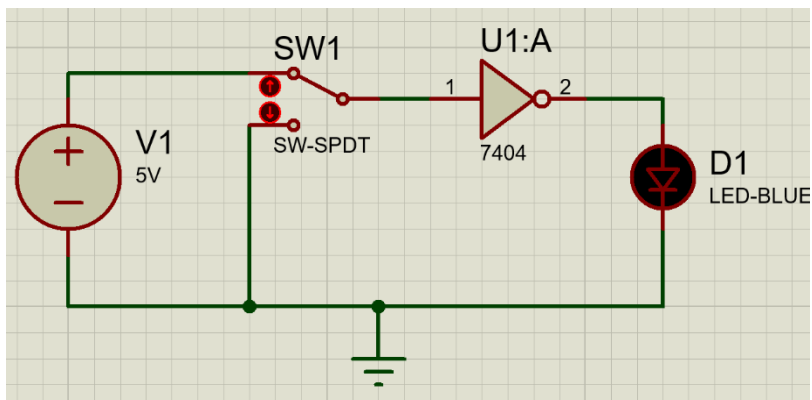




COMPUERTA NOT

TABLA DE VERDAD COMPUERTA NOT

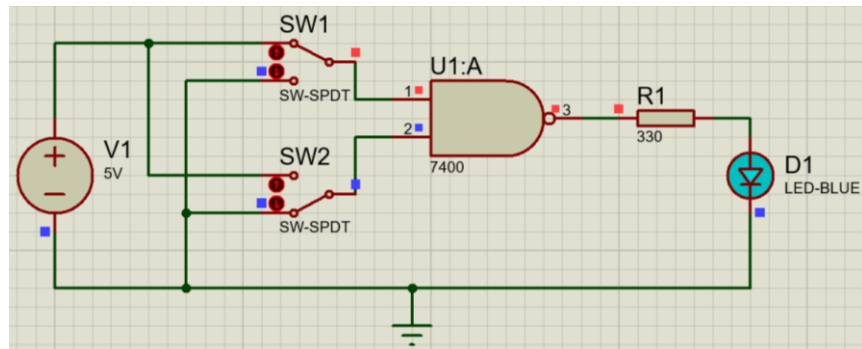
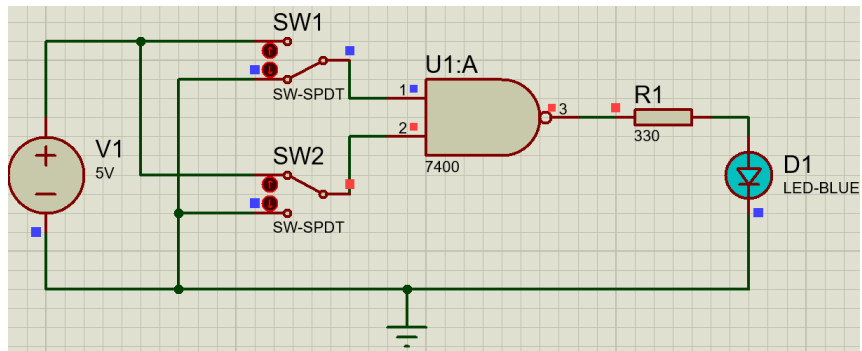
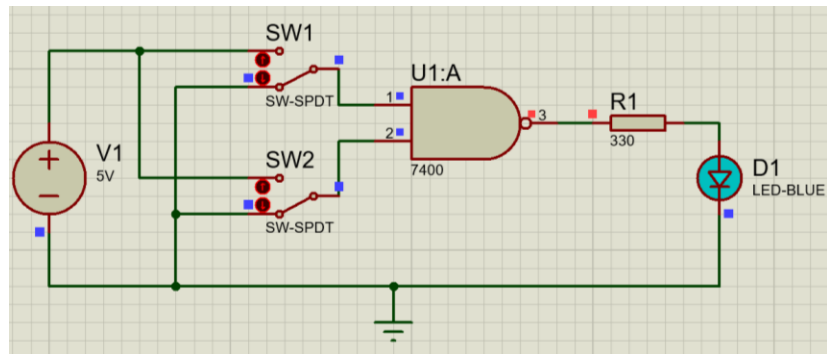
A	Salida
0	1
1	0

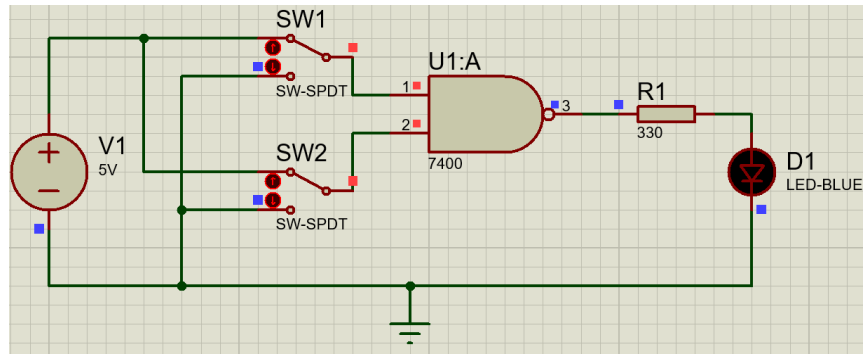


COMPUERTA NAND

TABLA DE VERDAD COMPUERTA NAND

A	B	Salida
0	0	1
0	1	1
1	0	1
1	1	0





COMPUERTA NOR

TABLA DE VERDAD COMPUERTA NOR

A	B	Salida
0	0	1
0	1	0
1	0	0
1	1	0

