

PROBLEMAS CODIFICADOR/DECODEFICADOR

1.- El codificador 74147 traduce el código _____ (decimal, Gray) a código _____ (BCD, octal).

R: Decimal, BCD

2.-En un instante dado, un codificador puede tener _____ (una, varias) entrada(s) activa(s) que produce(n) una única salida.

R: Una

3.- En la Figura 7.3a, si la entrada 3 se activa con un nivel _____ (ALTO, BAJO), en los indicadores de salida BCD aparecerán _____ (¿cuántos bits?).

R: Baja, 0011

4.- Acudir a la Figura 7.4. Para activar la entrada 1 se necesita un _____ (0, 1) lógico.

R: 0

5.- Suponer que solamente se activa la entrada 1 en el circuito de la Figura 7.4. La salida _____ (A, B, C, D) estará en BAJA debido a que la puerta AND 18 está _____ (activada, inhabilitada).

R: A, ACTIVADA

DECODEFICADORES.

1.- Acudir a la Figura 7.7. Cuando las entradas A, B y C están activadas por (0, 1), se activará la salida _____ (número decimal)

R: 0, 0

2.- Acudir a la Figura 7.7. Si las entradas son HHHH (1111), ¿qué salida se activa?

R: NINGUNA

3.- Con referencia a la Figura 7.7, el indicador de salida (número decimal) decimal lucirá cuando la entrada sea LHLH (0101).

R: 5

4.- Acudir a la Figura 7.8. La puerta número _____ (número decimal) se activa cuando la entrada a este circuito lógico es HLLL (1000)

R: 8