

## EXAMEN 1.

NOMBRE. \_\_\_\_\_

**Instrucciones.** Una vez terminado el Exámen adjuntar en un PDF sus respuestas (imágenes, links de simulaciones, capturas de pantalla, código vhd, etc.).

Con base en el siguiente circuito, resuelva lo que se pide.

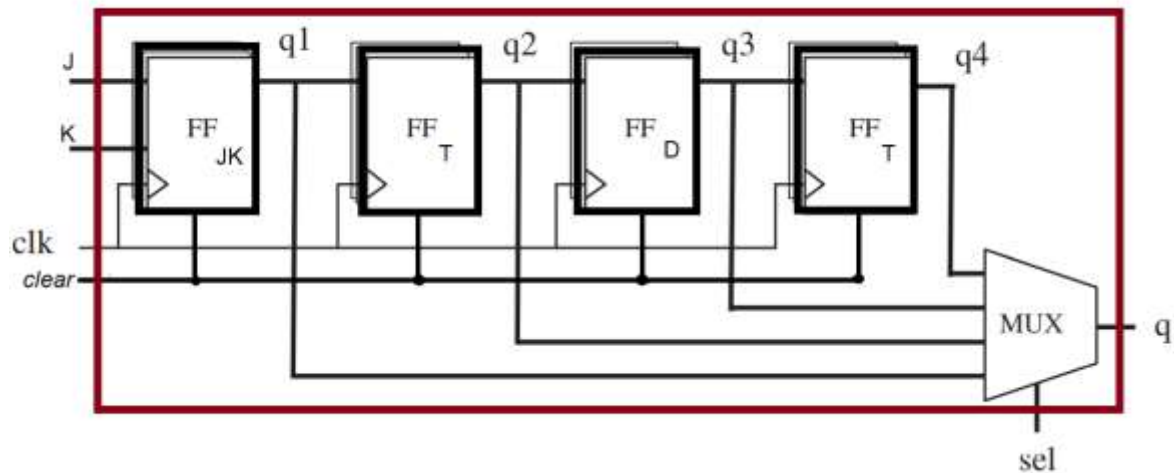
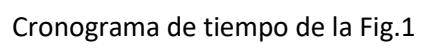


Fig.1

- 1.- Realice el cronograma de tiempos correspondiente al diagrama lógico de la Fig.1 **(4 puntos)**
- 2.- Realice el circuito en Falstad y simule el correcto funcionamiento. (adjuntar el link y capturas de pantalla del circuito realizado, individual). **(2 puntos)**
- 3.- Diseñar el circuito en HDL funcional (adjuntar código VHD en txt. Capturas del código, compilación y simulaciones) **(4 puntos)**



Cronograma de tiempo de la Fig.1