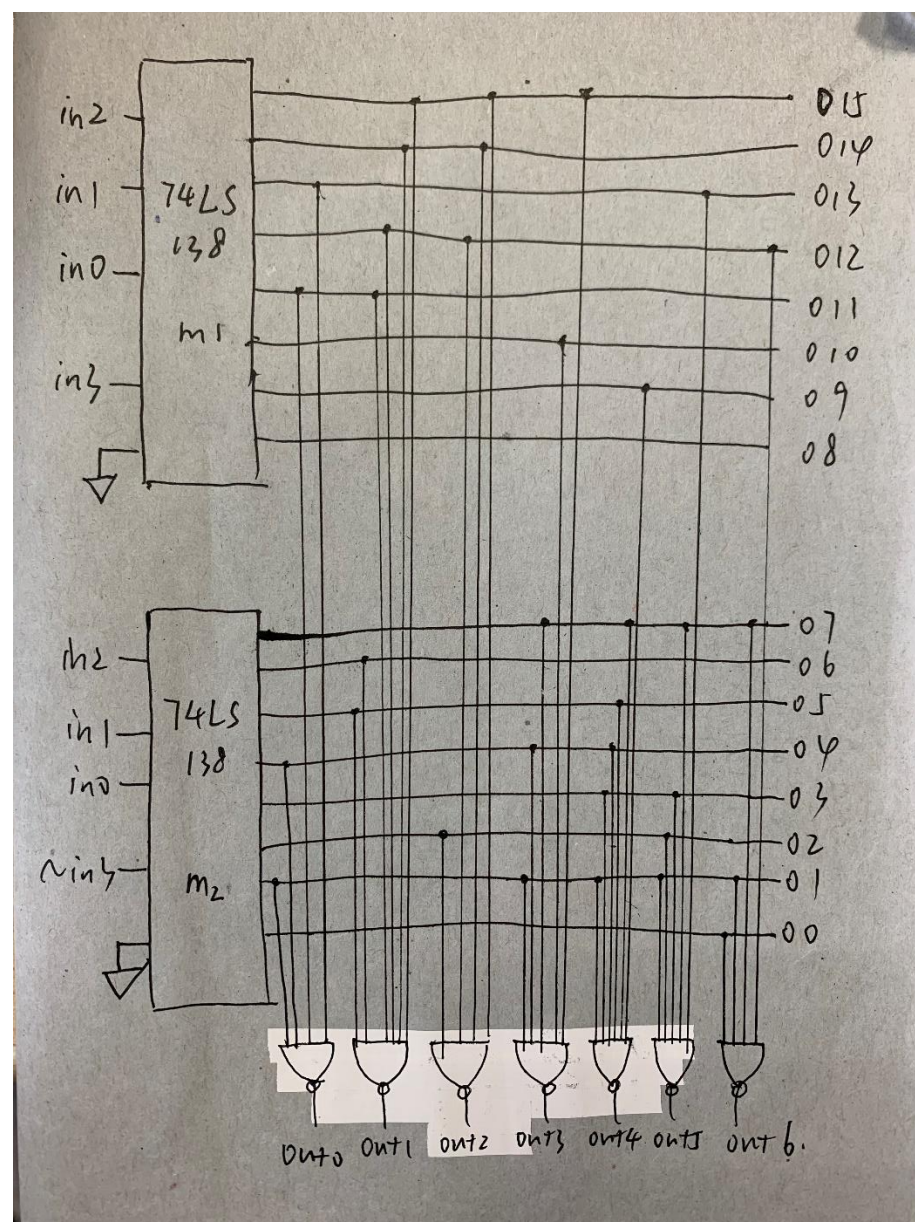


## 第一部分：七段数码管的真值表

in[3]	in[2]	in[1]	in[0]	out[6]	out[5]	out[4]	out[3]	out[2]	out[1]	out[0]
0	0	0	0	1	0	0	0	0	0	0
0	0	0	1	1	1	1	1	0	0	1
0	0	1	0	0	1	0	0	1	0	0
0	0	1	1	0	1	1	0	0	0	0
0	1	0	0	0	0	1	1	0	0	1
0	1	0	1	0	0	1	0	0	1	0
0	1	1	0	0	0	0	0	0	1	0
0	1	1	1	1	1	1	1	0	0	0
1	0	0	0	0	0	0	0	0	0	0
1	0	0	1	0	0	1	0	0	0	0
1	0	1	0	0	0	0	1	0	0	0
1	0	1	1	0	0	0	0	0	1	1
1	1	0	0	1	0	0	0	1	1	0
1	1	0	1	0	1	0	0	0	0	1
1	1	1	0	0	0	0	0	1	1	0
1	1	1	1	0	0	0	1	1	1	0

## 第二部分：使用 74LS138 和逻辑门实现数码管真值表的电路图

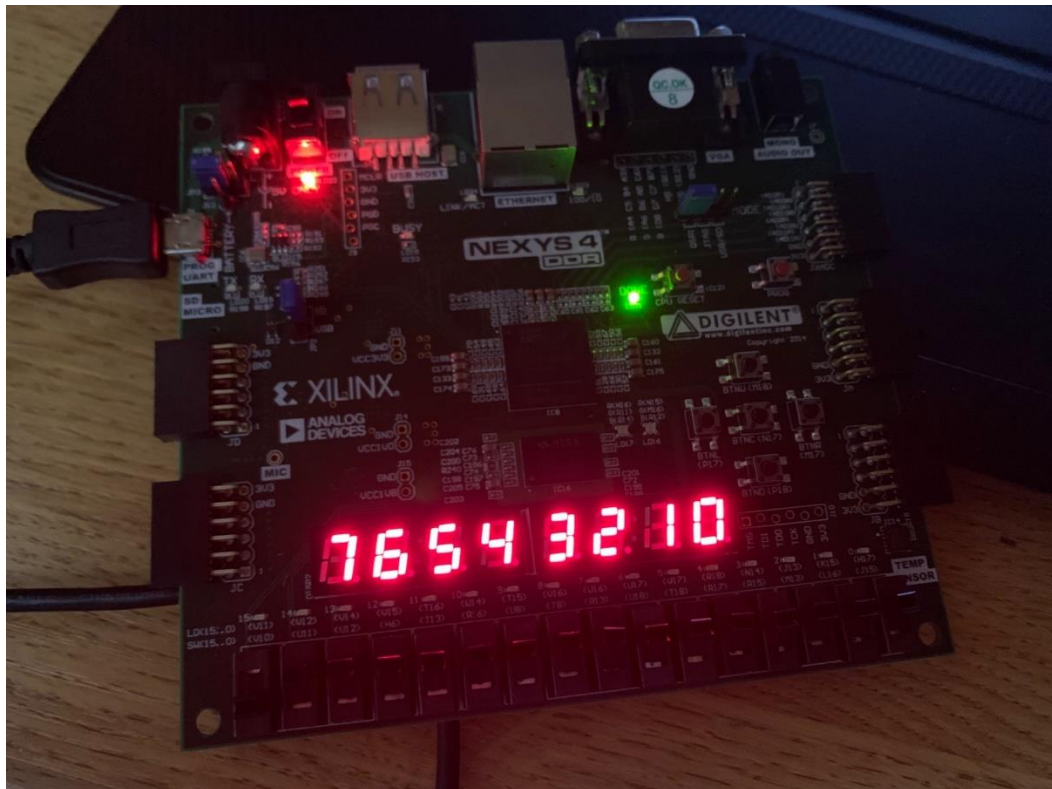


(使用 74LS151 和逻辑门实现数码管真值表的电路图过于复杂，无法手绘 orz)

### 第三部分：上板实践

Step 0：先把右边八个开关往上拨

Step 1：把最左边开关往下拨，数码管从左到右依次显示 7 到 0。（拍照）



Step 2：把最左边开关往上拨，数码管从左到右依次显示 F 到 8。（拍照）

