

# lab7 总线实验

---

By: 陈俊含 19307130180

## 一、上板验证流程

---

1. 把SW开关置0 (SW[7:5]需置1, 因为是低电平有效)
2. SW[11:8]置为4'b1010, 下拨开关7再上拨 (在U1中存储数字a), 下拨开关6再上拨 (在U2中存储数字a)
3. SW[11:8]置为4'b0111, 下拨开关7再上拨 (在U1中存储数字7), 下拨开关5再上拨 (在U3中存储数字7)
4. SW[11:8]置为4'b0000, 下拨开关7再上拨 (清除U5)
5. SW[14:13]置为2'b01, 上拨开关0再下拨 (把U2的数据a存到U4中)
6. SW[14:13]置为4'b10, 下拨开关6再上拨 (把U3的数据7存到U2中)
7. SW[14:13]置为4'b11, 下拨开关5再上拨 (把U4的数据a存到U2中)
8. SW[14:13]置为4'b00, 上拨开关0再下拨 (清除U4)
9. 下拨开关6再上拨 (清除U6), 下拨开关5再上拨 (清除U5)

## 二、仿真现象

---

见附件