## MEMORÍA PRÁCTICA 5

LUIS ORTIZ FERNÁNDEZ

**FUNDAMENTOS FISICOS DE LA INFORMATICA** 

## Practica 5

## Ejercicio 1:

Valor nominal	Valor experimental	
V= 4,5 V	$V = 4,755 \pm 0,05 \text{ V}$	

Chip	Modelo concreto	Familia
		lógica(TTL/CMOS)
74**08 (AND)	74LSO8N	TTL
74**32 (OR)	74LS32N	TTL
74**86 (XOR)	74LS86N	TTL

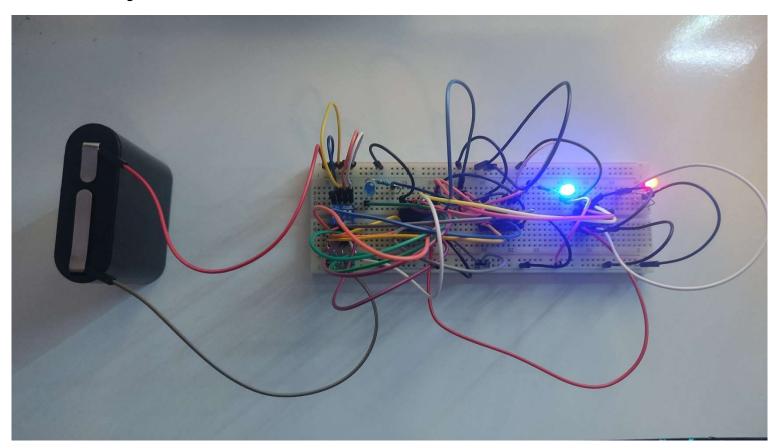
Datasheet 74LSO8N

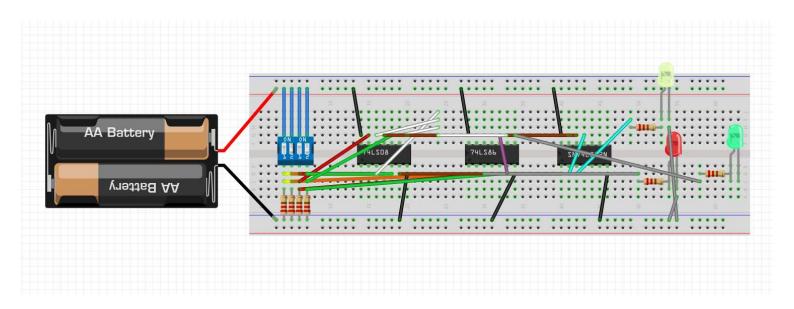
Datasheet 74LS32N

Datasheet 74LS86N

Valor extremo característico	Tensión(V)
V <sub>IH(min)</sub>	2.0 V
V <sub>IL(max)</sub>	0.8 V
V <sub>OH(min)</sub>	2.7 V
V OL(máx)	0.5 V

## Ejercicio 2:





	Tensión (V)	Valor	Rango válido	¿Dentro del rango? (S/N)
Interruptor	1.713±	Н	[V <sub>IH(mín)</sub> ,5 V]	S
cerrado	0,02 V			
Interruptor	0,02 ±	L	[0 V,	S
abierto	0,002 V		$V_{\mathrm{IL}(\mathrm{m\acute{a}x})}]$	

	Tensión (V)	Valor	Rango válido	¿Dentro del rango?
				(S/N)
Interruptor	4.46±	Н	$[V_{IH(min)}, 5 V]$	S
cerrado	0,05 V			
Interruptor	$0,01\pm$	L	[0 V,	S
abierto	0,001 V		$V_{\rm IL(m\acute{a}x)}]$	

Luis Ortiz Fernández