

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bryan Santor	1/2	Carla Pichardo	01-02-2024

Title: Comando Assembler : ARM y Xtensa.

Keyword **Topic:** Arquitecturas e instrucciones.

Arquitectura

Instrucción

Instrucción
directiva

Hardware.

En términos general, el comando assembler es un lenguaje, utilizado en programar que interactúan con el hardware del sistema.

ARM: consiste en una arquitectura de 32 bits, basado en instrucciones que representan las operaciones que el procesador puede realizar.

Questions

¿A qué se refiere lenguaje de bajo nivel?

Xtensa: consiste en una arquitectura que utiliza instrucciones directivas para acceder y controlar los recursos del procesador.

Mov: para mover datos.

Add y Sub: para sumar y restar.

Cmp: para comparar.

LDR y STR (ARM): cargar y almacenar datos.

L32R y S32I (Xtensa): cargar y almacenar datos.

B, BEQ, BNE: saltos condicionales o incondicionales.

Summary: El lenguaje ensamblador o Assembler es crucial para programar que interactúan con hardware. Este trabaja con arquitecturas basadas en instrucciones como ARM y Xtensa.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bryan Santor	2/2	Carlos Pichardo	01-02-2024

Title: Modo de direccionamiento de memoria.

Keyword

Topic: Modos de direccionamiento y tipos.

Instrucción

Memoria

Acceso a memoria.

El modo de direccionamiento de memoria es fundamental para acceder a datos en la memoria, ya que, define cómo se calcula la dirección de memoria de los datos que se van a acceder.

Los más comunes son:

Questions

-Inmediato: la dirección de mem. se especifica directamente en la instrucción

-Directo: se especifica directamente en la instrucción, mediante etiqueta o valor directo.

-Indirecto: la dirección de la memoria se almacena en otro lugar de la memoria, y la instrucción accede a la dirección almacenada.

Summary:

Los modos de direccionamiento son esenciales para acceder a datos en la memoria y vienen dados por una serie de tipos basados en procesador (if) e instrucciones específicas.