# Notes Software Engineering

Brendon Mendicino March 29, 2023 CONTENTS CONTENTS

## Contents

| 1        | Mei | moria 3                |
|----------|-----|------------------------|
|          | 1.1 | Indirizzamento         |
|          | 1.2 | Allocazione in Memoria |
|          | 1.3 | Swapping               |
|          | 1.4 | Esercizi               |
| <b>2</b> | Mei | moria Virtuale 12      |
|          | 2.1 | Esercizi               |
| 3        | OS  | 18                     |
|          | 3.1 | Dumbvm e kmalloc       |
|          | 3.2 | Overview               |
| 4        | Rus | et 23                  |
|          | 4.1 | Ownership              |
|          | 4.2 | Clap                   |
|          | 4.3 | Slice                  |
| 5        | Tip | i Composti 32          |
|          | 5.1 | Visibilità             |
|          | 5.2 | Enum                   |
|          | 5.3 | Monad                  |
|          | 5.4 | Polimorfismo           |

## 1 Memoria

La memoria si compone si suddivide in:

- registri;
- cache
- memoria primaria;
- memoria secondaria;

Uno principali problemi di accesso alla memoria è quello di assicurarne la sua protezione, ovvero evitare che un programma in memoria riesca ad accedere alle zone di memoria di altri programmi. Una volta fatto il bootstrap, sia il SO che i programmi verranno caricati in memoria, per evitare che ogni processo abbia una vista al di fuori del suo scope, si possono usare dei controlli a livello della CPU, esistono dei registri chiamati base e limit, che attraverso dei meccanismi riescono a effettuare la protezione della memoria. Esiste anche un altro problema che è quello della relocation, che consiste nel come mappare gli indirizzi delle varie istruzioni di salto e dei vari puntatori una volta che il programma viene caricato in memoria. Se si utilizzassero degli indirizzi statici (creati solo in fase di compilazione prendendo come riferimento d'inizio del programma l'indirizzo 0), una volta che il programma viene caricato in memoria le istruzioni punterebbero sempre allo stesso indirizzo, ma i programmi non partono tutti dall'indirizzo 0, sorge dunque il probelema di come gestire le istruzioni che fanno riferimento ad altre parti del programma. Immagginiamo che gli indirizzi vengano creati una mentre il programma viene caricato in memoria, cosa succede se quel programma viene mosso in un altra parte della memoria? I rifermenti degli indirizzi sarabbere tutti sbagliati o addirittura potrebbero puntare a pezzi di altri programmi in esecuzione. Per questo motivo quando si utilizzano valori di indirizzi, essi vengono sommati al base register, mentre le boundry del programma in memoria vengono salvate nel **limit register**, grazie a questa tecnica **hardware** è possibile scrivere i programmi come se gli indirizzi del programma partissero da 0.

#### 1.1 Indirizzamento

Gli indirizzi vengono rappresentati in modo diverso a differenza della fase di vita di un programma: durante la compilazione vengono considerati come simbolici, durante la compilazione agli indirizzi è fatto il **bind** ad un indirizzo relativo (base) in modo da poter essere rilocato (questa somma è fatto dall'hardware), durante il linking o durante il loading. Il **binding** si può fare:

• in compilazione: fatto quando molto semplice come nei sistemi embedded, ad esempio quando esistono solo due programmi;

1.1 Indirizzamento 1 MEMORIA

• in fase di load: viene fatta la rilocazione durante il caricamento in memoria;

• in esecuzione: viene fatto il binding degli indirizzi in modo dinamico;

Per risolver questo problema ci si affida all'hardware, che è incaricato di fare la traduzione: l'indirizzo rimane lo stesso (logico) all'interno del processore e del programma, prima di arrivare all'address bus viene tradotto in indirizzo fisico, esiste dunque una dicotomia tra indirizzo logico e fisico, in questo modo quando si scrive un programma, l'indirizzo parte sempre da 0. Esistono due tipi d'indirizzamento che sono di tipo logico, dove l'intervallo degli indirizzi utilizzabili è logico, e un indirizzamento fisico, dove il range è limitato dalla memoria del sistema. Per effettuare questa traduzione da indirizzo fisico a indirizzo logico e viceversa si utilizza una MMU (Memory Management Unit). Il modo più facile per realizzare una MMU, è quello di usare un relocation register, ovvero un registro che contiene il valore da aggiungere un indirizzo logico per fare un indirizzo fisico, il modello più semplice di MMU è fatto da un sommatore e un comparatore. Il relocation register va a sostituire il base register.

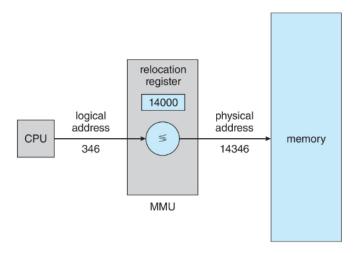


Figure 1: Basic MMU

Per aumentare le prestazioni ed usare la memoria in modo più efficente si possono usare delle tecniche dinamiche.

- Si parla di **dynamic loading** quando, un programma viene caricato in memoria principale in modo frammentato, utilizzando solo i componenti che effettivamento vengono chiamati;
- Si parla di **dynamic linking** quando i file che contengono le funzioni che devono essere linkate (come le librerie standard) non vengono inserite all'interno dell'eseguibile, ma gli indirizzi vengono risolti in modo dinamico durante l'esecuzione;

• Il **link statico** è quando si crea un eseguibile con tutte le funzioni dentro, di fatto il loader carica tutto quando in memoria.

Il **dynamic loading** vuol dire che una routine non è caricata finché non è necessaria, questo può essere fatto quando il programmatore ne è consapevole, infatti il processo di load non è trasparente:

```
void myPrinf(**args) {
   static int loaded = 0;
   if (!loaded) {
      load("printf");
      loaded = 1;
   }
   printf(args);
}
```

Il **linker-assisted DL** usa una chiamata fasulla che prima chiama la load della funzione linkata dinamicamento e poi la invoca, questi piccoli pezzi di codice vengono detti **stub**.

Le shared libraries sono in grado di condividere le risorse, infatti se più processi utilizzano la stessa funzione essa viene messa a disposizione a livello globale e per ogni nuova chiamata non ci sarà bisogno di chiamare una load.

#### 1.2 Allocazione in Memoria

Come si alloca memoria per un programma (immagine)? La più semplice è l'allocazione contigua, dove si vede la RAM separata in due partizioni, una per il SO e una per i processi (indirizzi più bassi), per caricare un processo si parte da un indirizzo d'inizio e un indirizzo di fine, la MMU vista prima funziona solo con i casi di allocazione contigua (basilare). Una tecnica più efficente è l'allocazione contigua con partizione variabile, che consiste in: quando ci sono più buchi ci sono delle politiche differenti per inserire nuovi programmi:

- first-fit: il primo che si trova;
- best-fit: il buco con la dimensione più piccola;
- worst-fit: il buco con la dimensione più grande;

La frammentazione è definita come la sparsità dei buchi all'interno della memoria. Si dice esterna perché è al di fuori dei processi, si dice interna quando è interna al processo, ovvero che ha più memoria di quello che serve. La frammentazione ha bisogno di compattazione, il SO sposta i pezzi e poi si riparte, partiziona la memoria in zona libera e zona occupata, per fare una deframmentazione (o compattazione) vuol dire creare solo due partizioni (parte processi e zona libera), per effettuare la compattazione bisogna che i processi si possano spostare, inoltre un processo non

può essere spostato se in quel momento sta effettuando delle operazioni di IO, una soluzione per il problema dell'IO è il **latch job** in cui solo la parte che sta facendo IO non può essere spostata, oppure si utilizza un **buffer IO del kernel**, si fa IO solo in buffer del sistema operativo.

## Definition 1.1 – Backing Store

Con backing store si definisce uno spazio della memoria secondaria in cui non si salvano programmi ma vengono immagazzinati dei dati che altrimenti dovrebbero andare in RAM.

La **Paginazione** risolve i problemi della allocazione contigua, al suo posto si utilizzano della **pagine** che sono l'unità minima di allocazione e di trasferimento, questo risolve il problema della frammentazione.

## Definition 1.2 – Pagine

Le partizioni della memoria logica.

#### Definition 1.3 – Frame

Le partizioni della memoria fisica.

#### Definition 1.4 – Blocco

• • •

Tipicamente la loro dimensione è un multiplo di due, sia pagine che frame hanno la stessa dimensione, da qualche parte andranno salvate le informazioni di mapping tra pagine e frame, si utilizza una **frame table**, dove ogni riga corrisponde a una mappatura. Anche utilizzando la paginazione si ha frammentazione interna.

Un indirizzo generato dall CPU si divide in:

- numero di pagine (p):
- numero di offset (d):
- numero di frame (f):

Un indirizzo è composto da: (p-d,d)

#### Example 1.1

Se si hanno frame piccoli diminuisce la frammentazione ma aumentano anche le righe della tabella.

Nelle righe della tabella si aggiungono dei bit in più per rappresentare delle informazioni aggiuntive rispetto al frame:

- parte di protezione: specifica che la parte di codice non può essere scritta;
- modify bit: pagina modifica;
- page present/absent: pagina presente in memoria;

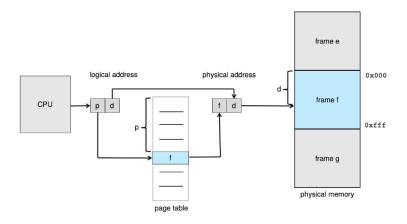


Figure 2: Page Table

Come si implementa una page table? La page table si trova in memoria RAM, per sapere dove si trova si utilizzano due rigistri: page table base register e base table lenght register, infatti la base table si trova in memoria contigua. Per velocizzare questa operazione si può spostare questa tabella all'interno della CPU (le operazioni di accesso alla memoria sono costose), si usa la Translation Look-aside Buffer (TLB), un tipo di memoria in cui si accede per contenuto. Si aggiunge anche un altra informazione ASID in cui viene salvata l'infromazione del processo a cui la pagina appartiene, se non è presente questa informazione i processi si contendono la TLB. Quando avviene un TLB miss se reinserisce la pagina nella TLB e poi si ritenta, utilizzando una politica scelta. Anche usando una TLB si mantiene comunque la page table in RAM in caso di miss, in modo da recuperare il frame ed inserirlo nella TLB.

Lo schema finale è la combinazione di TLB e page table.

Il **Tempo di accesso effettivo** (EAT) in memoria è il tempo che mi costa accedere alla RAM:

$$EAT = h \cdot M + (1 - h) \cdot 2M$$

- h = TLB hit ratio;
- M = Memory access time;

L'accesso alla memoria è raddoppiato perché si deve prima recupare il frame dalla page table e poi si può accedere alla memoria.

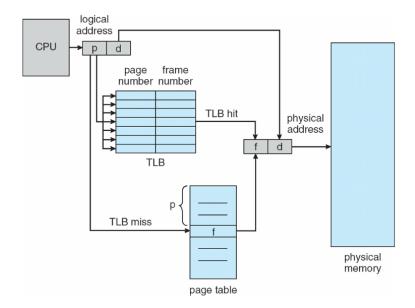


Figure 3: Paginazione Con TLB

La protezione è implementata associando un bit di protezione per un frame specifico, e quindi per la rispettiva pagina, grazie a questo bit si possono definire parti di codice che indica che il frame è in solo scrittura. Anche un altro bit associato è il **validity** che indica quando un frame è valido, ovvero quando c'è ed è associata a un indirizzo in RAM, o quando non è valida che vuol dire che il frame non esiste o che non è associato ad un indirizzo, se si cerca di accedere un frame non valido viene lanciata una **trap**.

La tabella della pagina permette di **condividere le pagine** (anche se in realtà sono i frame), se più processi hanno delle pagine che sono comuni vengono condivise da entrambi i processi.

La page table è una struttura dati del kernel:

#### Example 1.2

HP: spazio logico di indirizzamento di 32 bit, una pagina di 4KB ( $2^{12}$ ), la page table avrà un milione di entry ( $2^{32}/2^{12}$ ), ogni entry della page table sono 4 byte, quindi una page table è grande 4MB. Adesso è possibile avare:

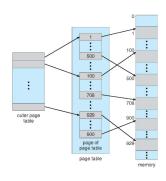
• page table contigua:

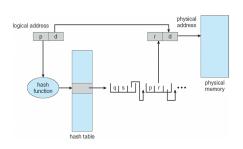
Se la dimensione è critica (troppo grande):

• page table gerarchica;

- hash page table;
- inverted page table;

La la page table gerarchica, la page table viene divisa in blocchi più piccoli non contigui, se usa una page table di livello superiore che porte alle page table di livello inferiore, questi blocchi devono rimanere contigui, anche se diventano molto piccoli. Il page number viene diviso in due parti, una per la tabella outer ed una per la tabella inner (può avere anche più di due livelli), quando si va su 64 bit e la outer dienta molto grande si può usare solo una parte dell'indirizzamento se l'eseguibili è molto piccolo.

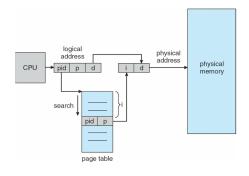




La hashed page table permette di creare una tabella di hash, con una funzione di hash direttamente implementata in hardware che dato p in input ritorna l'hash a cui è associato f. Vanno implementate delle liste di collisione, e quindi vieni immagazzinato che p che è la chiave di accesso e come suo valore f. Usando una tabella di hash si potrebbe pensare anche di usare una page table condivisa tra tutti i processi, ma a quel punto andrà inserito l'ID del processo all'interno

della chiave primaria.

La inverted page table è una tabella condivisa tra tutti i processi, la sua grandezza viene dimensionata ripetto alla grandezza della RAM e non sulla grandezza dei singoli processi, all'interno ogni frame fisico è associato a una pagina. In questo caso le entry che corrispondono a un frame hanno come valore di ritorno la pagina a cui è associato, il problema è che si vuole la traduzione da pagine ad entry e non il contrario, la prima strategia che si può utilizzare è la scansione lineare. Per rendere l'accesso più veloce



viene messa una tabella di hash prima di arrivare alla tabella invertita.

1.3 Swapping 1 MEMORIA

## 1.3 Swapping

Si suppunga che a un certo punto si voglia far partire un processo e che la memoria sia piena, cosa si può fare? Una soluzione è lo **swapping**, ovvero viene la memoria associata a quel processo viene messa nel backing store (in modo temporaneo) che in linux è la partizione di swap, e viene caricato il nuovo processo, grazie allo swapping si possono avere processi che hanno più memoria occupata di quanto la RAM sia grande.

## Example 1.3

Quanto costa il **context switch**? Memoria piena e viene fatto partire un programma, dunque deve essere portato un processo nel backing store. 100MB da fare la swap con velocità di trasferimento di 50MB/sec.

- swap out = 2000ms
- più swap in dello stessa grandezza
- il tempo totole è di 4s

Se il processo sta facendo IO non si può fare lo swap out, una soluzione è non spostare un processo che sta facendo IO ma spostarne un altro, oppure usare un buffer del kernel.

Sui telefoni non esiste lo swaping, vengono in auito le **lifecycle delle Acrivity e dei Fragment**. Il vantaggio di fare swapping è l'utilizzo del **paging swapping**, dove il swap in/out divento page in/out, dove vengono trasferite solo le pagine e non l'intero processo.

#### 1.4 Esercizi

#### Example 1.4

- memoria fisica da 512MB
- allocazione minima 64B
- 128MB al SO
- tabella dei processi contiene: contiene indirizzo iniziale e size
- allocazione worst fit
- partizioni libere sono contenute in lista ordinata con dimensione descrescente

•

1.4 Esercizi 1 MEMORIA

Si supponga ...

## Example 1.5

Si descrivano brevemente

- tlb: 0.9 hit ratio
- page table a due livelli
- indirizzo in tre parti, 10 11 11 bit

•

Si fa una outer con cui si utillizzano 10bit, ed una inner con 11bit. Per calcolare il numero di inner ci sono due strade, il numero di byte preciso che contengono 100MB oppure si prende la prima potenza di 2 che contiene 100MB. Il resto delle righe delle outer overanno l'invalid bit settato ad 1.

## 2 Memoria Virtuale

Con memoria virtuale si indica che delle pagine esistono solo virtualemente ma non fisicamente, in questo modo si vuole supportare uno spazio di indirizzamento più grande dello spazio di indirizzamento fisico. Si parte dalla premessa che un programma non bisogna di essere tutto in memoria per essere esguito, si pensa ad un programma parzialmente caricato in memoria, dunque le mamoria di un programma non è più vincolato dalla grandezza della RAM, in questo caso si parla di memoria virtuale. Avere questa memoria virtuale porta una serie di vantaggi che volocizzano tutte le operazioni di IO tra la RAM e la memoria secondaria. La conseguenza è che viene introdotta la demand paging, ovvero che un pagina viene caricata solo quando è richiesta. Il demand paging è molto simile allo swapping, infatti il caso limite è il lazy swapper dove inizialmente non si ha nessun frame caricato, e ad ogni richiesta viene preso un frame.

Quasi tutto il meccansico si basa sul *validity bit*, infatti l'invalid bit può rappresetnare una pagina che non ha un frame associato, i casi sono due: il frame non esiste proprio, il frame c'è ma deve essere recuperato, infatti il programma viene comunque caricato in memoria (backing store), perché lo spazio è tanto.

Il **page fault**, è una *trap* che viene scatenata quando si cerca di accedere ad una pagina con invalid bit, il processo viene bloccato e da via al sistema operativo, i casi sono due:

- invalid reference  $\implies$  abort:
- non in memoria: viene recuperato il frame;

Il farme viene portato in memoria dal disco, la page table viene aggiornata, viene fatto ripartire il processo. Un caso estremo di esecuzione è quella di avere nessuna pagina disponibile e poi caricarle in modo incrementale.

Quanto costa una page fault?

- 1. Trap al sistema operativo, vengono salvati tutti i registri e lo stato del processo;
- 2. gestisci l'interrupt;
- 3. l'OS deve verificare che quel frame esiste;
- 4. recupera il frame facendo IO;
- 5. quando si fa il trasferimento, l'OS viene fatto uscire dal processore e un altro processo inizia a girarare;
- 6. viene tirata un eccezione al termine dell'IO;

L'IO è la parte più onerosa, per calcolare l'EAT:

- p = probabilità page fault
- pfo = page fault overhead;
- spo = swap page out;
- spi = swap page in;
- M = memory access
- $EAT = (1 p) \cdot M + p(pfo + spo + spi)$

#### Example 2.1

- memory access time = 20ns;
- avg page-fault service time = 8ms;

Il page fault è molto onerso, anche con p molto piccoli i tempi sono comunque molto lenti. L'approccio migliore è ottimizzare il tempo del service ed ottimizzare p.

Copy-on-write si genera una copia di un frame solo quando uno dei processi decidono di scrivere su un frame, questo approccio viene utilizzato quando viene chiamata una fork(), infatti la pagine dei due processi non venogno copiate ma sono condivise, solo quando una dei due decide di scrivere la page veien copiata ed ogni processo ha i suoi dati modificati.

Che succede se non ci sono frame disponibili? Un processo che richiede una nuova pagina, rimpiazza (page replacement) una pagina non in uso che viene salvata sul disco, è possibile rimpiazzare una pagina dello stesso processo o anche di altri processi. Questa caratteristica va aggiunta nella funzione di gestione del page fault all'interno del sistema operativo, in questo caso deve essere aggiunto il modify/dirty bit, per gestire se delle pagine vengono modificate, se una pagina scelta ha il modify bit settato allore il frame ha un valore diverso rispetto rispetto al disco, allora primad i rimpiazzarla deve essere copiata, altrimenti è inutile salvare perché tanto si trova già sul disco.

Page replacement, se non esiste un frame libero, si deve scegliere un victim frame da rimpiazzare, quindi oltread i tempi per portare una pagina in memoria si deve anche portare una pagina su disco. Algoritmi di Page Replacement:

• (il processo per il momento ha un numero fisso di frame), il primo algoritmo si basa su una **string reference** che indica il numero di pagina che vengono richieste in sequenza da un processo. Viene definita la **page fault frequency**:

## Definition 2.1 – Page Fault Frequency

$$f(A,m) = \sum_{\forall w} p(w) \frac{F(A, m, w)}{len(w)}$$

- -A = algoritmo;
- -w = string reference;
- -p = probability;
- -m = number of availably page frames;
- -F = number of page fault generated;
- **FIFO**: con 3 frames,
- Least Recently Used (LRU): viene ripiazzata la pagina usata per ultima. In questo caso per ogni pagina esiste un tempo associato alla pagina, questo è molto oneroso dal punto di vista hardware, infatti non viene adottata.
- LRU algorithm: ogni pagina ha un contatore, per ogni page fault si deve fare una ricerca del minimo. Esiste un altra implementazione a stack di numeri di pagina.
- LRU Approximation Algorithm: ogni riga ha un reference bit, inizialmente è zero e quendo si fa una reference alla pagina viene messo a 1, esiste un momento nel passato in cui i reference bit sono stati azzerati, la victim viene presa nel gruppo dei frame con reference bit a 0. Second-chance algorithm: si usa una fifo con reference bit, quando si incontra una pagina con 1 viene settato a 0, se si incontra uno 0 allora viene preso il victim.
- Enhanced Second-Chance Algorithm: si utilizza una combinazione di reference e modify per scegliere il frame:
  - -(0,0): ...
  - ...
- Counting Algorithm:
  - Least Frequently Used (LFU):
  - Most Frequently Used (MFU):

Esercizi:

## Example 2.2

• • •

• Page-Buffering Algorithm: La vittima viene messa nel free pool, ..., il SO potrebbe dare il controllo all'applicazione per la gestione della memoria.

#### Allocazione fissa:

- si da a tutti la stessa misura (equal);
- si da di più a chi ha più bisogno (proporzionale): ad ogni processo si danno i frame in maniera proporzionanta.

Global vs Local allocation: un processo può scegliere una frame vittima solo tra i suoi anche tra quelli degli altri? **Locale** visto nell'esempio di sopra. **Globale**, esista una lista di free frame, si fa in modo che questa lista non arrivi mai a 0, l'idea di massima è che superata una soglia si iniziano a scegliere delle vittime, fino ad arrivare di nuovo ad un altra solgia, che superata permette il reinserimento dei frame.

... NUMA ...

Le prestazioni migliori si ottengono quando un processo gira su un unico processore.

Quando il sistema inizia a saturare la memoria in modo aggressivo, il SO ha due possibilità: bloccare il sistema ed aspettare che un processo termini, oppure inziare a rimuovere frame, il **thrashing** è tenere il processore sempre attivo con dei processi.

Come si possono realizzare pochi page fault in modo statistico? Per minimizzare il numero di page fault si sfrutta il principio di località, basandosi su questo concetto si 'e sviluppato il modello di working set (l'insieme di pagine su cui si lavora), si definisce una finestra temporale che in cui si definisce  $\Delta$  (finestra temporale e il range di pagine a cui si fanno accesso), si suppone che ci sono 10 mila accessi in memoria,  $WSS_i$  (dimensione del set di pagine a cui si è fatto accesso, del processo  $P_i$ ) = numero totale di pagine in cui si è fatto riferimento nei  $\Delta$  precedenti. Ci aspettiamo:

- se  $\Delta$  troppo piccolo: non si riesce a contenere l'intero programma;
- $\Delta$  troppo grande si tengono troppe pagine in memoria;

Il working set model, dato un intervallo  $\Delta$  si contano gli id delle pagine, se una pagina non è presente nell'intervallo viene rimosso dal working set, il difetto è che si deve generare un'istruzione per buttare via una pagina quando esce dal working set e soprattutto si deve tenere traccia di chi deve essere buttatto fuori. Questo non si può fare in modo esatto, si usa questo principio: si tiene nel recidence set un po più del working set, si suppongo che un timer interrompa ogni  $\Delta/2$ , ogni ogni pagina si tengono 2 bit di riferimento (ref bit 1, ref bit 2), uno dei due viene settato automaticamente dall'HW, ad ogni intervallo per ogni pagina a cui si fa accesso viene

settato il ref bit ad 1, il ref bit che viene selezionato viene scambiato ad ogni intervallo, quando si cambia intervallo si può decidere di rimuovere le pagine che hanno (0,0), questo approccio si può estendere con più ref bit.

Il problema del working set è che non guarda quante volte si fa accesso ad una pagina, si stabilisce una **frequenza di page-fault**, se il numero di page fault è alto allora si allarga la window, se il numero di page fault è basso allora la window si restringe. Funzionamento dell'algoritmo:

- si attiva l'algoritmo solo quando c'è un page-fault;
- quando si attiva si misura il tempo intercorso rispetto all'ultimo page fault  $\tau$ , per vedere se si sta andando bene o male;
- se  $\tau$  è minore di una costante c si prende un nuovo frame e lo si aggiunge al resident set;
- se  $\tau$  è maggiore di c si rimuove dal resident set tutte le pagine con reference bit a zero e si settano i reference bit a zero della pagine rimanenti;

Normalmente il working set dovrebbe coincidere con i monti nel queale il SO ha delle spike di utilizzo dei frame, dovuti a vari motivi.

Il kernel è allocato in modo contiguo, il motivo è che la maggior parte delle strutture dati presenti al suo interno sono allocate in modo contiguo, ad esempio la **page** table.

Esempio di due tipi di allocazione:

- Buddy System: L'idea è che va bene l'allocazione contigua va bene ma l'allocazione può essere solo una potenza di 2, questo causa un sacco di frammentazione interna.
- Slab Allocator: L'idea è allocare per pagina ma si prendono in modo contiguo. In linux c'è una struttura di slab allocation.

Per diminuire il numero di page fault, si può allocare un po di pagine iniziali ed essere bravi ad indovinarle, questa tecnica viene detta **prepaging**.

Quanto deve essere grande una pagina? Per diminuire la frammentazione si vorrebbere pagine piccole, per diminuire la dimensione della page table si volgiono pagine grandi. Un altro parametro è dato dalle operazioni di IO, infatti una volta che si legge dal disco (molto lento), tanto vale prendere tanta roba. La grandezza prende in considerazione anche la località dei dati. Se si guarda l'efficienza della TLB avere poche entry è molto meglio (pagine grandi). Solitamente le pagine hanno una grandezza compresa tra  $2^{12}$  e  $2^{22}$  (la grandezza è sempre un multiplo di 2).

Il **TLB reach**, è la percentuale di spazio che la TLB vede sulla memoria (quantità di memoria vista dalla TLB)

$$TLBreach = TLBsize \cdot PageSize$$

La struttura dei programmi ha anche un effetto sui page fault.

#### Example 2.3

Si supponga di voler azzerare una matrice in un doppio loop annidato.

```
1 for (int i = 0; i < 128; i++)
2   for (int j = 0; j < 128; j++)
3    matrx[i][j] = 0;
4

1 for (int j = 0; j < 128; i++)
2   for (int i = 0; i < 128; i++)
3   matrx[i][j] = 0;
4</pre>
```

Supponendo che una riga stia all'interno di una singola pagina, il primo programma causa 128 page faults, mentre il secondo causa  $128 \times 128$  page fault.

## 2.1 Esercizi

Gestione della memoria 3.

## 3 OS161

Ogni versione del kernel corrisponde ad un file di configurazione tutto in maiscolo, la prima versione è DUMBVM e tutti i file di configurzazione si trovano in \$HOME/kern/conf.

..... La cartella conf contiene le versioni dei kernel. Per abilitare nuovi moduli si va in conf .kern e:

```
defoption hello optfile hello main/hello.c
```

defoptions crea un file opt-hello.h, che crea un file .h di configurazione che contiene una define per specificare se un opzione è abilitata o meno. Questo serve nei file del kernel per abilitare l'aggancio di altri moduli che vengono aggiunti.

Per creare compilare i nuovi moduli si può creare un nuovo file in conf per compilare, si può copiare uno esistene, in questo caso è DUMBVM ed aggiungere options hello per far compilare i nuovi file inseriti.

```
#if OPT_HELLO  // variabili aggiunte nei file opt-hello.h
hello((char *)"PdS");
#endif
```

#### 3.1 Dumbym e kmalloc

L'allocazione in OS161 è allocazione contigua sia per i processi che per il kernel, inoltre questo allocatore non rilascia la memoria. Il file dumbvm.c è l'allocatore del mips, vm.c è un allocatore opzionale ma è vuoto.

ram\_stealmem nel file ram.c, perdende della pagine dalla ram e le alloca.

L'allocatore è diviso in allocatore User e allocatore Kernel.

Il kernel è basato su mips (32 bit) quindi ha 4GB di memeria logica, è diviso in:

- kuseg; (0x00000000, 0x80000000) [user]
- kseg0: (0x80000000, 0xa0000000) [kernel]
- kseg1: (0xa0000000, 0xc0000000) [kernel]
- kseg2: (0xc0000000, 0xfffffff) [kernel]

Dall'indirizzo si capisce se il programma è kernel o user, i processi user non possono vedere lo spazio del kernel mentre il kernel può vedere lo spazio user.

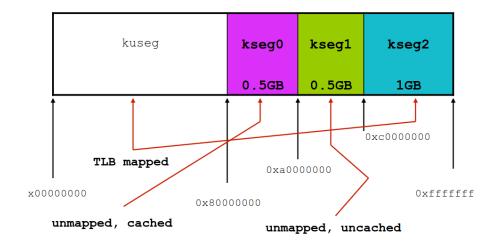


Figure 4: Mips Virtual Address Space

Il kernel utilizza kseg0 e kseg1 per TLB e cache. Se si fa accesso alla memoria solo kuseg e kseg2 sono mappati sulla TLB, negli altri spazi non si intende usare la TLB e quindi sono *invisibili*. Il kseg1 è una memoria uncached e patrà essere usata per parlare con i dispositivi di IO, il motivo è che questi dispositivi non funzionano bene con le cache.

Quando il kernel viene caricato la memoria è disposta in.

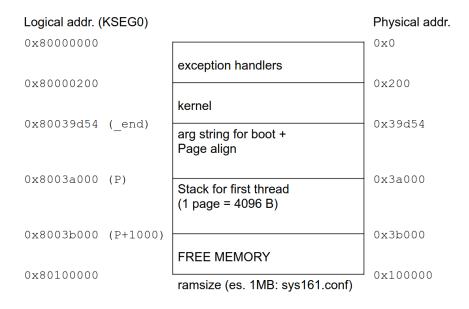


Figure 5: Kernel Loader Initial

Una volta che viene fatto il bootstrap, si hanno a dipsosizione il firstfree (primo indirizzo di ram libera, logico) e firstpfree (primo indirizzo fisico) e lastpaddr

(ultimo indirizzo fisico).

Quando si vuole allocare della memoria, si usa ram\_stealmem a cui gli vanno passete il numero di pagine.

```
// kern/arch/mips/vm/ram.c
paddr_t ram_stealmem(unsigned long npages) {
  paddr_t paddr;
  size_t size = npages * PAGE_SIZE;
  if (firstpaddr + size > lastpaddr) {
    return 0;
  }
  paddr = firstpaddr;
  firstpaddr += size;
  return paddr;
}
```

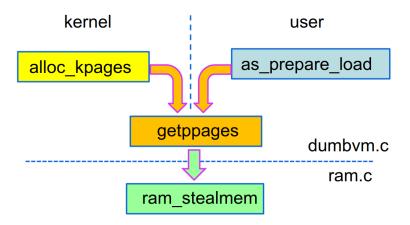


Figure 6: Interfaccia Dumbvm

Le funzioni di free devono essere implementate.

Se si volesse gestire la paginazione, si dovrebbe scindere i l'allocatore per kernel e user, infatti l'user dovrebbe vedere delle pagine mentre il kernel della memoria contigua. Per ora la soluzione proposta è:

- allocazione contigua (per pagine) comune;
- l'allocatore in bumbvm: ...
- bitmap implementata come char array, dove ogni posizione rappresenta se la pagina è libera o presa;

•

3.2 Overview **3 OS161** 

#### 3.2 Overview

In os161 si parla di thread di kernel e poi di processi utenti (in futuro un thread di kernel si sgancia dal kernel e diventa processo user), ogni thread ha us suo **context** di esecuzione, in cui sono contenuti dei dati e il suo stack. Gli user thread sono generati da un altro processo thread, ad esempio i *POSIX pthread* permettono di creare dei nuovi thread.

La differenza tra un processo ed un thread è: un processo ha uno spazio di indirizzamento in cui sono contenute le istruzioni ed i dati, poi esistono due aree che sono lo stack e lo heap, il processo arriva da un file eseguibile (tutto o in parte). Un processo può essere *single-threaded* o *multi-threaded*, tutti i dati globali sono condivisi e visibili dai thread, ogni thread ha privato il suo **context** (registri, stack, program counter).

In os161 il contesto di kernel thread, è: stack, registri, dati. I due modi di implementare la creazione dei nuovi thread è diviso in:

- i thread sono gestiti dalla libreria;
- i thread sono gestiti dal kernel;

Questo è dovuto al fatto che: il kernl vede solo dei processi (al posto dei thread) e da come è fatto lo scheduler dei thread. In os161 un thread è fatto da:

```
/* see kern/include/thread.h */
struct thread {
   char *t_name; /* Name of this thread */
   const char *t_wchan_name; /* Name of wait channel, if sleeping */
   threadstate_t t_state; /* State this thread is in */
   /* Thread subsystem internal fields. */
   struct thread_machdep t_machdep;
   struct threadlistnode t_listnode;
   void *t_stack; /* Kernel-level stack */
   struct switchframe *t_context; /* Saved register context (on stack) */
   struct cpu *t_cpu; /* CPU thread runs on */
   struct proc *t_proc; /* Process thread belongs to */
   ...
};
```

Esistono 3 funzioni per gestire dei thread:

- thread\_fork: crea un nuovo thread;
- thread\_exit: termina il thread;
- thread\_yield: sospende l'esecuzione del thread;

Quando viene creato un nuovo thread viene fatto un context switch.

Come viene fatto il context switch? Si utilizza switchframe\_switch, il codice scritto è in assembler MIPS,

3.2 Overview **3 OS161** 

Quando viene creato uno user thread, viene generato un nuovo stack per per il processo user, lo stack kernel viene comquneu mantenuto, quando il processo farà una chiamata ad una systema call allora passarà in modalità kernl ed userà lo stack kernel che ha lasciato indietro.'

## 4 Rust

Rust è un linguaggio di programmazione moderno, che non permette di avere undefined behaveiur e soprottuto è un linguaggio **statically strongly typed**, inlotre è capace di inferire i tipi di dati in modo molto potente. Rust fornisce delle *astrazioni a costo nullo*, ed è anche *interoperabile* con C. La memoria in rust è gestita dal programmatore solo in parte, il motivo è che il complilatore forza il programmatore a scrivere del codice senza errori, ed il compilatore si occupa di effettuare la gestione della memoria. Esempio di **dangling pointer** in C.

```
typedef struct Dummy { int a; int b; } Dummy;

void foo(void) {
   Dummy *ptr = (Dummy *)malloc(sizeof(Dummy));
   Dumyy *alias = ptr;
   ptr->a = 2048;
   free(ptr);
   alias->b = 25; // WARNING!!
   free(alias);
}
```

Grazie alle feature di rust si possono prevenire:

- dangling pointers
- doppi rilasci
- corse critiche
- buffer overflow
- iteratori invalidi
- overflow aritmetici

Inoltre rust propone delle convenzioni per aiutare il programmatore ad avere del codice ideomatico.

Rust parte dall'assunzoine che un valore può essere **posseduto** da una singola variabile, se la variabile esce al di fuori del suo scope il valore viene deallocato. Quando si fanno delle assegnazioni l'**ownership** del valore viene trasferito alla variabile alla quale è stata fatto l'assegnazione, inoltre è anche possibile **dare in presetito** (**borrow**) un valore; l'insieme di queste idee sono alla base della sicurezza che fornisce Rust. I puntatori sono tutti controllati in fase di compilazione, oltre all'**ownership** ogni puntatore ha un **tempo di vita** (**lifetime**), tutti gli accessi al di fuori della lifetime sono negati dal compilatore, in alcuni casi non può essere fatto l'infering della lifetime e questo andrà specificato esplicitamente usando la notazione <'...>. La **sicurezza dei thread** è incorporata nel sistema dei tipi e anch'essi hanno una lifetime. Rust inoltre non ha stati nascosti, come in java con le eccezioni.

I due strumenti per gestire l'ambiente di sviluppo in rust sono:

- \$ rustup: installer and updater di rust;
- \$ rustc: compilatore;
- \$ cargo: gestione dei progetti e delle dipendenze;

I comandi di base di cargo sono:

- \$ cargo new project-name
- \$ cargo new --lib library-name
- \$ cargo build
- \$ cargo run

Terminologia in rust:

- crate: unità di compilazione, crea un eseguibile o una libreria;
- create root: radice del progetto e solitamente contiene il main.rs, oppure lib.rs in caso di librerie:
- module: il progetto è organizzato in *moduli*, se si crea un modulo come cartella il file .rs andrà nominato mod.rs, all'interno possono essere presenti moduli interni;
- package:

Come in kotlin i blocchi condizionali hanno dei valori di ritorno. In rust non esiste l'eriditarità, però esistono i **trait**, che sono simili alle interfacce, offrendo la possibilità di poter implementare dei metodi, ad esempio alcuni di questi sono **Display** e **Debug**, ogni tipo può implementare più tratti.

I tipi elementari di rust sono:

- numerici: i8, i16, i32, i64, i128, isize (valore nativo del processore).
- numerici senza segno: u8, ...
- naturali: f32, f64
- logici: bool
- caratteri: char (32 bit, rappresentazione Unicode)
- unit: () rappresenta una tupla di 0 elementi, corrisponde a void in C/C++

Per rappresentare le stringhe invece si use la codifica utf-8, che codifica i caratteri unicode in blocchi di 8 bit, la codifica utilizza la maggior parte dei primi 8 bit come caratteri standard, se si vogliono usare simboli più strani si combina un byte con il successivo, se il carattere è ancora più raro si utilizzano più byte, fino ad arrivare a 4.

Una **tupla** è una struttura che permette di contenere più tipi di valori, per accedere alla posizione corrispondente si utilizza la notazoine <variabile>.<numero>.

Rust ha un meccanismo al suo interno per rappresentare i puntatori, infatti quando viene creato un valore in una funzione si può decidere di passare l'ownership alla funzione chiamante, che poi ha la responsabilità di liberla oppure di passare ancora l'ownership, in rust esistono tre tipi di puntatori:

- reference;
- box;
- native pointer;

L'utilizzo dei puntatori nativi (che sono gli stessi del C), è possibile solo in un blocco unsafe { . . . }.

Le **reference** sono puntatori senza possesso e possono essere assegnati con &:

```
1 let r1 = &v;
2 let r1 = &mut v;
```

In questo caso r1 borrows il valore v, per acceder al valore si utilizza la notazione per derefenziare: \*r1. Quando si crea un puntatore che & si può un creare un puntatore in sola lettura, si vuole anche scrivere all'indirizzo del puntatore si deve usere la keyword mut: &mut v, l'accesso in scrittura è esclusivo, ovvero può essere assegnato ad una sola variabile e quando viene asseganto in modo mutabile nussun altro può utilizzarlo, infatti è mutuamente esclusivo.

println!("{}", i); // ERROR: i was mutably borrowed

```
7 *r = *r+1;
8 println!("{}", *r);
9 }
```

In questo caso la variabile i non è accessibile in alcun modo per tutta l'esistenza di r.

In altre situazioni c'è l'esigenza di allocare un dato, per prolungare la sua vita all'infuori della funzione in cui viene creato, l'equivalente della malloc in rust è Box<T> che alloca un parte di memoria presa dall'heap, per creare un valore che che si vuole venga conservato, si passa a Box il valore che voglio si venga conservato:

```
let b = Box::new(v);
```

Rust è in grado di fare l'infer del tipo di v e riesce ad allocare lo spazio necessario, quando b non sarà più visibile il Box verrà liberato dalla memoria.

Quando println! si trova un puntatore lo dereferenzia automaticamente. Quando si arriva alla fine della funzione a e b vengono rimossi dallo stack, dato che il valore a cui puntava b non possiede un owner in vista quel valore viene rimosso dell'heap.

```
fn makeBox(a: i32) -> Box<(i32,i32)> {
    let r = Box::new((a, 1));
    return r;
4 }
6 fn main() {
    let b = makeBox(5);
    let c = b.0 + b.1;
9 }
```

In questo caso il valore l'ownership del valore puntato da r passa la sua ownership a b che si trova nel main, quando il main termina e la vita di b finise il valore puntato viene anch'esso liberato.

I **Puntatori nativi** sono \*const T e \*mut T, il \* indica un puntatore nativo e possono essere utilizzati solo nei blocchi unsafe ... .

Rust supporta nativamente anche gli **array**, in rust gli array sono composti da dati omogenei allocati contiguamente nello stack. Si possono inizializzare nel seguente modo:

```
let a: [i32; 5] = [1, 2, 3, 4, 5];
let b = [0; 5];  // array lungo 5, inizializzato a 0
```

In rust gli array hanno la conoscenza di quanto sono lunghi. Se si cerca di accedere ad indice fouri dal range di utilizzo rust fa panic, se panic viene lanciato in nel thread principale il programma termina, se viene lanciato in un altro thread viene terminato il thread. Per accedere all'array si utilizzano gli Slice (invece di utilizzare i puntatori), che vengono creati come riferimento ad una porzione di un array:

Per questa sua natura viene detto **fat pointer**, perchè oltre a contenere il puntatore contiene anche la lunghezza. Come nel caso degli array se si va al di fuori del range viene generato un panic.

Il problema degli array è che quando vengono creati con una dimensione, questa rimane fino alla del loro lifetime, un array variabile può essere creato con Vec<T> che rappresenta una sequenza di oggetti di tipo T, al contrario degli array gli oggetti presenti in Vec sono allocati nell'heap.

```
fn useVec() {
   let mut v: Vec<i32> = Vec::new();

   v.push(2);
   v.push(4);

let s = &mut v;
   s[1] = 8;
}
```

Quando viene inizializzato Vec nello stack vengono inseriti 3 parametri: pointer, size, capacity. Appena viene fatto push viene allocata della memoria nell'heap, e i parametri size e capacity vengono aggiornati. Se vuole creare uno slice s, nello stack viene messo un fat pointer, ovvere il puntatore all'heap ed il size corrente. Quando Vec<T> viene inizialmente inizializzato, nel campo puntatore viene inserito l'allinemento che il tipo T dovrà avere in memoria.

Lo stesso discorso fatto per i Vec vale per gli oggetti di tipo String. Quando si crea una stringa tra le virgolette viene creato un &str e non una String, questo dato andrà inserito nella sezione del programma dei dati inizializzati, al contrario delle String queste non modificabili, se si vuole utilizzare una stringa si utilizza "...".as\_str(), che ritorna uan stringa allocata nell'heap.

```
fn main() {
  let hello: &str = "hello";

let mut s = String::new();  // il valore (futuro) puntato da s viene allocato
  nell'heap

s.push_str(hello);  // l'heap viene inizializzato una capacita' ed un
  size uguale al size della stringa puntata da "hello"
```

4.1 Ownership 4 RUST

```
7 s.push_str(" world!");
8 }
```

In rust le keyword let e let mut sono delle istruzioni, mentre un blocco racchiuso tra ... è un espressione e quindi ha un valore di ritorno, anche il costrutto if è un espressione, il valore viene ritornato a patto che l'ultima istruzione del blocco non abbia un punto e virgola. Si può asseganre un etichetta con '<nome-etichetta>: ad un espressione per poter specificare il ritorno:

Per leggere gli argomenti passati da linea di comando si utilizza:

```
fn main() {
  let args: Vec<String> = args().skip(1).collect();

3
4 }
```

Si può utilizzare la libreria clap per fare il parsing degli argomenti. per farlo si può andare nel file .toml ed inserire la dipendenza.

Per fare IO da console si utilizza stdin:

```
fn main() {
    let mut s = String::new();

d    if io::stdin().read_line(&mut s).is_ok() {
        println!(..., s.trim());
    } else {
        println!("Failed!");
    }

// Oppure...
io::stdin().read_line(&mut s).unwrap();
    println!(..., s.trim());
}
```

## 4.1 Ownership

Il concetto dell'ownership in rust permette al **borrow checker** di controllare l'utilizzo corretto dei puntatori, in rust un valore può essere posseduto da una e una sola variabile, il fallimento di questa condizione comporta ad un fallimento della compilazione. Possere un valore vuol dire occuparsi del suo rilascio. Se una variabile mutabile viene

28

4.1 Ownership 4 RUST

riasseganta, ed il valore precedente implementava il tratto **Drop** esso viene prima liberato e poi avviene l'assegnazione. Quando si fa un assegnazione da una variabile all'altra: a = b, il valore posseduto da b viene spostato in a, questa operazione viene detta **movimento**, ed il valore non è più accessibile da b, dal punto di vista fisico il movimento è una *copia*.

```
1 fn main() {
2   let mut s1 = "hello".to_string();
3   println!("s1: {}", s1);
4
5   let s2 = s1;
6   println!("s2: {}", s2);
7
7
8   // s1 non e' piu' accessibile
9 }
```

Il movimento è il comportamento standard in rust, se però un tipo implementa il tratto Copy quando avviene un'essegnazione entrabe le variabili possono continuare ad accedere al valore, però i tratti Copy e Drop sono mutuamente esclusivi. In generale i tipi copiabili sono i: numeri, booleani, le reference &, ..., mentre i &mut non sono copiabili. Il tratto Copy può essere implementato solo se il tipo implementa il tratto Clone, che permette di fare una clonazione dell'oggetto in profodità, inoltre la clonazione è implementata dal compilatore, mentre copia e movimento sono gestite dal compilatore e veine implementata con memcpy().

```
fn main() {
  let mut s1 = "hi".to_string();
  let s2 = s1.clone(); // viene creato nello stack una nuova variabile e nell'
    heap un nuovo valore
  s1.push('!');

println!("s1: {}", s1); // hi!
  println!("s2: {}", s2); // hi
}
```

In rust il comportamento di base è il movimento, mentre in C l'unico comportamento è quello della copia, mentre in C++ si può copiare e si può muovere ma questo va scritto esplicitamente.

```
struct Test(i32);

impl Drop for Test {
    fn drop(&mut self) {
        println!("Dropping Test({}) @ {:p}", self.0, self);
    }
}

fn alfa(t: Test) {
    println!("Invoking alfa() with Test({}) @ {:p}", t.0, &t);
}
```

4.1 Ownership 4 RUST

```
fn main() {
    let t = Test(12);

alfa(t);

println!("Ending...");
}
```

Quello che succede in questo caso è che il metodo di drop() viene chiamato scritto prima di Ending..., il motivo è che t viene mossa all'interno della funzione alfa(). Quando non si vuole passare la proprietà del valore ad una funzione si può decidere di prestarglielo, se si vuole fare ciò l'argomento della funzione deve essere una reference.

```
fn alfa(t: &Test) {
   println!("Invoking alfa() with Test({}) @ {:p}", t.0, t);
}

fn main() {
   let t = Test(12);

   alfa(&t);
   println!("Ending...");
}
```

Se si vuole modificare il valore all'interno della funzione si cambiare la firma in: fn alfa(t: &mut Test).

In rust i riferimenti permettono il prestito dei valori di una variabile in solo scrittura, mentri i riferimenti mutabili permettano lettura e scrittura, ma se viene prestato la variabile originale non può leggere. A differenza del tipo di dato che si maneggia, si possono avere 3 tipi di puntatori: **reference**, **fat pointer**, **double pointer**. Quando il compilare ha tutte le informazioni sul tipo di dato ho bisogno di una reference semplice, se tuttavia non è in grado di inferire tutti i dati ricorre ad un *fat pointer* (come nelle slice), che contiene il puntatore all'oggetto e la dimensione dell'oggetto. Nel caso di un tipo che contiene delle implementazioni, viene usato un double pointer, dove il primo punta all'oggetto, ed il secondo punta alla **vtable**, questa è una tabella che contiene i puntatori alle funzioni che vengono implementati per un tratto, ed esiste una vtable per ogni tratto implementato.

```
let f: File = File::create("text.txt");
let r3: &dyn Write = &f; // double pointer
```

Il borrow checker garantisce che tutti gli accessi ad un riferimento avvengano solo all'interno di una **lifetime**, in alcuni casi il complilatore non è in grado di fare l'infering della lifetime, per assegnare una lifetime ad un riferimento si utilizza la sintassi:

```
å'a Type
```

4.2 Clap 4 RUST

L'unico nome riservato è &'static Type, questo vuol dire che la lifetime di quella reference sopravvive per l'intera durata del programma.

## 4.2 Clap

clap è una libreria di rust che permette di fare il parsing degli argomenti da linea di comando, una implementazione possibile è la seguente:

```
use clap::Parser;
3 /// Simple program to greet a person
# #[derive(Parser, Debug)]
5 #[command(version, long_about = None)]
6 struct Args {
    /// Name of the person to greet
    #[arg(short, long)]
    name: String,
    /// Number of times to greet
    #[arg(short, long, default_value_t = 1)]
    count: u8,
13 }
14
15 fn main() {
    let args = Args::parse();
   for _ in 0..args.count {
      println!("Hello {}!", args.name)
    }
19
20 }
```

#### 4.3 Slice

Uno slice è una vista su una sequenza contigua di elementi, gli slice in queanto riferimento non possiedono il valore, oltre ad essere dei fat pointer.

## 5 Tipi Composti

In rust si possono creare delle struct che è un tipo prodotto, ovvero che la sua grandezza è il prodotto cartesiano dei domini dei parametri contenuti al suo interno. Per convenzione si usa il CamelCase per i nomi delle struct. Le struct possono essere di due tipi: named struct {} dove ogni campo ha un nome, tuple struct () dove i campi non hanno nome e vegono invocati attraverso un numero come posizione. In rust quando viene dichiarata una struct i campi possono essere riordinati per permettere una maggiore efficienza nell'utilizzo della memoria, a differenza di C/C++ che dispongono i parametri in memoria secondo l'ordine di scrittura, per questo motivo rust permette di utilizzare l'attributo #[repr(...)] che modifica la rappresentazione in memoria dei parametri.

```
1 #[repr(C)]
2 struct Test {
3    a: i8,
4    b: i32,
5    c: i8,
6 };
```

In questo caso la struttura verrà disposta in memoria come in C.

## 5.1 Visibilità

In rust si possono definire dei moduli con la keyword mod, questo si può fare sia all'interno del file main che in altri file.

```
mod example {
   struct S2 {
      a: i32,
      b: bool,
   }
}

fn main() {
   let s2 = S2 { a: 0, b: true };
   // ERRORE: tutto cio' che sta in un modulo e' privato
}
```

Se si vuole utilizzare un modulo esso deve essere importato, se si vuole utilizzare la struct S2 bisogna renderla pubblica, infatti qualsiasi cosa all'interno di un modulo una visibilità privata di default (ovvero che è visibile solo all'interno del modulo).

```
1 mod example {
2    pub struct S2 {
3       pub a: i32,
4       pub b: bool,
5    }
6 }
```

```
8 use example::S2;
9
10 fn main() {
11  let s2 = S2 { a: 0, b: true };
12  // Adesso compila
13 }
```

Si possono implementare anche delle funzioni per S2:

```
1 mod example {
    pub struct S2 {
      a: i32,
      b: bool,
    }
5
6
    impl S2 {
      pub fn new(a: i32, b: bool) -> Self {
        Self { a, b }
9
    }
12 }
14 use example::S2;
16 fn main() {
   let s2 = S2::new(0, true);
```

Nei blocchi impl se si vuole fare riferimento all'istanza della struct si utilizza la keyword self. Le funzioni che hanno come primo parametro self diventano dei metodi e vengono dette funzioni associate.

In rust non è possible fare l'overloading dei metodi, da convenzione si usa fn with\_attributes(...) (e.g. String::with\_capacity(10)).

Il paradigma **RAII** (Resource Acquisition Is Initialization) voul dire: le risorse vengono incapsulate in un oggetto che possiede solo un *costruttore* ed un *distruttore*, in rust un concetto in cui viene implementato RAII è la struct Box. Ad esempio su C++ se può creare una classe che viene allocato nello stack che incapsula un oggetto e lo libera quando viene rimossa dallo stack.

```
class Car {};

void a_function() {
   Car *ptr = new Car;
   function_that_can_throw();
   if (!check()) return;
   delete ptr;
}
```

In questo caso non esiste garanzia che ptr venga liberato dalla memoria, grazie al paradigma RAII si può creare una classe wrapper che libererà l'oggetto in modo

automatico.

```
class CarManager {
    Car *car;
3 public:
    CarManager() {
      this->car = new Car;
6
    ~CarManager() {
      delete this->car;
    }
9
10 }
12 class Car {};
void a_function() {
   CarManager car;
    function_that_can_throw();
    if (!check()) return;
18 }
```

C++ ha proprio un modo per gestire queste casistiche già implementato nella libreria standard, si chiama unique\_pointer

```
void a_function() {
   std::unique_ptr<Car> car = std::make_unique<Car>();
   function_that_can_throw();
   if (!check()) return;
}
```

In Rust tutto questa gestione delle memoria è fatta in automatico grazie al Borrowing System e soprattutto **senza overhead**.

## 5.2 Enum

All'interno di valori enum si possono associare dei valori oppure anche dei campi.

```
1 enum HttpResponse {
    0k = 200,
    NotFound = 404,
3
    InternalError = 500,
5 }
7 enum HttpResponse {
8
   NotFound(String),
9
    InternalError {
10
     desc: String,
      data: usize,
12
    }
13
14 }
```

In rust i tipi enum sono dei tipi somma, ovvero che il loro dominio è la somma di tutti i suoi campi, gli enum sono i tipi più simili alle union di C, in rust però i tipi enum contengono anche un tag per poterli distinguere. Grazie agli enum è possibile fare del parrtern matching con match e con if let:

```
enum Shape {
    Square { s: f64 },
2
    Circle { r: f64 },
    Rectangle { w: f64, h: f64 },
4
5 }
7 fn compute_area(shape: Shape) -> f64 {
    match shape {
      // Destructory assignment
9
      Square \{s\} \Rightarrow s*s,
      Circle \{ r \} => r*r*3.14,
      Rectangle { w, h } => w*h,
13
    }
14 }
  fn process(shape: Shape) {
16
    // Destructory assignment
17
    if let Shape::Square { s } = shape {
       println!("Square side: {}", s);
19
    }
20
21 }
```

La destrutturazione può essere utilizzata anche nelle operazioni semplici.

```
let Point { x, y } = point;
println!("{}{}", x, y);
```

Quando si fa destructuring è possibile prendere i valori interni agli oggetti come riferimento, anteponendo la keyword ref, il motivo è che usando questi construtti, se la struct non implementa Copy, il valore viene consumato dal blocco.

#### 5.3 Monad

In rust non esiste null, l'assenza di valori o gli errori vengono gestiti con: Option<T> che contiene Some(t) o None e Result<T,E> che contiene Ok(T) o Err(E). Sia Option che Result sono implementati come enum.

## 5.4 Polimorfismo

Il polimorfismo è la capacità di associare comportamenti comuni a un insieme di tipi differenti. In C++ esiste l'ereditarietà multipla, che permette di fare il polimorfismo.

```
#include <iostream>
class Alfa {
```

```
4 int i;
5 public:
o virtual int m() { return 1; }
virtual unsigned size() { return sizeof(*this); }
8 };
10 class Beta: pulbic Alfa {
double d;
12 public:
  int m() { return 2; }
    unsigned size() { return sizeof(*this); }
15 };
17 int main() {
    Alfa* ptr1 = new Alfa;
18
    Beta* ptr2 = new Beta;
19
20
    std::cout << ptr1->m() << std::endl; // 1
21
    std::cout << ptr2->m() << std::endl; // 2
22
23
    std::cout << sizeof(*ptr1) << std::endl; // 4
24
    std::cout << sizeof(*ptr2) << std::endl; // 16</pre>
26
    delete ptr1;
27
28
    delete ptr2;
29 }
31 // Senza virtual
32 int main2() {
    Alfa* ptr1 = new Alfa;
    Alfa* ptr2 = new Beta;
34
35
    std::cout << ptr1->m() << std::endl; // 1
37
    std::cout << ptr2->m() << std::endl; // 1
38
    std::cout << sizeof(*ptr1) << std::endl; // 4
39
    std::cout << sizeof(*ptr2) << std::endl; // 4</pre>
41
    delete ptr1;
    delete ptr2;
43
44 }
45
46 // Con virtual
47 int main2() {
    Alfa* ptr1 = new Alfa;
    Alfa* ptr2 = new Beta;
49
50
    std::cout << ptr1->m() << std::endl; // 1
51
    std::cout << ptr2->m() << std::endl; // 2
52
  std::cout << sizeof(*ptr1) << std::endl; // 16</pre>
```

```
std::cout << sizeof(*ptr2) << std::endl; // 16
std::cout << ptr1->size() << std::endl; // 16: "8vtable + 4int + 4padd"
std::cout << ptr2->size() << std::endl; // 24: "8vtable + 4int + 4padd + 8
double"

delete ptr1;
delete ptr2;
}</pre>
```

Quando in una classe C++ appare virtual, gli oggetti della classe acquisiscono un campo in più detto vtable, che risolve il metodo chiamato dall'oggetto, che possono puntare alle funzioni di Alfa o di Beta.

In rust **non esiste l'ereditarietà**, però in rust i **Tratti** sono per rust come le **Interfaccie** per Java. *Un tratto esprime la capacità di eseguire una certa funzione*, as esempio: std::io::Write, std::iter::Iterator, ... In rust dunque non esiste l'overhead come in C++ causato dal polimorfismo, il motivo è che il compilatore risolve tutti i riferimenti in modo statico, l'unico momento in cui quel costo si presenta è quando si creano dei riferimenti dinamici (&dyn SomeTrait). Per implementare un tratto in rust si scrive:

```
trait T1 {
    fn num() -> i32;
    fn return_self() -> Self;

    struct OtherType {};
    impl T1 for OtherType {
        fn num() -> i32 { 2 }
        fn return_self() -> Self { OtherType }
}
```

Quando si crea un tratto si può definire un **Tipo Associato**.

```
trait T2 {
   type AssociatedType;
   fn f(arg: Self::AssociatedType);
}

struct OtherType {};

impl T2 for OtherType {
   type AssociatedType = &str;
   fn f(arg: Self::AssociatedType) {}
}
```

Rust permette un forma di dipendenza tra tratti e vengono detti **sub-trait** e **super-trait**:

```
trait Super {
  fn f(&self) { println!("Super"); }
  fn g(&self) {}
```

```
4 }
5
6 trait Sub: Super {
fn f(&self) { println!("Sub"); }
8 fn h(&self) {}
9 }
10
struct SomeType;
impl Super for SomeType;
impl Sub for SomeType;
15 fn main() {
let s = SomeType;
s.f(); // ERRORE: chiamata ambigua
<SomeType as Super>::f(&s);
<SomeType as Sub>::f(&s);
20 }
```