注意：斜体的页码表示数字，表格和文本框; 以“e”开头的页码是指在线资料。

0, 8, 22. See also LOW, FALSE 另见LOW、FALSE

1, 8, 22. See also HIGH, TRUE 另见HIGH、TRUE  
32-bit datapath, 386: 32位数据通道  
32-bit instructions, 329: 32位指令  
64-bit architecture, 360: 64位架构  
74xx series logic, 533.e1–533.e5: 74xx系列逻辑电路  
 parts,器件  
 2:1 mux (74157), 533.e4：2:1多路选择器  
 3:8 decoder (74138), 533.e4：3:8解码器  
 4:1 mux (74153), 533.e4：4:1多路选择器  
 AND (7408), 533.e3：与门  
 AND3 (7411), 533.e3：3输入与门  
 AND4 (7421), 533.e3：4输入与门  
 counter (74161, 74163), 533.e4: 计数器  
 FLOP (7474), 533.e1, 533.e3：触发器  
 NAND (7400), 533.e3: 与非门  
 NOR (7402), 533.e3: 或非门  
 NOT (7404), 533.e1: 非门  
 OR (7432), 533.e3: 或门  
 register (74377), 533.e4: 寄存器  
 tristate buffer (74244), 533.e4: 三态缓冲器  
 XOR (7486), 533.e3: 异或门  
#define, 541.e5–541.e6   
#include, 541.e6–541.e7. See also Standard libraries另见标准库

A

ABI. See Application Binary Interface (ABI)：ABI. 请参阅应用程序二进制接口（ABI）  
Abstraction, 4–5:抽象  
 digital. See Digital abstraction数字，另见数字抽象  
Accumulator, 367: 累加器  
Acorn Computer Group, 296, 472：橡果计算机组  
Acorn RISC Machine, 350：橡果RISC机器  
Active low, 74–75低电平有效  
A/D conversion, 531.e31–531.e32: 模拟数字转换  
 registers in, 532寄存器入  
ADCs. See Analog/digital converters  
add, 297  
Adders, 239 –246L加法器  
 carry-lookahead, 241:先行进位  
 carry propagate, 240:进位传播  
 full, 56, 240全  
 half, 240半  
 HDL for, 184, 200:硬件描述语言  
 prefix, 243:前缀  
 ripple-carry, 240:行波进位  
addi, 304  
addiu, 345  
addu, 345  
Addition, 14 –15, 17 –18, 235, 239 –246, 297. See also Adders加法，另见加法器  
 binary, 14–15:二进制  
 floating point, 258 –259:浮点数  
 MIPS instructions, 344 –345, 622:MIPS指令

signed binary, 15–17:带符号二进制数  
Address. See also Memory地址，另见存储器  
 physical, 497–501:物理  
 translation, 497 –500:转换  
 virtual, 497. See also Virtual memory :虚拟，另见虚拟内存  
Addressing modes:寻址方式  
 MIPS, 333–335   
 base, 333 :基址  
 immediate, 333 :立即数  
 PC-relative, 333 –334:相对PC