

靜宜大學資工系 **110** 學年度第 **1** 學期第 **2** 次畢業專題會議記錄
(專題名稱:線上場域可編程邏輯閘陣列/特定應用積體電路測試平台)

時 間：中華民國 111 年 01 月 07 日 (星期五) 4 時 40 分

地 點：Teams

主 席：方百立老師

紀錄：廖宥鈞同學

出席人員：方百立老師、資工三 A 廖宥鈞同學、資工三 A 何孟勳同學、資工三 A 李偉全同學

列席人員：方百立老師、資工三 A 廖宥鈞同學、資工三 A 李偉全同學、資工三 A 何孟勳同學

請假人員：無

壹、主席致詞

各位同學午安，今天主要看一下系統設計。

貳、確認上次會議紀錄

110 學年度第 1 學期第 1 次畢業專題會議紀錄(110/09/12)，已經以電子郵件供委員確認，紀錄於會中提供備查。

參、上次會議決議事項執行情形

1. 提案：利用專題報告來做系統分析設計
2. 提案:關於專題準備軟硬體方案?

肆、工作報告

完成流程圖以及 activity diagram 等等

。

伍、討論事項

主要內容關於系統設計方面以及 IC 設計等等基本概念。

提案單位：廖宥鈞同學

提案一

案由：專題參考方案及預算

說明：

- 一、開會情形如【附件一】。(每次會議紀錄請務必附上照片)
- 二、討論關於專題的系統設計 IC 設計的研究方法。

辦法：老師和同學說明，學長成果發表的狀況做為參考，以及編列預算。

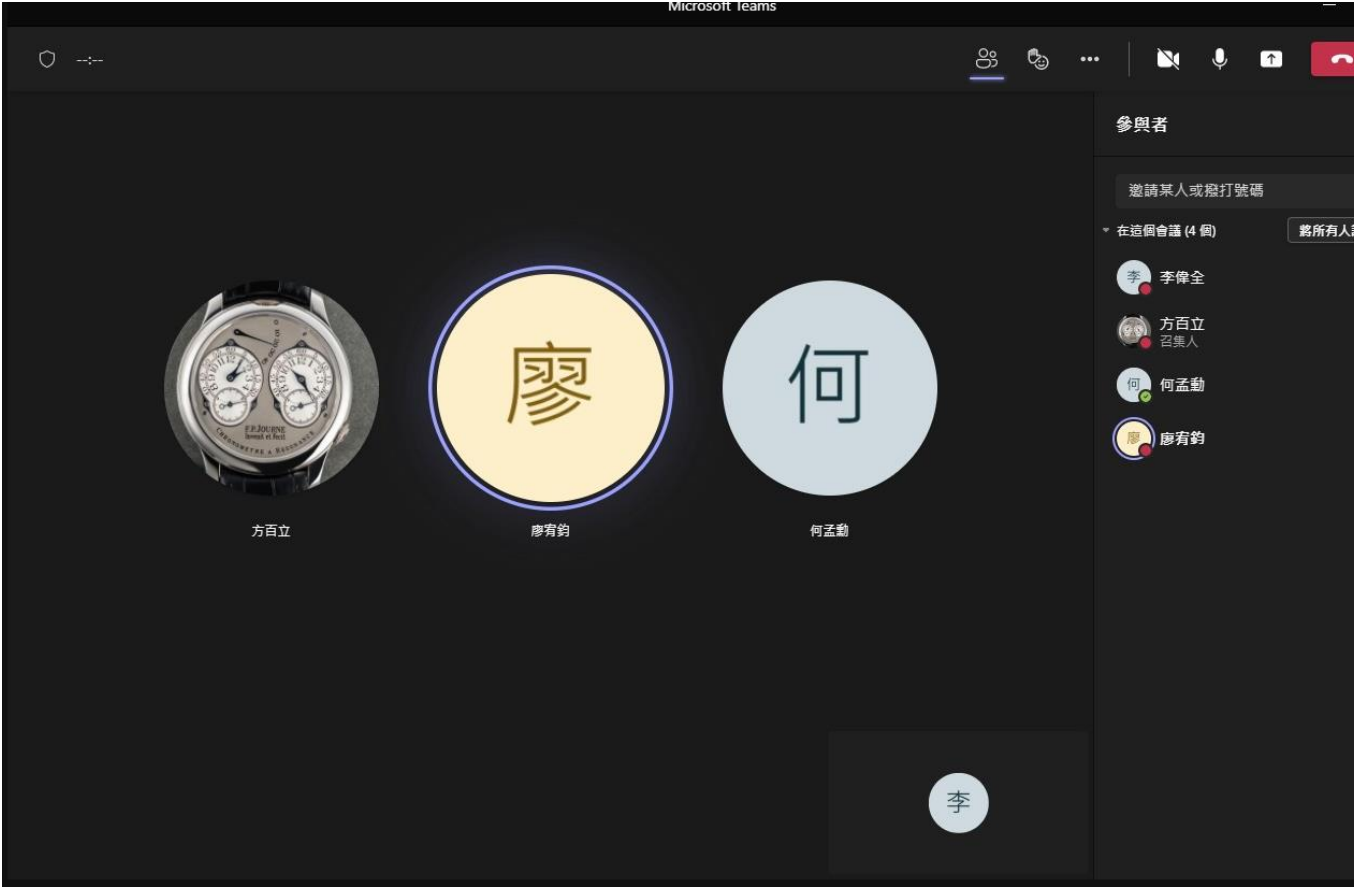
決議：老師幫忙詢及相關資料，及編列預算的資料。

陸、臨時動議

無

柒、散會

專題開會情形：

<p>照片 1：</p> 	<p>照片 2：</p>
<p>說明 1： 111/1/7，於線上進行專題討論，主要內容關於系統設計方面以及 IC 設計等等基本研究概念。</p>	<p>說明 2：</p>
<p>照片 3：</p>	<p>照片</p>

	4 :
說明 3 :	說 明 4 :
照片 5 :	照 片 6 :
說明 5 :	說 明 6 :

