

iTOP-4412-中断 poll 机制

本文档主要介绍利用 poll 机制在中断按键基础上实现驱动和应用之间传递信息的功能。
中断部分参考“iTOP-4412-驱动-实现中断驱动例程 1”文档。

1.1 平台文件注册

在内核源码目录，使用“vi arch/arm/mach-exynos/mach-itop4412.c”命令打开平台文件。搜索关键词“struct platform_device s3c_device_buzzer_ctl”找到 buzzer 配置。然后在它的下面添加如下信息。

```
struct platform_device s3c_device_irq_test = {  
    .name    = "irq_test",  
    .id      = -1,  
};
```

如下图。

```
#ifdef CONFIG_BUZZER_CTL  
struct platform_device s3c_device_buzzer_ctl = {  
    .name    = "buzzer_ctl",  
    .id      = -1,  
};  
#endif  
//add by meo 20180103  
struct platform_device s3c_device_irq_test = {  
    .name    = "irq_test",  
    .id      = -1,  
};  
//end add  
  
#ifdef CONFIG_ADC_CTL  
struct platform_device s3c_device_adc_ctl = {  
    .name    = "adc_ctl",  
    .id      = -1,  
};  
#endif
```

保存，退出。

再次使用“vi arch/arm/mach-exynos/mach-itop4412.c”命令打开平台文件。搜索关键词“&s3c_device_buzzer_ctl”，在这一行下面添加：

```
&s3c_device_irq_test,
```

如下图。

```

#ifdef CONFIG_BUZZER_CTL
    &s3c_device_buzzer_ctl,
#endif

//add by leo 20180103
    &s3c_device_irq_test,
//end add

#ifdef CONFIG_ADC_CTL
    &s3c_device_adc_ctl,
#endif

```

保存，退出。

使用 “vi drivers/char/Kconfig ” 命令打开 Kconfig 配置文件。搜索关键词 “BUZZER_CTL” ，在该段的下面添加如下信息。

```

config IRQ_TEST
    bool "Enable IRQ_TEST config"
    default Y
    help
        Enable IRQ_TEST config

```

如下图。

```

        Enable LEDS config

config BUZZER_CTL
    bool "Enable BUZZER config"
    default n
    help
        Enable BUZZER config

#add by leo 20180103
config IRQ_TEST
    bool "Enable IRQ_TEST config"
    default Y
    help
        Enable IRQ_TEST config
#end add

config ADC_CTL
    bool "ADC driver for iTOP4412"
    select S3C_ADC

```

保存，退出。

在内核目录下使用 “make menuconfig” 命令打开内核配置界面，如下图。

```

root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0#
root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0# make menuconfig

```


然后进入到 “Keyboards” 界面，并取消掉 “GPIO Buttons”。如下图。

[illegible]

然后返回到 “Device Drivers” 界面。如下图。

[illegible]

然后选择 “Character devices” ，进入 Character devices 界面，并取消掉 “Enable LEDS config” 。如下图。

[illegible]

然后保存退出内核配置界面。使用“make zImage”命令编译内核。如下图。

```
*** End of the configuration.
*** Execute 'make' to start the build or try 'make help'.

root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0#
root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0#
root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0#
root@ubuntu:/home/topeet/android4.0/iTop4412_Kernel_3.0# make zImage
```

编译完成后如下图。

```
make CONFIG_DEBUG_SECTION_MISMATCH=y'
GEN      .version
CHK      include/generated/compile.h
UPD      include/generated/compile.h
CC       init/version.o
LD       init/built-in.o
LD       .tmp_vmlinux1
KSYM     .tmp_kallsyms1.S
AS       .tmp_kallsyms1.o
LD       .tmp_vmlinux2
KSYM     .tmp_kallsyms2.S
AS       .tmp_kallsyms2.o
LD       vmlinux
SYSMAP   System.map
SYSMAP   .tmp_System.map
OBJCOPY  arch/arm/boot/Image
Kernel:  arch/arm/boot/Image is ready
GZIP     arch/arm/boot/compressed/piggy.gzip
AS       arch/arm/boot/compressed/piggy.gzip.o
SHIPPED  arch/arm/boot/compressed/liblfuncs.S
AS       arch/arm/boot/compressed/liblfuncs.o
LD       arch/arm/boot/compressed/vmlinux
OBJCOPY  arch/arm/boot/zImage
Kernel:  arch/arm/boot/zImage is ready
root@ubuntu:/home/topeet/android4.0/iTop4412 Ke
```

然后把编译生成的 zImage （在 arch/arm/boot 目录下）烧写到 iTOP-4412 开发板上，烧写完成后启动开发板。

1.2 驱动程序

```
#include <linux/init.h>
#include <linux/module.h>
#include <linux/kernel.h>
#include <linux/fs.h>
#include <mach/gpio.h>
#include <plat/gpio-cfg.h>
#include <linux/miscdevice.h>
#include <linux/platform_device.h>
#include <mach/regs-gpio.h>
#include <asm/io.h>
#include <linux/regulator/consumer.h>
#include <linux/delay.h>

/*中断函数头文件*/
#include <linux/interrupt.h>
#include <linux/irq.h>

#define IRQ_DEBUG
#ifdef IRQ_DEBUG
#define DPRINTK(x...) printk("IRQ_CTL DEBUG:" x)
#else
#define DPRINTK(x...)
#endif

#define DRIVER_NAME "irq_test"

//添加头文件
#include <linux/poll.h>
#include <linux/sched.h>

//添加的定义 :
static volatile int press = 0;
static unsigned char key_val;
static DECLARE_WAIT_QUEUE_HEAD(key_button);

//中断函数
static irqreturn_t eint9_interrupt(int irq, void *dev_id) {
```

```
    press = 1;                // 表示中断发生了
    key_val = 0x01; //read 返回值 ,
    wake_up_interruptible(&key_button); // 唤醒休眠的进程
    return IRQ_RETVAL(IRQ_HANDLED);
}

static irqreturn_t eint10_interrupt(int irq, void *dev_id) {
    press = 1;                // 表示中断发生了
    key_val = 0x02;
    wake_up_interruptible(&key_button); /* 唤醒休眠的进程 */
    return IRQ_RETVAL(IRQ_HANDLED);
}

static int itop_irq_open(struct inode *inode, struct file *file)
{
    return 0;
}

static int itop_irq_close(struct inode *inode, struct file *file)
{
    printk(" %s  !!\n",__FUNCTION__);
    return 0;
}

ssize_t itop_irq_read(struct file *file, char __user *buf, size_t size, loff_t *ppos)
{
    if (size != 1)
        return -EINVAL;
    //如果没有按键动作, 休眠
    wait_event_interruptible(key_button, press);
    // 如果有按键动作, 返回键值
    copy_to_user(buf, &key_val, 1);
    press = 0;
    return 1;
}

static unsigned itop_irq_poll(struct file *file, poll_table *wait)
{
    unsigned int mask = 0;
```

```
poll_wait(file, &key_button, wait); // 不会立即休眠
if (press)
    mask |= POLLIN | POLLRDNORM; // POLLIN:普通或优先级带数据可读; POLLRDNORM:normal 普通
数据可读
    return mask; //当超时,就返给应用层为 0 ,被唤醒了就返回 POLLIN | POLLRDNORM ;
}

static struct file_operations itop_irq_fops = {
    .owner    = THIS_MODULE, //这是一个宏,推向编译模块时自动创建的__this_module 变量
    .open     = itop_irq_open,
    .read     = itop_irq_read,
    .release  = itop_irq_close,
    .poll     = itop_irq_poll,
};

static struct miscdevice itop_irq_dev = {
    .minor    = MISC_DYNAMIC_MINOR,
    .fops     = &itop_irq_fops,
    .name     = "irq_test",
};

// probe 函数
static int irq_probe(struct platform_device *pdev)
{
    int ret;
    char *banner = "irq_test Initialize\n";
    printk(" %s  !!\n", __FUNCTION__);
    printk(banner);

    ret = gpio_request(EXYNOS4_GPX1(1), "EINT9");
    if (ret) {
        printk("%s: request GPIO %d for EINT9 failed, ret = %d\n", DRIVER_NAME,
            EXYNOS4_GPX1(1), ret);
        return ret;
    }
    s3c_gpio_cfgpin(EXYNOS4_GPX1(1), S3C_GPIO_SFN(0xF));
    s3c_gpio_setpull(EXYNOS4_GPX1(1), S3C_GPIO_PULL_UP);
    gpio_free(EXYNOS4_GPX1(1));

    ret = gpio_request(EXYNOS4_GPX1(2), "EINT10");
```



```
if (ret) {
    printk("%s: request GPIO %d for EINT10 failed, ret = %d\n", DRIVER_NAME,
           EXYNOS4_GPX1(2), ret);
    return ret;
}
s3c_gpio_cfgpin(EXYNOS4_GPX1(2), S3C_GPIO_SFN(0xF));
s3c_gpio_setpull(EXYNOS4_GPX1(2), S3C_GPIO_PULL_UP);
gpio_free(EXYNOS4_GPX1(2));

ret = request_irq(IRQ_EINT(9), eint9_interrupt,
                 IRQ_TYPE_EDGE_FALLING /*IRQF_TRIGGER_FALLING*/, "eint9", pdev);
if (ret < 0) {
    printk("Request IRQ %d failed, %d\n", IRQ_EINT(9), ret);
    goto exit;
}

ret = request_irq(IRQ_EINT(10), eint10_interrupt,
                 IRQ_TYPE_EDGE_FALLING /*IRQF_TRIGGER_FALLING*/, "eint10", pdev);
if (ret < 0) {
    printk("Request IRQ %d failed, %d\n", IRQ_EINT(10), ret);
    goto exit;
}

ret = misc_register(&itop_irq_dev);
return 0;

exit:
    return ret;
}

static int irq_remove (struct platform_device *pdev)
{
    printk(" %s  !!\n", __FUNCTION__);
    misc_deregister(&itop_irq_dev);
    free_irq(IRQ_EINT(9), pdev);
    free_irq(IRQ_EINT(10), pdev);

    return 0;
}
```

```
static int irq_suspend (struct platform_device *pdev, pm_message_t state)
{
    printk(" %s  !!!\n",__FUNCTION__);
    DPRINTK("irq suspend:power off!\n");
    return 0;
}

static int irq_resume (struct platform_device *pdev)
{
    printk(" %s  !!!\n",__FUNCTION__);
    DPRINTK("irq resume:power on!\n");
    return 0;
}

static struct platform_driver irq_driver = {
    .probe = irq_probe,
    .remove = irq_remove,
    .suspend = irq_suspend,
    .resume = irq_resume,
    .driver = {
        .name = DRIVER_NAME,
        .owner = THIS_MODULE,
    },
};

static void __exit irq_test_exit(void)
{
    printk(" %s  !!!\n",__FUNCTION__);
    platform_driver_unregister(&irq_driver);
}

static int __init irq_test_init(void)
{
    printk(" %s  !!!\n",__FUNCTION__);
    return platform_driver_register(&irq_driver);
}

module_init(irq_test_init);
module_exit(irq_test_exit);
```

```
MODULE_LICENSE("Dual BSD/GPL");
```

probe 函数中的内容，在“iTOP-4412-驱动-实现中断驱动例程 1”文档中都有详细讲解，这次主要介绍驱动和上层通讯。使驱动产生的中断能及时反馈给上层应用。

1.3 应用程序

```
#include <sys/types.h>
#include <sys/stat.h>
#include <fcntl.h>
#include <stdio.h>
#include <poll.h>

int main(int argc, char **argv)
{
    int fd;
    unsigned char key_val;
    int ret;
    struct pollfd fds[1];
    fd = open("/dev/irq_test", O_RDWR);
    if (fd < 0)
    {
        printf("can't open!\n");
    }
    fds[0].fd = fd;
    fds[0].events = POLLIN; // POLLIN:普通或优先级带数据可读;
    while (1)
    {
        ret = poll(fds, 1, 5000);
        if (ret == 0)
        {
            printf("time out\n");
        }
        else
        {
            read(fd, &key_val, 1);
            if (key_val == 0x01 )
```

```
        printf("press home button ! \n" );
    else if ( key_val == 0x02)
        printf("press back button ! \n");
    else
        ;
    }
}
return 0;
}
```

1.4 编译运行测试

1.4.1 驱动编译

驱动程序编译很简单。把驱动程序 “itop4412-irq-poll.c” 和 Makefile 文件上传到同一目录，执行 “make” 命令。如下图。

```
root@ubuntu:/home/topeet/neo/irq# make
make -C /home/topeet/android4.0/iTop4412_Kernel_3.0 M=/home/topeet/neo/irq modules
make[1]: Entering directory `/home/topeet/android4.0/iTop4412_Kernel_3.0'
Building modules, stage 2.
MODPOST 1 modules
make[1]: Leaving directory `/home/topeet/android4.0/iTop4412_Kernel_3.0'
root@ubuntu:/home/topeet/neo/irq# ls
itop4412-irq-poll.c      itop4412-irq-poll.mod.o  modules.order
itop4412-irq-poll.ko    itop4412-irq-poll.o      Module.symvers
itop4412-irq-poll.mod.c Makefile
root@ubuntu:/home/topeet/neo/irq#
```

通过 U 盘挂载、tftp 或者 nfs 功能把 “itop4412-irq-poll.ko” 文件上传到开发板。

1.4.2 应用程序编译

把应用程序 “itop4412-irq-poll-apptest.c” 上传到 ubuntu 系统。使用 “arm-none-linux-gnueabi-gcc -o itop4412-irq-poll-apptest itop4412-irq-poll-apptest.c -static” 命令来静态编译应用程序。如下图。

```
root@ubuntu:/home/topeet/neo/poll# arm-none-linux-gnueabi-gcc -o itop4412-irq-poll-apptest itop4412-irq-poll-apptest.c -static
root@ubuntu:/home/topeet/neo/poll# ls
itop4412-irq-poll-apptest  itop4412-irq-poll-apptest.c
root@ubuntu:/home/topeet/neo/poll#
```

通过 U 盘挂载、tftp 或者 nfs 功能把 “itop4412-irq-poll-apptest” 文件上传到开发板。如下图。

```
[root@iTOP-4412]#  
[root@iTOP-4412]# ls  
bin                lib                sys  
dev                linuxrc           tmp  
etc                mnt              usr  
itop4412-irq-poll-apptest  proc             var  
itop4412-irq-poll.ko      sbin  
[root@iTOP-4412]#
```

1.4.3 运行测试

使用 “insmod itop4412-irq-poll.ko” 命令来加载驱动程序。如下图。

```
itop4412-irq-poll-apptest  proc                var  
itop4412-irq-poll.ko      sbin  
[root@iTOP-4412]#  
[root@iTOP-4412]# insmod itop4412-irq-poll.ko  
[ 7686.833193] irq_test_init !!!  
[ 7686.835437] irq_probe !!!  
[ 7686.838013] irq_test Initialize  
[root@iTOP-4412]#
```

由上图可知，进入 probe 函数，并且 gpio 注册成功。

使用 “./itop4412-irq-poll-apptest” 命令，运行应用程序。5 秒钟之后有 “time out” 打印。此时按下 “home” 按键，打印 “press home button !”，再按下 “back” 按键，打印 “press back button !”。按 “ctrl+c” 停止运行应用程序。具体效果，如下图。

```
[ 7686.838013] irq_test Initialize  
[root@iTOP-4412]# ./itop4412-irq-poll-apptest  
time out  
press home button !  
press back button !  
time out  
^C[ 7854.047472] itop_irq_close !!!  
[root@iTOP-4412]#
```

再次运行应用程序。多次按下 home 键和 back 键。如下图。


```
[root@iT0P-4412]# ./itop4412-irq-poll-apptest
press home button !
press back button !
press back button !
press home button !
press home button !
press back button !
time out
press back button !
time out
time out
press home button !
press home button !
press back button !
press back button !
press home button !
^C[ 8144.046819] itop_irq_close  ! ! !

[root@iT0P-4412]#
```

由上图可知，运行正常。

使用“rmmod itop4412-irq-poll”命令卸载驱动，如下图。

```
[root@iT0P-4412]# rmmod itop4412-irq-poll
[ 8216.259721] irq_test_exit  ! ! !
[ 8216.261762] irq_remove  ! ! !
[root@iT0P-4412]#
```

测试完成。

联系方式

北京迅为电子有限公司致力于嵌入式软硬件设计，是高端开发平台以及移动设备方案提供商；基于多年的技术积累，在工控、仪表、教育、医疗、车载等领域通过 OEM/ODM 方式为客户创造价值。

iTOP-4412 开发板是迅为电子基于三星最新四核处理器 Exynos4412 研制的一款实验开发平台，可以通过该产品评估 Exynos 4412 处理器相关性能，并以此为基础开发出用户需要的特定产品。

本手册主要介绍 iTOP-4412 开发板的使用方法，旨在帮助用户快速掌握该产品的应用特点，通过对开发板进行后续软硬件开发，衍生出符合特定需求的应用系统。

如需平板电脑案支持，请访问迅为平板方案网“<http://www.topeet.com>”，我司将有能力为您提供全方位的技术服务，保证您产品设计无忧！

本手册将持续更新，并通过多种方式发布给新老用户，希望迅为电子的努力能给您的学习和开发带来帮助。

迅为电子

2017 年 9 月