

#### Enseignes et afficheurs à LED

# Synthèse de circuits combinatoires



Dr. Mamadou Lamine Ndiaye

#### Synthèse de circuits combinatoires



- Simplification des fonctions logiques :
  - Simplification algébrique
  - Simplification par tableau de KARNAUGH
- Diagramme temporel
- Synthèse d'un décodeur 7 segments

#### Système combinatoire



## Méthodologie de synthèse



- Analyse du cahier des charges
- Identification des variables d'entrées et de sorties
- Représentation du problème sous forme de table de vérité
- Établissement de la ou des fonctions résultantes
- Simplification et établissement de logigramme
- Prototypage d'essai et réalisation finale

## Simplification des fonctions logiques



## Simplification des fonctions logiques



#### Simplification algébrique

- Regroupement des termes ayant des variables communes et mises en facteur
- Réplication de termes existants
- Suppression de termes superflus

## Simplification algébrique



$$S = A.\overline{B}.\overline{C} + A.B.\overline{C} + \overline{A}.B.C + A.B.C$$

$$S = A\overline{C}(\overline{B} + B) + B.C(A + \overline{A})$$

$$S = A.\overline{C} + B.C$$



• Forme particulière de la table de vérité

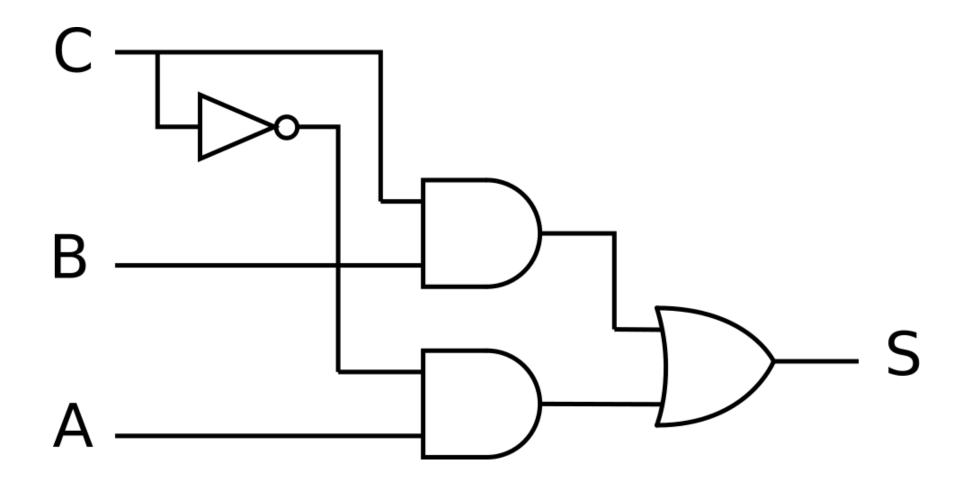
BA	00	01	11	10
0	0	1	1	0
1	0	0	1	1

- Recherche de groupements :
  - regrouper les cases adjacentes successivement contenant des 1
  - la taille d'un groupe est une puissance de 2 : (1, 2, 4, 8, ...)
  - on cherche toujours le groupement maximal
  - le résultat d'un groupement est le produit des variables constantes
  - le résultat final est la somme des résultats des groupements
  - une même case peut appartenir à deux groupements différents



Somme des produits

$$S = A \cdot \overline{C} + B \cdot C$$

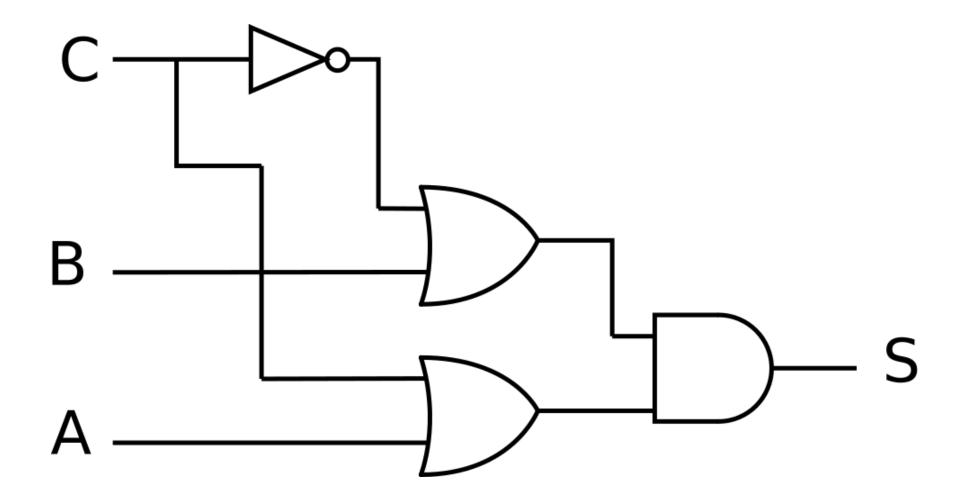


BA C	00	01	11	10
0	0	$\forall$	1	0
1	0	0	$\forall$	



Produit des sommes

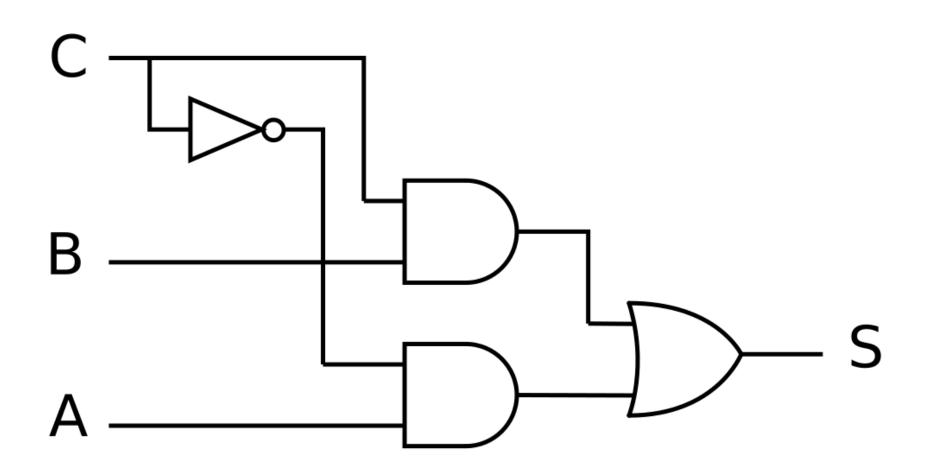
$$S = (A+C) \cdot (B+\overline{C})$$



BA	00	01	11	10
0		1	1	0
1	9	0	1	1

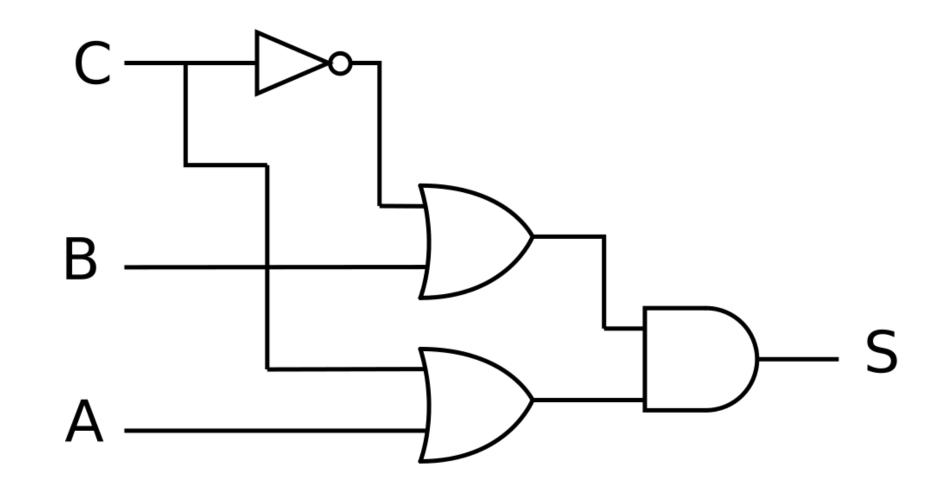


Somme des produits



$$S = A \cdot \overline{C} + B \cdot C$$

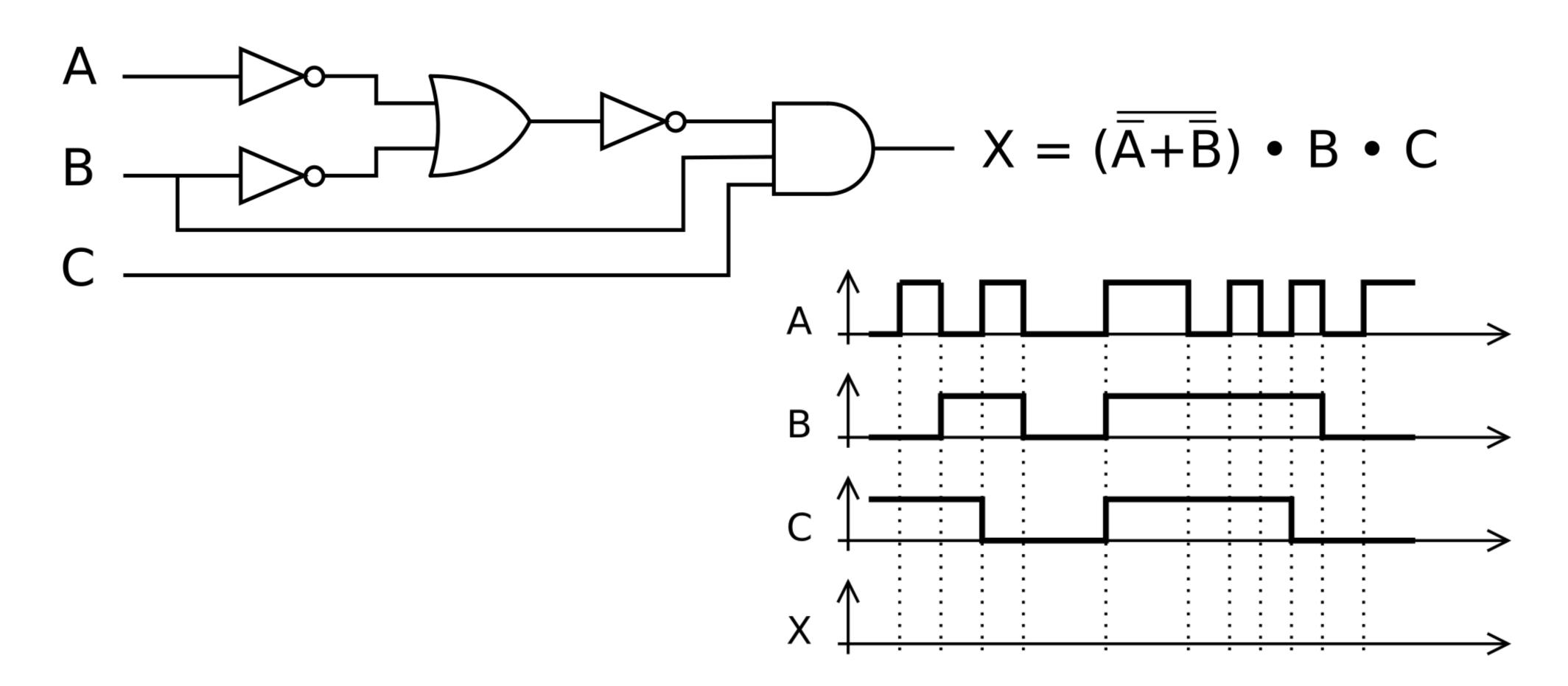
Produit des sommes



$$S = (A+C) \cdot (B+\overline{C})$$

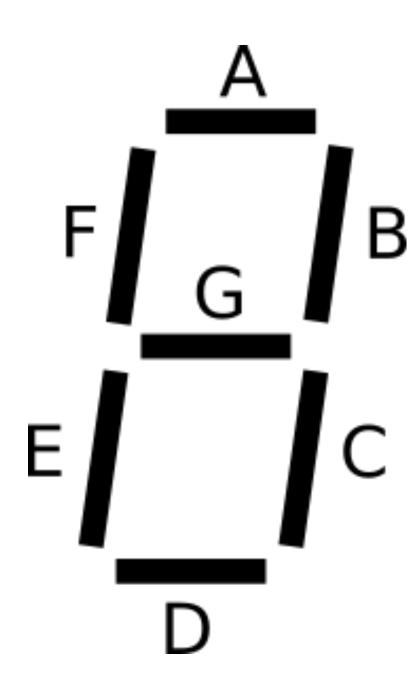
#### Diagramme temporel



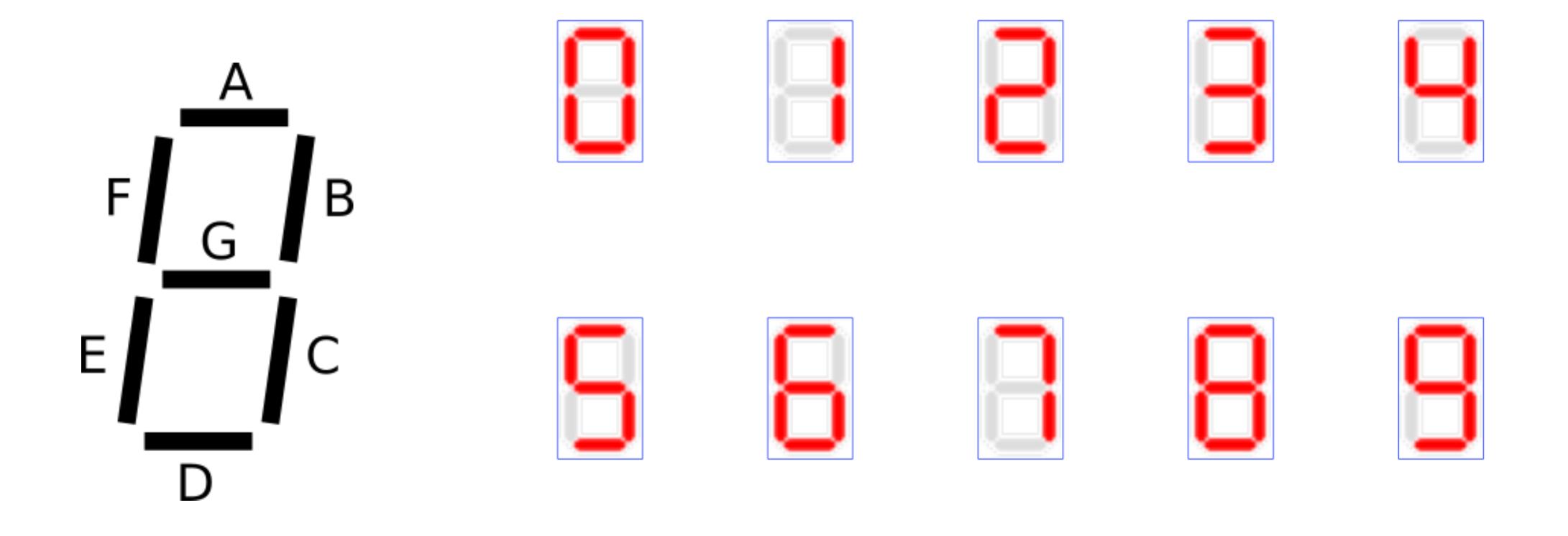




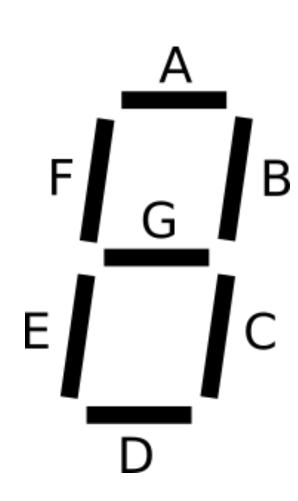












Valeur	Entrées					S	ortie	s			
Code	E4	E3	E2	E1	sA	sB	sC	sD	sE	sF	sG
0	0	0	0	0	1	1	1	1	1	1	0
1	0	0	0	1	0	1	1	0	0	0	0
2	0	0	1	0	1	1	0	1	1	0	1
3	0	0	1	1	1	1	1	1	0	0	1
4	0	1	0	0	0	1	1	0	0	1	1
5	0	1	0	1	1	0	1	1	0	1	1
6	0	1	1	0	1	0	1	1	1	1	1
7	0	1	1	1	1	1	1	1	1	1	1
8	1	0	0	0	1	1	1	1	1	1	1
9	1	0	0	1	1	1	1	1	1	0	1
10	1	0	1	0	X	X	X	X	X	X	X
11	1	0	1	1	X	X	X	X	X	X	X
12	1	1	0	0	X	X	X	X	X	X	X
13	1	1	0	1	X	X	X	X	X	X	X
14	1	1	1	0	X	X	X	X	X	X	X
15	1	1	1	1	X	X	X	X	X	X	X



	Α	
F	G	_     B
E		С
	D	

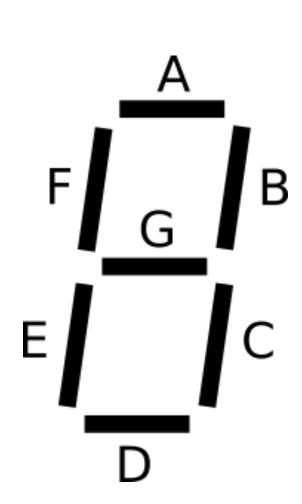
Α	E2 E1	00	01	11	10
	00	1	0	1	1
	0 1	0	1	1	1
	1 1	1	1	1	1
	10	1	1	1	1

,	E2 E1 E4 E3	00	01	11	10
	00	1	1	1	0
	0 1	1	1	1	1
	1 1	1	1	1	1
	10	1	1	1	0

3	E2 E1 E4 E3	00	01	11	10
	00	1	1	1	1
	0 1	1	0	1	0
	1 1	1	0	1	0
	10	1	1	1	1

D	E2 E1	00	01	11	10
	E4 E3				
	00	1	0	1	1
	0 1	0	1	0	1
	1 1	1	1	1	1
	10	1	1	1	1





Ε	E2 E1 E4 E3	00	01	11	10
	00	1	0	0	1
	0 1	0	0	0	1
	1 1	0	0	0	1
	10	1	0	0	1

E2 E1	00	01	11	10
E4 E3				
00	0	0	1	1
0 1	1	1	0	1
1 1	1	1	1	1
10	1	1	1	1

ı	E2 E1	00	01	11	10
	E4 E3				
	00	1	0	0	0
	0 1	1	1	0	1
	1 1	1	1	1	1
	10	1	1	1	1



	Α		
F	G	В	
E [		С	
	D		

E2 E1	00	0 1	1 1	10
E4 E3				
00	1)	0	1	1
0 1	0	1	1	1
1 1	1	1	1	1
10	1	1	1	1

$$sA = \overline{E1} \cdot \overline{E3} + E4 + E2 + E1 \cdot E3$$



$$Sa = \overline{E1}.\overline{E3} + E4 + E2 + E1.E3$$

$$Sb = \overline{E3} + E1.E2 + \overline{E1}.\overline{E2}$$

$$Sc = E3 + E1 + \overline{E2}$$

$$Sd = \overline{E1}.\overline{E3} + E4 + \overline{E1}.E2 + E2.\overline{E3} + E1.\overline{E2}.E3$$

Se=
$$\overline{E1}.\overline{E3}+\overline{E1}.E2$$

$$Sf = E4 + \overline{E1}.\overline{E2} + \overline{E1}.E3 + \overline{E2}.E3$$

$$Sg = E4 + \overline{E1}.E2 + E2.\overline{E3} + \overline{E2}.E3$$

#### Synthèse de circuits combinatoires



- Simplification des fonctions logiques :
  - Simplification algébrique
  - Simplification par tableau de KARNAUGH
- Diagramme temporel
- Synthèse d'un décodeur 7 segments