



HORLOGES TEMPS RÉEL

PIERRE-YVES ROCHAT, EPFL

RÉV 2015/09/18

AFFICHER L'HEURE

Les LED se prêtent très bien à afficher l'heure. Que ce soit pour de petits réveils ou pour des l géantes, l'heure est souvent affichée au moyen de LED. Une zone avec une horloge peut très b ajoutée à une enseigne à motifs fixes pour la rendre plus attrayante. Un journal lumineux peux comp informations qu'il affiche en donnant de temps en temps l'heure et la date.

Encore faut-il que l'heure indiquée soit juste! Rien de plus désagréable qu'une horloge affichant ur fausse... Il faut donc disposer d'un moyen de connaître l'heure de manière fiable.

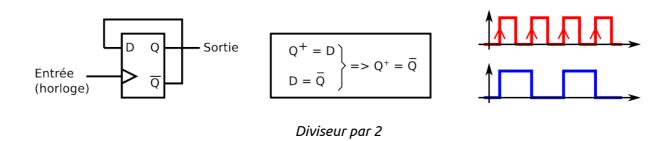
BASE DE TEMPS

Une montre mécanique est réalisée sur la base d'un mouvement oscillant, dont la fréquence est aus que possible. Une chaîne de diviseurs mécaniques, basés sur des engrenages, permet ensuite d'aff secondes, les minutes et les heures au moyen d'aiguilles.

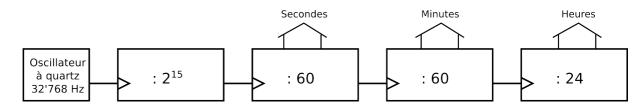
Une montre électronique utilise un principe similaire. La différence est que le système oscillant est une quartz. La fréquence la plus couramment utilisée est 32'768 Hz. Pourquoi cette valeur ? Parce de une puissance de 2, très exactement 2 à la puissance 15. Il va donc suffire de diviser la fréquence par l'oscillateur à quartz par une chaîne de 15 diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour obtenir un signal de 1 Hz. Un diviseurs par 2 pour 2 pour



deux, appelé aussi compteur binaire, peut être réalisé avec une bascule, comme le montrent le sch équations et le diagramme des temps de la figure suivante :



Ensuite, des diviseurs successifs vont produire les secondes, les minutes, les heures, etc, comme l'ir figure ci-dessous :



Principe d'une horloge électronique

Les circuits logiques qui composent une horloge électronique s'appellent souvent Real Time Clock RTC (Horloge en Temps Réel).

PILE DE SECOURS

Il est presque impossible d'assurer qu'un dispositif soit en permanence connecté à un réseau él fonctionnel. Dans beaucoup de pays du monde, il est illusoire de vouloir compter sur un approvision électrique sans pannes. De plus, certains dispositifs doivent être parfois déplacés. Il faut donc un d'énergie de secours, qui assure en permanence le fonctionnement de l'oscillateur à quartz et de le de division, pour ne pas perdre l'heure. Il est possible d'utiliser pour cela une petite pile.

Anecdote: On trouve une telle pile dans tous les ordinateurs. Elle est souvent désignée par l'expres C-MOS. Est-ce à dire qu'une pile est fabriquée en technologie C-MOS? Évidemment non! Cette ex date du temps où les premiers circuits C-MOS étaient utilisés pour réaliser des horloges, qu'il était a sible de faire fonctionner en permanence grâce à une pile de taille modeste, vu que la technologie consomme un minimum de courant. Aujourd'hui, tous les microprocesseurs et microcontrôleurs so sur la technologie C-MOS. Mais l'expression pile C-MOS est encore usitée de nos jours.

Les piles utilisées pour maintenir l'heure sont souvent des piles au lithium. Pourquoi les piles recha ne sont-elles que peu utilisées dans ce domaine ? La raison est la suivante : la capacité d'une lithium est suffisante pour maintenir une horloge temps réel pendant d'environ 10 ans. C'est aussi l'grandeur de la durée de vie de cette pile. Or les piles rechargeables ont une durée de vie généralem faible, elle ne sont donc pas particulièrement intéressantes pour cette application.

SUPERCAP

Il existe un autre système d'accumulation d'énergie, qui peut être utilisé pour des horloges temps sont les *supercap*. Il d'agit de condensateurs électrolytiques basés sur une technologie à double coutrochimique. Il est courant d'obtenir des capacités de plusieurs Farad, pour une taille similaire à un lithium.

La capacité de la supercap est généralement dimensionnée pour assurer à l'horloge une auton quelques jours ou quelques semaines. Dès que l'appareil est relié au réseau électrique, la supercap dement rechargée. Le nombre de cycles charge-décharge peut être très grand, de l'ordre de 100'00 Pour comparaison, la durée de vie d'un accumulateur est limité à environ 1'000 cycles. Mais celle c densateur traditionnel, même électrolytique est encore bien supérieure.

PROGRAMMATION D'UNE HORLOGE AVEC UN MICROCONTRÔLEUR

La programmation d'une horloge temps réel va beaucoup dépendre du microcontrôleur utilisé por concerne la production d'un événement toutes les secondes. Voici un exemple applicable à un ATme

```
#include <avr/io.h>
  #include <avr/interrupt.h>
  #include <avr/sleep.h>
4
5
  volatile uint8 t secondes;
6
7
   // Il faut un quartz 32 khz sur les broches TOSC1 et TOSC2
8
   ISR (TIMER2 OVF vect) {
9
       secondes++;
10
11
   }
12
13
   int main () {
14
     Temps=0;
15
     ASSR=(1<<AS2); // oscillateur quartz 32 khz
16
     TCCR2B=0b101; // prédivision par 128
17
     TIMSK2=(1<<TOIE2); // interruption Timer2 Overflow autorisée
18
            // toutes les interruptions autorisées
19
     while (1) { // boucle correspondant à tous les réveils dus à l'interr
20
       set sleep mode (SLEEP MODE PWR SAVE); // mise en veille
```

```
sleep_enable();
sleep_mode(); // mode normal après un réveil
sleep_disable();
}

sleep_disable();
}
```

Un quartz va être branché sur les broches prévues à cet effet. L'oscillateur correspondant va être œuvre à l'intérieur du microcontrôleur. Son signal de sortie va actionner directement le Timer2, à tre pré-diviseur de 128 (7 bits). Le Timer2 est un timer 8 bits, ce qui correspond à un diviseur par 256 x 256 est justement égal à 32'768 (15 bits). En autorisant une interruption sur le dépassement de (Overflow) du Timer2, on obtient bien une interruption à chaque seconde.

Au moment de l'interruption, le microcontrôleur va se remettre à fonctionner. Dans la routine d'interil va prendre en compte dans une variable le passage à la seconde suivante. Cette variable sera consemémoire vive : le bon mode de sommeil du microcontrôleur doit être choisi pour cela. Le microcontre ensuite repasser en mode sommeil (sleep), pour minimiser sa consommation.

La partie qui compte les secondes, les minutes et les heures est par contre applicable à tous m trôleurs :

```
8
 9
       secondes++;
10
       if (secondes == 60) {
11
          secondes = 0;
         minutes++;
13
          if (minutes == 60) {
14
            minutes = 0;
15
            heures++;
16
          if (heures == 24) {
17
            heures = 0;
18
19
20
        }
21
```

CIRCUITS RTC SPÉCIALISÉS

Pour décharger le microcontrôleur de la tâche de maintenir l'horloge temps réel, mais surtout pour devoir maintenir en fonctionnement le microcontrôleur au moyen d'une pile, on utilise souvent de intégrés spécialisés. Plusieurs fabricants offrent de tels circuit, comme Maxim Integrated avec le NXP (anciennement Philips) avec les PFC8523 ou PFC8536 ou encore Texas Instrument avec le bq32

Pour communiquer avec un microcontrôleur, ces circuits utilisent généralement les protocoles 120 Voici un schéma de mise en œuvre d'un bq32000 :



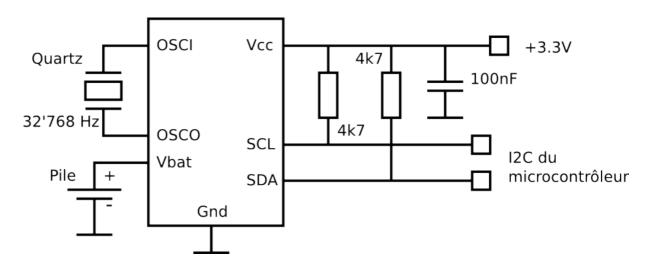
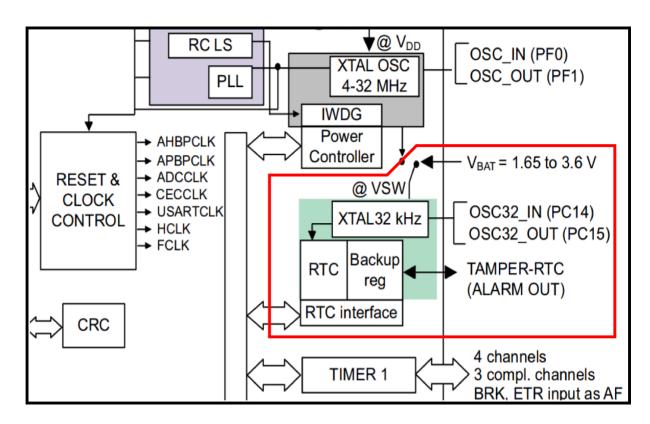


Schéma de la mise en œuvre d'un circuit horloge temps réel

RTC DANS LE MICROCONTRÔLEUR

Certains microcontrôleurs comportent des circuits logiques qui permettent d'avoir très facilement loge en temps réel. L'alimentation de cette partie du circuit intégré est complètement séparée du microcontrôleur. Une entrée permet de brancher directement une pile 3 Volt. C'est le cas par exe microcontrôleur STM32F051. La figure montre un extrait de son architecture.



RTC du microcontrôleur STM32f051

Entourée de rouge se trouve une zone isolée, avec son alimentation. Elle comporte une oscillateur un diviseur 32 bits, ainsi que quelques positions mémoire RAM, rendues permanentes lorsqu'une mente cette partie du circuit.

L'HEURE PAR INTERNET

Lorsqu'un afficheur est prévu pour être régulièrement connecté à Internet, il n'est plus indispensabl une pile pour alimenter un circuit qui conserve l'heure. En effet, il est très facile d'obtenir l'heure p net.

C'est le Protocole d'Heure Réseau (Network Time Protocol ou NTP) qui est utilisé, ou sa version si SNTP.

DRAFT