



NOMBRES ET CHAMPS DE BITS

PIERRE-YVES ROCHAT, EPFL

ET YVES TIECOURA, INP-HB

% rév 2015/12/25

Document en cours de relecture, rév du 2015/12/13 Ce document n'est pas à jour, il n'a pas encore été adapté aux modifications des diapositives pour la vidéo.

BASCULES ET REGISTRES

Une LED peut être, à un instant donné, complètement éteinte ou allumée à un degré d'intensité ajustable. Cet état est généralement mémorisé par une bascule.

Les enseignes et afficheurs à LED utilisent beaucoup de registres, composés de bascules. Ces registres sont souvent de 8 bits ou de 16 bits, mais on en trouve aussi avec des valeurs beaucoup plus grandes.

L'état de chaque LED est aussi fréquemment mémorisé dans la mémoire d'un microcontrôleur. Le processeur du microcontrôleur reçoit des données, il les traite et diffuse les résultats sur ses sorties. Tous les systèmes informatiques travaillent en binaire. Historiquement, des systèmes ternaires (fonctionnant en base 3) ont été développés, mais ils sont extrêmement rares et pratiquement introuvables sur le marché.

....

DRAFT

CHAMP DE BIT

On appelle “*bit*” un symbole binaire. Il peut prendre les valeurs 0 et 1, qui peuvent aussi s'appeler *vrai* et *faux*, *allumé* et *éteint*, etc. C'est un mot-valise composé de la fusion des mots de la locution anglaise *binary digit* ou *chiffre binaire* en français.

On désigne par mot binaire, ou champ de bits, un ensemble de bits. Des opérations logiques peuvent s'appliquer à ces champs de bits (NON, ET, OU, etc.). Elles seront étudiées plus loin dans ce cours.

NOMBRES BINAIRES

Un champ de bit peut aussi représenter un nombre. La numération binaire est bien connue :

Codage binaire			Poids des bits		
Binaire	Décimal		Rang	Valeur	Décimal
	0	0	0	1	$1 = 2^0$
	1	1	1	10	$2 = 2^1$
1 0	2		2	100	$4 = 2^2$
1 1	3		3	1000	$8 = 2^3$
1 0 0	4		4	10000	$16 = 2^4$
1 0 1	5		5	100000	$32 = 2^5$
1 1 0	6		6	1000000	$64 = 2^6$
1 1 1	7		7	10000000	$128 = 2^7$
1 0 0 0	8		8	100000000	$256 = 2^8$
1 0 0 1	9		9	1000000000	$512 = 2^9$
1 0 1 0	10		10	10000000000	$1024 = 2^{10}$
1 0 1 1	11				
1 1 0 0	12				
1 1 0 1	13				
1 1 1 0	14				
1 1 1 1	15				
1 0 0 0 0	16				

Figure : Numération binaire

... poids...

Par exemple, 2345 (en décimal) s'exprime par 100100101001 en nombre binaire. Preuve en est :

$$1 \times 1 + 0 \times 2 + 0 \times 4 + 1 \times 8 + 0 \times 16 + 1 \times 32 + 0 \times 64 + 0 \times 128 + 1 \times 256 + 0 \times 512 + 0 \times 1024 + 1 \times 2048 = 2345$$

Pour coder un nombre décimal en binaire, on effectue des divisions entières successives par 2 jusqu'à ce que le quotient soit nul. Le premier reste est le poids faible, le dernier est le poids fort.

ARITHMÉTIQUE MODULAIRE

Lorsqu'un nombre est matérialisé dans un circuit électronique, il a forcément une taille limitée.

On peut utiliser ces nombres pour des calculs. Mais il faut être attentif au fait qu'ils ont une limite dans leur taille. En étudiant les mathématiques, on prend l'habitude d'utiliser des nombres immatériels, qui peuvent être aussi grands que nécessaire. Lorsqu'un nombre doit être matérialisé dans un dispositif physique, dans notre cas dans un registre ou une mémoire d'ordinateur, sa taille est forcément limitée. On se trouve alors en face d'une arithmétique différente, l'*arithmétique modulaire*.

Pour bien la comprendre, prenons l'exemple des nombres représentés par 3 bits. Ils peuvent prendre 8 valeurs ($8 = 2^3$).

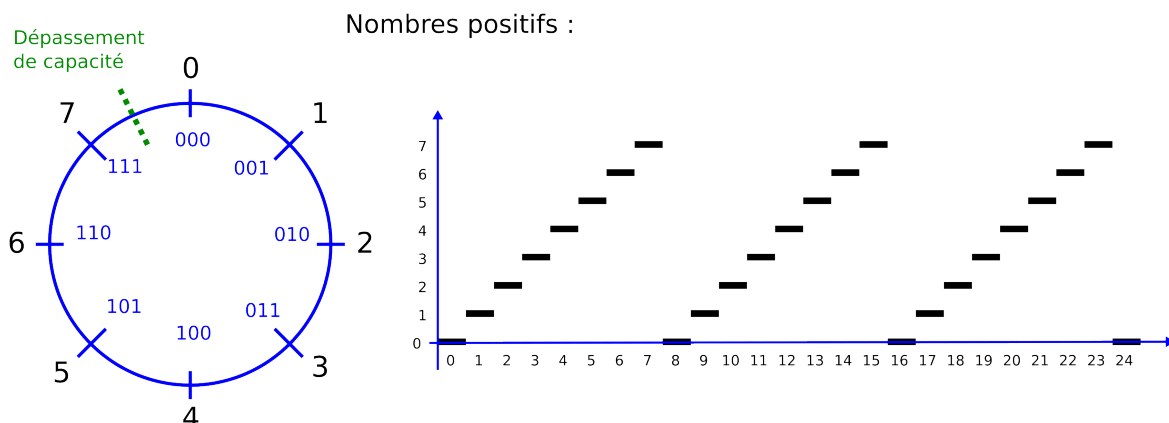


Figure : Nombres positifs sur 3 bits

On voit qu'il n'est possible de représenter qu'un nombre limité de valeurs. S'il s'agissait de nombres de 8 bits, on aurait un choix de 256 valeurs (de 0 à 255). Pour des nombres de 16 bits, on aurait 65'536 valeurs (de 0 à 65'535).

Sur le cercle qui représente l'ensemble des valeurs possibles, l'incrémentation (addition de 1) correspond à une avance dans un sens. Lorsqu'on dépasse la valeur la plus grande (7 dans le cas de 3 bits), on retrouve la valeur 0. On a franchi la limite du dépassement de capacité (*overflow* en anglais).

La décrémentation (soustraction de 1) correspond au sens contraire. Un dépassement de capacité se produit aussi lors du passage de 0 à la valeur la plus grande.

Les opérations arithmétiques classiques sur les nombres entiers doivent donc tenir compte du dépassement de capacité. Il s'agit de l'arithmétique modulaire. Dans le cas de 3 bits le résultat est donné *modulo 8*. L'opération Modulo correspond aussi au reste de la division entière.

Prenons quelques exemples :

The figure shows four 3-bit arithmetic operations. Each operation is represented by a 3x3 grid of boxes. The top row is the first operand, the middle row is the second operand, and the bottom row is the result. Above the first operand, a green '1' indicates a carry-in. To the right of the second operand, a blue number indicates the value being added or subtracted. Below the result, a blue number indicates the result modulo 8. Dotted lines under the result indicate that the result is modulo 8.

0	1	1
0	1	0
1	0	1

+ 3 = 5

1	1	0
0	1	1
0	0	1

+ 3 = 1

1	1	0
0	1	1
0	1	1

- 3 = 3

0	1	1
1	0	1
1	1	0

- 5 = 6

Figure : Opérations sur des nombres de 3 bits

NOMBRES SIGNÉS

Dans l'usage courant, les nombres peuvent être positifs ou négatifs. Est-ce possible de les représenter en binaire ? Il existe beaucoup de manières de le faire et plusieurs d'entre elles ont été utilisées au cours de l'histoire de l'informatique. Mais c'est la représentation appelée *en complément à 2* qui est de loin la plus utilisée actuellement.

Voici une figure qui en explique le principe, appliqué à des nombres de 3 bits :

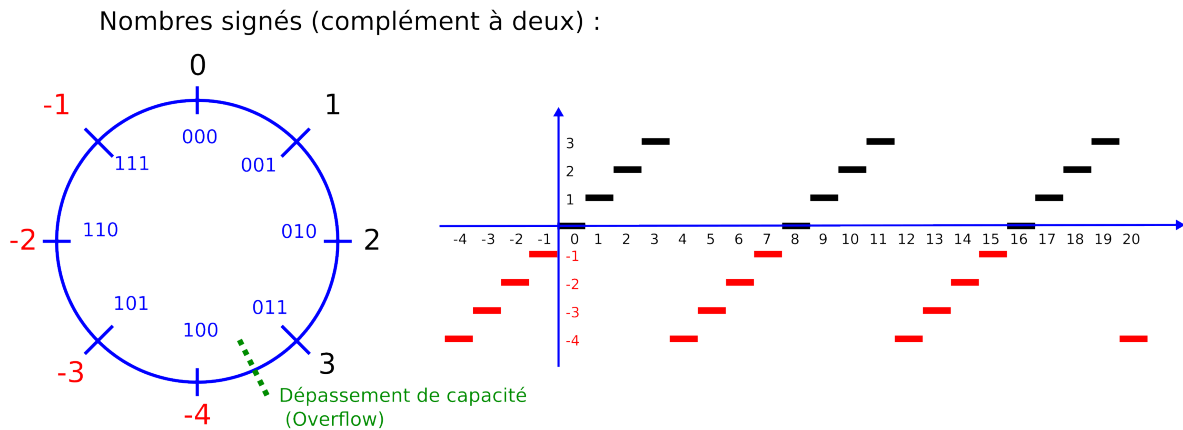


Figure : Nombres positifs et négatifs sur 3 bits

On remarque que le nombre est négatif lorsque le bit de poids fort (celui de gauche) a pour valeur 1.

TYPES EN C

Les langages de programmation définissent aussi des types avec des nombres entiers d'une taille limitée. Les types permettent d'allouer l'espace mémoire optimal à chaque format.

Les types "historiques" du langage C sont :

Type	Description
<i>char</i>	mot de 8 bits *
<i>signed char</i>	mot de 8 bits signé
<i>unsigned char</i>	mot de 8 bits positif
<i>int</i>	mot <i>généralement</i> de 16 bits *
<i>signed int</i>	mot de 16 bits signé
<i>unsigned int</i>	mot de 16 bits positif
<i>long int</i>	mot <i>généralement</i> de 32 bits *
<i>signed long int</i>	mot de 32 bits signé
<i>unsigned long int</i>	mot de 32 bits positif

* (signé ou non signé, selon les réglages du compilateur)

Ces notations sont souvent ambiguës. On préfère maintenant une notation plus claire, standardisée depuis la version C99 de 1999 :

Type	Description
<i>int8_t</i>	mot de 8 bits signé
<i>uint8_t</i>	mot de 8 bits positif
<i>int16_t</i>	mot de 16 bits signé
<i>uint16_t</i>	mot de 16 bits positif
<i>int32_t</i>	mot de 32 bits signé
<i>uint32_t</i>	mot de 32 bits positif

C'est cette notation que nous utiliserons dans ce cours.

Les opérations arithmétiques disponibles pour ces types sont :

Opération	Symbole
l'addition	+
la soustraction	-
la multiplication	*
la division entière	/
le reste de la division entière, appelée aussi modulo	%

HEXADÉCIMAL

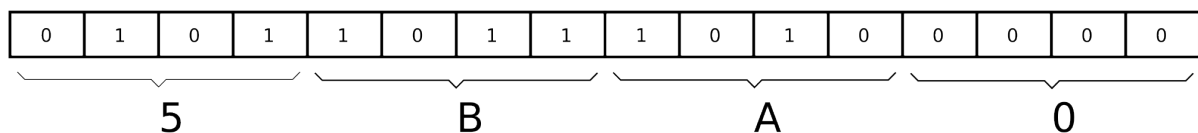
Dans notre exemple précédent, le nombre 2345, qui est composé de quatre chiffres en décimal, nécessite déjà 12 bits en binaire. L'écriture dans cette base est fastidieuse pour l'être humain !

En utilisant une autre base qui est aussi une puissance de 2, on bénéficie d'une conversion très simple en base 2. La base la plus couramment utilisée est la base 16, appelée "hexadécimal".

0	0	0	0	0
0	0	0	1	1
0	0	1	0	2
0	0	1	1	3
0	1	0	0	4
0	1	0	1	5
0	1	1	0	6
0	1	1	1	7
1	0	0	0	8
1	0	0	1	9
1	0	1	0	A
1	0	1	1	B
1	1	0	0	C
1	1	0	1	D
1	1	1	0	E
1	1	1	1	F

Figure : Hexadécimal

Pour convertir un nombre binaire en hexadécimal, on le sépare en tranches de 4 bits de la droite vers la gauche et on complète à gauche avec des zéros non significatifs.

*Figure : Conversion binaire-hexadécimal*

Pour convertir un nombre hexadécimal en binaire, il faut simplement écrire les 4 valeurs binaires de chaque chiffre hexadécimal.

CODAGE DES CARACTÈRES

Parmi les données traitées par les systèmes informatiques (par exemple un microcontrôleur), on trouve souvent des caractères. Pour représenter les caractères, on utilise des tables de transcodage vers le binaire.

Le codage ASCII (*American Standard Code for Information Interchange*) sur 7 bits a été standardisé dans les années 1960.

Table de codage ASCII

	00 _h	01 _h	02 _h	03 _h	04 _h	05 _h	06 _h	07 _h	08 _h	09 _h	0A _h	0B _h	0C _h	0E _h	0E _h	0F _h
	0.	1.	2.	3.	4.	5.	6.	7.	8	9.	10.	11.	12.	13.	14.	15.
00 _h 0.	NUL	SOH	STX	ETX	EOT	ENQ	ENQ	BEL	BS	HT	LF	VT	FF	CR	SO	SI
10 _h 16.	DLE	DC1	DC2	DC3	DC4	NAK	SYN	ETB	CAN	EM	SUB	ESC	FS	GS	RS	US
20 _h 32.		!	"	#	\$	%	&	'	()	*	+	,	-	.	/
30 _h 48.	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
40 _h 64.	@	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
50 _h 80.	P	Q	R	S	T	U	V	W	X	Y	Z	[\]	^	_
60 _h 96.	`	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
60 _h 112.	p	q	r	s	t	u	v	w	x	y	z	{		}	~	DEL

Pour trouver le code d'un caractère, ajouter la valeur de la ligne et celle de la colonne **en décimal** ou **en hexadécimal**

Figure : Caractères ASCII

Malheureusement, les caractères accentués n'étant pas standardisés par la table ASCII, un grand nombre de tables sont apparues, qui cohabitent encore à notre époque de l'internet.

Une des tables les plus souvent utilisées est l'UTF-8.