

FAKULTA INFORMAČNÍCH TECHNOLOGIÍ VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ



IMP - Mikroprocesorové a vstavané systémy

Hodiny s budíkem na bázi modulu Real Time Clock (RTC)

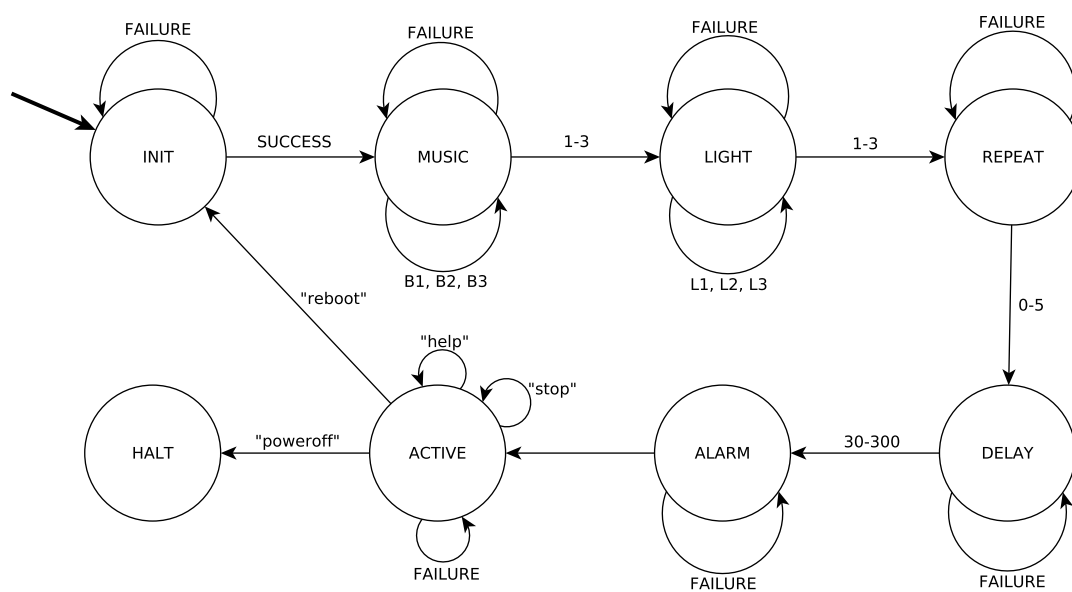
Obsah

1	Úvod	2
2	Prílohy	3

1 Úvod

A[2], B[1].

2 Prílohy



Obr. 1: Budík - Konečný automat

Literatúra

- [1] Fakulta informačních technologií - Vysokého učení technického v Brně: *Schéma obvodového zapojení výukového kitu Minerva*.
- [2] freescale: *K60 Sub-Family Reference Manual*. Document Number: K60P144M100SF2V2RM, Rev. 2 Jun 2012.