12_Questoes_MSP430

$$II = (d+501)/1000 A$$

$$d = 711$$

$$Vbe = 0.7 V$$

$$B = 150$$

$$Vcc (MSP) = 3 V$$

$$lb_max = 6 mA$$

Por TBJ comum:

$$Ib = (Vcc-Vbe)/R = Ic/B$$

$$R = (Vcc - Vbe)*B/Ic = 2.3*150/1.212 \sim = 284.65 Ohms$$

Por Darlington:

$$Ic = B^2 * Ib$$

```
1b = 53.867 uA
    Λ
Darlington é mais viável e, portanto, é a resposta certa.
---> Questão 3
TACCTL1 = 7 --> reset/set: OUTn é zerado quando TAR=TACCRn, e setado
quando TAR=TACCR0.
- incrementa TACCR1 de 10 em 10 até que chegue a TACCR0 - 10
A - V (na verdade, 0.1 s)
B-V
C - F (1000 Hz)
D - F (Apenas AUMENTA gradativamente)
---> Questão 4
e ^= 1;
A - F
B-F
C-V
```

D -	V			
>	Que	est	ão	5

Hello1: inverte BIT6 sempre que chega a i=0

Hello2: Modo UP, freq/8, SMCLK -> Usa a flag TAIFG para inverter o sinal sempre que chega-se em TAR=0;

Hello3: SMCLK, freq/8, UP Mode, 2 freq sendo 1 o dobro da outra, TA1 em modo Reset/set, onda quadrada

- **A V**
- B F
- C F (hello 3 não)
- D F (?)
- E F (4 Hz)
- F-V

---> Questão 6

- A V
- B-V
- C-F

D-F

---> Questão 7

- A V
- B-V
- C-F
- D-F
- E-V

$$d1 = 16$$

$$d2 = 11$$

$$f = 10*d2 + 1000$$

$$C = (d1/6 - 1)*0,5$$

UP Mode

1/8 da freq do SMCLK

Reset/set Mode

TACCR0 => período total

f = 1110 -> T = 9.009 *10^-4

T = (8/fsmclk)*TACCR0

fsmclk = 1 MHz

TACCR0 = T*fsmclk/8 ~= 113

reset/set mode -> reseta em TACCR1 e seta em TACCR0

duty-cycle -> tempo entre TACCR0 e TACCR1

C = T1/T0 * 100 -> T1 = C*t0 = (d1/6 - 1)*0.5 * (8/fsmclk)*TACCR0

= (d1/6 - 1)*0.5 * (8/fsmclk)*T*fsmclk/8 =

 $T1 = (d1/6 - 1)*0.5*t0 = 7.5*10^-4$

T1 = TACCR1*8*10^-6 => TACCR1 = T1/(8*10^-6)

TACCR1 = aprox. 93.84