NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bryan E. Mates	1	Microsontholoideres	11/09/24

Title: Ariquitectures de CPU

Keyword	Topic: Concepto
Diseño	- Corroque
Estructura	Es el diseño conseptual y la
-	Istructura fundamental de un Sistema de computadoras
	leste tiene un mobilo y una discripción funcional de los
	requerimientos y los implementacions de diseño de los ports de la
Questions	computadora principalmente del prosessor o CPU y su forma
	de trabajos de monero interno y como accede a la memoria.
	esto determino sus capacidades, aplicaciones y rabustos a la hora
	de ser implementados.

Summary:	
-2 (20) (20) (20)	

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bryon E. Motes	2	Microsotrolodors	11/09/24

Title: Arquitectures de CPU

Keyword	Topic: Typos de inquitettus
	Hay nous tipes de arquitectiers
	que non desde las más primitivas
	hosta las más setuals, las cuals
	Son
	· Arquitectura de Mon Meumonn
	- A aquitudura Hordrigad
	RISC (A coluced Instruction Set Computer)
Questions	CISC (Complex Instruction Set Computer)
2	- A rquitedura poralelea
	Los tres cultimos son los mos cutilizados
	en la actualidad.

Summary:	
. 222.022.222.222	

	10.711	A VERICIASS	DATE - TIME
NAME B. Motes	PAGES 3	SPEAKER/CLASS	

Title: Arquitertures de CPU.

Title: Arquite	duras de CPU.
Keyword	Topic: Anquitaturo RISC
Reducials	1 notandou que de
ARM	Consistenças por usos um conjunto
MIPS	de instruccions reducido y optimizado,
Telipers Mouil	pora ejecutor reces
Simple	Esister los procesados ARM basados en
bosico.	TCC NA LINGON
	pora las Mejonas musus, utilizar en
	Routers y puntos de acreso WITI.
Questions	
	RTSC surge a partir de las limitacions de lise, que al usor instauccions grands
	MMUM MO SAUCIES
	de Marico en cosposios
	The day Alducumon to
	los intruccios o unos mos bosicos y simple que permitiran ejeutar
	La mayora de toreas.

Summary: es un tipo de orquitictura de CPU con instruccios sercillos y bosicos, reclucionado el tomaros del CPU y aboratorralo costo.

NAME PAGES SPEAKER/CLASS Microcontroladors Bryon & Notes DATE - TIME 46100111

Title: Arquitecturos de CPU

Keyword	Topic: Arguitetura RTSC (RTSC-V)
1 S A	- Mighthama NISC ( KISC -V)
Abierto	RISC-V es un typo de arquitectura
RISC	ATSC. Este utitizar un conjunto de
boyo Consumo	instruccios (ISA) aburto es dein fue cualquera puede producir y
	distron procesolos bosodos en il.
	Fue diserado pensando en implementacions
	pequeños, rápidos y de bajo consumo.
Questions	Esto se vigino en 2010, en la
	universidad de caliparnia y como un proyecto de sucara de
	el fin de ayuda a accolemicos y
	al sector industrial.
·	

Summary:	RISC-V 9	una engi	itectura	de epo
de ISA	RISC-V on libre bosolle	en RISC.		
STRUCTURED NOTE	5/2022	and Interpolation	By Co	erlas Pichardo Vinga

DATE - TIME SPEAKER/CLASS 11/09/24 PAGES Mirwontro bolos NAME Bryan E. Mates

Title: Arquiteduras Le CPU

Keyword  Topic: Augustucturo CLSC (bryants Complete  De instruccións)  Si conacturgon portrarum omplio  Omplio  Longunto de instruccións  Longunto de instruccións  Con una realidad de operacións complejo  Longunto de programas se más  Leación de programas se más  Leacións de los entorno a los  Questions  Questions  Placo durante los primeros  Alingue  el trominos de aquel entores de los  máquinos de aquel entores de los  reprodías a la contiglad de instruccións  y su complyidad	Title: Arquitectu	nos de
Destions  De influences portage un malisses  Si conacturgos portage un malisses  una manidad de operaciones complisa  Esta conacturística have que do  Esta conacturística have que do  reación de pregramos se más  reación de pregramos se más  más corto y rapidos de haver  más corto y rapidos de haver  a la line durante los primenos  quinacions de proviadore, esta debido  a los limitatios tecnológicos de los  máquinos de aquel entares Aunque  el terminos CISC que adoptado hosto  la aparisión de RISC haciendo  regeracio a la contiglical de instruccions	Keyword	Topic: Anguitutura Cla
Questions  Longinto de manados de operaciones complesos  Los unas solo instrucción  Los unas solo instrucción  Los consecturáticos have que la  Los consecturáticos have que la  Los consecturáticos have que los contesos son  Los contes que los contesos son  Los contes que los contesos son  Questions  Questions  Los limitations de primeros  Los limitations tecnológicos de los  Los limitations tecnológicos de los  Los contesos de aquel entenes Aunque  el terminos de aquel entenes Aunque  el terminos de ALSC haciendo  la aporición de ALSC haciendo  regeneros a la contidad de instruccións	Completo	Se conacterizon porteres un amplio
Esta característica hase que la creación de programas se miás sencillo puesto que los esoligos son sencillo puesto que los esoligos son más costos a napidos de hacer más costos a napidos de hacer a la primeras as primeras as primeras de programas de programas de la alas limitations tecnológicos de la máquinos de aquel estones Aunque el terminos as aquel estones Aunque el terminos as aquel estones hasta la aparición de RISC haciendo la aparición de RISC haciendo	omplie	converto de monerar complejos
Questions el priesto que no primeros de principal de proviscador, esto debido que aciones de proviscador, esto debido a los limitatios tecnológicos de las máquinos de aquel entones Aumque el termino CISC que adoptado hosto la aporición de RISC haciendo la aporición de RISC haciendo		Esta conseturático hace que da
anos 1960 diviente tos personales esto debido a la limitation tecnológicos de la máquinos de aquel entenes Aunque máquinos de aquel entenes Aunque el termino CISC que adoptado hosta la aparición de RISC hacierdo rejerencio a la contidad de instruccions	Organians	mós costos y napidos de hacer.
maquinos de aque materials hosta el termino CISC que adoptado hosta la aporición de RISC hacierdo rejernicio a la contidad de instruccions	Questions	generacións de prosesador, esto debido
referencia a la contiente		el termino CISC que adoptodo hosta
		regeneria a la continue de

Summary: Es de las primeros arquitectivos de CPU y utiliza intrucciones guendes y complyos. Lo que focilita la creación de programas