

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Brayan E. Mateo	1	Microcontroladores	11/09/24

Title: Arquitecturas de CPU

Keyword	Topic: Concepto
Diseño	
Estructura	Es el diseño conceptual y la estructura fundamental de un sistema de computadores.
Questions	<p>Este tiene un modelo y una descripción funcional de los requerimientos y las implementaciones de diseño de las partes de la computadora, principalmente del procesador o CPU y su forma de trabajar de manera interna y como accede a la memoria.</p> <p>Esto determina sus capacidades, aplicaciones y robustez a la hora de ser implementados.</p>

Summary:

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bayon E. Mates	2	Microcontroladores	11/09/24

Title: Arquitecturas de CPU

Keyword	Topic: Tipos de arquitectura
Questions	<p>Hay varios tipos de Arquitecturas que van desde las más primitivas hasta las más actuales, las cuales son:</p>
	<ul style="list-style-type: none"> • Arquitectura de Von Neumann • Arquitectura Harvard • RISC (Reduced Instruction Set Computer) • CISC (Complex Instruction Set Computer) • Arquitectura paralela <p>Los tres últimos son los más utilizados en la actualidad.</p>

Summary:

NAME Bryan E. Mateo	PAGES 3	SPEAKER/CLASS Microcontroladores	DATE - TIME 4/9/24
------------------------	------------	-------------------------------------	-----------------------

Title: Arquitecturas de CPU.

Keyword

Reducido
ARM
MIPS
Telefono movil
Simple
basico.

Topic: Arquitectura RISC

Son un tipo de procesadores que se caracterizan por usar un conjunto de instrucciones reducido y optimizado, para ejecutar tareas de manera eficiente.

Existen los procesadores ARM, basados en RISC y se utilizan principalmente para los telefonos moviles. Tambien estan los MIPS, que se utilizan en Routers y puntos de acceso WIFI.

Questions

RISC surge a partir de las limitaciones de CISC, que al usar instrucciones grandes y complejas, volcian los procesadores grandes y caros de fabricar. En respuesta los investigadores redujeron el tamaño de las instrucciones, a unas más basicas y simples que permitieran ejecutar la mayoria de tareas.

Summary: Es un tipo de arquitectura de CPU con instrucciones sencillas y basicas, reduciendo el tamaño del CPU y abaratando costos.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Bryan E. Mateo	4	Microcontroladores	11/09/24

Title: Arquitecturas de CPU

Keyword	Topic: Arquitectura RISC (RISC-V)
ISA	
Abierta	RISC-V es un tipo de arquitectura de hardware libre que se basa en RISC. Este utiliza un conjunto de instrucciones (ISA) abierto, es decir que cualquiera puede producir y diseñar procesadores basados en él.
RISC	
Bajo Consumo	Fue diseñado pensando en implementaciones pequeñas, rápidas y de bajo consumo.
Questions	
Questions	Esto se origina en 2010, en la universidad de California y comenzó como un proyecto de verano de varios estudiantes de posgrado con el fin de ayudar a académicos y al sector industrial.

Summary: RISC-V es una arquitectura de CPU de ISA libre basado en RISC.

NAME Byron E. Mateo	PAGES 5	SPEAKER/CLASS Microcontroladores	DATE - TIME 11/09/24
------------------------	------------	-------------------------------------	-------------------------

Title: Arquitecturas de CPU

Keyword Complejo amplio	<p>Topic: Arquitectura CISC (conjunto complejo de instrucciones)</p> <p>Se caracterizan por tener un amplio conjunto de instrucciones que realizan una variedad de operaciones complejas con una sola instrucción.</p> <p>Esta característica hace que la creación de programas se más sencillo, puesto que los códigos son más cortos y rápidos de hacer.</p>
Questions	<p>El origen de CISC es en torno a los años 1960 durante las primeras generaciones de procesadores, esto debido a las limitaciones tecnológicas de las máquinas de aquel entonces. Aunque el término CISC fue adoptado hasta la aparición de RISC, haciendo referencia a la cantidad de instrucciones y su complejidad.</p>

Summary: Es de las primeras arquitecturas de CPU y utiliza instrucciones grandes y complejas, lo que facilita la creación de programas más cortos.