

588ВА1, Н588ВА1

8-разрядный магистральный
приемо-передатчик

Назначение

Микросхема 588ВА1, 588ВА1А, 588ВА1Б, Н588ВА1, Н588ВА1А, Н588ВА1Б – магистральный приемо-передатчик, предназначена для применения в аппаратуре с жестко ограниченным энергопотреблением и весогабаритными характеристиками.

Обозначение технических условий

- бКО.347.367-08 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

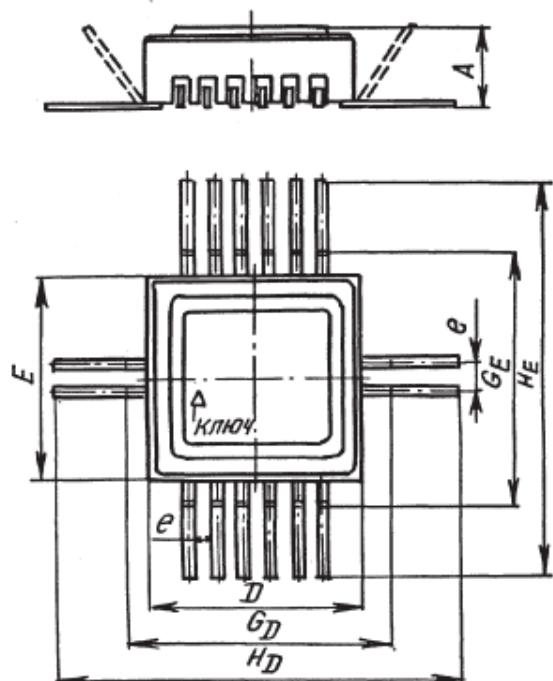
- корпус H09.28-1В для Н588ВА1
- корпус 4119.28-3.01 для 588ВА1

Таблица 1. Основные электрические параметры 588ВА1 и Н588ВА1 при $T_{окр. среды} = + 25^{\circ}\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{IL} = 0,8 \text{ В}$, $U_{OL} = 0,8 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$, $\text{Ucc} = 5 \text{ В} \pm 10\%$ для микросхем <u>588ВА1, 588ВА1Б, Н588ВА1, Н588ВА1Б</u> <u>588ВА1А, Н588ВА1А</u>	I_{OZL}	- -120	-300 -300
Выходной ток низкого уровня, мА, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{OL} = 0,4 \text{ В}$, $U_{IL} = 0,8 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$	I_{OL}	8,5	-
Выходной ток высокого уровня, мА, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{OH} = (\text{Ucc} - 0,4) \text{ В}$, $U_{IL} = 0,8 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$	I_{OH}	-0,5	-
Ток потребления, мкА, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IH} = (\text{Ucc} - 0,4) \text{ В}$	I_{CC}	-	80
Входной ток низкого уровня, мкА, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IL} = 0,8 \text{ В}$	I_{IL}	-	-5,0
Входной ток высокого уровня, мкА, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$	I_{IH}	-	5,0
Время задержки распространения сигнала, нс, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IL} = 0,4 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,4) \text{ В}$, $C_L \leq 100 \text{ пФ}$, $R_L = 620 \text{ Ом} \pm 5\%$	$t_{P(D2-D1)}$ $t_{P(D1-D2)}$	15 15	80 80
Выходное напряжение низкого уровня, В, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IL} = 0,8 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$, $I_{OL} = 8,0 \text{ мА}$	U_{OL}	-	0,4
Выходное напряжение высокого уровня, В, при $\text{Ucc} = 5 \text{ В} \pm 10\%$, $U_{IL} = 0,8 \text{ В}$, $U_{IH} = (\text{Ucc} - 0,8) \text{ В}$, $I_{OH} = -0,4 \text{ мА}$	U_{OH}	$\text{Ucc}-0,4$	-

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход сигнала выбора микросхемы CS	№15	Вход управления режимом прямой/инверсной передачи информации IN
№2	Вход управления формированием/контролем четности магистрали D1 FCH1	№16	Вход/ выход информационной магистрали D1.0
№3	Вход управления формированием/контролем четности магистрали D2 FCH2	№17	Вход/ выход информационной магистрали D1.1
№4	Вход сигнала ошибка ER	№18	Вход/ выход информационной магистрали D1.2
№5	Вход/ выход бита четности магистрали D2 BIT2	№19	Вход/ выход информационной магистрали D1.3
№6	Вход/ выход разряда информационной магистрали D2.7	№20	Вход/ выход разряда информационной магистрали D1.4
№7	Вход/ выход разряда информационной магистрали D2.6	№21	Вход/ выход разряда информационной магистрали D1.5
№8	Вход/ выход разряда информационной магистрали D2.5	№22	Вход/ выход разряда информационной магистрали D1.6
№9	Вход/ выход разряда информационной магистрали D2.4	№23	Вход/ выход разряда информационной магистрали D1.7
№10	Вход/ выход разряда информационной магистрали D2.3	№24	Вход/ выход бита четности магистрали D1 BIT1
№11	Вход/ выход разряда информационной магистрали D2.2	№25	Выход “Передача выполнена” END
№12	Вход/ выход разряда информационной магистрали D2.1	№26	Вход управления передачей из магистрали D1 в магистраль D2 CO2
№13	Вход/ выход разряда информационной магистрали D2.0	№27	Вход управления передачей из магистрали D2 в магистраль D1 CO1
№14	Общий вывод 0V	№28	Выход питания от источника напряжения U



Корпус	ММ			
	D max	E max	H _D max	H _E max
H02.14-1B	6,8	6,8	15,20	15,20
H02.14-2B	6,78	6,78	14,58	14,58
H04.16-1B	8,2	7,8	16,60	15,58
H04.16-2B	8,08	7,63	15,58	15,58
H06.24-1B	9,48	7,88	17,38	15,8
H09.18-1B	9,68	9,68	17,58	17,58
H09.28-1B	9,66	9,68	17,68	17,68
H14.42-1B	12,315	12,315	20,215	20,215
H16.48-1B	14,50	14,50	22,7	22,7
H16.48-2B				

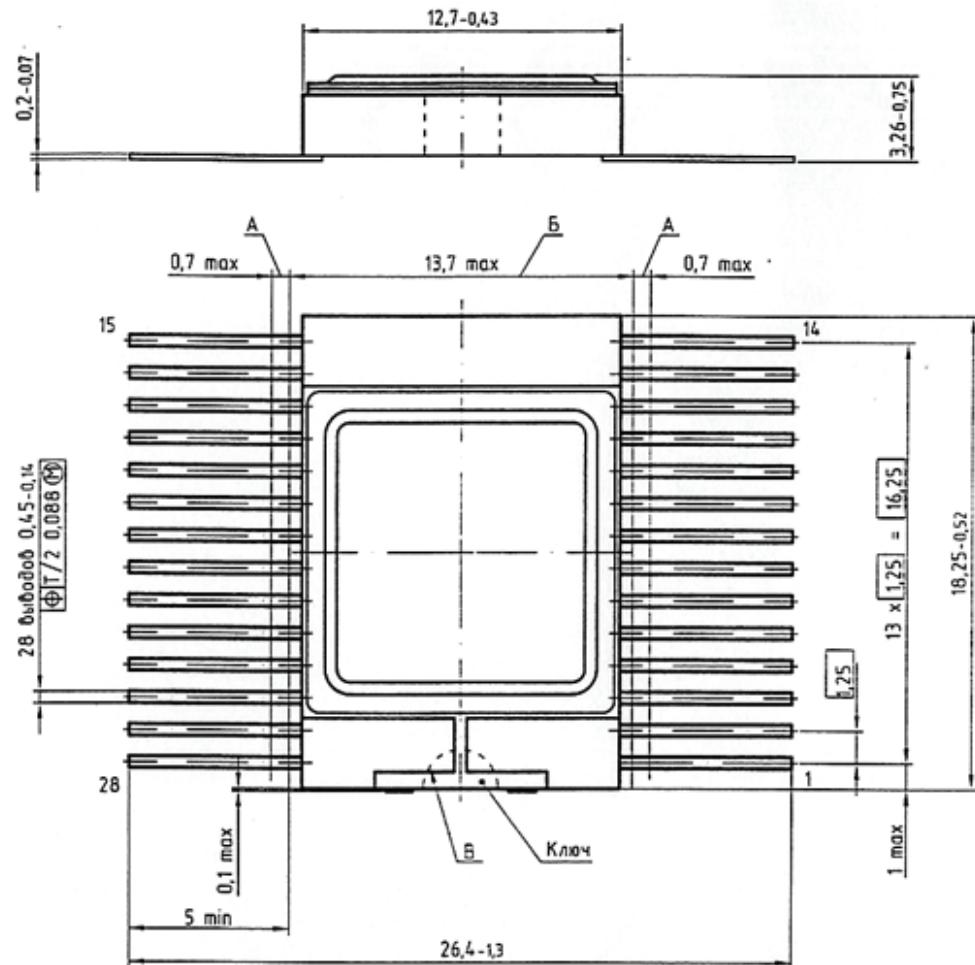
A--3,0 MM

e--1,0 MM

G_E--E max + 1,0 MM

G_D--D max + 1,0 MM

Рисунок 1. Габаритный чертеж корпуса H09.28-1B



1. А - длина вывода, в пределах которой установлено смешение плоскостей симметрии выводов от номинального расположения
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Допускается удаление керамического слоя платы в зоне Б

Рисунок 2. Габаритный чертеж корпуса 4119.28-3.01



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой
учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик
изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают
полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является
ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>