|  |
| --- |
| HAW-Hamburg |
| CE |
| Aufgabe 5: SPI-Speicherbaustein |

|  |
| --- |
| Cornelius Allardt 1934458 / Heiko Rowedder 1979177  23.11.2011 |

# Analyse der Aufgabenstellung

Es soll in Aufgabe 5 ein Programm entwickelt werden, dass einen externen Speicherbaustein, der über einen SPI-Bus an den Microcontroller angeschlossen ist, auslesen und programmieren kann.

Bei dieser Aufgabe soll folgendes geübt werden:

* Anschlusss einfacher externer Bausteine an den Mikrocontroller.
* Inbetriebname komplexer Hardware-Komponenten des Microcontrolers.
* Konzepte von seriellen Bussystemen.
* Untersuchung und Optimierung der Zeitabläufe.

# Unser Programm sollte folgende Funktionen unterstützen

