一、安装 vivado 2019.2

正常安装 vivado 即可,<u>Vivado 2019 WebPACK(免费版) 安装教程与避雷 vivado webpack-CSDN博客</u>。 我安装的就是 WebPACK 免费版,能满足备赛需要。

vivado还可以到杨建磊老师的ftp服务器上获取,这里面还有些关于fpga, Xilinx的学习资源

IP: 10.130.147.228 用户名: ftpuser 密码: buaaspinact

Linux系统安装vivado后会产生桌面快捷方式,不要管这个,我们用终端打开vivado

harry@harry-virtual-machine:~/tools/Xilinx/Vivado/2019.2/bin\$./vivado

可能发现缺少库。 couldn't load file "librdi_commontasks.so": libtinfo.so.5: cannot open shared object file: No such file or directory

解决: sudo apt-get install libtinfo5

打开vivado后,仿真任意工程测试,我这边有报错 ERROR: [XSIM 43-3409] Failed to compile generated C file xsim.dir/tb_top_behav/obj/xsim_4.c.

解决: sudo apt-get install libncurses5

二、安装 VCS

VCS是synopsys系列软件之一,下载链接在下面这个博客里,也可以在**芯王国**公众号上找到 Vivado 2021.2版本与VCS/Verdi 2018版本联合仿真 verdi2018 linux下载-CSDN博客

	vcs_vO-2018.09-SP2
	verdi-2018.9
	vcs_mx_vO-2018.09-SP2
	scl_v2018.06
	synopsysinstaller_v5.0.rar
	scl_keygen_2030.zpSDN @FPGA=

或者到北航云盘

https://bhpan.buaa.edu.cn/link/AAE0F74DF381804CD0BCB7D7C0B89EC350

文件夹名: IC_EDA_pack 有效期限: 2024-10-01 16:02

我们需要的只是这里的后四个

vcs_mx_v0-2018.09-SP2 就是 vCS,但这个版本(就是vcs后面这一串)很重要,其他版本可能无法编译 vivado ip 库,但是 vivado 的版本似乎不一定是2019.2

sc1_v2018.06 这个在破解时需要用到

synopsysinstaller_v5.0.rar 这是一个安装程序,用来安装前两个程序。也就是先在某个目录下将它解压,运行它提供的脚本来安装前两个软件

scl_keygen_2030.zip 这个是生成破解需要的License的工具。与前三个都放在ubuntu系统中不同,这个工具需要运行在windows系统中。

具体步骤

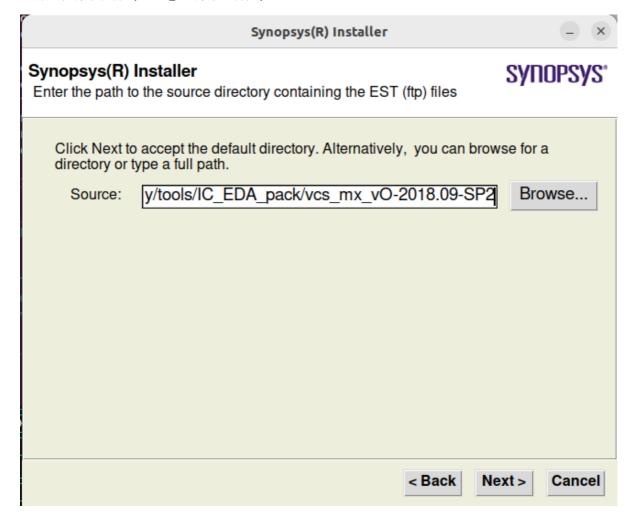
先解压synopsysinstaller_v5.0.rar到某个目录中,进入synopsysinstaller_v5.0目录运行./SynopsysInstaller_v5.0.run,安装位置直接回车选择默认。安装后是这样的

harry@harry-virtual-machine:~/tools/IC_EDA_pack/synopsysinstaller_v5.0\$ ls
batch_installer installer_INSTALL_README.txt
checksum_info.txt installer.log
container setup.sh
container_setup.sh snps_container_INSTALL_README.txt
doc snps_container_v1.0_common.spf
install_bin SynopsysInstaller_v5.0.run
installer

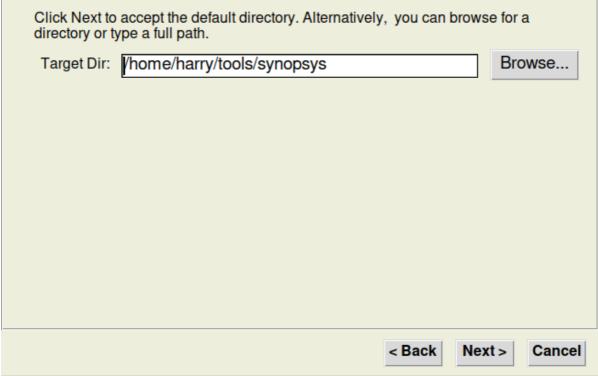
下面安装 vcs_mx 和 sc1 。提前创建一个 synopsys 目录作为安装目标位置。回到 synopsysinstaller_v5.0目录,执行 . setup . sh

先后填3个设置,其他直接next, vcs_mx || scl 是同一套操作

选择安装哪个软件(选vcs_mx那个文件夹)

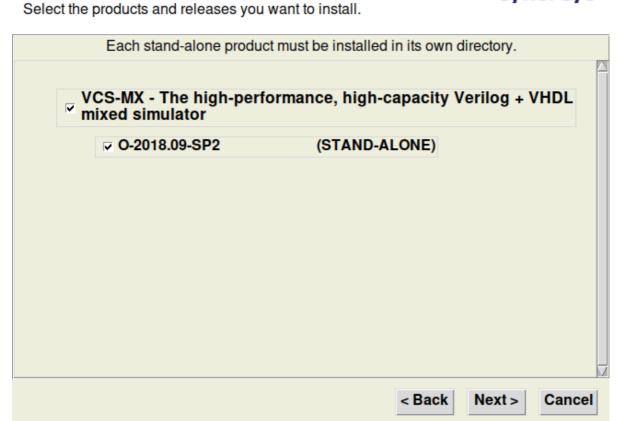






这里全选就行





这里安装完vcs似乎会显示failed,我没管,后面没影响

安装完 vcs 后,随时可以测试 vcs 是否可用,可以按这个博客来(只看 4. 测试 后面的就行,这个博客主要提供一个sv文件用来测试)**测试vcs失败时的报错可以大概引导你下一步要做什么,当你跟着这个教程发现情况不一样时。另外,测试vcs单独仿真通过后,再去进行第三步**

VCS和Verdi安装教程,测试成功程序员IT虾米网 (itxm.cn)

如果你现在就测试VCS仿真,它会告诉你没有license,解决方法见博客(**看 3 激活 部分就行,它用verdi测试激活是否成功,我们用vcs测试就行**)

Ubuntu18.04 安装 synopsys2018 EDA工具 (vcs, verdi) 记录 synopsys安装包-CSDN博客

激活最终就是执行 /edaTools/synopsys/scl/amd64/bin/lmgrd -c /edaTools/synopsys/scl/admin/license/Synopsys.dat 这个命令,Imgrd在我们之前安装的scl里,Synopsys.dat是前面说的破解程序生成的。

1. 每次开机都要激活 2. 先激活,在另起一个终端打开 vivado

使用.bashrc添加一些环境变量,就是把下面这段复制到.bashrc的末尾。具体的路径和hostname要改成自己的。

```
##################################
#VCS2018+VERDI2018
########
#synosys tolls list
export VCS_HOME=/home/harry/tools/synopsys/vcs-mx/0-2018.09-SP2
export SCL_HOME=/home/harry/tools/synopsys/scl/2018.06
#dev
export PATH=$PATH:$VCS_HOME/gui/dve/bin
alias dve="dve"
#VCS
export PATH=$PATH:$VCS_HOME/bin
alias vcs="vcs"
#scl
export PATH=$PATH:$SCL_HOME/linux64/bin
export VCS_ARCH_OVERRIDE=linux
#LICENCE
export LM_LICENSE_FILE=27000@harry-virtual-machine
alias lmg_vcs='lmgrd -c
/home/harry/tools/synopsys/scl/2018.06/admin/license/Synopsys.dat'
```

激活后,测试VCS时可能遇到的问题

问题1: vcs后面加个-full64 选项就可以解决

```
harry@harry-virtual-machine:~$ vcs test.v
Error-[VCS_COM_UNE] Cannot find VCS compiler
  VCS compiler not found. Environment variable VCS_HOME
  (/home/harry/tools/synopsys/vcs-mx/O-2018.09-SP2/linux) is selecting a
  directory in which there isn't a compiler
  '/home/harry/tools/synopsys/vcs-mx/O-2018.09-SP2/linux/bin/vcs1' for a
  machine of this type 'linux'.
  Please check whether 'VCS_HOME' is incorrect; if not, see below.
 Perhaps vcs hasn't been installed for machine of type "linux".
 Or the installation has been damaged.
 To verify whether vcs0-2018.09 supports machine of type "Linux 6.5.0-14-generic
 please look at ReleaseNotes for more details .
 We determine the machine type from uname; maybe uname is incorrect.
 You can fix installation problems by reinstalling from CDROM
 or downloading it from the Synopsys ftp server.
 For assistance, please contact vcs technical support
 at vcs_support@synopsys.com or call 1-800-VERILOG
```

问题2: 下面这个经典老图里体现了两个问题

首先是 ../../OBJ/lib/saverestoreobj/obj-linux64/kernel.o:(.text+0xc41): undefined reference to pthread_yield这一行,解决见:

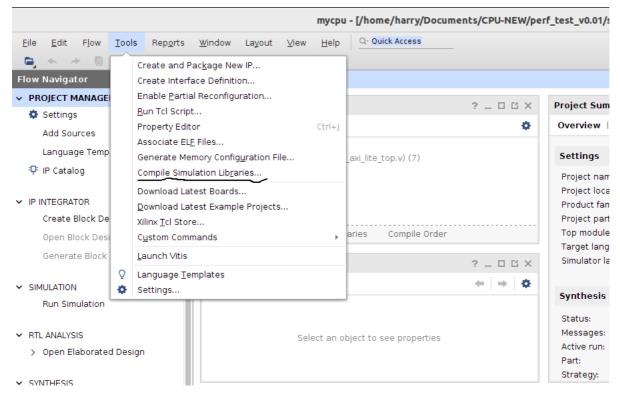
OBJ/lib/saverestoreobj/obj-linux64/kernel.o:(.text+0xc41): undefined reference to `pthread_yield'-CSDN博客

其次是下面的那些 undefined reference to ,这里应该是gcc版本的问题,我的解决方法是在 vcs 命令后再加入 -LDFLAGS -wl,--no-as-needed。也就是按照这个博客。(但也有说法是g++版本的问题,不懂)

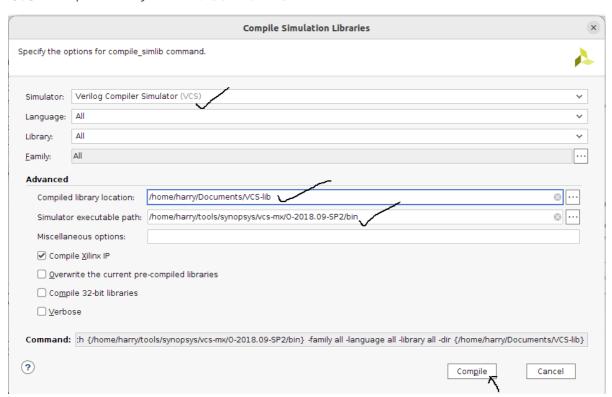
libvcsnew.so: undefined reference to /opt/synopsys/vcs-mx/o-2018.09-sp2/linux64/lib/lib-CSDN博

三、使用VCS编译vivado ip库

测试好vcs可以仿真后, 在vivado中编译仿真库



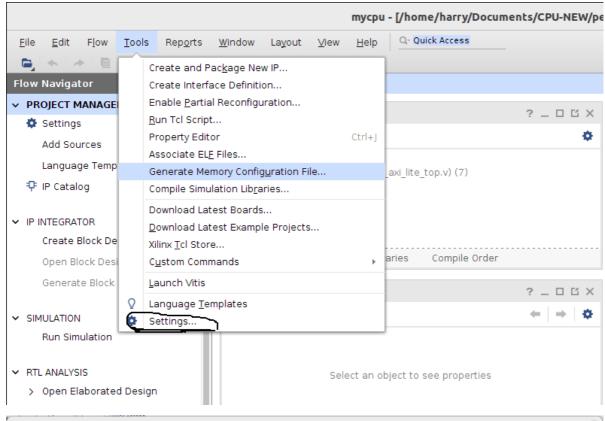
中间的Compiled library location要自己创建一个目录

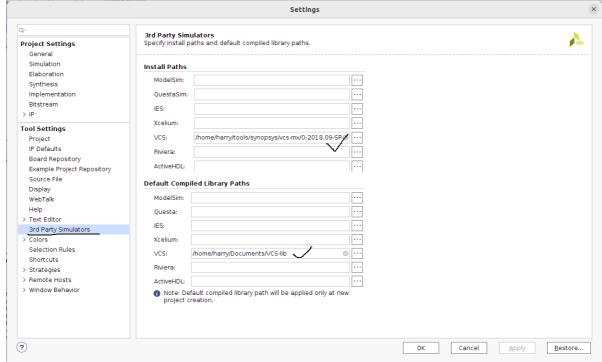


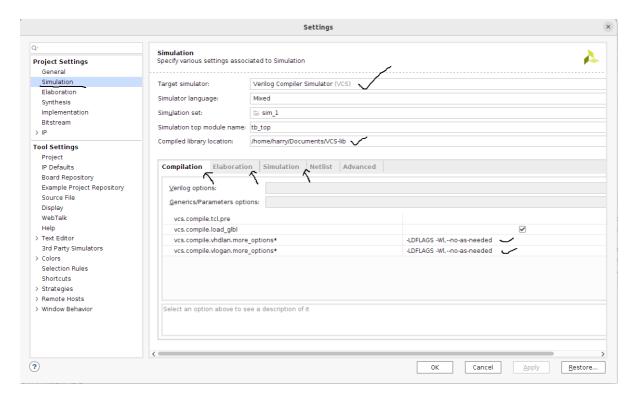
这个大概5mins左右

四、设置 vivado + vcs 联合仿真

按照图中的做就行

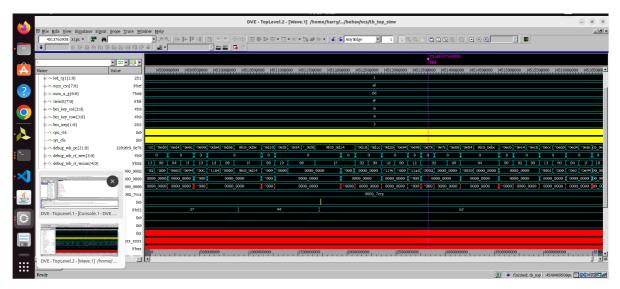






五、使用vcs仿真

经过上面的配置后,采用同样的方式进行仿真,vivado就会调用vcs。



最后:

vcs仿真对verilog语法的要求更加严格,有助于减少上板错误,但一开始仿真需要照着报错逐个修改。

file copy -force ../../soft/perf_func/obj/stream_copy/axi_ram.mif
/mycpu.sim/sim_1/behav/xsim/axi_ram.mif

在进行功能&性能测试时,需要把上面命令中的xsim改成vcs。