

第4季

RISC-V异常处理

本节课主要内容

本章主要内容异常处理

- 技术手册:
- The RISC-V Instruction Set Manual, Volume II: Privileged Architecture, Document Version 20211203
- 2. SiFive U74-MC Core Complex Manual, 21G2.01.00



本节课主要讲解书上第8章内容





异常类型

- ▶ 什么是异常?为什么需要异常?
- ▶ 异常可以理解为: 处理器硬件 主动请求 与软件交互的一种接口
- ▶ 异常类型
 - ✓ 异常
 - ✓ 中断
 - ✓ 系统调用
- 同步异常和异步异常





异常入口

- ▶ 所有的异常(包括中断)都在M模式下处理
- ➤ CPU自动做如下事情:
 - ① PC值 -> mepc寄存器
 - ② 异常的类型 -> mcause寄存器。
 - ③ 异常虚拟地址 -> mtval寄存器。
 - ④ MIE字段 -> MPIE字段。
 - ⑤ 处理器模式 -> MPP字段。
 - ⑥ MIE字段 -> 0
 - (7) 设置处理器模式为M模式。
 - ⑧ 跳转到异常向量表里执行,即PC -> mtvec寄存器的值
- 操作系统需要做的事情:
 - ① 保存异常发生时的上下文,所有通用寄存器以及部分M模式的系统寄存器
 - ② 查询mcause寄存器中的异常以及中断编号,跳转到合适的异常处理程序中。





异常返回

操作系统需要做的事情: ① 异常处理完成,恢复保存在栈里的上下文。 ② 执行mret指令 执行mret后,CPU自动做如下实现: 1 MPIE -> MIE 从MPP中恢复处理器模式 mpec的值写入到 PC 查询mcause寄 异常处理 存器, 跳转到 合适的异常处 理函数里 异常向量表 CPU跳转到 异常向量表 MRET返回





异常返回地址

- > ra寄存器保存了函数返回地址
- ➤ 发生异常时的PC值,CPU会自动保存到mepc寄存器里。异常返回时,CPU会把mepc/sepc寄存器的值恢复到PC寄存器中
- 异常返回地址是指向发生异常时的指令还是下一条指令呢?
 - ✓ 对于中断,它的返回地址是第一条还没执行或由于中断没有成功执行的指令。
 - ✓ 对于不是系统调用的同步异常,比如数据异常、访问了没有映射的地址等等,那么它返回的是触发同步异常的那条指令。
 - ✓ 系统调用返回的是系统调用指令(例如ECALL指令)的下一条指令。





异常返回的处理器模式

- ▶ 异常返回要不要切换处理模式看mstatus寄存器中MPP字段:
 - ① MPP 为0时,表示触发异常时CPU正运行在U模式(用户模式),那么异常处理结束后会返回到U模式。
 - ② MPP 为1时,表示触发异常时CPU正运行在S模式(特权模式),那么异常处理结束后会返回到S模式
 - ③ MPP为2时,表示是在M模式触发的异常,异常之后还是返回M模式





栈的选择

- ▶ 有些处理器架构,每个处理器模式都有一个专用的SP寄存器。如Armv8
 - ✓ ELO -> SP_ELO
 - ✓ EL1 -> SP_EL1
 - ✓ EL2 -> SP_EL2
 - ✓ EL3 -> SP EL3
- ▶ RISC-V处理器,所有的处理器模式只有一个SP寄存器。
 - ✓ 当跳转到另外一个处理器模式时,SP寄存器还是指向上一个处理器模式的栈地址
 - ✓ 软件需要把上一个处理器模式的SP指针保存起来。然后再设置当前处理器的栈到SP





与M模式相关的异常寄存器

> 与M模式相关的异常寄存器有: mstatus、mtvec、mie、mip以及mcause寄存器。

表 8.1 mstatus 寄存器中与异常/中断相关的字段

| 字段↩ | 位← | 说明← |
|-------|-------------|--|
| SIE← | Bit[1]← | 使能s模式下的中断。 |
| MIE← | Bit[3]← | 使能M模式下的中断。 |
| SPIE← | Bit[5]← | 临时保存的中断使能状态(s模式下) |
| MPIE← | Bit[7]← | 临时保存的中断使能状态(M模式下)。 |
| SPP← | Bit[8]← | 中断之前的特权模式(发生在S模式下的中断)← |
| MPP← | Bit[12:11]← | 中断之前的特权模式(发生在M模式下的中断)← |
| | | RISC. HAMPING TO THE STATE OF T |



异常向量寄存器mvtec

SXLEN-1 2 1 MODE (WARL) BASE[SXLEN-1:2] (WARL) SXLEN-2 MODE字段:用来设置向量模式。 ✓ 0:表示直接访问模式。 ✓ 1:表示向量访问模式。 BASE字段: 异常向量表的基地址

- 直接访问模式: 异常向量基地址4字节对齐
 - 先跳转到BASE字段设置的基地址中。
 - 读取mcause寄存器来查询异常或者中断触发的原因
 - 再跳转到对应的异常 (中断) 处理函数中。
- 向量访问模式: 异常向量基地址必须256个字节对齐
 - ① 每个向量占4个字节,即"BASE + 4 × exception code"





mcause和mtval寄存器

▶ Interrupt字段:为1时表示触发的 异常类型为中断类型,否则为同 步异常类型

> EC字段: 异常编码

mtval (mbadaddr) 寄存器记录了记录了发生异常 的虚拟地址

表 8.2 mcause 奇存器←

| | A O.Z Include plitter | | |
|----------|-----------------------|--------|--|
| | Interrupt 字段← | EC 字段← | 说明↩ |
| | 1€ | 0← | 保留↩ |
| | 1↩ | 1← | S模式下的软件中断(software interrupt)← |
| | 1€ 🚫 | 2← | 保留↩ |
| | 1€ | 3← | M模式下的软件中断↩ |
| | 14 | 5↩ | S模式下时钟中断↩ |
| | 1€ # | 6↩ | 保留↩ |
| | 19 | 7← | M模式下的时钟中断↩ |
| 4 | 17-200 | 8← | 保留↩ |
| > | 1 | 9← | S模式下的外部中断↔ |
| 7 | 14 | 10↩ | 保留↩ |
| , | 1← | 11↩ | M模式下的外部中断↔ |
| | 14 | 12-13↩ | 保留↩ |
| J | 1 1 7× 1 | >=16↩ | 预留给芯片设计使用↩ |
| Ŕ | 0¢ / | 0← | 指令地址没对齐(instruction address misaligned)← |
| | 0← 1/10 | 1← | 指令访问异常(instruction access fault)↩ |
| | 04 | 2← | 非法指令(illegal instruction)← |
| <u>ک</u> | 0 ← | 3↩ | 断点 (breakpoint) ← |
| Y | 0← | 4← | 加载地址没对齐(load address misaligned)← |
| | 0← | 5↩ | 加载访问异常(load access fault)← |
| | 0← | 6↩ | 存储/AMO地址没对齐(store/AMO address misaligned)← |
| | 0← | 7← | 存储/AMO访问异常(store/AMO access fault)← |
| | | | |

详见RISC-V架构手册Table 3.6





mie/mip寄存器

表 8.3 mie 寄存器←

| 字段↩ | ☆← | 说明↩ |
|-------|----------|--------------|
| SSIE← | Bit[1]← | 使能S模式下的软件中断← |
| MSIE← | Bit[3]← | 使能M模式下的软件中断₽ |
| STIE← | Bit[5]← | 使能S模式下的时钟中断↔ |
| MTIE← | Bit[7]← | 使能M模式下的时钟中断A |
| SEIE← | Bit[9]← | 使能S模式下外部中断(|
| MEIE← | Bit[11]← | 使能M模式下的外部中断A |

表 8.4 mip 寄存器

| 字段↩ | 位← | 说明。 |
|-------|-----------|--------------------|
| SSIP← | Bit[1]↩ | S模式下的软件中断处于等待响应状态□ |
| MSIP← | Bit[3]← | M模式下的软件中断处于等待响应状态。 |
| STIP← | Bit[5]← | S模式下的时钟中断处于等待响应状态。 |
| MTIP← | Bit[7]← _ | M模式下的时钟中断处于等待响应状态← |
| SEIP↩ | Bit[9] | s模式下外部中断处于等待响应状态₽ |





委托寄存器mideleg和medeleg

| | | | 表 8.5 mideleg 寄存器~ | |
|-------|----------|--------------|-------------------------|--|
| 字段↩ | 位 | \leftarrow | 说明↩ | |
| SSIP← | Bit[1 | 1]↩ | 把软件中断委托给S模式↩ | |
| STIP← | Bit[f | 5]⊖ | 把时钟中断委托给S模式← | |
| SEIP↩ | Bit[9 | 9]↩ | 把外部中断委托给S模式↩ | |
| |] | | 表 8.6 medeleg 寄存器 | |
| | ☆← | | 说明的 | |
| | Bit[0]← | 把表 | 未对齐的指令访问异常委托给S模式 | |
| | Bit[1]← | 把挂 | 指令访问异常委托给S模式。 | |
| | Bit[2]← | 把表 | 无效指令异常委托给S模式 | |
| | Bit[3]← | 把推 | 断点异常委托给S模式♀ | |
| | Bit[4]← | 把表 | 未对齐加载访问异常委托给S模式。 | |
| | Bit[5]← | 把力 | 加载访问异常委托给S模式。 | |
| | Bit[6]← | 把表 | 未对齐存储(AMO访问异常委托给S模式(| |
| | Bit[7]← | 把1 | 存储/AMO访问异常委托给S模式← | |
| | Bit[8]← | 把表 | 来自用户模式的系统调用处理委托给S模式 | |
| | Bit[9]← | 把表 | 来自管理员特权模式的系统调用处理委托给S模式← | |
| | Bit[12]← | 把抽 | 指令缺页异常委托给S模式← | |
| | Bit[13]← | 把力 | 加载缺页异常委托给S模式← | |
| | Bit[15]← | 把1 | 存储/AMO缺页异常委托给S模式↔ | |





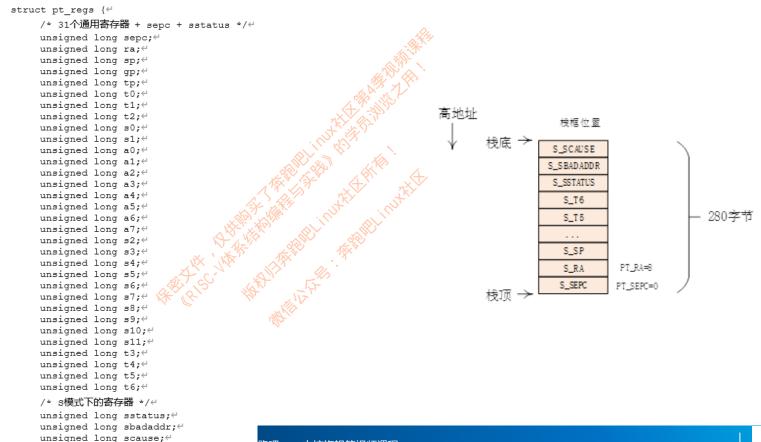
异常上下文

- 在异常发生时需要保存发生异常的现场,以免破坏了异常发生前正在处理的数据和程序状态。
- 》 以发生在S模式的异常为例,我们需要保存如下内容到栈空间里。
 - ✓ x1~x31通用寄存器
 - ✓ spec寄存器
 - ✓ sstatus寄存器
 - ✓ sbadaddr/stval寄存器
 - ✓ scause寄存器
- 这个栈空间指的是发生异常时进程的内核态的栈空间。





pt_regs栈框



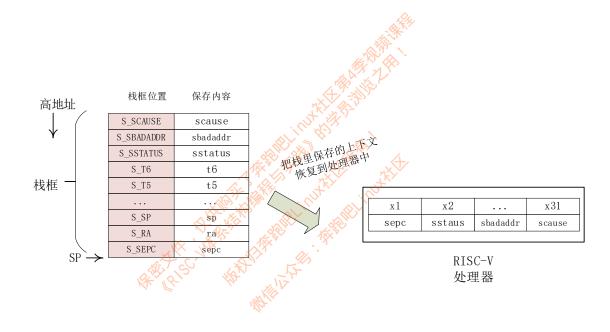




保存异常上下文



恢复异常上下文







案例分析1: 实现SBI系统调用

要求:运行在S模式下的BenOS可以通过ECALL指令来陷入到M模式的MySBI固件,然后在MySBI固件中实现串口打印功

<benos/include/asm/sbi.h>←

能

ECALL指令: RISC-V提供的系统调用指令, U->S,S->M

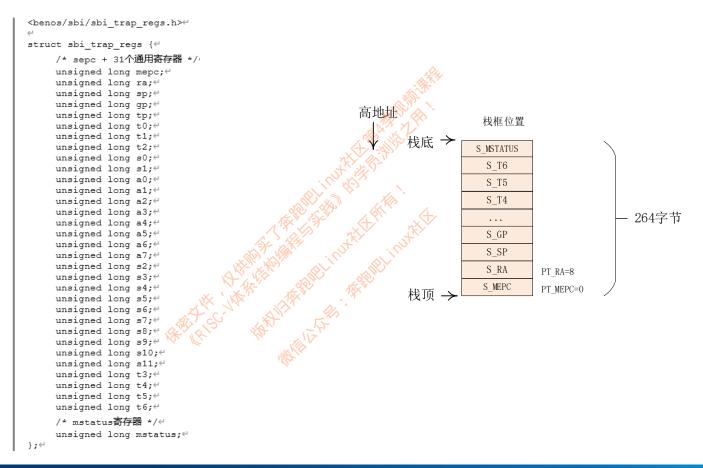
```
<benos/include/asm/sbi.h>
     #define SBI CALL(which, arg0, arg1, arg2) ({
         register unsigned long a0 asm ("a0") = (unsigned long) (arg0) (arg0)
        register unsigned long al asm ("al") = (unsigned long) (arg1);
        register unsigned long a2 asm ("a2") = (unsigned long) (arg2)
        register unsigned long a7 asm ("a7") = (unsigned long) (which); \
        asm volatile ("ecall"
                  : "r" (a1), "r" (a2), "r"
                  : "memory");
10
```

which参数用于SBI扩展ID(SBI extension ID, EID) arg0是要传递的第一个参数 arg1是要传递的第二个参数 arg2是要传递的第三个参数

```
陷入到M模式,调用M模式提供的服务。←
#define SBI CALL 0(which) SBI CALL(which, 0, 0, 0) ←
#define SBI CALL 1 (which, arg0) SBI CALL (which, arg0, 0, 0)
#define SBI CALL 2 (which, arg0, arg1) SBI CALL (which, arg0, arg1, 0) +
  <benos/include/asm/sbi.h>
  #define SBI CONSOLE PUTCHAR 0x1←
  #define SBI_CONSOLE_GETCHAR 0x2←
  static inline void sbi_putchar(unsigned char c) @
      SBI CALL 1 (SBI CONSOLE PUTCHAR, c); ←
  static inline void sbi_put_string(char *str) ←
     int i; ←
     for (i = 0; str[i] != '\0'; i++)
         sbi_putchar((char) str[i]); ←
```

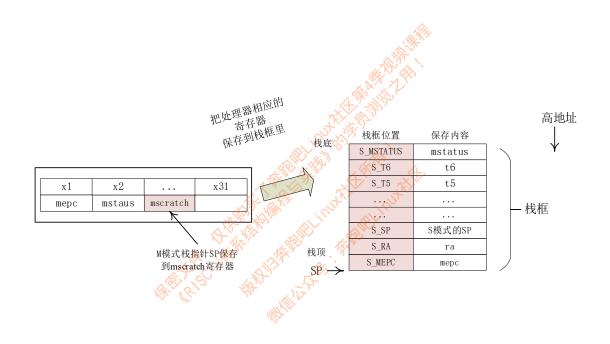


SBI栈处理



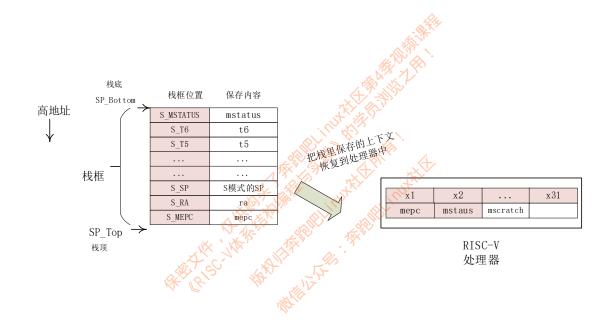
















案例分析2: BenOS的异常处理

▶ 要求:在S模式下的BenOS里制造一个加载访问异常,然后在异常处理中输出:异常类型、出错地址等日志信息。

```
do exception, scause:0x5←
Oops - Load access fault←
sepc: 0000000802019ec ra : 0000000802018fc sp⟨: 000000080203ff0€
t1: 000000000000005 t2: 000000080200020 s0: 000000080017f204
s1 : 0000000080200010 a0 € 0000000070000000 a1 : 000000000000000
a2: 000000000000000 a3: 0000000080203ef0 a4: 0000000000000114
a5 : 0000000000000031 &6 : 00000000000000 a7 : 000000000000614
s2 : 800000000006800 s3 : 0000000080200000 s4 : 0000000082200000
s5 : 000000000000000 s6 : 00000000000000 s7 : 00000000800120e8←
s11: 000000000000000000 t3: 0990106f91166285 t4: 0000000080017ee0↔
Kernel panic←
```





实验1:在SBI中实现串口输入功能

1. 实验目的

加深对异常处理流程的理解。

2. 实验要求

在MySBI固件中实现SBI_CONSOLE_GETCHAR的服务接口并测试。





实验2:在BenOS中触发非法指令异常

1. 实验目的

加深对异常处理流程的理解。

2. 实验要求

在BenOS中触发一个非法指令异常。

提示: 触发非法指令异常可以有如下两种方式。

在S模式下访问M模式下的寄存器,如mstatus寄存器。

通过篡改代码段里的指令代码触发一个非法指令访问异常。

例如,下面的代码把trigger_load_access_fault()汇编函数的第1行代码篡改了

```
void create_illegal_intr(void)
{

int *p = (int *)trigger_load_access_fault;}

*p = 0xbadbeef;
```





实验3:输出触发异常时函数栈的调用过程

1. 实验目的加深对异常处理流程的理解。

2. 实验要求

在BenOS中触发一个异常之后,输出函数栈的调用过程(calltrace)

```
do exception, scause:0x5
Oops - Load access fault
Call Trace:
[<0x00000000080201da8>] trigger load access fault+0x4/0xc
[<0x0000000080201b80>] test fault+0x10/0x28
[<0x00000000080201c0c>] kernel main+0x74/0xa4
sepc: 0000000080201da8 ra : 0000000080201b5c sp :
                                              0000000080205fc0
 t1 : 000000000000005 t2 : 0000000080200020 t3 : 0000000080205fd0
 s1 : 0000000080200010 a0
                          0000000070000000 a1 : 0000000000000000
 a2 : 0000000000000000 a3 : 0000000080201214 a4 : 0000000000000005
 a5 : 000000000000000f a6 : 000000000000000 a7 : 000000000000001
 s2 : 0000000000000000 s3 : 00000000000000 s4 : 00000000000000
 s5 : 000000000000000 s6 : 00000000000000 s7 : 00000000000000
 s8: 000000008020003c s9: 00000000000000 s10: 00000000000000
 s11: 00000000000000000 t3: 00510133000012b7 t4: 0000000000000000
 t5 : 0000000000000000 t6 : 00000<u>00000000000</u>
sstatus:0x00000000000000000 sbadaddr:0x0000000070000000 scause:0x000000000000000
Kernel panic
```



