CERDAS MENGUASAI ARSITEKTUR KOMPUTER

CERDAS MENGUASAI ARSITEKT KOMPUTER Dalam 24 Jam

Rolly M. Awangga
Informatics Research Center



Kreatif Industri Nusantara

Penulis:

Rolly Maulana Awangga

ISBN: 978-602-53897-0-2

Editor.

M. Yusril Helmi Setyawan

Penyunting:

Syafrial Fachrie Pane Khaera Tunnisa Diana Asri Wijayanti

Desain sampul dan Tata letak:

Deza Martha Akbar

Penerbit:

Kreatif Industri Nusantara

Redaksi:

Jl. Ligar Nyawang No. 2 Bandung 40191 Tel. 022 2045-8529

Email: awangga@kreatif.co.id

Distributor:

Informatics Research Center Jl. Sariasih No. 54 Bandung 40151 Email: irc@poltekpos.ac.id

Cetakan Pertama, 2019

Hak cipta dilindungi undang-undang Dilarang memperbanyak karya tulis ini dalam bentuk dan dengan cara apapun tanpa ijin tertulis dari penerbit

'Jika Kamu tidak dapat menahan lelahnya belajar, Maka kamu harus sanggup menahan perihnya Kebodohan.' Imam Syafi'i

CONTRIBUTORS		

ROLLY MAULANA AWANGGA, Informatics Research Center., Politeknik Pos Indone-

sia, Bandung, Indonesia

CONTENTS IN BRIEF

1	Definisi dan Sejarah	1
2	Kernel dan Perintah Dasar	5
3	CPU	7
4	Memori	9
5	Komunikasi Hardware	13
6	Bilangan Komputasi	15
7	Standar	17
8	Serial Comm	23
9	Arduino	25
10	Perintah Sederhana	31
11	Feedback Sensor	33
12	Membangun Alat	35
13	Aktuator	37
14	Instructables	39
15	handrobotic	41

vii

DAFTAR ISI

Dafta	ar Gan	ıbar	xiii
Dafta	ar Tabe	el	XV
Forev	word		xix
Kata	Penga	ntar	xxi
Ackn	owled	gments	xxiii
Acro	nyms		XXV
Gloss	sary		xxvii
List o	of Sym	abols	xxix
	duction Maul	n ana Awangga, S.T., M.T.	xxxi
1	Defi	nisi dan Sejarah	1
	1.1	Definisi	1
	1.2	Sejarah	2
	1.3	Software dan Hardware	3
2	Kerr	nel dan Perintah Dasar	5

ix

X	DAFTAR	ISI	
	2.1	Kernel	5
	2.2	Struktur direktori dan perintah dasar setiap sistem operasi	5
3	CPU		7
	3.1	Arsitektur dan fungsi CPU	7
		3.1.1 Pengertian CPU	7
		3.1.2 KOMPONEN UTAMA CPU	7
4	Mem	ori	9
	4.1	Manajemen Memori	9
	4.2	Jenis Memori	10
		4.2.1 Jenis Memori Yang Populer	10
	4.3	Volatile non Volatile	12
	4.4	Kecepatan Media Penyimpanan	12
5	Kom	unikasi Hardware	13
	5.1	internal BUS	13
	5.2	komunikasi Eksternal	13
•	Rilan	gan Komputasi	15
6	Dilaii	gan Komputasi	13
ь	6.1	Biner	15
6		Biner 6.1.1 Pengertian Bilangan Biner atau Binary	
ь		Biner	15
7	6.1	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal	15 15
	6.1	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal	15 15 16
	6.1 6.2 Stance	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal	15 15 16 17
	6.1 6.2 Stance	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII	15 15 16 17 17
	6.1 6.2 Stance	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII	15 15 16 17 17
	6.1 6.2 Stand 7.1 7.2	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII	15 15 16 17 17 17 18
7	6.1 6.2 Stand 7.1 7.2	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8	15 15 16 17 17 17 18 20
7	6.1 6.2 Stand 7.1 7.2 Seria	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8	15 15 16 17 17 17 18 20 23
7	6.1 6.2 Stand 7.1 7.2 Seria 8.1	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8 I Comm Cara Kerja Driver Serial Monitor	15 15 16 17 17 17 18 20 23 23
7	6.1 6.2 Stand 7.1 7.2 Seria 8.1 8.2	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8 I Comm Cara Kerja Driver Serial Monitor	15 15 16 17 17 17 18 20 23 23 23
7	6.1 6.2 Stand 7.1 7.2 Seria 8.1 8.2 Ardu	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8 I Comm Cara Kerja Driver Serial Monitor ino	15 15 16 17 17 17 18 20 23 23 23 25
7	6.1 6.2 Stand 7.1 7.2 Seria 8.1 8.2 Ardu	Biner 6.1.1 Pengertian Bilangan Biner atau Binary Hexadecimal dar ASCII 7.1.1 Definisi ASCII 7.1.2 Prinsip-Prinsip Umum ASCII UTF-8 I Comm Cara Kerja Driver Serial Monitor ino Struktur Arduino	15 15 16 17 17 17 18 20 23 23 23 25

		DAF	TAR ISI	хi
	9.2	Digital Analog		26
	9.3	IDE		26
	9.4	Membuat Rancangan Rangkaian		26
10	Perin	ntah Sederhana		31
	10.1	Menyalakan LED menggunakan Arduino		31
	10.2	1-3 LED bergantian		31
11	Feed	back Sensor		33
	11.1	Berbagai macam Jenis Sensor		33
12	Mem	bangun Alat		35
	12.1	Arduino dengan LED dan Sensor		35
13	Aktu	ator		37
	13.1	Motor DC		37
14	Instr	uctables		39
	14.1	Definisi dan Sejarah		39
15	hand	Irobotic		41
	15.1	handrobotic		41
	15.2	membuat tangan pemindah barang berdasarkan warna		41
	15.3	ARM robot/hand robotic		41
	15.4	Teori mengenai warna		42
	15.5	Warna RGB		42
	15.6	Motor servo		42
	15.7	Fuzzy logic control		43
Daft	ar Pusta	aka		45
Inde	X			47

DAFTAR GAMBAR

7.1	Ini adalah Gambar dari table ASCII	19
9.1	Ini adalah Arduino UNO	20
9.2	Ini adalah aplikasi VBB	27
9.3	Ini adalah installer	27
9.4	Ini adalah Halaman Awal Installasi	28
9.5	Ini adalah Halaman Pemilihan Direktori	28
9.6	Ini adalah Halaman Konfirmasi Installasi	29
9.7	Ini adalah Proses Installasi	29
9.8	Ini adalah Proses Installasi Telah Selesai	30
15.1	berikut ini adalah salah satu contoh motor servo	43

DAFTAR TABEL

Listings

FOREWORD	
Sepatah kata dari Kaprodi, Kabag Kemahasiswaan dan Mahasiswa	

KATA PENGANTAR

Buku ini diciptakan bagi yang awam dengan git sekalipun.

R. M. AWANGGA

Bandung, Jawa Barat Februari, 2019

ACKNOWLEDGMENTS

Terima kasih atas semua masukan dari para mahasiswa agar bisa membuat buku ini lebih baik dan lebih mudah dimengerti.

Terima kasih ini juga ditujukan khusus untuk team IRC yang telah fokus untuk belajar dan memahami bagaimana buku ini mendampingi proses Intership.

R. M. A.

ACRONYMS

ACGIH American Conference of Governmental Industrial Hygienists

AEC Atomic Energy Commission

OSHA Occupational Health and Safety Commission

SAMA Scientific Apparatus Makers Association

GLOSSARY

git Merupakan manajemen sumber kode yang dibuat oleh linus tor-

vald.

bash Merupakan bahasa sistem operasi berbasiskan *NIX.

linux Sistem operasi berbasis sumber kode terbuka yang dibuat oleh Li-

nus Torvald

SYMBOLS

- A Amplitude
- & Propositional logic symbol
- a Filter Coefficient
- B Number of Beats

INTRODUCTION

ROLLY MAULANA AWANGGA, S.T., M.T.

Informatics Research Center Bandung, Jawa Barat, Indonesia

Pada era disruptif saat ini. git merupakan sebuah kebutuhan dalam sebuah organisasi pengembangan perangkat lunak. Buku ini diharapkan bisa menjadi penghantar para programmer, analis, IT Operation dan Project Manajer. Dalam melakukan implementasi git pada diri dan organisasinya.

Rumusnya cuman sebagai contoh aja biar keren[1].

$$ABCD\mathcal{E}\mathcal{F}\alpha\beta\Gamma\Delta\sum_{def}^{abc}\tag{I.1}$$

DEFINISI DAN SEJARAH

1.1 Definisi

Arsitektur komputer adalah suatu konsep perencanaan dan juga struktur pengoperasian dasar dari suatu sistem komputer atau ilmu yang bertujuan untuk perancangan sistem komputer. Arsitektur komputer dapat dikategorikan sebagai ilmu sekaligus sebuah seni mengenai cara interkoneksi antara berbagai komponen perangkat keras atau hardware untuk dapat menciptakan sebuah komputer yang dapat memenuhi kebutuhan fungsional, kinerja, dan juga target biaya dalam bidang teknik komputer.

Arsitektur von Neumann (atau Mesin Von Neumann) adalah arsitektur yang diciptakan oleh John von Neumann [1903 – 1957]. Arsitektur ini digunakan oleh hampir pada semua komputer pada saat ini. Arsitektur Von Neumann ini menggambarkan komputer dengan 4 (empat) bagian utama, yaitu: Unit Aritmatika dan Logis (ALU), unit kontrol, memori, dan alat masukan dan hasil (secara kolektif dinamakan I atau O). Bagian tersebut dihubungkan oleh berkas kawat, "bus".

Arsitektur komputer merupakan suatu hal yang sangatlah penting karena dapat memberikan berbagai atribut-atribut pada sistem komputer, hal tersebuti tentunya sangat dibutuhkan bagi perancang ataupun user software sistem dalam mengembangkan suatu program.

Arsitektur komputer memiliki 2 bagian utama yaitu:

- Instructure Set Architecture Instructure Set Architecture (ISA) adalah spesifikasi yang menentukan bagaimana programmer bahasa mesin berinteraksi dengan komputer.
- Hardware System Architecture Hardware Set Architecture (HSA) adalah subsistem hardware (perangkat keras) dasar yaitu CPU, Memori, serta OS.

1.2 Sejarah

Sejarah perkembangan arsitektur komputer telah dimulai sejak masa perang dunia kedua pada tahun (1945-1955) sebagai generasi pertama.

1. Generaasi Pertama (1945 - 1955)

Negara-negara maju yang sedang berperang berlomba-lomba menciptakan peralatan canggih yang digunakan untuk media informasi dan radar untuk keperluan militer. Komputer diperkenalkan pertama kali di universitas Pensylvania dengan berbasis teknologi tabung hampa udara yang digunakan pada peralatan radio. Konsep utama arsitektur komputer diperkenalkan oleh john Von Neuman, Program dan datanya diletakkan dalam memori yang sama , operasi aritmatika dasar dilakukan dalam beberapa milidetik menggunakan teknologi tabung hampa udara untuk menerapkan fungsi logika, teknologi ini dapat menghasilkan peningkatan kecepatan dengan kelipatan 100 hingga 1000 kali relatif terhadap teknologi mekanik dan elektro mekanik berbasis relay dan fungsi I/O dilaksanakan oleh alat yang mirip mesin ketik.

2. Generasai kedua (1955-1965)

Perusahan AT&T Bell laboratories menemukan Transistor pada akhir tahun 1940-an dan dengan cepat menggantikan tabung hampa udara, pada periode ini dikembangkan memori berinti magnetic, bahasa tingkat tinggi, program system yang disebut Compiler, Prosedure I/O terpisah juga dikembangkan. Pada periode ini IBM menjadi produsen komputer terbesar.

3. Generasi ketiga (1965-1975)

Dengan ditemukannya IC (Integrated circuit) mulai menggantikan memori berinti magnetic, adanya pengenalan microprogramming, pararelism, software system operasi memungkinkan pembagian yang efisien suatu system komputer oleh beberapa program user (multiuser), selain itu dikembangkan memori cache virtual, computer mainframe system 360 dari IBM dan jenis mini komputer PDP dari Digital Equipment Corporation merupakan komersial yang dominan pada generasi ini

4. Generasi keempat (1975 – sekarang)

Teknik Fabrikasi Integreted circuit berevolusi ketitik derah processor utama lengkap dengan pembagian besar dari memori utama suatu komputer kecil yang dapat diimplementasikan pada chip tunggal dengan 10000 transistor.generasi ini terus berkembang dengan ditemukannya Very large scale integration (VLSI) sehingga memungkinkan processor berkembang semakin cepat.dan kemampuan memori mencapai kecepatan 2n.

1.3 Software dan Hardware

Perintah navigasi direktori

KERNEL DAN PERINTAH DASAR

2.1 Kernel

Perintah navigasi direktori

2.2 Struktur direktori dan perintah dasar setiap sistem operasi

CPU

3.1 Arsitektur dan fungsi CPU

3.1.1 Pengertian CPU

CPU/Central Processing Unit adalah perangkat keras komputer yang mempunyai fungsi untuk menerima dan melakukan perintah dan data dari perangkat lunak. Karena merupakan pusat pengolahan data dalam sebuah komputer, CPU sering disebut sebagai processor. Cepat atau lambatnya kinerja dari sebuah komputer salah satunya dapat dilihat dari kualitas dan teknologi dari CPU yang digunakan.

3.1.2 KOMPONEN UTAMA CPU

Arihtmetic Logikal Unit (ALU). Fungsinya:

- 1. Melakukan komputasi untuk pengolahan data.
- 2. Melakukan tugas-tugas dasar aritmatik dan operasi logika.

Control Unit. Fungsinya:

- 1. Mengatur dan mengendalikan alat-alat masukan (input) dan keluaran (output).
- 2. Mengambil instruksi-instruksi dari memori utama.
- 3. Mengambil data dari memori utama (jika diperlukan) untuk diproses.
- 4. Mengirim instruksi ke ALU apabila ada perhitungan aritmatika atau perbandingan logika serta mengawasi kerja dari ALU.
- 5. Menyimpan hasil proses ke memori utama.

Register, fungsinya: Memori internal yang didesain untuk dapat menyimpan data lebih cepat dibandingkan memori utama

Internal Bus, fungsinya : Jalur yang berfungsi sebagai jembatan komunikasi antara komponen utama

MEMORI

4.1 Manajemen Memori

Kinerja komputer sangat dipengaruhi oleh Organisasi dan manajemen memori. Manajemen memori melakukan tugas yang penting dan sangat komplek berkaitan dengan :

- 1. Memori utama sebagai sumber daya yang harus dialokasikan dan dipakai bersama antar sejumlah proses yang aktif
- Upaya agar pemrogram atau proses tidak dibatsi kapasitas memori fisik di sistem komputer.

Fungsi Manajemen memori

- 1. mengelola informasi memori yang dipakai dan tidak dipakai
- 2. mengalokasikan memori ke proses yang memerlukan
- 3. Mendealokasikan memori dari proses telah selesai.
- 4. Memgelola swapping antar memori utama dan disk

4.2 Jenis Memori

4.2.1 Jenis Memori Yang Populer

Berikut ini beberapa jenis memori yang banyak digunakan pada saat ini sebagai berikut:

- RAM (Random Acces Memory) adalah memory sebagai tempat penyimpanan sementara pada saat komputer di jalankan dan dapat di akses secara acak atau random. Fungsi dari RAM adalah mempercepat pemrosesan data pada komputer. Semakin tinggi jumlah RAM yang Anda miliki, semakin cepat pula kemampuan komputer Anda dalam mengeksekusi. Jenis Memory RAM:
 - EDORAM (Extended Data Out RAM)
 - SDRAM (Synchronous Dynamic RAM)
 - DDR SDRAM (Double Data Rate Synchronous Dynamic RAM)
 - RDRAM (Rambus Dynamic RAM)
- 2. Menurut artikel yang berjudul Evolusi Komputer, Kinerja Komputer Dan Interconnection Networks Dalam Perkembangan Dunia Teknologi Informatika menyebutkan bahwa Registers adalah media penyimpan internal CPU yang digunakan saat proses pengolahan data. Memori ini bersifat sementara, biasanya hanya digunakan untuk menyimpan data saat diolah ataupun data untuk pengolahan selanjutnya. Sistem dan bus yang menghubungkan komponen-komponen eksternal CPU dengan sistem lain, seperti memori utama serta piranti masukan atau keluaran dan juga menghubungkan komponen komponen internal CPU dengan system lain, seperti Arimathics Logics Unit, Unit Control, dan Registers system koneksi dan bus tersebut disebut CPU Interconnections. [?]
- 3. Menurut artikel yang berjudul Evolusi Komputer, Kinerja Komputer Dan Interconnection Networks Dalam Perkembangan Dunia Teknologi Informatika menyebutkan bahwa Read Only Memory disingkat ROM merupakan memori yang tidak dapat dihapus isinya, hanya dapat dibaca, dan sudah diisi oleh pabrik pembuat komputer atau bisa dikatakan tidak bisa diprogram kembali. Sebagian perintah pada ROM akan dipindahkan ke RAM. Perintah yang ada di ROM antara lain, perintah untuk menampilkan pesan dilayar, perintah untuk membaca Sistem Operasi dari disk, dan perintah untuk mengecek semua peralatan yang ada di Unit Sistem. Perkembangan ROM (Read Only Memory) Programble ROM disingkat PROM merupakan ROM yang bisa diprogram kembali dengan catatan hanya bisa diprogram 1 x. Re-Programble ROM disingkat RPROM merupakan ROM yang bisa diprogram ulang sesuai dengan yang kita inginkan. Eraseble Programble ROM disingkat EPROM merupakan ROM yang dapat dihapus dan diprogram kembali tetapi cara penghapusannya dengan menggunakan Sinar Ultraviolet. Electrically Eraseble Programble ROM disingkat

EEPROM merupakan ROM yang bisa diprogram dengan Teknik Elektronik. [?]

- 4. Dynamic RAM disingkat DRAM merupakan salah satu jenis RAM yang harus disegarkan secara berkala oleh CPU supaya data yang terkandung di dalamnya tidak hilang. DRAM merupakan salah satu tipe RAM yang terdapat dalam PC. Compmentary Meta-Oxyde Semiconductor disingkat CMOS merupakan jenis chip yang memerlukan daya listrik dari baterai. Chip ini berisi memori 64-byte yang isinya dapat diganti. Chip ini biasanya mengatur berbagai pengaturan pengaturan dasar yang terdapat pada perangkat komputer, seperti piranti yang digunakan untuk memuat sistem operasi dan termasuk pula tanggal dan jam sistem. CMOS merupakan bagian dari ROM.
- Sychronous Dynamic RAM disingkat SDRAM merupakan kelanjutan dari DRAM tetapi memiliki kecepatan yang lebih tinggi daripada DRAM dan telah disinkronisasi oleh clock sistem. DRAM ini cocok digunakan untuk sistem dengan bus yang memiliki kecepatan sampai 100 MHz.
- 6. Dual In-line Memory Module disingkatan DIMM dari berkapasitas 168 pin, kedua belah modul memori ini aktif, setiap permukaan adalah 84 pin. Berbeda dengan SIMM yang berfungsi hanya pada sebelah modul saja. Mensuport 64 bit penghantaran data. SDRAM (Synchronous DRAM) menggunakan DIMM dan merupakan penganti dari DRAM, FPM (fast Page Memory) dan EDO. SDRAM memiliki fungsi untuk mengatur (synchronizes) memori supaya setara dengan CPU clock supaya pemindahan data yang dilakukan dapat dilakukan secara cepat. Terdapat dalam dua kecepatan yaitu 100MHz (PC100) dan 133MHz (PC133). DIMM 168 PIN. DIMM merupakan jenis RAM yang populer dan paling banyak terdapat di pasaran.
- 7. Cache merupakan memori yang berkapasitas terbatas, namun memori ini memiliki kecepatan yang tinggi dan lebih mahal dibandingkan memory utama. Cache ini terletak di antara register pemroses dan memori utama, dan memiliki fungsi agar pemroses tidak langsung mengacu kepada memori utama tetapi langsung di cache memory yang kecepatan aksesnya lebih tinggi, metode ini akan meningkatkan kinerja sistem. Cache memori merupakan salah satu tipe RAM tercepat yang pernah ada, dan digunakan oleh CPU, hard drive, dan beberapa pernah lainnya.
- 8. Magnetik Disk merupakan sebuah piringan bundar yang terbuat dari bahan tertentu seperti, logam atau plastik dengan permukaan dilapisi bahan bahan yang dapat di magnetisasi. Mekanisme baca atau tulis menggunakan head atau kepala baca atau tulis yang dimana merupakan sebuah kumparan pengkonduksi (conducting coil). Tampilan luar head bersifat stasioner sedangkan piringan disk berputar sesuai kontrolnya. Disk memiliki dua metode layout data, yaitu constant angular velocity dan multiple zoned recording. Disk diorganisasikan dalam bentuk berupa cincin cincin Konsentris yang disebut track. Tiap track pada disk dipisahkan oleh gap. Gap digunakan sebagai pencegah atau mengantisipasi kesalahan penulisan maupun pembacaan yang disebabkan melesetnya

head atau karena interferensi medan magnet. Sejumlah bit yang sama akan menempati track - track yang tersedia. Semakin dalam maka kerapatan dari disk akan bertambah besar. Biasanya data yang dikirim ke memori dalam bentuk blok - blok dan umumnya blok - blok tersebut lebih kecil kapasitasnya dari pada track. Blok - blok data yang disimpan dalam disk yang berukuran blok, yang disebut sektor. Sehingga track biasanya terisi beberapa sektor, umumnya 10 hingga 100 sektor tiap tracknya. Cara mekanisme pembacaan maupun penulisan pada disk dengan Head harus bisa mengidentifikasi titik awal atau posisi - posisi sektor maupun track. Caranya data yang disimpan akan diberi header data tambahan yang menginformasikan letak sektor dan track suatu data. Tipe memori Teknologi Ukuran Waktu akses Cache Memory semikonduktor RAM 128-512 KB 10 ns. Memori Utama semikonduktor RAM 4-128 MB 50 ns. Disk magnetik Hard Disk Gigabyte 10 ms, 10MB/det. Disk Optik CD-ROM Gigabyte 300ms, 600KB/det Pita magnetik Tape 100 MB De.

4.3 Volatile non Volatile

Volatile memory merupakan memory yang datanya dapat ditulis serta dihapus, tetapi akan hilang saat kehilangan power (kondisi off) serta membutuhkan suatu daya dalam mempertahankan memory. Contoh dari memory volatile yaitu RAM. RAM adalah memory utama PC yg bertugas untuk menerima sebuah informasi kemudian menyimpannya. kegunaannya sebgai penyimpanan sementara.

Non-volatile memory merupakan memory yang datanya dapat ditulis serta dihapus, tetapi data akan tetap ada walaupun dalam kondisi off serta tidak membutuhkan suatu daya. Contoh dari memory Non volatile yaitu ROM. ROM adalah memory pada PC untuk menyimpan firmware. ROM bersifat permanen, artinya jika aliran listrik mati data yg tersimpan tidak akan terhapus

4.4 Kecepatan Media Penyimpanan

KOMUNIKASI HARDWARE

5.1 internal BUS

Perintah navigasi direktori

5.2 komunikasi Eksternal

BILANGAN KOMPUTASI

6.1 Biner

6.1.1 Pengertian Bilangan Biner atau Binary

Bilangan biner atau bisa juga disebut bilangan binary merupakan sistem penulisan angka dengan hanya menggunkan dua simbol yaitu 1 dan 2. bilangan biner merupakan dasardari semua sistem bilangan yang berbasis digital. dari sistem biner kita dapat mengkonversikannya ke sistem bilangan Oktal atau Hexadesimal.

Bilangan biner umumnya digunakan dalam dunia komputasi. komputer menggunakan bilangan biner agar dapat saling berinteraksi terhadap semua komponen (hardware) dan bisa juga berinteraksi terhadap sesama komputer. contoh nya pada sebuah komputer yaitu apabila sebuah komputer terhubung dengan tegangan listrik maka bernilai 1 dan apabila komputer tidak terhubung dengan jaringan listrik makanilai nya 0.

operasi bilangan biner adalah operasi antara dua bilangan. dasar perkalian adalah tabel yang memuat hasil perkalian operasi pada biner antara bilangan satu digit.

16

6.2 Hexadecimal

STANDAR

7.1 ASCII

7.1.1 Definisi ASCII

Berdasarkan artikel yang ditulis oleh hieronymus [2] ASCII atau American Standard Code for Information Interchange merupakan sebuah pengkodean berstandar Internasional yang berupa kode huruf dan simbol, seperti Hex dan Unicode dan juga merupakan simbol tambahan dari database. ASCII bersifat universal contohnya 124 untuk karakter "—". ASCII selalu digunakan oleh komputer dan alat komunikasi yang lain untuk menunjukkan teks. Dalam kode ASCII mempunyai komponen komponen bilangan biner yang berjumlah 7 bit. Kode ASCII berfungsi untuk mewakili karakter angka ataupun huruf di dalam komputer. Sebuah pengkodean ASCII dari Afabet Fonetik Internasional atau IPA dirancang untuk semua bahasa. Skema ASCII yang akan dibuat serupa dengan simbol IPA dasar sehingga akan banyak simbol yang memiliki makna jelas dan banyak simbol yang sama dengan skema yang lain. Prinsip dasarnya merupakan spectrally dan tempor berbeda yang memiliki sifat fonemik. Dalam beberapa bahasa harus memiliki simbol dasar yang terpisah. Dalam kebanyakan kasus, simbol dasar terdiri dari aconcatenation dari simbol IPA. Den-

gan demikian mudah untuk mengenali simbol dasar fonemik dan membandingkan suara fonetik lebar yang sama di seluruh bahasa. Bahasa nada telah diacritics dan diterapkan pada simbol fonem vokal untuk mengidentifikasi fonem dengan benar dalam bahasa-bahasa ini. Allophonic variasi karena koartikulasi dan stress kontek stual dapat diberi label. Simbol dasar Ada kemungkinan bahwa beberapa suara ucapan yang merupakan fonemiK.Satu dar iyang lain hilang dari versi sekarang. Diharapkan setiap kelalaian akan terjadi dikoreksi dalam versi Worldbet berikutnya, dan menggunakan metode standar untuk membangun simbol yang baru. Alfabet Fonetik Internasional dikembangkan di Indonesia pada tahun 1888 dan ada beberapa kali revisi kedalam bentuknya yang sekarang. Ini mewakili 105 tahun pengalaman dengan meletakkan simbol untuk setiap suara dalam semua bahasa yang dikenal di dunia. Representasi dan perbedaan antara variasi alofonik dan suara base form sejati telah terjadi bekerja untuk lebih banyak bahasa sejak IPA diformulasikan. tempat untuk memulai untuk multi bahasa pidato database pelabelan eortort. Ada beberapa suara yang biasanya tidak termasuk dalam IPA yang telah ditemukan berguna untuk memberi label pada corpora ucapan besar seperti TIMIT, SCRIBE, BDSON, dan PHONDAT. Ini Upaya modern mengenai bentuk standar ASCII IPA menghasilkan TIMITBET, MRPA, SAMPA, dan SAMPA Diperpanjang untuk beberapa nama dari mereka. Huruf fonetik ini dibatasi untuk bahasa Inggris atau bahasa Inggris kebahasa-bahasa Eropa. ASCII memiliki jumlah kode sebanyak 255 dengan nilai ANSI ASCII desimal 0 sampai 127 merupakan kode ASCII manipulasi teks sedangkan kode ASCII dengan nilai ANSI ASCII 128 sampai 255 merupakan kode ASCII untuk memanipulasi gambar grafik.

- 1. Kode yang tidak terlihat seperti kode 8 back space, 10 pergantian baris, 32 spasi
- 2. sedangkan kode yang terlihat simbolnya seperti numerik atau angka 0...9 abjad a...z karakter khusus.
- 3. dan kode yang tidak ada di keyboard tapi tidak dapat ditampilkan, kode-kode ini biasanya untuk kode-kode grafik dengan nilai ANSI ASCII 128 sampai 225.

Berikut contoh tabel berisi karakterk-karakter ASCII.

7.1.2 Prinsip-Prinsip Umum ASCII

Dalam ASCII dikenal juga Worldbet. Worldbet adalah versi ASCII dari International Phonetic Alphabet (IPA) dengan tambahan luas simbol fonetik yang saat ini tidak ada di IPA. Worldbet ini dirancang untuk sejumlah besar bahasa termasuk Bahasa India, Asia, Afrika dan Eropa. Pertimbangan suara khusus di masing – masing bahasa ini mengarah pada prinsip bahwa setiap simbol dasar akan mewakili suara ucapan urutan waktu yang berbeda secara spektral. Setiap jenis / r / akan memiliki IPA yang terpisah, bukan r graphemic yang digunakan di beberapa label. Allophones seperti plorives aspirated akan memiliki simbol dasar terpisah dari plosives yang tidak diaspirasikan, mereka adalah fonemik dalam bahasa di pertanyaan, jika tidak mereka akan ditandai dengan menggunakan simbol dasar plus (diakritik). Begitu berbeda secara spektral atau temporer karena secara perseptual berbeda, ketika komponennya

didengar dalam isolasi. Vokal digolongkan ke posisi posisi nominal. Hal ini diakui bahwa warna vokal rinci dapat bervariasi antara bahasa untuk vokal nominal yang sama, namun simbol yang terpisah hanya akan ditetapkan ketika perbedaan cukup besar untuk membentuk fonem yang berbeda.

Dalam pengalaman pelabelan sebenarnya Telah ditemukan bahwa sebagian besar perbedaan dalam label fonetik antara fonetiker terlatih karena ketidaksepakatan pada warna vokal rinci, bukan warna vokal luas sebenarnya. Oleh karena itu, simbol dasar Worldbet akan mewakili perbedaan fonemik dalam beberapa bahasa, seperti pada contoh plosif Simbol dasarnya dimaksudkan untuk menjadi fonetis yang luas, namun dapat digunakan sebagai simbol fonemik permukaan dalam bahasa tertentu (seperti yang dinyatakan dalam asas asli IPA).

IPA telah digunakan selama lebih dari 100 tahun dan telah aktif dikembangkan dan berkembang. Selama periode ini, seharusnya semua perbedaan fonemik diamati dalam bahasa dunia saat ini. Oleh karena itu, ini adalah titik awal alami untuk setiap upaya membangun rangkaian fonem yang mana cukup untuk mencakup semua bahasa di dunia. Diacritics digunakan secara umum untuk memodifikasi simbol dasar untuk menangani alofon yang ada karena koartikulasi e-ects (yaitu: labialized / s / di lingkungan / w /), atau konteks fonologis e. Diacritic memungkinkan atrofi tertentu ditandai, yang memiliki karakter dasarnya telepon umum berbasis fonemik yang merupakan asal alofon ini. Tentu saja tidak selalu mudah untuk menentukan variasi alofonik dan apakah perubahan kategori fonetis yang luas. Biasanya jumlah simbol yang akan digunakan untuk memberi label pada bahasa tertentu akan dibatasi, untuk dijaga dari persediaan label yang terlalu besar. Faktor pendorong untuk Worldbet adalah memberi label pidato untuk penelitian ucapan yang didorong oleh korpus, secara fonologis inventaris, identifikasi bahasa otomatis, pengenalan ucapan multi bahasa, dan Multilanguage sintesis ucapan Ini juga berguna dalam membangun kamus multi bahasa, pernyataan ini terdapat dalam artikel yang ditulis oleh cerf. [3] pada gambar (7.1) adalah gambar dari tabel ASCII.

NULL Start of Header Start of Text End of Text End of Text End of Transmission Enquiry Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab Form feed	32 20 33 21 34 22 35 23 36 24 37 25 38 26 39 27 40 28 41 29 42 24	041 042 043 044 045 046 047	8#032; 8#033; 8#034; 8#035; 8#036; 8#037; 8#038; 8#039; 8#040;	Space ! # \$ % & &	64 40 65 41 66 42 67 43 68 44 69 45 70 46	101 102 103 104 105	@ A B C D E F	@ A B C D E	97 98 99 100 101		141 142 143 144	` a b c d e:	b c d
Start of Text End of Text End of Transmission Enquiry Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab	34 22 35 23 36 24 37 25 38 26 39 27 40 28 41 29	042 043 044 045 046 047	" # \$ % & &	\$ %	66 42 67 43 68 44 69 45 70 46	102 103 104 105	B C D E	B C D	98 99 100 101	62 63 64	142 143 144	b c d	b c d
End of Text End of Transmission Enquiry Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab	35 23 36 24 37 25 38 26 39 27 40 28 41 29	043 044 045 046 047 050	# \$ % & '	\$ %	67 43 68 44 69 45 70 46	103 104 105	C D E	C D E	99 100 101	63 64	143 144	c d	c d
End of Transmission Enquiry Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab	36 24 37 25 38 26 39 27 40 28 41 29	044 045 046 047 050	\$ % & '	\$ %	68 44 69 45 70 46	104 105	D E	D E	100 101	64	144	8:#100;	d
Enquiry Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab	37 25 38 26 39 27 40 28 41 29	045 046 047 050	% & '	%	69 45 70 46	105	E	E	101				
Acknowledgment Bell Backspace Horizontal Tab Line feed Vertical Tab	38 26 39 27 40 28 41 29	046 047 050	& '		70 46					65	145		
Bell Backspace Horizontal Tab Line feed Vertical Tab	39 27 40 28 41 29	047 050	8:#039;	84		106							e
Backspace Horizontal Tab Line feed Vertical Tab	40 28 41 29	050		100				F	102			f	f
Horizontal Tab Line feed Vertical Tab	41 29		8:#040;		71 47	107	G	G	103		147	g	g
Line feed Vertical Tab		051		(72 48	110	H	H	104		150	8:#104;	ĥ
Vertical Tab	42 24		. 8:#041;)	73 49		I	I	105			i	i i
		. 052	8:#042;	*	74 4A	112	8:#074;	J	106		152	j	j
Form feed	43 2B		8:#043;	+	75 4B		K	K	107			k	k
	44 20		8:#044;		76 4C		8:#076;	L	108			l	1
Carriage return	45 2E		8:#045;	400	77 4D		M	M	109			m	m
Shift Out	46 2E		8:#046;		78 4E		8:#078;	N	110			8:#110;	n
Shift In	47 2F		8:#047;	/	79 4F		O	0	111			o	0
Data Link Escape	48 30		8:#048;	0	80 50	120	8:#080;	P	112			8:#112;	р
Device Control 1	49 31		. &:#049;	1	81 51		Q	Q	113			q	q
Device Control 2	50 32	062	8:#050;	2	82 52	122	8:#082;	R	114		162	8:#114;	r
Device Control 3	51 33	063	8:#051;	3	83 53		S	S	115		163	s	S
Device Control 4	52 34			4	84 54			T					t
Negative Ack.		065	8:#053;	5				U					u
Synchronous idle				6				V					V
End of Trans. Block								W					w
Cancel				8		130	8:#088;	X					X
End of Medium				9				Υ					У
Substitute				1				Z					z
Escape			8:#059;	7		133	[[-
File Separator	60 30	074	8:#060;	<	92 5C	134	8:#092;	Ñ	124	7C	174	8:#124;	- Í
Group Separator		075	8:#061;	=	93 5D			1)
	62 3E	076	8:#062;	>	94 5E	136	8:#094;	٨	126	7E	176	8:#126;	~
Record Separator	63 3F	077	8:#063;	?	95 5F	137	8:#095;		127	7F	177	8:#127;	Del
	Negative Ack. Synchronous idle End of Trans. Block Cancel End of Medium Substitute Escape File Separator	Negative Ack. 53 35 Synchronous idle 54 36 End of Trans. Block 55 37 Cancel 56 38 End of Medium 57 39 Substitute 58 38 Escape 59 38 File Separator 60 3C Group Separator 61 3C Record Separator 62 3E	Negative Ack. 53 35 065 Synchronous idle 54 36 066 End of Trans. Block 55 37 067 Cancel 58 38 07C End of Medium 57 39 071 Substitute 58 3A 072 Escape 59 38 072 File Separator 60 3C 074 Group Separator 61 3D 078 Record Separator 62 8E 076	Negative Ack. 53 35 65 & 8/053. Synchronous idle 54 36 60 66 & 8/054. End of Trans. Block 55 37 667 & 8/055. Cancel 56 38 070 & 8/056. End of Medium 57 39 071 & 8/057. Substitute 58 38 072 & 8/058. Escape 59 38 073 & 8/059. File Separator 60 3C 074 & 8/060. Group Separator 61 3D 075 & 8/061. Record Separator 62 3E 076 & 8/062.	Negative Ack. 53 35 65 8:053. 5 Synchronous dide 54 36 66 8:055. 6 8:055. 6 End of Trans. Block 55 37 67 8:055. 7 Cancel 58 30 20 8:055. 8 End of Medium 57 39 071 8:057. 8:058. 1 Escape 59 38 072 8:059. 1 8:059. 1 File Separator 60 2.074 8:000. 6 6:000. Group Separator 61 30 075 8:061. = 8 Record Separator 62 2.076 8:062. >	Negative Ack. 53 35 065 & 80.053; 5 85 55 Synchronous idle 54 36 066 & 80.054; 6 86 56 End of Trans. Block 55 37 067 & 80.055; 7 87 57. Cancel 55 38 070 & 80.055; 8 88 58 End of Medium 57 39 071 & 80.057; 9 89 59 Substitute 58 3A 072 & 80.058; : 90 5A Escape 59 3B 073 & 80.059; : 91 58 Elie Separator 60 3C 074 & 80.060; 2 92 5C Group Separator 61 3C 076 & 80.062; > 93 5D Record Separator 62 3C 076 & 80.062; > 94 5E	Negative Ack. 53 35 065 & 87.052; 5 85 55 125 Synchronousidle 54 36 066 & 87.054; 6 85 56 125 End of Trans. Block 55 37 067 & 87.055; 7 87 57 127 Cancel 55 38 070 & 87.055; 8 85 127 End of Medium 57 39 071 & 87.075; 9 85 59 131 Escape 40 72 & 87.058; 9 05 A 132 Escape 59 38 073 & 87.059; 9 15 8 133 File Separator 60 3C 074 & 87.060; 9 25 C 13 Group Separator 61 3C 076 & 87.062; 9 3 5D 135 Record Separator 62 3C 076 & 87.062; 9 45 E 136	Negative Ack. 53 35 065 &0053. 5 85 55 125 &0050. Synchronous idle 54 36 606 &0054. 6 86 56 126 &0050. 126 &0050. 126 &0050. 126 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 127 &0050. 128 &0050.	Negative Ack. 53 35 065 &ev053 5 85 55 125 &ev085 VB Synchronousidle 54 36 066 &ev054 6 86 56 126 &ev086 V End of Trans. Block 55 37 067 &ev055 78 87 57 127 &ev087 V Cancel 56 38 070 &ev056 8 88 58 130 &ev088 X End of Medium 57 39 071 &ev057 9 89 59 131 &ev089 2 Substitute 58 30 072 &ev058 9 95 1 313 &ev090 2 Escape File Separator 60 3C 074 &ev060 9 25 C 134 &ev092 \/ Group Separator 61 3C 076 &ev062 9 35 D 135 &ev094 \/ Record Separator 62 3C 076 &ev062 9 35 D 136 &ev094 \/	Negative Ack. 53 35 605 & R/052; 5 85 55 125 & R/085; 0 118 Synchronous idle 54 36 606 & R/054; 6 86 56 126 & R/086; 118 End of Trans. Block 55 37 607 & R/055; 78 75 127 & R/087; W Cancel 56 38 700 & R/056; 8 85 53 130 & R/088; X 120 End of Medium 57 39 071 & R/057; 9 89 59 131 & R/098; X 120 Substitute 58 30 072 & R/058; 95 58 132 & R/098; Z 122 Escape 59 38 073 & R/059; 91 58 133 & R/091; [123 Effice Separator 60 3C 074 & R/060; 92 5C 134 & R/092; 124 Group Separator 61 3D 075 & R/062; 94 5E 136 & R/093; 1 126	Negative Ack. 53 35 065 &e053 5 85 55 125 &e085 U 117 75 Synchronous idle 54 36 066 &e064 68 65 6 126 &e0086. V 118 76 End of Trans. Block 55 37 067 &e055 78 75 127 &e087 W 119 77 Cancel 56 38 070 &e056 8 88 53 130 &e0088. W 119 77 End of Medium 57 39 071 &e057 98 95 9 131 &e0089. W 121 79 Substitute 58 30 072 &e058 90 54 132 &e090. Z 122 79 Escape 59 38 073 &e059 91 58 133 &e091. [123 78 File Separator 60 3C 074 &e060 92 5C 134 &e093 125 70 Group Separator 63 20 76 &e060 93 5D 135 &e094 ^ 125 70	Negative Ack. 53 35 065 &8053; 5 85 55 125 &9085; 0 117.75 165	Negative Ack. 53 55 65 89753. 5 85 55 128 84085. U 11.75 16 88115. Synchronous dide 54 66 68 69.56 6 865 126 84786. 118 66 68118. End of Tans. Block 55 37 67 84955. 7 71.27 84978. 120 78 170 84915. Cancel 58 30 84955. 8 85 81 31.30 84988. 120 78 170 84912. Escape 30 72 84955. 9 59 59 51.32 84999. 122 74 79 8412. 22 72 74 84962. 12 74 72 8492. 8 73 84991. 12 72 74 84962. 12 74 84962. 12 74 84962. 12 72 12 74 84962. <td< td=""></td<>

Gambar 7.1 Ini adalah Gambar dari table ASCII

7.2 UTF-8

```
1 \{ \begin{figure}
2     \centering
3     \includegraphics[width=.75]{-}
4     \caption{-}\label {-}
5     \end{figure}}
```

hline Karakter	Nilai Unicode (heksadesimal)	Nlai ANSI ASCII(desimal)	Keterangan
NUL	0000	0	Null(tidak tamp
SOH	0001	1	Start of Heading(tidal
0	0030	48	Angka nol
1	0031	49	Angka satu
2	0032	50	Angka dua
3	0033	51	Angka tiga
4	0034	52	Angka empa
5	0035	53	Angka lima
6	0036	54	Angka enam
7	0037	55	Angka tujuh
8	0038	56	Angka delapa
9	0039	57	Angka sembil

SERIAL COMM

8.1 Cara Kerja Driver

Perintah navigasi direktori

8.2 Serial Monitor

ARDUINO

9.1 Struktur Arduino

9.1.1 Pengertian Arduino UNO

Arduino (pada gambar 9.1) adalah pengendali mikro single-board yang bersifat opensource, diturunkan dari Wiring platform, dirancang untuk memudahkan penggunaan elektronik dalam berbagai bidang. Arduino UNO merupakan sebuah board mikrokontroler yang dikontrol penuh oleh ATmega328.

9.1.2 Kegunaan Arduino UNO

Arduino dapat disambungkan dan mengontrol led, beberapa led, bahkan banyak led, motor DC, relay, servo, modul dan sensor-sensor, serta banyak lagi komponen lainnya.



Gambar 9.1 Ini adalah Arduino UNO

9.2 Digital Analog

Perintah navigasi direktori

9.3 IDE

Perintah navigasi direktori

9.4 Membuat Rancangan Rangkaian

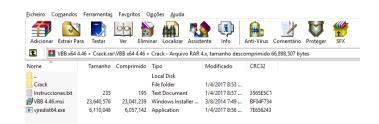
Membuat rangkaian dapat dilakukan dengan bantuan aplikasi simulator contohnya VBB (Virtual Bread Board).

Bagaimana cara install VBB?

- 1. Download installer vbb
- 2. Double-click installer vbb, seperti pada gambar 9.3
- 3. Maka akan tampil seperti gambar 9.4
- 4. Pilih direktori penyimpanan seperti gambar 9.5
- 5. Kemudian tekan tombol next, maka akan muncul halaman konfirmasi seperti pada gambar 9.6
- 6. Lalu tunggu sampai proses installasi selesai, seperti pada gambar 9.7
- 7. Proses installasi selesai, seperti pada gambar 9.8



Gambar 9.2 Ini adalah aplikasi VBB



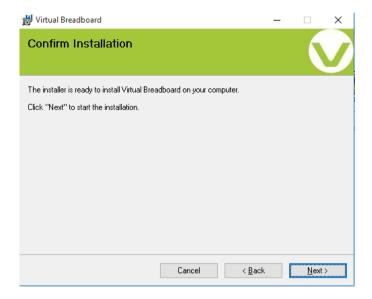
Gambar 9.3 Ini adalah installer



Gambar 9.4 Ini adalah Halaman Awal Installasi

😸 Virtual Breadboard		_		×			
Select Installation Folder	er			7			
The installer will install Virtual Breadboard	to the following folder	r.					
To install in this folder, click "Next". To in	nstall to a different fold	er, enter it below o	or click "Brov	vse".			
Eolder: C:\Program Files (x86)\Virtual Breadb	oard\		Browse				
			<u>D</u> isk Cost.				
Install Virtual Breadboard for yourself, or for anyone who uses this computer:							
● Just me							
	Cancel	< <u>B</u> ack	<u>N</u> ext	>			

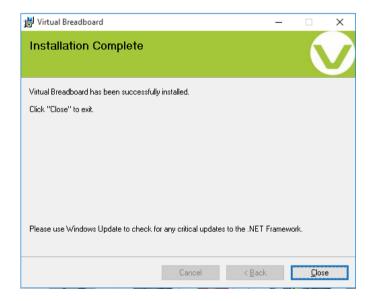
Gambar 9.5 Ini adalah Halaman Pemilihan Direktori



Gambar 9.6 Ini adalah Halaman Konfirmasi Installasi

🙀 Virtual Breadboard	_	□ ×
Installing Virtual Breadboard		V
Virtual Breadboard is being installed.		
Please wait		
Cancel	< <u>B</u> ack	<u>N</u> ext >

Gambar 9.7 Ini adalah Proses Installasi



Gambar 9.8 Ini adalah Proses Installasi Telah Selesai

PERINTAH SEDERHANA

10.1 Menyalakan LED menggunakan Arduino

Perintah navigasi direktori

10.2 1-3 LED bergantian

FEEDBACK SENSOR

11.1 Berbagai macam Jenis Sensor

MEMBANGUN ALAT

12.1 Arduino dengan LED dan Sensor

BAB 13

AKTUATOR

13.1 Motor DC

INSTRUCTABLES

14.1 Definisi dan Sejarah

HANDROBOTIC

15.1 handrobotic

perintah navigasi directori

15.2 membuat tangan pemindah barang berdasarkan warna

Dibuat berdasarkan penelitian intership1 sampai dengan TA.

15.3 ARM robot/hand robotic

Teknologi robotika berkembang pesat sering meningkatnya kebutuhan robot cerdas. Kata robot sudah tidak asing lagi di telinga kita. Kata robot berasal dari bahasa Czezh, robota yang berarti 'bekerja'. Kata robot diperkenalkan oleh karel Capek saat mementaskan RUR (Rossum's Universal Robots) pada tahun 1921. Awal kemunculan robot dapat ditesuri dari bangsa yunani kuno yang membuat patung dapat di pindahpindahkan. Sekitar 270 BC, Ctesibus, seorang insinyur Yunani, membuat organ dan jam air dengan komponen yang dapat dipindahkan. Pada zaman Nabi Muhammad

SAW, telah dibuat mesin perang yang menggunakan roda dan dapat melontarkan bom. Bahkan, Al-Jajari (1136-1206) seorang ilmuwan Islam dinasti Artuqid yang dianggap pertama kali menciptakan robot humanoid yang berfungsi sebagai 4 musisi.

Pada tahun 1770, Pierre Jacquet Droz, Seorang pembuat jam berkebangsaan Swiss membuat 3 boneka mekanis. Uniknya, boneka tersebut dapat melakukan fungsi spesifik, yaitu mnulis. Boneka yang lain dapat memainkan musik dan menggambar. Pada tahun 1898, Nikola Tesla membuat sebuat boat yang dikontrol melalui radio remote control. Boat ini didemokan di Madison Square Garden, Nmaun, usaha untuk membuat autonomus boat tersebut gagal karena masalah dana.

Pada tahun 1967, Jepang mengimpor robot Versatran dari AMF. Awal kejayaan robot berawal pada tahun 1970, ketika profesor Victor Scheinman dari Universitas Standford mendesain lengan standart. Saat ini, konfigurasi kenematiknya dikenal sebagai standart lengan robot. Terakhir, pada tahun 2000, Honda memamerkan robot yang dibangun bertahun-tahun lamanya bernama ASIMO, serta diusul oleh sony dengan robot AIBO.

15.4 Teori mengenai warna

Warna Adalah Sebuah sensasi yang dihasilkan ketika suatu energi cahayamengenai suatu benda, dimana cahaya tersebut akan di refleksikan atau ditransmisikan secara langsung oleh benda yang terkena cahaya tadi dan cahayayang di refleksikan atau di transmisikan tersebut yang akan dilihat oleh mata pengamat. Ada dari istilah warna Istilah lain yang dikenal dalam warna adalah nilai warna. Nilai warna dapat ditentukan dari tingkat kecerahan ataupun tingkat kesuraman sebuah warna. Nilai ini dipengaruhi oleh penambahan putih maupun hitam. Dalam suatu sistem RGB, nilai ditentukan dari penambahan komponen merah, biru, dan juga hijau dalam sebuah komposisi yang tepat dan sama meskipun tidak harus berjumlah 100 persen.

15.5 Warna RGB

Warna RGB merupakan model warna yang bersifat additive. Di mana RGB berguna sebagai alat penginderaan dan presentasi gambar pada tampilan visual peralatan elektronik seperti komputer dan televisi. RGB sendiri merupakan singkatan dari : R = Red (Merah), G = Green (Hijau), dan B = Blue (Biru). Ketiga warna dasar ini berfungsi untuk berbagi intensitas cahaya untuk mencerahkan warna latar yang gelap (hitam). Warna RGB difungsikan untuk tampilan monitor peralatan elektronik seperti komputer karena latar belakang warna monitor komputer adalah hitam.

15.6 Motor servo

Motor Servo adalah sebuah motor DC kecil yang diberi system gear dan potensiometer sehingga dapat menempatkan "hom' servo pada posisi yang di kehendaki. Motor

servo ini jelas menggunakan system loop sehingga posisi "hom" yang dikehendaki bisa dipertahankan. Motor servo biasa digunakan untuk robot berkaki, lengan robot atau sebagai actuator pada mobil robot. Motor servo terdiri dari sebuah motor DC, beberapa gear, sebuah potensiometer, sebuah output shaft dan sebuah rangkaian control elektronik. seperti pada gambar15.1



Gambar 15.1 berikut ini adalah salah satu contoh motor servo

15.7 Fuzzy logic control

Fuzzy logic control adalah suatu sistem pengendalian yang memanfaatkan logika fuzzy. Logika fuzzy sendiri dipahami sebagai suatu proses pengambilan keputusan berbasis aturan yang bertujuan untuk memecahka nmasalah, dimana system tersebut sulit untuk dimodelkan atau terdapat ambiguitas dan ketidakjelasan. Itu sebabnya Logika Fuzzy juga disebut sebagai logika kabur atau samar karena logika fuzzy menangkap informasi-informasi yang tidak pasti menjadi nilai-nilai logika yang harus diperhitungkan.

DAFTAR PUSTAKA

- R. Awangga, "Sampeu: Servicing web map tile service over web map service to increase computation performance," in *IOP Conference Series: Earth and Environmental Science*, vol. 145, no. 1. IOP Publishing, 2018, p. 012057.
- 2. J. L. Hieronymus, "Ascii phonetic symbols for the world's languages: Worldbet," *Journal of the International Phonetic Association*, vol. 23, p. 72, 1993.
- 3. V. G. Cerf, "Ascii format for network interchange," Tech. Rep., 1969.

Index

disruptif, xxxi modern, xxxi