习题2

5. 16\*16位二进制段地址（段的起始地址）+ 16位二进制偏移地址（段内位置）= 20位二进制物理地址，其中“16\*”相当于左移四位。

因为8086系统中地址线是固定的20根，所以物理地址最多有220=1M这么多个。

而逻辑地址亦由16位无符号二进制段地址和16位无符号二进制偏移地址构成，只不过它是在编写程序的时候使用，也是1M这么多个。

11. 因为8086系统的CPU只有固定的40个管脚，这40个管脚会被地址线和数据线复用。在访问存储器的时候，存储器方会要求提供数据欲到达的地址信息；但因为管脚复用的关系，CPU没办法同时产生地址和数据两种信号，这就需要一个地址锁存器储存产生过的地址信息，等下一时刻管脚产生数据信号时保证存储器能从地址锁存器得到数据要写入/读出的地址位置，从而最终完成数据在正确位置的读写。