

| | | |
|-----------------------------------|---|-----------------|
| Maciej Byczko Bartosz Matysiak | Prowadzący: dr inż. Jacek Mazurkiewicz | Numer ćwiczenia |
| PN 10:50 TP | Temat ćwiczenia: | Ocena: |
| Grupa: B | Data wykonania: | |

Spis treści

| | | |
|----------|----------------------------------|----------|
| 1 | Zadanie 1 | 3 |
| 1.1 | Polecenie | 3 |
| 1.2 | Rozwiązanie | 3 |
| 1.2.1 | Schemat stanów | 3 |
| 1.2.2 | Tabela prawdy | 3 |
| 1.2.3 | Siatki Karnaugh | 3 |
| 1.2.4 | Schemat układu | 3 |
| 1.2.5 | Kod VHDL | 3 |
| 1.2.6 | Symulacja | 3 |
| 1.3 | Fizyczna implementacja | 3 |
| 1.3.1 | Kod UCF | 3 |
| 2 | Zadanie 2 | 3 |
| 2.1 | Polecenie | 3 |
| 2.2 | Rozwiązanie | 3 |
| 2.2.1 | Schemat stanów | 3 |
| 2.2.2 | Tabela prawdy | 3 |
| 2.2.3 | Siatki Karnaugh | 3 |
| 2.2.4 | Schemat układu | 3 |
| 2.2.5 | Kod VHDL | 3 |
| 2.2.6 | Symulacja | 3 |
| 2.3 | Fizyczna implementacja | 3 |
| 2.3.1 | Kod UCF | 3 |
| 3 | Zadanie 3 | 3 |
| 3.1 | Polecenie | 3 |
| 3.2 | Rozwiązanie | 3 |
| 3.2.1 | Schemat stanów | 3 |
| 3.2.2 | Tabela prawdy | 3 |
| 3.2.3 | Siatki Karnaugh | 3 |
| 3.2.4 | Schemat układu | 3 |
| 3.2.5 | Kod VHDL | 3 |
| 3.2.6 | Symulacja | 3 |
| 3.3 | Fizyczna implementacja | 3 |
| 3.3.1 | Kod UCF | 3 |
| 4 | Zadanie 4 | 3 |
| 4.1 | Polecenie | 3 |
| 4.2 | Rozwiązanie | 3 |
| 4.2.1 | Schemat stanów | 3 |
| 4.2.2 | Tabela prawdy | 3 |

| | | |
|----------|----------------------------------|----------|
| 4.2.3 | Siatki Karnaugh | 3 |
| 4.2.4 | Schemat układu | 3 |
| 4.2.5 | Kod VHDL | 3 |
| 4.2.6 | Symulacja | 3 |
| 4.3 | Fizyczna implementacja | 3 |
| 4.3.1 | Kod UCF | 3 |
| 5 | Wnioski | 3 |

1 Zadanie 1

1.1 Polecenie

1.2 Rozwiązanie

1.2.1 Schemat stanów

1.2.2 Tabela prawdy

1.2.3 Siatki Karnaugh

1.2.4 Schemat układu

1.2.5 Kod VHDL

1.2.6 Symulacja

1.3 Fizyczna implementacja

1.3.1 Kod UCF

2 Zadanie 2

2.1 Polecenie

2.2 Rozwiązanie

2.2.1 Schemat stanów

2.2.2 Tabela prawdy

2.2.3 Siatki Karnaugh

2.2.4 Schemat układu

2.2.5 Kod VHDL

2.2.6 Symulacja

2.3 Fizyczna implementacja

2.3.1 Kod UCF

3 Zadanie 3

3.1 Polecenie

3.2 Rozwiązanie

3.2.1 Schemat stanów

3.2.2 Tabela prawdy

3.2.3 Siatki Karnaugh

3.2.4 Schemat układu

3.2.5 Kod VHDL

3.2.6 Symulacja

3.3 Fizyczna implementacja

3.3.1 Kod UCF