LISS
信息安全研究所

操作系统及安全设计

《操作系统及安全》配套实验

信安系操作系统课程组

2019年10月

操作系统设计实验系列（二）

认识保护模式（一）

武漢大学

一、实验目标

- 理解x86架构下的段式内存管理
- 掌握实模式和保护模式下段式寻址的组织方式、关键数据结构、代码组织方式
- 掌握实模式与保护模式的切换
- 掌握特权级的概念，以及不同特权之间的转移

二、本次实验内容

1. 认真阅读章节资料，掌握什么是保护模式，弄清关键数据结构：GDT、descriptor、selector、GDTR， 及其之间关系，阅读pm.inc文件中数据结构以及含义，写出对宏Descriptor的分析
2. 调试代码，/a/ 掌握从实模式到保护模式的基本方法，画出代码流程图，如果代码/a/中，第71行有dword前缀和没有前缀，编译出来的代码有区别么，为什么，请调试截图。
3. 调试代码，/b/，掌握GDT的构造与切换，从保护模式切换回实模式方法
4. 调试代码，/c/，掌握LDT切换
5. 调试代码，/d/掌握一致代码段、非一致代码段、数据段的权限访问规则，掌握CPL、DPL、RPL之间关系，以及段间切换的基本方法
6. 调试代码，/e/掌握利用调用门进行特权级变换的转移

三、实验解决问题与课后动手改

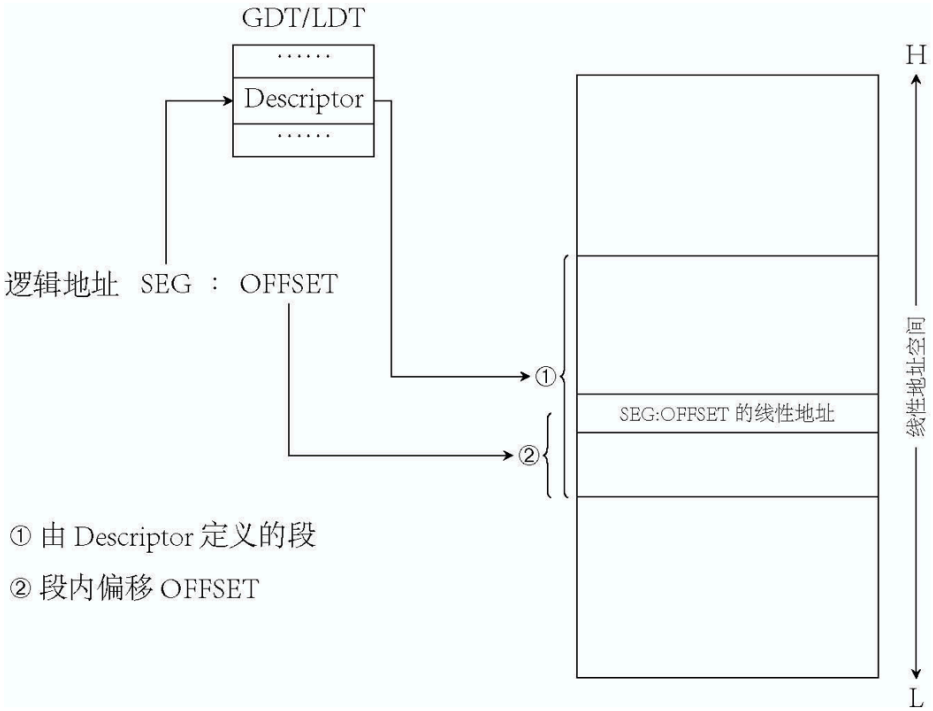
1. GDT、Descriptor、Selector、GDTR结构，及其含义是什么？他们的关联关系如何？pm.inc所定义的宏怎么使用？
2. 从实模式到保护模式，关键步骤有哪些？为什么要关中断？为什么要打开A20地址线？从保护模式切换回实模式，又需要哪些步骤？
3. 解释不同权限代码的切换原理，call, jmp，retf使用场景如何，能够互换吗？
4. 课后动手改：
    1. 自定义添加1个GDT代码段、1个LDT代码段，GDT段内要对一个内存数据结构写入一段字符串，然后LDT段内代码段功能为读取并打印该GDT的内容；
    2. 自定义2个GDT代码段A、B，分属于不同特权级，功能自定义，要求实现A–>B的跳转，以及B–>A的跳转。

四、需了解的知识

1. x86 CPU的基本模式：实模式、保护模式
   - 实模式
     - 地址总线宽度：20bit
     - 寄存器和数据总线宽度：16bit
     - 寻址空间是多少？
     - 实模式：PA=Segment*16+Offset

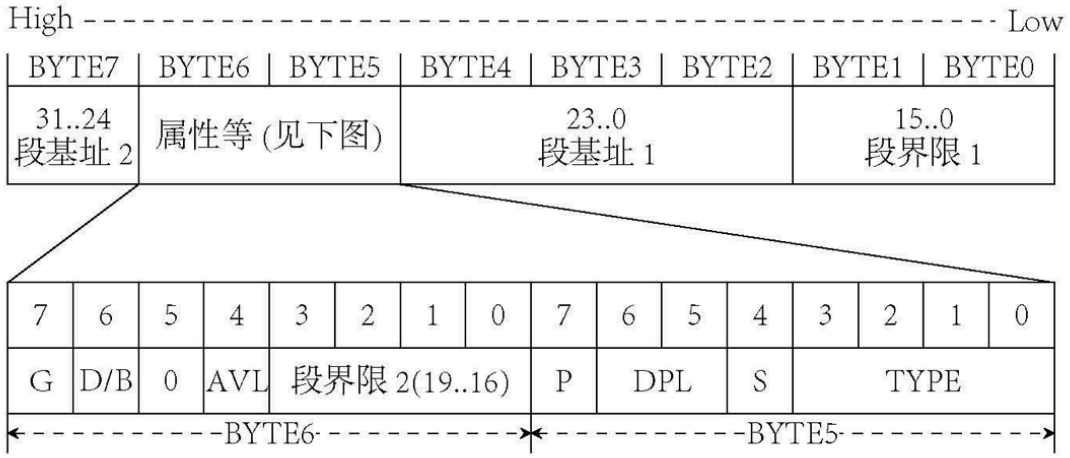
四、需了解的知识

1. x86 CPU的基本模式：实模式、保护模式
   - 保护模式
     - 段描述符
     - 选择子



四、需了解的知识

- 代码段、数据段段描述符



- 选择子

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
描述符索引													TI	RPL	

武漢大学

谢　谢！